



# ThinkSystem SR950

## Referenz zur Speicherbestückung



**Maschinentypen:** 7X12, 7X11 und 7X13

## Anmerkung



Vor Verwendung dieser Informationen und des darin beschriebenen Produkts lesen Sie die Sicherheitsinformationen und -hinweise, die auf der folgenden Website verfügbar sind:

[https://pubs.lenovo.com/safety\\_documentation/](https://pubs.lenovo.com/safety_documentation/)



Dieses Gerät ist nicht für den Einsatz an Orten geeignet, an denen sich Kinder aufhalten könnten.

Außerdem müssen Sie sicherstellen, dass Sie mit den Geschäftsbedingungen der Lenovo Warranty für Ihren Server vertraut sind, die Sie hier finden:

<http://datacentersupport.lenovo.com/warrantylookup>

**Neunte Ausgabe (Dezember 2022)**

**© Copyright Lenovo 2017, 2022.**

HINWEIS ZU EINGESCHRÄNKTEN RECHTEN: Werden Daten oder Software gemäß einem GSA-Vertrag (General Services Administration) ausgeliefert, unterliegt die Verwendung, Vervielfältigung oder Offenlegung den in Vertrag Nr. GS-35F-05925 festgelegten Einschränkungen.

---

# Inhaltsverzeichnis

<b>Inhaltsverzeichnis</b> . . . . .	<b>i</b>
-------------------------------------	----------

<b>Kapitel 1. Richtlinien für Hauptspeicher</b> . . . . .	<b>1</b>
---	----------

<b>Kapitel 2. Installationsregeln und -reihenfolge für Speichermodule</b> . . . . .	<b>5</b>
---	----------

Unabhängiger Speichermodus . . . . .	6
Installationsreihenfolge: unabhängiger Speichermodus mit zwei Prozessoren . . . . .	7
Installationsreihenfolge: unabhängiger Speichermodus mit drei Prozessoren . . . . .	8
Installationsreihenfolge: unabhängiger Speichermodus mit vier Prozessoren. . . . .	13
Installationsreihenfolge: unabhängiger Speichermodus mit sechs Prozessoren. . . . .	18
Installationsreihenfolge: unabhängiger Speichermodus mit acht Prozessoren . . . . .	29
Speicherspiegelung . . . . .	57
Installationsreihenfolge: Speicherspiegelung mit zwei Prozessoren . . . . .	58
Installationsreihenfolge: Speicherspiegelung mit drei Prozessoren . . . . .	59
Installationsreihenfolge: Speicherspiegelung mit vier Prozessoren . . . . .	64
Installationsreihenfolge: Speicherspiegelung mit sechs Prozessoren . . . . .	68
Installationsreihenfolge: Speicherspiegelung mit acht Prozessoren . . . . .	81
Ersatzspeicherfunktion . . . . .	105
Installationsreihenfolge: Ersatzspeicher mit zwei Prozessoren . . . . .	106
Installationsreihenfolge: Ersatzspeicher mit drei Prozessoren . . . . .	107
Installationsreihenfolge: Ersatzspeicher mit vier Prozessoren. . . . .	111

Installationsreihenfolge: Ersatzspeicher mit sechs Prozessoren . . . . .	115
Installationsreihenfolge: Ersatzspeicher mit acht Prozessoren . . . . .	127

<b>Kapitel 3. DCPMM-Installationsreihenfolge</b> . . . . .	<b>143</b>
--	------------

App Direct-Modus. . . . .	143
DCPMM-Installationsreihenfolge: App Direct-Modus mit zwei Prozessoren . . . . .	144
DCPMM-Installationsreihenfolge: App Direct-Modus mit vier Prozessoren . . . . .	147
DCPMM-Installationsreihenfolge: App Direct-Modus mit sechs Prozessoren . . . . .	150
DCPMM-Installationsreihenfolge: App Direct-Modus mit acht Prozessoren . . . . .	154
Gemischter Speichermodus . . . . .	157
DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit zwei Prozessoren . . . . .	159
DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit vier Prozessoren. . . . .	161
DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit sechs Prozessoren. . . . .	163
DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit acht Prozessoren . . . . .	165
Speichermodus . . . . .	167
DCPMM-Installationsreihenfolge: Speichermodus mit zwei Prozessoren . . . . .	168
DCPMM-Installationsreihenfolge: Speichermodus mit vier Prozessoren. . . . .	170
DCPMM-Installationsreihenfolge: Speichermodus mit sechs Prozessoren. . . . .	172
DCPMM-Installationsreihenfolge: Speichermodus mit acht Prozessoren . . . . .	175

<b>Index</b> . . . . .	<b>179</b>
------------------------	------------



---

# Kapitel 1. Richtlinien für Hauptspeicher

Es gibt eine Reihe von Kriterien, die bei der Auswahl und Installation von Speichermodulen in Ihrem Server berücksichtigt werden müssen.

Die DIMM-Bestückungsreihenfolgen in diesem Dokument beschreiben alle Hauptspeicherbelegungskombinationen, die von Ihrem Server unterstützt werden. Einige dieser Kombinationen sorgen durch eine ausgewogenere Verteilung des Hauptspeichers auf die Prozessoren, Speichercontroller und Speicherkanäle für eine höhere Leistung als andere. Ausgeglichene Hauptspeicherkonfigurationen ermöglichen die optimale Nutzung aller bestückten Speicherkanäle eines Prozessors und steigern die Speicherleistung.

Unter „[Speichermodul installieren \(optional\)](#)“ im *ThinkSystem SR950 Konfigurationshandbuch* finden Sie wichtige Informationen zum Installieren und Entfernen von Speicher. Dieses Handbuch hilft Ihnen bei der Auswahl und Planung von Speicher. Weitere Informationen zum Optimieren der Speicherleistung und Speicherkonfiguration finden Sie auf der Lenovo Press-Website:

<https://lenovopress.com/servers/options/memory>

Darüber hinaus können Sie ein Tool zur Speicherkonfiguration nutzen, das unter der folgenden Adresse verfügbar ist:

[http://1config.lenovo.com/#/memory\\_configuration](http://1config.lenovo.com/#/memory_configuration)

## Auswahl des Speichermoduls

Die folgenden Speichermodule (DIMMs) werden für die Verwendung im ThinkSystem SR950-Server unterstützt. Informationen zu spezifischen Speichermodul-Teilenummern und Bestellinformationen finden Sie unter <https://serverproven.lenovo.com/>.

Ein Etikett auf jedem DIMM gibt den DIMM-Typ an. Diese Informationen sind im Format **xxxxx nRxxx PC4-xxxx-xx-xx-xxx** dargestellt. **N** gibt an, ob das DIMM über eine Speicherbank (n=1) oder zwei Speicherbänke (n=2) verfügt.

## Anmerkungen:

- Das Installieren oder Entfernen von DIMMs verändert die Serverkonfiguration. Wenn Sie den Server erneut starten, wird eine Nachricht angezeigt, dass die Speicherkonfiguration geändert wurde. Es gibt mehrere Möglichkeiten, die Serverkonfiguration anzuzeigen. Siehe für eine Beschreibung der einzelnen Verwaltungsmethoden und wie sie in den verschiedenen Bereitstellungssituationen angewendet werden.
- Wenn Sie ein DIMM austauschen, stellt der Server eine automatische DIMM-Aktivierungsfunktion bereit, sodass Sie das neue DIMM nicht manuell über das Lenovo XClarity Provisioning Manager aktivieren müssen.

## Speicherarchitektur

In der folgenden Abbildung ist die Beziehung zwischen Speichercontrollern, Kanälen und Anschlüssen auf jeder Systemplatine dargestellt, wobei jeder Speicherkanal über zwei DIMM-Steckplätze („0“ vom Prozessor am weitesten entfernt und „1“ dem Prozessor am nächsten) verfügt.

- Jeder Prozessor in Ihrem Server verfügt über zwei Speichercontroller: IMC1 und IMC2.
- Jeder Speichercontroller hat drei Speicherkanäle:
  - Prozessor 1:

- IMC1 hat die Speicherkanäle A, B und C.
- IMC2 hat die Speicherkanäle D, E und F.
- Prozessor 2:
  - IMC1 hat die Speicherkanäle G, H und J.
  - IMC2 hat die Speicherkanäle K, L und M.
- Jeder Speicherkanal verfügt über zwei DIMM-Steckplätze: Steckplatz 0 (am weitesten vom Prozessor entfernt) und Steckplatz 1 (dem Prozessor am nächsten).

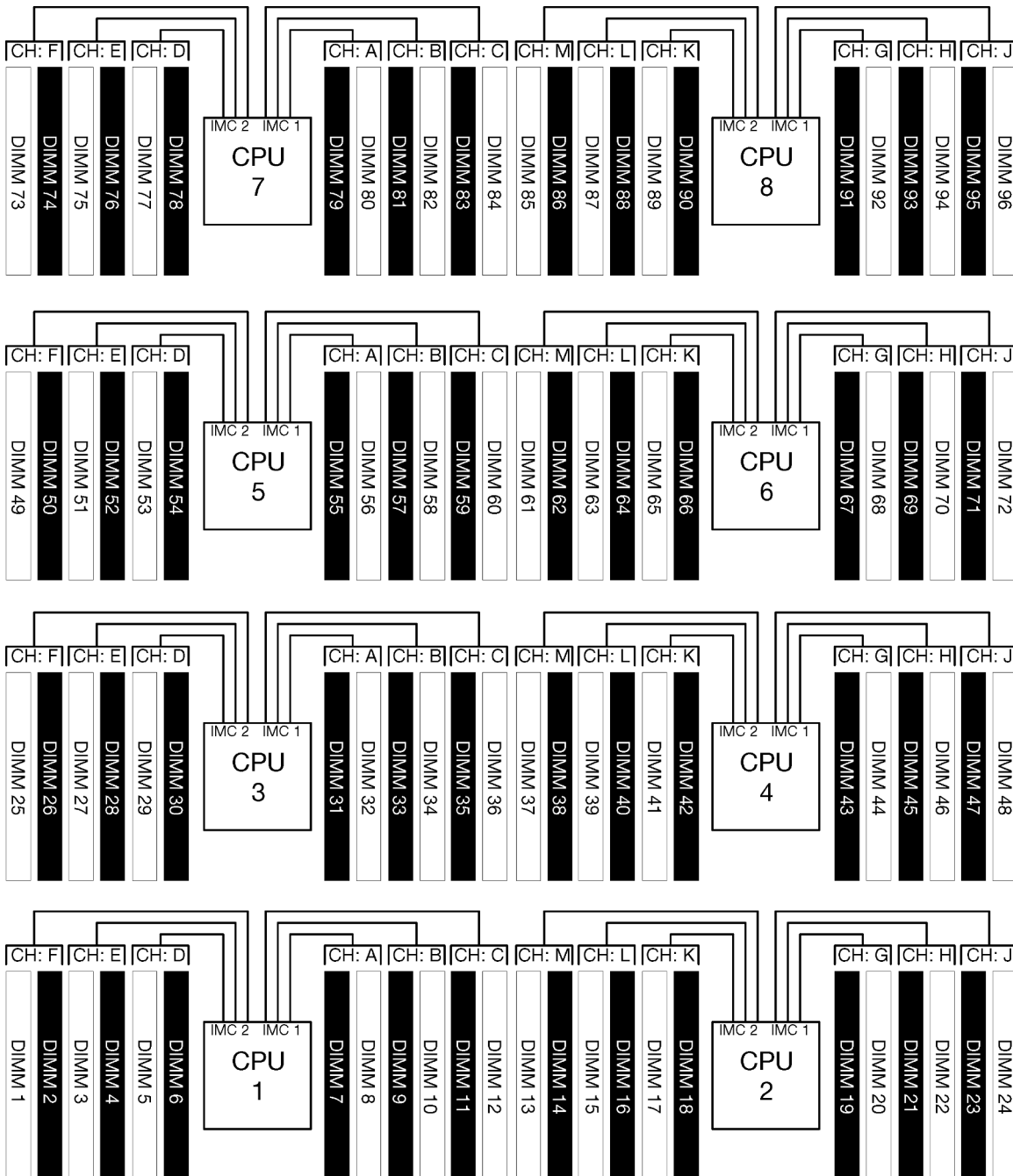


Abbildung 1. Speicherarchitektur

## Anforderungen für die Speichermodulbelegung

Berücksichtigen Sie bei der Belegung von Speichermodulen für alle Speichermodi die folgenden Regeln.

**Anmerkung:** Die folgenden Richtlinien erläutern die Speicherarchitektur bezogen auf Prozessor 1 der Systemplatine. Für Prozessor 2 der Systemplatine, ersetzen Sie in der Beschreibung die Speicherkanäle A/B/C/D/E/F von Prozessor 1 durch die Speicherkanäle G/H/J/K/L/M.

- Installieren Sie die Speichermodule nur entsprechend der in [Kapitel 2 „Installationsregeln und -reihenfolge für Speichermodule“ auf Seite 5](#) aufgeführten Reihenfolge.
- R-DIMMs, LR-DIMMs und 3DS-DIMMs dürfen nicht kombiniert in einem Server verwendet werden.
- Pro Prozessor ist mindestens ein DIMM-Modul erforderlich. Installieren Sie mindestens sechs DIMMs pro Prozessor, um eine gute Leistung zu erhalten.
- Ein „M“ SKU-Prozessor ist erforderlich für Prozessoren mit mehr als sechs installierten 128 GB DIMMs.
- Innerhalb eines Speichercontrollers:
  - Belegen Sie zuerst den Speicherkanal A/D. Kanal B/E ist entweder leer oder muss mit Kanal A/D identisch belegt werden. Kanal C/F ist entweder leer oder muss mit Kanal B/E identisch belegt werden.

**Anmerkung:** Konfigurationen mit fünf DIMMs sind eine unterstützte Ausnahme zu diesen Belegungsregeln. Fünf DIMMs sind belegt, wobei Kanäle 0 und 1 über zwei DIMMs und Kanal 2 über ein DIMM verfügt.

- Belegen Sie in jedem Speicherkanal jenen Speicherconnector zuerst, der physisch am weitesten vom Prozessor (Steckplatz 0) entfernt ist.
- Wenn ein Speicherkanal über zwei installierte DIMMs verfügt, und diese DIMMs eine unterschiedliche Anzahl Speicherbänke aufweisen, belegen Sie das DIMM mit der höheren Anzahl Speicherbänke im Speicherconnector, der physisch am weitesten vom Prozessor entfernt ist (Steckplatz 0).
- Wenn zwei DIMMs in einem Kanal über eine identische Anzahl Speicherbänke verfügen, belegen Sie das DIMM mit der höheren Kapazität im Speicherconnector, der physisch am weitesten vom Prozessor entfernt ist (Steckplatz 0).

## Belegung von Speichermodulen für eine optimale Systemleistung

Nutzen Sie für eine optimale Speicherleistung eine Hauptspeicherkonfigurationen entsprechend den folgenden allgemeinen Richtlinien für alle Speichermodi.

**Anmerkung:** Die folgenden Richtlinien erläutern die Speicherarchitektur bezogen auf Prozessor 1 der Systemplatine. Für Prozessor 2 der Systemplatine, ersetzen Sie in der Beschreibung die Speicherkanäle A/B/C/D/E/F von Prozessor 1 durch die Speicherkanäle G/H/J/K/L/M.

- Wenn mehrere Prozessoren installiert sind, muss die Speicherbestückung für alle Prozessoren im Server identisch sein.
- Belegen Sie für eine optimale Leistung alle Speicherkanäle.
- Wenn ein Prozessor über nur drei DIMMs verfügt, die identisch sind (dieselbe Lenovo Teilenummer), belegen Sie alle im Speichercontroller 1 (IMC1).

## Zusätzliche Anforderungen für die Speicherspiegelung

Es gelten die nachstehenden Regeln für die Speicherspiegelung.

**Anmerkung:** Die folgenden Richtlinien erläutern die Speicherarchitektur bezogen auf Prozessor 1 der Systemplatine. Für Prozessor 2 der Systemplatine, ersetzen Sie in der Beschreibung die Speicherkanäle A/B/C/D/E/F von Prozessor 1 durch die Speicherkanäle G/H/J/K/L/M.

- Der Server unterstützt nur zwei, drei, vier oder sechs DIMMs pro Speichercontroller (ein oder fünf DIMMs pro Speichercontroller wird nicht unterstützt).

- Wie beim unabhängigen Speichermodus, müssen für die belegten Speicherkanäle gleiche Größen für DIMMs installiert werden. Die Belegung der DIMM-Steckplätze innerhalb eines Kanals muss nicht identisch sein; allerdings müssen dieselben DIMM-Steckplatzpositionen auf den Kanälen A/B/C bzw. Kanälen D/E/F identisch belegt werden.
- Wenn DIMMs in nur zwei Speicherkanälen installiert sind, erfolgt die Speicherspiegelung auf zwei DIMMs. In den Kanälen A/D und B/E befinden sich die primären und sekundären Cachezeilen.
- Wenn DIMMs in allen drei Speicherkanälen installiert sind, erfolgt die Spiegelung auf allen drei DIMM-Kanälen. Kanäle A/D und B/E, Kanäle B/E und C/F, und Kanäle C/F und A/D enthalten die primären und sekundären Cachezeilen.
- Kombinieren Sie nicht 2-Kanal und 3-Kanal-DDR-Spiegelung in einem Speichercontroller.

#### **Zusätzliche Anforderungen für den Ersatzspeicher**

Es gelten die nachstehenden Regeln für den Ersatzspeicher.

- Wie beim unabhängigen Speichermodus, müssen alle Speicherkanäle über mindestens zwei Speicherbänke verfügen.
- Jeder belegte Speicherkanal muss über mindestens zwei Speicherbänke mit DIMMs verfügen.
- Weist ein Speicherkanal nur DIMMs mit einer Speicherbank aufweist, belegen Sie beide DIMMs mit einer Speicherbank auf einem Kanal.
- Systeme mit einem DIMM pro Kanal unterstützen keine DIMMs mit einer Speicherbank im Ersatzspeichermodus.



---

## Kapitel 2. Installationsregeln und -reihenfolge für Speichermodule

Speichermodule müssen in einer bestimmten Reihenfolge auf Grundlage der Hauptspeicherkonfiguration, die Sie implementieren, und der Anzahl an Prozessoren und Speichermodulen, die im Server eingebaut sind, installiert werden.

**Anmerkung:** Die Liste der unterstützten Speichermodule unterscheidet sich für Intel Xeon Prozessoren der 1. Generation (Skylake) und der 2. Generation (Cascade Lake). Achten Sie darauf, nur kompatible Speichermodule zu installieren, um Systemfehler zu vermeiden. Eine Liste der unterstützten DIMMs finden Sie unter: <https://serverproven.lenovo.com/>

Die folgenden Hauptspeicherkonfigurationen und die Belegungsreihenfolgen werden für den ThinkSystem SR950-Server unterstützt:

- „Unabhängiger Speichermodus“ auf Seite 6
  - „Installationsreihenfolge: unabhängiger Speichermodus mit zwei Prozessoren“ auf Seite 7
  - „Installationsreihenfolge: unabhängiger Speichermodus mit drei Prozessoren“ auf Seite 8
  - „Installationsreihenfolge: unabhängiger Speichermodus mit vier Prozessoren“ auf Seite 13
  - „Installationsreihenfolge: unabhängiger Speichermodus mit sechs Prozessoren“ auf Seite 18
  - „Installationsreihenfolge: unabhängiger Speichermodus mit acht Prozessoren“ auf Seite 29
- „Speicherspiegelung“ auf Seite 57
  - „Installationsreihenfolge: Speicherspiegelung mit zwei Prozessoren“ auf Seite 58
  - „Installationsreihenfolge: Speicherspiegelung mit drei Prozessoren“ auf Seite 59
  - „Installationsreihenfolge: Speicherspiegelung mit vier Prozessoren“ auf Seite 64
  - „Installationsreihenfolge: Speicherspiegelung mit sechs Prozessoren“ auf Seite 68
  - „Installationsreihenfolge: Speicherspiegelung mit acht Prozessoren“ auf Seite 81
- „Ersatzspeicherfunktion“ auf Seite 105
  - „Installationsreihenfolge: Ersatzspeicher mit zwei Prozessoren“ auf Seite 106
  - „Installationsreihenfolge: Ersatzspeicher mit drei Prozessoren“ auf Seite 107
  - „Installationsreihenfolge: Ersatzspeicher mit vier Prozessoren“ auf Seite 111
  - „Installationsreihenfolge: Ersatzspeicher mit sechs Prozessoren“ auf Seite 115
  - „Installationsreihenfolge: Ersatzspeicher mit acht Prozessoren“ auf Seite 127

Informationen zu Kriterien, die bei der Auswahl und Installation von Speichermodulen in Ihrem Server berücksichtigt werden müssen, finden Sie unter [Kapitel 1 „Richtlinien für Hauptspeicher“ auf Seite 1](#).

Weitere Informationen zum Konfigurieren von Speichereinstellungen finden Sie im Abschnitt „Speicherkonfiguration“ im *ThinkSystem SR950 Konfigurationshandbuch*.

## Unabhängiger Speichermodus

Der unabhängige Speichermodus, die Standard-Speicherkonfiguration für Ihren Server, bietet die höchste Speicherleistung, es gibt jedoch keinen Failover-Schutz. Die DIMM-Installationsreihenfolge für den unabhängigen Speichermodus variiert basierend auf der Anzahl an Prozessoren und Speichermodulen, die im Server installiert sind.

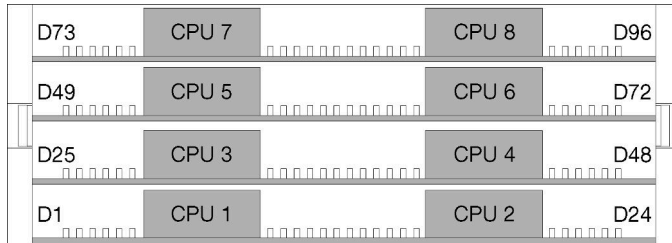


Abbildung 2. Layout für Prozessoren und Speichermodule

Richtlinien zum unabhängigen Speichermodus:

- Einzelne Speicherkanäle können mit unterschiedlichen DIMM-Taktungen betrieben werden, alle Kanäle müssen jedoch mit derselben Schnittstellentaktung betrieben werden.
- Belegen Sie zuerst den Speicherkanal 0.
- Speicherkanal 1 ist leer oder genauso belegt wie Speicherkanal 0.
- Speicherkanal 2 ist leer oder genauso belegt wie Speicherkanal 1
- Belegen Sie in jedem Speicherkanal Steckplatz 0 zuerst.
- Wenn ein Speicherkanal zwei installierte DIMMs hat, belegen Sie das DIMM mit einer höheren Anzahl an Speicherbänken in Steckplatz 0.

Die DIMM-Bestückungsreihenfolgen des unabhängigen Speichermodus für jede unterstützte Prozessorkonfiguration lauten:

- „Installationsreihenfolge: unabhängiger Speichermodus mit zwei Prozessoren“ auf Seite 7
- „Installationsreihenfolge: unabhängiger Speichermodus mit drei Prozessoren“ auf Seite 8
- „Installationsreihenfolge: unabhängiger Speichermodus mit vier Prozessoren“ auf Seite 13
- „Installationsreihenfolge: unabhängiger Speichermodus mit sechs Prozessoren“ auf Seite 18
- „Installationsreihenfolge: unabhängiger Speichermodus mit acht Prozessoren“ auf Seite 29

Weitere Informationen zum Konfigurieren von Speichereinstellungen, einschließlich Informationen zum Aktivieren des unabhängigen Speichermodus, finden Sie im Abschnitt „Speicherkonfiguration“ im *ThinkSystem SR950 Konfigurationshandbuch*.

**Anmerkung:** Der unabhängige Speichermodus ist die Standard-Speicherkonfiguration des ThinkSystem SR950-Servers.

## Installationsreihenfolge: unabhängiger Speichermodus mit zwei Prozessoren

Installationsreihenfolge für Speichermodule für den unabhängigen Speichermodus (ohne Spiegelung) mit zwei im Server installierten Prozessoren.

In der folgenden Tabelle ist die DIMM-Bestückungsreihenfolge für den unabhängigen Speichermodus dargestellt, wenn zwei Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise, andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 1. Unabhängiger Modus mit zwei Prozessoren, insgesamt 2 bis 24 DIMMs im Server installiert.

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
2							8												20					2	
3					5		8												20					3	
4					5		8									17			20					4	
5					5		8		10							17			20					5	
6					5		8		10							17			20		22			6	
7			3		5		8		10							17			20		22			7	
8			3		5		8		10						15	17			20		22			8	
9			3		5		8		10		12				15	17			20		22			9	
10			3		5		8		10		12				15	17			20		22		24	10	
11	1		3		5		8		10		12				15	17			20		22		24	11	
12	1		3		5		8		10		12	13			15	17			20		22		24	12	
13	1		3		5		7	8	9	10			13		15		17			20		22		24	13
14	1		3		5		7	8	9	10			13		15		17		19	20	21	22			14
15			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			15
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	19
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	22
23	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

## Installationsreihenfolge: unabhängiger Speichermodus mit drei Prozessoren

Installationsreihenfolge für Speichermodule für den unabhängigen Speichermodus (ohne Spiegelung) mit drei im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für den unabhängigen Speichermodus dargestellt, wenn drei Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessor 3 ist in der oberen Systemplatine des unteren Einbaurahmens oder im oberen Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 2. Unabhängiger Modus mit drei Prozessoren (Prozessoren 1 und 2, insgesamt 3 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs	
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		
3							8													20					3	
4					5		8													20					4	
5					5		8									17				20					5	
6					5		8									17				20					6	
7					5		8		10							17				20					7	
8					5		8		10							17				20		22			8	
9					5		8		10							17				20		22			9	
10			3		5		8		10							17				20		22			10	
11			3		5		8		10						15	17				20		22			11	
12			3		5		8		10						15	17				20		22			12	
13			3		5		8		10		12				15	17				20		22			13	
14			3		5		8		10		12				15	17				20		22		24	14	
15			3		5		8		10		12				15	17				20		22		24	15	
16	1		3		5		8		10		12				15	17				20		22		24	16	
17	1		3		5		8		10		12				15	17				20		22		24	17	
18	1		3		5		8		10		12				13	15	17			20		22		24	18	
19	1		3		5		7	8	9	10					13	15	17			20		22		24	19	
20	1		3		5		7	8	9	10					13	15	17		19	20	21	22			20	
21	1		3		5		7	8	9	10					13	15	17		19	20	21	22			21	
22			3	4	5	6	7	8	9	10					13	15	17		19	20	21	22			22	
23			3	4	5	6	7	8	9	10						15	16	17	18	19	20	21	22			23
24			3	4	5	6	7	8	9	10						15	16	17	18	19	20	21	22			24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 25 bis 36 DIMMs finden Sie unter [Tabelle 3 „Unabhängiger Modus mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 10.
- Informationen zur weiteren DIMM-Bestückung für Prozessor 3 bei einem System mit 3 bis 24 DIMMs finden Sie unter [Tabelle 4 „Unabhängiger Modus mit drei Prozessoren \(Prozessor 3, insgesamt 3 bis 24 DIMMs im Server installiert\)“](#) auf Seite 11.

Tabelle 3. Unabhängiger Modus mit drei Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 36 DIMMs im Server installiert)

Ge- sam t DIMMs	Prozessor 1												Prozessor 2												Ge- sam t DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	28
29			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	29
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
31	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	31
32	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	32
33	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	33
34	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	34
35	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 3 bis 24 DIMMs finden Sie unter [Tabelle 2 „Unabhängiger Modus mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 3 bis 24 DIMMs im Server installiert\)“ auf Seite 8](#).
- Siehe [Tabelle 5 „Unabhängiger Modus mit drei Prozessoren \(Prozessor 3, insgesamt 25 bis 36 DIMMs im Server installiert\)“ auf Seite 12](#), um die DIMMs von Prozessor 3 bei einem System mit 25 bis 36 DIMMS weiter zu belegen.

Tabelle 4. Unabhängiger Modus mit drei Prozessoren (Prozessor 3, insgesamt 3 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3																								Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12													
3								8																3	
4								8																4	
5								8																5	
6					5			8																6	
7					5			8																7	
8					5			8																8	
9					5			8	10															9	
10					5			8	10															10	
11					5			8	10															11	
12			3		5			8	10															12	
13			3		5			8	10															13	
14			3		5			8	10															14	
15			3		5			8	10	12														15	
16			3		5			8	10	12														16	
17			3		5			8	10	12														17	
18	1		3		5			8	10	12														18	
19	1		3		5			8	10	12														19	
20	1		3		5			8	10	12														20	
21	1		3		5		7	8	9	10														21	
22	1		3		5		7	8	9	10														22	
23	1		3		5		7	8	9	10														23	
24			3	4	5	6	7	8	9	10														24	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 bei Systemen mit 25 bis 36 DIMMs finden Sie unter [Tabelle 5 „Unabhängiger Modus mit drei Prozessoren \(Prozessor 3, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 12.
- Informationen zur weiteren DIMM-Bestückung für Prozessor 1 und 2 bei einem System mit 3 bis 24 DIMMs finden Sie unter [Tabelle 2 „Unabhängiger Modus mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 3 bis 24 DIMMs im Server installiert\)“](#) auf Seite 8.

Tabelle 5. Unabhängiger Modus mit drei Prozessoren (Prozessor 3, insgesamt 25 bis 36 DIMMs im Server installiert)

Ge- sam t DIMMs	Prozessor 3																								Ge- sam t DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12													
25			3	4	5	6	7	8	9	10														25	
26			3	4	5	6	7	8	9	10														26	
27	1		3		5		7	8	9	10	11	12												27	
28	1		3		5		7	8	9	10	11	12												28	
29	1		3		5		7	8	9	10	11	12												29	
30			3	4	5	6	7	8	9	10	11	12												30	
31	1		3		5		7	8	9	10	11	12												31	
32			3	4	5	6	7	8	9	10	11	12												32	
33	1		3	4	5	6	7	8	9	10	11	12												33	
34			3	4	5	6	7	8	9	10	11	12												34	
35	1		3	4	5	6	7	8	9	10	11	12												35	
36	1	2	3	4	5	6	7	8	9	10	11	12												36	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 bei Systemen mit 3 bis 24 DIMMs finden Sie unter [Tabelle 4 „Unabhängiger Modus mit drei Prozessoren \(Prozessor 3, insgesamt 3 bis 24 DIMMs im Server installiert\)“](#) auf Seite 11.
- Nutzen Sie [Tabelle 3 „Unabhängiger Modus mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 10, um die DIMMs von Prozessor 1 und 2 weiter bei einem System mit 25 bis 36 DIMMS zu belegen.



## Installationsreihenfolge: unabhängiger Speichermodus mit vier Prozessoren

Installationsreihenfolge für Speichermodule für den unabhängigen Speichermodus (ohne Spiegelung) mit vier im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für den unabhängigen Speichermodus dargestellt, wenn vier Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens oder auf dem oberen Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 6. Unabhängiger Modus mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 4 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							8												20					4	
5					5		8												20					5	
6					5		8									17			20					6	
7					5		8									17			20					7	
8					5		8									17			20					8	
9					5		8	10								17			20					9	
10					5		8	10								17			20		22			10	
11					5		8	10								17			20		22			11	
12					5		8	10								17			20		22			12	
13			3		5		8	10								17			20		22			13	
14			3		5		8	10								15			20		22			14	
15			3		5		8	10								15			20		22			15	
16			3		5		8	10								15			20		22			16	
17			3		5		8	10	12							15			20		22			17	
18			3		5		8	10	12							15			20		22		24	18	
19			3		5		8	10	12							15			20		22		24	19	
20			3		5		8	10	12							15			20		22		24	20	
21	1		3		5		8	10	12							15			20		22		24	21	
22	1		3		5		8	10	12	13						15			20		22		24	22	
23	1		3		5		8	10	12	13						15			20		22		24	23	
24	1		3		5		8	10	12	13						15			20		22		24	24	

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 25 bis 48 DIMMs finden Sie unter [Tabelle 7 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 15.

- Nutzen Sie [Tabelle 8 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 4 bis 24 DIMMs im Server installiert\)“](#) auf [Seite 16](#), um die DIMMs von Prozessor 3 und 4 weiter bei einem System mit 4 bis 24 DIMMS zu belegen.

Tabelle 7. Unabhängiger Modus mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10			13		15		17			20		22		24	25
26	1		3		5		7	8	9	10			13		15		17		19	20	21	22			26
27	1		3		5		7	8	9	10			13		15		17		19	20	21	22			27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 4 bis 24 DIMMs finden Sie unter [Tabelle 6 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 4 bis 24 DIMMs im Server installiert\)“](#) auf Seite 13.
- Nutzen Sie [Tabelle 9 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 17, um die DIMMs von Prozessor 3 und 4 weiter bei einem System mit 25 bis 48 DIMMs zu belegen.

Tabelle 8. Unabhängiger Modus mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 4 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							8												20					4	
5							8												20					5	
6							8												20					6	
7					5		8												20					7	
8					5		8									17			20					8	
9					5		8									17			20					9	
10					5		8									17			20					10	
11					5		8	10								17			20					11	
12					5		8	10								17			20		22			12	
13					5		8	10								17			20		22			13	
14					5		8	10								17			20		22			14	
15			3		5		8	10								17			20		22			15	
16			3		5		8	10							15	17			20		22			16	
17			3		5		8	10							15	17			20		22			17	
18			3		5		8	10							15	17			20		22			18	
19			3		5		8	10	12						15	17			20		22			19	
20			3		5		8	10	12						15	17			20		22		24	20	
21			3		5		8	10	12						15	17			20		22		24	21	
22			3		5		8	10	12						15	17			20		22		24	22	
23	1		3		5		8	10	12						15	17			20		22		24	23	
24	1		3		5		8	10	12	13					15	17			20		22		24	24	

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 und 4 bei Systemen mit 25 bis 48 DIMMs finden Sie unter [Tabelle 9 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 17.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 4 bis 24 DIMMs finden Sie unter [Tabelle 6 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 4 bis 24 DIMMs im Server installiert\)“](#) auf Seite 13.

Tabelle 9. Unabhängiger Modus mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12	13		15		17			20		22		24	25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27	1		3		5		7	8	9	10			13		15		17			20		22		24	27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29	1		3		5		7	8	9	10			13		15		17		19	20	21	22			29
30	1		3		5		7	8	9	10			13		15		17		19	20	21	22			30
31			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	41
42	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	42
43			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 und 4 bei Systemen mit 4 bis 24 DIMMs finden Sie unter [Tabelle 8 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 4 bis 24 DIMMs im Server installiert\)“](#) auf Seite 16.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 25 bis 48 DIMMs finden Sie unter [Tabelle 7 „Unabhängiger Modus mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 15.

## Installationsreihenfolge: unabhängiger Speichermodus mit sechs Prozessoren

Installationsreihenfolge für Speichermodule für den unabhängigen Speichermodus (ohne Spiegelung) mit sechs im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für den unabhängigen Speichermodus dargestellt, wenn sechs Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise, andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 10. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							8													20					6
7					5		8													20					7
8					5		8									17				20					8
9					5		8									17				20					9
10					5		8									17				20					10
11					5		8									17				20					11
12					5		8		10							17				20					12
13					5		8		10							17				20		22			13
14					5		8		10							17				20		22			14
15					5		8		10							17				20		22			15
16					5		8		10							17				20		22			16
17					5		8		10							17				20		22			17
18			3		5		8		10							17				20		22			18
19			3		5		8		10						15	17				20		22			19
20			3		5		8		10						15	17				20		22			20
21			3		5		8		10						15	17				20		22			21
22			3		5		8		10						15	17				20		22			22
23			3		5		8		10						15	17				20		22			23
24			3		5		8		10						15	17				20		22			24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 10 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 18](#)
  - [Tabelle 11 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 20](#)

- Tabelle 12 „Unabhängiger Modus mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 21
- Um die DIMMs bei einem System mit 6 bis 24 DIMMS weiter zu belegen:
  - Tabelle 13 „Unabhängiger Modus mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 6 bis 24 DIMMs im Server installiert)“ auf Seite 22
  - Tabelle 16 „Unabhängiger Modus mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 6 bis 24 DIMMs im Server installiert)“ auf Seite 25

Tabelle 11. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10		12			15		17			20		22			25
26			3		5			8		10		12			15		17			20		22		24	26
27			3		5			8		10		12			15		17			20		22		24	27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31	1		3		5			8		10		12			15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10			13		15		17			20		22		24	37
38	1		3		5		7	8	9	10			13		15		17		19	20	21	22			38
39	1		3		5		7	8	9	10			13		15		17		19	20	21	22			39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 10 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 18](#)
  - [Tabelle 11 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 20](#)
  - [Tabelle 12 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 21](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 14 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 23](#)
  - [Tabelle 17 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 26](#)



Tabelle 12. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 10 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 18
  - [Tabelle 11 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 20
  - [Tabelle 12 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 21
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 15 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 24
  - [Tabelle 18 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 27

Tabelle 13. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 6 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							8												20					6	
7							8												20					7	
8							8												20					8	
9					5		8												20					9	
10					5		8									17			20					10	
11					5		8									17			20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8		10							17			20					14	
15					5		8		10							17			20		22			15	
16					5		8		10							17			20		22			16	
17					5		8		10							17			20		22			17	
18					5		8		10							17			20		22			18	
19					5		8		10							17			20		22			19	
20					5		8		10							17			20		22			20	
21			3		5		8		10							17			20		22			21	
22			3		5		8		10						15	17			20		22			22	
23			3		5		8		10						15	17			20		22			23	
24			3		5		8		10						15	17			20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 13 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 22](#)
  - [Tabelle 14 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 23](#)
  - [Tabelle 15 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 24](#)
- Um die DIMMs bei einem System mit 6 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 10 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 18](#)
  - [Tabelle 16 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 25](#)

Tabelle 14. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10		12			15		17			20		22			27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33	1		3		5			8		10		12			15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10			13		15		17			20		22		24	39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 13 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 22](#)
  - [Tabelle 14 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 23](#)
  - [Tabelle 15 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 24](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 11 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 20](#)
  - [Tabelle 17 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 26](#)

Tabelle 15. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 13 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 22](#)
  - [Tabelle 14 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 23](#)
  - [Tabelle 15 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 24](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 12 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 21](#)
  - [Tabelle 18 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 27](#)

Tabelle 16. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 6 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							8												20					6	
7							8												20					7	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11					5		8												20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8									17			20					14	
15					5		8									17			20					15	
16					5		8	10								17			20					16	
17					5		8	10								17			20	22				17	
18					5		8	10								17			20	22				18	
19					5		8	10								17			20	22				19	
20					5		8	10								17			20	22				20	
21					5		8	10								17			20	22				21	
22					5		8	10								17			20	22				22	
23			3		5		8	10								17			20	22				23	
24			3		5		8	10							15	17			20	22				24	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 17 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 26](#)
  - [Tabelle 18 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 27](#)
- Um die DIMMs bei einem System mit 6 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 10 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 18](#)
  - [Tabelle 13 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 22](#)

Tabelle 17. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10		12			15		17			20		22			29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33			3		5			8		10		12			15		17			20		22		24	33
34			3		5			8		10		12			15		17			20		22		24	34
35	1		3		5			8		10		12			15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10			13		15		17			20		22		24	41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45	1		3		5		7	8	9	10			13		15		17		19	20	21	22			45
46	1		3		5		7	8	9	10			13		15		17		19	20	21	22			46
47			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 16 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 25](#)
  - [Tabelle 18 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 27](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 11 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 20](#)
  - [Tabelle 14 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 23](#)

Tabelle 18. Unabhängiger Modus mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 16 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 6 bis 24 DIMMs im Server installiert\)“ auf Seite 25](#)
  - [Tabelle 17 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 26](#)
  - [Tabelle 18 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 27](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMS weiter zu belegen:
  - [Tabelle 12 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 21](#)
  - [Tabelle 15 „Unabhängiger Modus mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 24](#)





## Installationsreihenfolge: unabhängiger Speichermodus mit acht Prozessoren

Installationsreihenfolge für Speichermodule für den unabhängigen Speichermodus (ohne Spiegelung) mit acht im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für den unabhängigen Speichermodus dargestellt, wenn acht Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.
- Prozessoren 7 und 8 sind in der oberen Systemplatine im oberen Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise, andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 19. Unabhängiger Modus mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9					5		8												20					9	
10					5		8									17			20					10	
11					5		8									17			20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8									17			20					14	
15					5		8									17			20					15	
16					5		8									17			20					16	
17					5		8		10							17			20					17	
18					5		8		10							17			20		22			18	
19					5		8		10							17			20		22			19	
20					5		8		10							17			20		22			20	
21					5		8		10							17			20		22			21	
22					5		8		10							17			20		22			22	
23					5		8		10							17			20		22			23	
24					5		8		10							17			20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 20 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 31](#)
  - [Tabelle 21 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 33](#)
  - [Tabelle 22 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 35](#)
- So erfolgt die weitere Belegung von DIMMs bei einem System mit 8 bis 24 DIMMs:

- Tabelle 23 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert)“ auf Seite 37
- Tabelle 27 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert)“ auf Seite 44
- Tabelle 31 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert)“ auf Seite 50

Tabelle 20. Unabhängiger Modus mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10						17			20		22			25	
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10		12			15		17			20		22			33
34			3		5			8		10		12			15		17			20		22		24	34
35			3		5			8		10		12			15		17			20		22		24	35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 19 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 29
  - [Tabelle 21 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 33
  - [Tabelle 22 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 35
- Um die DIMMs bei einem System mit 25 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 24 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 38
  - [Tabelle 28 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 45
  - [Tabelle 32 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 51



Tabelle 21. Unabhängiger Modus mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10			13		15		17			20		22		24	49
50	1		3		5		7	8	9	10			13		15		17		19	20	21	22			50
51	1		3		5		7	8	9	10			13		15		17		19	20	21	22			51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 19 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 29
  - [Tabelle 20 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 31
  - [Tabelle 22 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 35
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 25 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 40
  - [Tabelle 29 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 47
  - [Tabelle 33 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 53



Tabelle 22. Unabhängiger Modus mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 19 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 29
  - [Tabelle 20 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 31
  - [Tabelle 21 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 33
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 26 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 42
  - [Tabelle 30 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 48
  - [Tabelle 34 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 55





Tabelle 23. Unabhängiger Modus mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11					5		8												20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8									17			20					14	
15					5		8									17			20					15	
16					5		8									17			20					16	
17					5		8									17			20					17	
18					5		8									17			20					18	
19					5		8		10							17			20					19	
20					5		8		10							17			20		22			20	
21					5		8		10							17			20		22			21	
22					5		8		10							17			20		22			22	
23					5		8		10							17			20		22			23	
24					5		8		10							17			20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 24 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 38](#)
  - [Tabelle 25 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 40](#)
  - [Tabelle 26 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 42](#)
- So erfolgt die weitere Belegung von DIMMs bei einem System mit 8 bis 24 DIMMs:
  - [Tabelle 19 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 29](#)
  - [Tabelle 27 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 44](#)
  - [Tabelle 31 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 50](#)

Tabelle 24. Unabhängiger Modus mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27			3		5			8		10							17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10		12			15		17			20		22			35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43	1		3		5			8		10		12			15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 23 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 37](#)
  - [Tabelle 25 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 40](#)
  - [Tabelle 26 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 42](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 20 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 31](#)
  - [Tabelle 28 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 45](#)
  - [Tabelle 32 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 51](#)



Tabelle 25. Unabhängiger Modus mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5		7	8	9	10			13		15		17			20		22		24	51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 23 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 37](#)
  - [Tabelle 24 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 38](#)
  - [Tabelle 26 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 42](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 21 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 33](#)
  - [Tabelle 29 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 47](#)
  - [Tabelle 33 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 53](#)



Tabelle 26. Unabhängiger Modus mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 23 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 37](#)
  - [Tabelle 24 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 38](#)
  - [Tabelle 25 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 40](#)
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 22 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 35](#)
  - [Tabelle 30 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 48](#)
  - [Tabelle 34 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 55](#)



Tabelle 27. Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11							8												20					11	
12							8												20					12	
13					5		8												20					13	
14					5		8								17				20					14	
15					5		8								17				20					15	
16					5		8								17				20					16	
17					5		8								17				20					17	
18					5		8								17				20					18	
19					5		8								17				20					19	
20					5		8								17				20					20	
21					5		8		10						17				20					21	
22					5		8		10						17				20		22			22	
23					5		8		10						17				20		22			23	
24					5		8		10						17				20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 28 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 45](#)
  - [Tabelle 29 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 47](#)
  - [Tabelle 30 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 48](#)
- So erfolgt die weitere Belegung von DIMMs bei einem System mit 8 bis 24 DIMMs:
  - [Tabelle 19 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 29](#)
  - [Tabelle 23 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 37](#)
  - [Tabelle 31 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 50](#)



Tabelle 28. Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29			3		5			8		10							17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10		12			15		17			20		22			37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44
45	1		3		5			8		10		12			15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 27 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 44
  - [Tabelle 29 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 47
  - [Tabelle 30 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 48
- Um die DIMMs bei einem System mit 25 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 20 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 31
  - [Tabelle 24 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 38
  - [Tabelle 32 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 51



Tabelle 29. Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5		7	8	9	10			13		15		17			20		22		24	53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 27 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 44](#)
  - [Tabelle 28 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 45](#)
  - [Tabelle 30 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 48](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMS weiter zu belegen:
  - [Tabelle 21 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 33](#)
  - [Tabelle 25 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 40](#)

- Tabelle 33 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 53

Tabelle 30. Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- sam t DIMMs	Prozessor 5												Prozessor 6												Ge- sam t DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - Tabelle 27 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert)“ auf Seite 44
  - Tabelle 28 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 45
  - Tabelle 29 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 47
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - Tabelle 22 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 35

- Tabelle 26 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 42
- Tabelle 34 „Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 55

Tabelle 31. Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 7												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11							8												20					11	
12							8												20					12	
13							8												20					13	
14							8												20					14	
15					5		8												20					15	
16					5		8									17			20					16	
17					5		8									17			20					17	
18					5		8									17			20					18	
19					5		8									17			20					19	
20					5		8									17			20					20	
21					5		8									17			20					21	
22					5		8									17			20					22	
23					5		8		10							17			20					23	
24					5		8		10							17			20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 32 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 51](#)
  - [Tabelle 33 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 53](#)
  - [Tabelle 34 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 55](#)
- So erfolgt die weitere Belegung von DIMMs bei einem System mit 8 bis 24 DIMMs:
  - [Tabelle 19 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 29](#)
  - [Tabelle 23 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 37](#)
  - [Tabelle 27 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 8 bis 24 DIMMs im Server installiert\)“ auf Seite 44](#)

Tabelle 32. Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 7												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29					5			8		10							17			20		22			29
30					5			8		10							17			20		22			30
31			3		5			8		10							17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10		12			15		17			20		22			39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44
45			3		5			8		10		12			15		17			20		22		24	45
46			3		5			8		10		12			15		17			20		22		24	46
47	1		3		5			8		10		12			15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 31 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 50
  - [Tabelle 33 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 53
  - [Tabelle 34 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 55
- Um die DIMMs bei einem System mit 25 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 20 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 31
  - [Tabelle 24 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 38
  - [Tabelle 28 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 45





Tabelle 33. Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 7												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5		7	8	9	10			13		15		17			20		22		24	55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61	1		3		5		7	8	9	10			13		15		17		19	20	21	22			61
62	1		3		5		7	8	9	10			13		15		17		19	20	21	22			62
63			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 31 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 50
  - [Tabelle 32 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 51
  - [Tabelle 34 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 55
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 21 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 33
  - [Tabelle 25 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 40
  - [Tabelle 29 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 47



Tabelle 34. Unabhängiger Modus mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 7												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	89
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	91
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 31 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 50
  - [Tabelle 32 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 51
  - [Tabelle 33 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 53
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 22 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 35
  - [Tabelle 26 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 42
  - [Tabelle 30 „Unabhängiger Modus mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 48



## Speicherspiegelung

Der Speicherspiegelungsmodus bietet eine vollständige Speicherredundanz, während gleichzeitig die gesamte Systemspeicherkapazität um die Hälfte verringert wird. Speicherkanäle werden in Paaren gruppiert, wobei jeder Kanal dieselben Daten empfängt. Wenn ein Fehler auftritt, schaltet der Speichercontroller von den DIMMs auf dem primären Kanal auf die DIMMs auf dem Ausweichkanal. Die DIMM-Installationsreihenfolge für die Speicherspiegelung variiert basierend auf der Anzahl an Prozessoren und DIMMs, die im Server installiert sind.

Richtlinien für die Speicherspiegelung:

- Die Speicherspiegelung reduziert den maximal verfügbaren Speicher auf die Hälfte des installierten Speichers. Wenn im Server z. B. 64 GB Speicher installiert sind, sind bei Verwendung der Speicherspiegelung nur 32 GB Speicher adressierbar.
- DIMMs werden für jeden Prozessor paarweise installiert. Jedes DIMM eines Paares muss die identische Größe und Architektur besitzen.
- DIMMs auf den einzelnen Speicherkanälen müssen die gleiche Dichte haben.
- Wenn zwei Speicherkanäle über DIMMs verfügen, erfolgt das Spiegeln über zwei DIMMs (Kanäle 0/1 enthalten beide die primären/sekundären Speichercaches).
- Wenn drei Speicherkanäle über DIMMs verfügen, erfolgt das Spiegeln über alle drei DIMMs (Kanäle 0/1, Kanäle 1/2 und Kanäle 2/0 enthalten alle die primären/sekundären Speichercaches).

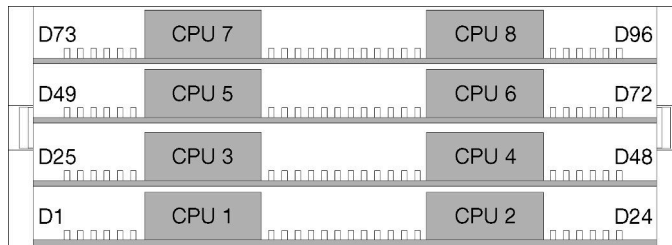


Abbildung 3. Layout für Prozessoren und Speichermodule

Die DIMM-Bestückungsreihenfolgen für die Speicherspiegelung für sämtliche unterstützten Prozessorkonfigurationen werden in einem der folgenden Abschnitte gezeigt:

- [„Installationsreihenfolge: Speicherspiegelung mit zwei Prozessoren“ auf Seite 58](#)
- [„Installationsreihenfolge: Speicherspiegelung mit drei Prozessoren“ auf Seite 59](#)
- [„Installationsreihenfolge: Speicherspiegelung mit vier Prozessoren“ auf Seite 64](#)
- [„Installationsreihenfolge: Speicherspiegelung mit sechs Prozessoren“ auf Seite 68](#)
- [„Installationsreihenfolge: Speicherspiegelung mit acht Prozessoren“ auf Seite 81](#)

Weitere Informationen zum Konfigurieren von Speichereinstellungen, einschließlich Informationen zum Aktivieren der Speicherspiegelung, finden Sie im Abschnitt „Speicherkonfiguration“ im *ThinkSystem SR950 Konfigurationshandbuch*.

## Installationsreihenfolge: Speicherspiegelung mit zwei Prozessoren

Installationsreihenfolge für Speichermodule für die Speicherspiegelung mit zwei im Server installierten Prozessoren.

In der folgenden Tabelle ist die DIMM-Bestückungsreihenfolge für die Speicherspiegelung dargestellt, wenn zwei Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise, andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 35. Speicherspiegelung mit zwei Prozessoren, insgesamt 4 bis 24 DIMMs im Server installiert.

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4								8		10										20		22			4
5								8		10		12								20		22			5
6								8		10		12								20		22		24	6
7			3		5			8		10										20		22		24	7
8			3		5			8		10					15		17			20		22			8
9	1		3		5			8		10		12								20		22		24	9
10	1		3		5			8		10		12			15		17			20		22			10
11	11-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												11-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												11
12	1		3		5			8		10		12	13		15		17			20		22		24	12
13	1		3		5		7	8	9	10	11	12			15		17			20		22			13
14	1		3		5			8		10		12			15	16	17	18	19	20	21	22			14
15	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	15
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19	19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19
20	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	22-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												22-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												22
23	23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

## Installationsreihenfolge: Speicherspiegelung mit drei Prozessoren

Installationsreihenfolge für Speichermodule für die Speicherspiegelung mit drei im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für die Speicherspiegelung dargestellt, wenn drei Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessor 3 ist in der oberen Systemplatine des unteren Einbaurahmens oder auf dem oberen Einbaurahmen (Prozessorsteckplatz 4 oder Prozessorsteckplatz 6) installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 36. Speicherspiegelungsfunktion mit drei Prozessoren (Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6								8		10										20		22			6
7								8		10		12								20		22			7
8								8		10		12								20		22		24	8
9								8		10		12								20		22		24	9
10			3		5			8		10										20		22		24	10
11			3		5			8		10					15		17			20		22			11
12			3		5			8		10					15		17			20		22			12
13	13-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												13-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												13
14	1		3		5			8		10		12			15		17			20		22			14
15	1		3		5			8		10		12	13		15		17			20		22		24	15
16	1		3		5			8		10		12	13		15		17			20		22			16
17	17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19
20			3	4	5	6		7	8	9	10		13		15		17			20		22		24	20
21	21-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												21-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												21
22			3	4	5	6		7	8	9	10				15	16	17	18		19	20	21	22		22
23	23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23
24			3	4	5	6		7	8	9	10				15	16	17	18		19	20	21	22		24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 25 bis 36 DIMMs finden Sie unter [Tabelle 37 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 61.

- Informationen zur weiteren DIMM-Bestückung für Prozessor 3 bei einem System mit 6 bis 24 DIMMs finden Sie unter [Tabelle 38 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessor 3, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 62.



Tabelle 37. Speicherspiegelungsfunktion mit drei Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 36 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			28
29	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	29
30	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	30
31	31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												31
32	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	32
33	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	33
34	34-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												34-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												34
35	35-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												35-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 6 bis 24 DIMMs finden Sie unter [Tabelle 36 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 59.
- Informationen zur weiteren DIMM-Bestückung für Prozessor 3 bei einem System mit 25 bis 36 DIMMs finden Sie unter [Tabelle 39 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessor 3, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 63.

Tabelle 38. Speicherspiegelungsfunktion mit drei Prozessoren (Prozessor 3, insgesamt 6 bis 24 DIMMs im Server installiert)

**Anmerkung:** Prozessor 3 ist tatsächlich im Steckplatz für Prozessor 4 oder Prozessor 6 installiert.

Ge- samt DIMMs	Der Steckplatz für Prozessor 3 ist leer.												Steckplatz für Prozessor 4/6 (Prozessor 3)												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6																				20		22			6
7																				20		22			7
8																				20		22			8
9																				20		22		24	9
10																				20		22		24	10
11																				20		22		24	11
12															15		17			20		22			12
13													13-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												13
14															15		17			20		22			14
15															15		17			20		22		24	15
16															15		17			20		22			16
17													17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17
18													13		15		17			20		22		24	18
19													19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19
20													13		15		17			20		22		24	20
21													21-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												21
22													13		15		17			20		22		24	22
23													23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23
24															15	16	17	18	19	20	21	22			24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 bei Systemen mit 25 bis 36 DIMMs finden Sie unter [Tabelle 39 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessor 3, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 63.
- Informationen zur weiteren DIMM-Bestückung für Prozessor 1 und 2 bei einem System mit 6 bis 24 DIMMs finden Sie unter [Tabelle 36 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 59.

Tabelle 39. Speicherspiegelungsfunktion mit drei Prozessoren (Prozessor 3, insgesamt 25 bis 36 DIMMs im Server installiert)

**Anmerkung:** Prozessor 3 ist tatsächlich im Steckplatz für Prozessor 4 oder Prozessor 6 installiert.

Ge- samt DIMMs	Der Steckplatz für Prozessor 3 ist leer.												Steckplatz für Prozessor 4/6 (Prozessor 3)												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25															15	16	17	18	19	20	21	22			25
26															15	16	17	18	19	20	21	22			26
27													13		15		17		19	20	21	22	23	24	27
28															15	16	17	18	19	20	21	22			28
29															15	16	17	18	19	20	21	22			29
30													13		15		17		19	20	21	22	23	24	30
31	31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																								31
32															15	16	17	18	19	20					32
33													13		15		17		19	20	21	22	23	24	33
34	34-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																								34
35	35-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																								35
36													13	14	15	16	17	18	19	20	21	22	23	24	36

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur Bestückungsreihenfolge für Prozessor 3 bei Systemen mit 6 bis 24 DIMMs finden Sie unter [Tabelle 38 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessor 3, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 62.
- Nutzen Sie [Tabelle 37 „Speicherspiegelungsfunktion mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 36 DIMMs im Server installiert\)“](#) auf Seite 61, um die DIMMs von Prozessor 1 und 2 weiter bei einem System mit 25 bis 36 DIMMS zu belegen.

## Installationsreihenfolge: Speicherspiegelung mit vier Prozessoren

Installationsreihenfolge für Speichermodule für die Speicherspiegelung mit vier im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für die Speicherspiegelung dargestellt, wenn vier Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens oder auf dem oberen Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 40. Speicherspiegelungsfunktion mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8		10										20		22			8	
9							8		10		12								20		22			9	
10							8		10		12								20		22			10	
11							8		10		12								20		22		24	11	
12							8		10		12								20		22		24	12	
13			3		5		8		10										20		22		24	13	
14			3		5		8		10										20		22		24	14	
15			3		5		8		10					15		17			20		22			15	
16			3		5		8		10					15		17			20		22			16	
17	17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17
18	1		3		5		8		10		12			15		17			20		22			18	
19	19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19
20	1		3		5		8		10		12			15		17			20		22			20	
21	1		3		5		8		10		12	13		15		17			20		22		24	21	
22	1		3		5		8		10		12	13		15		17			20		22		24	22	
23	23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23
24	1		3		5		8		10		12	13		15		17			20		22		24	24	

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 25 bis 48 DIMMs finden Sie unter [Tabelle 41 „Speicherspiegelungsfunktion mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 65.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 3 und 4 bei einem System mit 8 bis 24 DIMMs finden Sie unter [Tabelle 42 „Speicherspiegelungsfunktion mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 66.

Tabelle 41. Speicherspiegelungsfunktion mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												25-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												25
26			3	4	5	6	7	8	9	10			13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			27
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
29	29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31	31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	38
39	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	46-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												46-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												46
47	47-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												47-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Siehe [Tabelle 40](#) „Speicherspiegelungsfunktion mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert)“ auf Seite 64 für die DIMM-Belegungsreihenfolgen für Prozessor 1 und 2 für 8 bis 24 DIMMs.
- Nutzen Sie [Tabelle 43](#) „Speicherspiegelungsfunktion mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 67, um die DIMMs von Prozessor 3 und 4 weiter bei einem System mit 25 bis 48 DIMMs zu belegen.

Tabelle 42. Speicherspiegelungsfunktion mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8		10										20		22			8	
9							8		10										20		22			9	
10							8		10		12								20		22			10	
11							8		10		12								20		22			11	
12							8		10		12								20		22		24	12	
13							8		10		12								20		22		24	13	
14			3		5		8		10										20		22		24	14	
15			3		5		8		10										20		22		24	15	
16			3		5		8		10					15		17			20		22			16	
17	17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												17
18			3		5		8		10						15		17			20		22		18	
19	19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												19
20	1		3		5		8		10		12					15		17			20		22	20	
21	1		3		5		8		10		12									20		22		24	21
22	1		3		5		8		10		12					15		17			20		22	22	
23	23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												23
24	1		3		5		8		10		12	13		15		17				20		22		24	24

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 und 4 bei Systemen mit 25 bis 48 DIMMs finden Sie unter [Tabelle 43 „Speicherspiegelungsfunktion mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 67.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 8 bis 24 DIMMs finden Sie unter [Tabelle 40 „Speicherspiegelungsfunktion mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 64.

Tabelle 43. Speicherspiegelungsfunktion mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												25-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10									20		22		24	27	
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												29
30			3	4	5	6	7	8	9	10			13		15		17			20		22		24	30
31	31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												31-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38			3	4	5	6	7	8	9	10			13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	46-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												46-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												46
47	47-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												47-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Siehe [Tabelle 42 „Speicherspiegelungsfunktion mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 66 für die DIMM-Belegungsreihenfolgen für Prozessor 3 und 4 für 8 bis 24 DIMMs.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 25 bis 48 DIMMs finden Sie unter [Tabelle 41 „Speicherspiegelungsfunktion mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 65.

## Installationsreihenfolge: Speicherspiegelung mit sechs Prozessoren

Installationsreihenfolge für Speichermodule für die Speicherspiegelung mit sechs im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für die Speicherspiegelung dargestellt, wenn sechs Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessor 5 ist in der unteren Systemplatine des oberen Einbaurahmens installiert.
- Prozessor 6 ist in der oberen Systemplatine des oberen Einbaurahmens installiert (Prozessorsteckplatz 7).

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise, andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 44. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							8		10										20		22			12	
13							8		10		12								20		22			13	
14							8		10		12								20		22		24	14	
15							8		10		12								20		22		24	15	
16							8		10		12								20		22		24	16	
17							8		10		12								20		22		24	17	
18							8		10		12								20		22		24	18	
19			3		5		8		10										20		22		24	19	
20			3		5		8		10					15		17			20		22			20	
21			3		5		8		10					15		17			20		22			21	
22			3		5		8		10					15		17			20		22			22	
23			3		5		8		10					15		17			20		22			23	
24			3		5		8		10					15		17			20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 45 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 69](#)
  - [Tabelle 46 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 70](#)
- Um die DIMMs bei einem System mit 12 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 47 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 71](#)
  - [Tabelle 50 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 74](#)
  - [Tabelle 53 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 78](#)



Tabelle 45. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12			15		17			20		22			25
26	1		3		5			8		10		12			15		17			20		22			26
27	1		3		5			8		10		12	13		15		17			20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	1		3		5			8		10		12	13		15		17			20		22		24	29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31	1		3		5			8		10		12	13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
43	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 44 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 68](#)
  - [Tabelle 46 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 70](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 48 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 72](#)
  - [Tabelle 51 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 75](#)
  - [Tabelle 54 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 79](#)

Tabelle 46. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	58
59	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	59
60	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 44 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 68](#)
  - [Tabelle 45 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 69](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 49 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 73](#)
  - [Tabelle 52 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 77](#)
  - [Tabelle 55 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 80](#)

Tabelle 47. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							8		10										20		22			12	
13							8		10										20		22			13	
14							8		10										20		22			14	
15							8		10		12								20		22			15	
16							8		10		12								20		22		24	16	
17							8		10		12								20		22		24	17	
18							8		10		12								20		22		24	18	
19							8		10		12								20		22		24	19	
20							8		10		12								20		22		24	20	
21			3		5		8		10										20		22		24	21	
22			3		5		8		10					15		17			20		22			22	
23			3		5		8		10					15		17			20		22			23	
24			3		5		8		10					15		17			20		22			24	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 48 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 72](#)
  - [Tabelle 49 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 73](#)
- Um die DIMMs bei einem System mit 12 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 44 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 68](#)
  - [Tabelle 50 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 74](#)
  - [Tabelle 53 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 78](#)

Tabelle 48. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27	1		3		5			8		10		12								20		22		24	27
28			3		5			8		10					15		17			20		22			28
29	29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																								29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31			3		5			8		10			13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12	13		15		17			20		22		24	41
42			3	4	5	6	7	8	9	10			13		15		17			20		22		24	42
43			3	4	5	6	7	8	9	10			13		15		17			20		22		24	43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 47 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 71](#)
  - [Tabelle 49 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 73](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 45 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 69](#)
  - [Tabelle 51 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 75](#)
  - [Tabelle 54 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 79](#)

Tabelle 49. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	67-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																								67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 47 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 71](#)
  - [Tabelle 48 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 72](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMS weiter zu belegen:
  - [Tabelle 46 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 70](#)
  - [Tabelle 52 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 77](#)
  - [Tabelle 55 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 80](#)

Tabelle 50. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 12 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Der Steckplatz für Prozessor 6 ist leer.												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10															12
13								8		10															13
14								8		10															14
15								8		10															15
16								8		10															16
17								8		10		12													17
18								8		10		12													18
19								8		10		12													19
20								8		10		12													20
21								8		10		12													21
22								8		10		12													22
23			3		5			8		10															23
24			3		5			8		10															24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 51 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 75](#)
  - [Tabelle 52 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 77](#)
- Um die DIMMs bei einem System mit 12 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 44 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 68](#)
  - [Tabelle 47 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 71](#)
  - [Tabelle 53 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 78](#)

Tabelle 51. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert)

**Anmerkung:** Prozessor 6 ist tatsächlich im Steckplatz für Prozessor 7 installiert.

Ge- samt DIMMs	Prozessor 5												Der Steckplatz für Prozessor 6 ist leer.												Ge- samt DIMMs					
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24						
25			3		5			8		10															25					
26			3		5			8		10															26					
27								8		10		12													27					
28			3		5			8		10															28					
29	29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																													29
30								8		10		12													30					
31			3		5			8		10															31					
32			3		5			8		10															32					
33	1		3		5			8		10		12													33					
34	1		3		5			8		10		12													34					
35			3		5			8		10															35					
36	1		3		5			8		10		12													36					
37	1		3		5			8		10		12													37					
38	1		3		5			8		10		12													38					
39	1		3		5			8		10		12													39					
40	1		3		5			8		10		12													40					
41	1		3		5			8		10		12													41					
42	1		3		5			8		10		12													42					
43	1		3		5			8		10		12													43					
44	1		3		5			8		10		12													44					
45	1		3		5			8		10		12													45					
46			3	4	5	6	7	8	9	10															46					
47			3	4	5	6	7	8	9	10															47					
48			3	4	5	6	7	8	9	10															48					

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 50 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 74](#)
  - [Tabelle 52 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 77](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 45 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 69](#)
  - [Tabelle 48 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 72](#)

- Tabelle 54 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 79



Tabelle 52. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Der Steckplatz für Prozessor 6 ist leer.												Ge- sam DIMMs						
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24							
49			3	4	5	6	7	8	9	10														49							
50			3	4	5	6	7	8	9	10														50							
51			3	4	5	6	7	8	9	10														51							
52			3	4	5	6	7	8	9	10														52							
53	1		3		5			8		10		12												53							
54	1		3		5		7	8	9	10	11	12												54							
55			3	4	5	6	7	8	9	10														55							
56	1		3		5		7	8	9	10	11	12												56							
57	1		3		5		7	8	9	10	11	12												57							
58			3	4	5	6	7	8	9	10														58							
59	1		3		5		7	8	9	10	11	12												59							
60	1		3		5		7	8	9	10	11	12												60							
61			3	4	5	6	7	8	9	10														61							
62	1		3		5		7	8	9	10	11	12												62							
63	1		3		5		7	8	9	10	11	12												63							
64			3	4	5	6	7	8	9	10														64							
65	1		3		5		7	8	9	10	11	12												65							
66	1		3		5		7	8	9	10	11	12												66							
67	67-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																											67			
68	1	2	3	4	5	6	7	8	9	10	11	12												68							
69	1	2	3	4	5	6	7	8	9	10	11	12												69							
70	70-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																													70	
71	71-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																														71
72	1	2	3	4	5	6	7	8	9	10	11	12												72							

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 50 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 74](#)
  - [Tabelle 51 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 75](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 46 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 70](#)
  - [Tabelle 49 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 73](#)

- Tabelle 55 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 80

Tabelle 53. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 12 bis 24 DIMMs im Server installiert)

**Anmerkung:** Prozessor 6 ist tatsächlich im Steckplatz für Prozessor 7 installiert.

Ge- sam DIMMs	Steckplatz für Prozessor 7 (Prozessor 6)												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							8		10																12
13							8		10																13
14							8		10																14
15							8		10																15
16							8		10																16
17							8		10																17
18							8		10	12															18
19							8		10	12															19
20							8		10	12															20
21							8		10	12															21
22							8		10	12															22
23							8		10	12															23
24			3		5		8		10																24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - Tabelle 54 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 79
  - Tabelle 55 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 80
- Um die DIMMs bei einem System mit 12 bis 24 DIMMS weiter zu belegen:
  - Tabelle 44 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert)“ auf Seite 68
  - Tabelle 47 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert)“ auf Seite 71
  - Tabelle 50 „Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 12 bis 24 DIMMs im Server installiert)“ auf Seite 74

Tabelle 54. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Steckplatz für Prozessor 7 (Prozessor 6)												Prozessor 8												Ge- samt DIMMs					
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24						
25								8		10		12													25					
26			3		5			8		10															26					
27								8		10		12													27					
28			3		5			8		10															28					
29	29-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																													29
30								8		10		12													30					
31								8		10		12													31					
32			3		5			8		10															32					
33								8		10		12													33					
34			3		5			8		10															34					
35			3		5			8		10															35					
36	1		3		5			8		10		12													36					
37			3		5			8		10															37					
38			3		5			8		10															38					
39	1		3		5			8		10		12													39					
40	1		3		5			8		10		12													40					
41	1		3		5			8		10		12													41					
42	1		3		5			8		10		12													42					
43	1		3		5			8		10		12													43					
44	1		3		5			8		10		12													44					
45	1		3		5			8		10		12													45					
46	1		3		5			8		10		12													46					
47	1		3		5			8		10		12													47					
48			3	4	5	6	7	8	9	10															48					

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 53 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 78](#)
  - [Tabelle 55 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 80](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 45 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 69](#)
  - [Tabelle 48 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 72](#)
  - [Tabelle 51 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 75](#)

Tabelle 55. Speicherspiegelungsfunktion mit sechs Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Steckplatz für Prozessor 7 (Prozessor 6)												Prozessor 8												Ge- sam DIMMs					
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24						
49			3	4	5	6	7	8	9	10														49						
50			3	4	5	6	7	8	9	10														50						
51			3	4	5	6	7	8	9	10														51						
52			3	4	5	6	7	8	9	10														52						
53			3	4	5	6	7	8	9	10														53						
54	1		3		5		7	8	9	10	11	12												54						
55			3	4	5	6	7	8	9	10														55						
56			3	4	5	6	7	8	9	10														56						
57	1		3		5		7	8	9	10	11	12												57						
58			3	4	5	6	7	8	9	10														58						
59			3	4	5	6	7	8	9	10														59						
60	1		3		5		7	8	9	10	11	12												60						
61			3	4	5	6	7	8	9	10														61						
62			3	4	5	6	7	8	9	10														62						
63	1		3		5		7	8	9	10	11	12												63						
64			3	4	5	6	7	8	9	10														64						
65			3	4	5	6	7	8	9	10														65						
66	1		3		5		7	8	9	10	11	12												66						
67	67-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																											67		
68			3	4	5	6	7	8	9	10														68						
69	1		3				7	8	9	10	11	12												69						
70	70-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																												70	
71	71-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.																													71
72	1	2	3	4	5	6	7	8	9	10	11	12												72						

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 53 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 78](#)
  - [Tabelle 54 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 79](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 46 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 70](#)
  - [Tabelle 49 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 73](#)

- [Tabelle 52 „Speicherspiegelungsfunktion mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 77](#)

## Installationsreihenfolge: Speicherspiegelung mit acht Prozessoren

Installationsreihenfolge für Speichermodule für die Speicherspiegelung mit acht im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für die Speicherspiegelung dargestellt, wenn acht Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.
- Prozessoren 7 und 8 sind in der oberen Systemplatine im oberen Einbaurahmen installiert.

**Anmerkung:** Wenn Sie bei einem Hauptspeicherupgrade einen oder mehrere DIMMs hinzufügen, müssen Sie möglicherweise, andere bereits installierte DIMMs an neue Positionen verlegen.

Tabelle 56. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							8		10										20		22			16	
17							8		10		12								20		22			17	
18							8		10		12								20		22		24	18	
19							8		10		12								20		22		24	19	
20							8		10		12								20		22		24	20	
21							8		10		12								20		22		24	21	
22							8		10		12								20		22		24	22	
23							8		10		12								20		22		24	23	
24							8		10		12								20		22		24	24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 57 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 82](#)
  - [Tabelle 58 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 84](#)
  - [Tabelle 59 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 86](#)
- Um die DIMMs bei einem System mit 16 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 60 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 87](#)
  - [Tabelle 64 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 93](#)
  - [Tabelle 68 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 98](#)

Tabelle 57. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10									20		22		24	25	
26			3		5			8		10				15		17			20		22			26	
27			3		5			8		10				15		17			20		22			27	
28			3		5			8		10				15		17			20		22			28	
29			3		5			8		10				15		17			20		22			29	
30			3		5			8		10				15		17			20		22			30	
31			3		5			8		10				15		17			20		22			31	
32			3		5			8		10				15		17			20		22			32	
33	1		3		5			8		10		12		15		17			20		22			33	
34	1		3		5			8		10		12		15		17			20		22			34	
35	1		3		5			8		10		12	13	15		17			20		22		24	35	
36	1		3		5			8		10		12	13	15		17			20		22		24	36	
37	1		3		5		7	8	9	10	11	12		15		17			20		22		24	37	
38	1		3		5			8		10		12	13	15		17			20		22		24	38	
39	1		3		5		7	8	9	10	11	12	13	15		17			20		22		24	39	
40	1		3		5			8		10		12	13	15		17			20		22		24	40	
41	1		3		5		7	8	9	10	11	12	13	15		17			20		22		24	41	
42	1		3		5			8		10		12	13	15		17			20		22		24	42	
43	1		3		5		7	8	9	10	11	12	13	15		17			20		22		24	43	
44	1		3		5			8		10		12	13	15		17			20		22		24	44	
45	1		3		5		7	8	9	10	11	12	13	15		17			20		22		24	45	
46	1		3		5			8		10		12	13	15		17			20		22		24	46	
47	1		3		5		7	8	9	10	11	12	13	15		17			20		22		24	47	
48	1		3		5			8		10		12	13	15		17			20		22		24	48	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 56 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 81](#)
  - [Tabelle 58 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 84](#)
  - [Tabelle 59 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 86](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 61 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 88](#)
  - [Tabelle 65 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 94](#)
  - [Tabelle 69 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 99](#)



Tabelle 58. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	49
50			3	4	5	6	7	8	9	10			13		15		17			20		22		24	50
51	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
55	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 56](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 81
  - [Tabelle 57](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 82
  - [Tabelle 59](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 86
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 62](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 90
  - [Tabelle 66](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 96
  - [Tabelle 70](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 101





Tabelle 59. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	74
75	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	76
77	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94
95	95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 56 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 81](#)
  - [Tabelle 57 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 82](#)
  - [Tabelle 58 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 84](#)
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 63 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 92](#)

- Tabelle 67 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 97
- Tabelle 71 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 103

Tabelle 60. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							8		10										20		22			16	
17							8		10										20		22			17	
18							8		10										20		22			18	
19							8		10		12								20		22			19	
20							8		10		12								20		22		24	20	
21							8		10		12								20		22		24	21	
22							8		10		12								20		22		24	22	
23							8		10		12								20		22		24	23	
24							8		10		12								20		22		24	24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - Tabelle 61 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 88
  - Tabelle 62 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 90
  - Tabelle 63 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 92
- Um die DIMMs bei einem System mit 16 bis 24 DIMMs weiter zu belegen:
  - Tabelle 56 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 81
  - Tabelle 64 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 93
  - Tabelle 68 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 98

Tabelle 61. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25							8		10		12								20		22		24	25	
26							8		10		12								20		22		24	26	
27			3		5		8		10										20		22		24	27	
28			3		5		8		10					15		17			20		22			28	
29			3		5		8		10					15		17			20		22			29	
30			3		5		8		10					15		17			20		22			30	
31			3		5		8		10					15		17			20		22			31	
32			3		5		8		10					15		17			20		22			32	
33			3		5		8		10					15		17			20		22			33	
34			3		5		8		10					15		17			20		22			34	
35			3		5		8		10					15		17			20		22			35	
36			3		5		8		10					15		17			20		22			36	
37			3		5		8		10					15		17			20		22			37	
38	1		3		5		8		10		12			15		17			20		22			38	
39			3		5		8		10					15		17			20		22			39	
40	1		3		5		8		10		12	13		15		17			20		22		24	40	
41	1		3		5		8		10		12			15		17			20		22			41	
42	1		3		5		8		10		12	13		15		17			20		22		24	42	
43	1		3		5		8		10		12	13		15		17			20		22		24	43	
44	1		3		5		8		10		12	13		15		17			20		22		24	44	
45	1		3		5		8		10		12	13		15		17			20		22		24	45	
46	1		3		5		8		10		12	13		15		17			20		22		24	46	
47	1		3		5		8		10		12	13		15		17			20		22		24	47	
48	1		3		5		8		10		12	13		15		17			20		22		24	48	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 60 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 87](#)
  - [Tabelle 62 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 90](#)
  - [Tabelle 63 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 92](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 57 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 82](#)
  - [Tabelle 65 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 94](#)
  - [Tabelle 69 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 99](#)



Tabelle 62. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54			3	4	5	6	7	8	9	10			13		15		17			20		22		24	54
55			3	4	5	6	7	8	9	10			13		15		17			20		22		24	55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 60 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 87](#)
  - [Tabelle 61 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 88](#)
  - [Tabelle 63 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 92](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 58 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 84](#)
  - [Tabelle 66 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 96](#)
  - [Tabelle 70 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 101](#)



Tabelle 63. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 3												Prozessor 4												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94
95	95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 60 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 87](#)
  - [Tabelle 61 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 88](#)
  - [Tabelle 62 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 90](#)
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 59 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 86](#)



- [Tabelle 67 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 97
- [Tabelle 71 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 103

*Tabelle 64. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert)*

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10		12								20		22			21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 65 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“](#) auf Seite 94
  - [Tabelle 66 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“](#) auf Seite 96
  - [Tabelle 67 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“](#) auf Seite 97
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 56 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 81
  - [Tabelle 60 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 87
  - [Tabelle 68 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 98

Tabelle 65. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25							8		10		12								20		22		24	25	
26							8		10		12								20		22		24	26	
27							8		10		12								20		22		24	27	
28							8		10		12								20		22		24	28	
29			3		5		8		10										20		22		24	29	
30			3		5		8		10					15		17			20		22			30	
31			3		5		8		10					15		17			20		22			31	
32			3		5		8		10					15		17			20		22			32	
33			3		5		8		10					15		17			20		22			33	
34			3		5		8		10					15		17			20		22			34	
35			3		5		8		10					15		17			20		22			35	
36			3		5		8		10					15		17			20		22			36	
37			3		5		8		10					15		17			20		22			37	
38			3		5		8		10					15		17			20		22			38	
39			3		5		8		10					15		17			20		22			39	
40			3		5		8		10					15		17			20		22			40	
41			3		5		8		10					15		17			20		22			41	
42	1		3		5		8		10		12			15		17			20		22			42	
43			3		5		8		10					15		17			20		22			43	
44	1		3		5		8		10		12	13		15		17			20		22		24	44	
45	1		3		5		8		10		12			15		17			20		22			45	
46	1		3		5		8		10		12	13		15		17			20		22		24	46	
47	1		3		5		8		10		12	13		15		17			20		22		24	47	
48	1		3		5		8		10		12	13		15		17			20		22		24	48	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 64 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 93](#)
  - [Tabelle 66 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 96](#)
  - [Tabelle 67 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 97](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 57 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 82](#)
  - [Tabelle 61 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 88](#)
  - [Tabelle 69 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 99](#)



Tabelle 66. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 5												Prozessor 6												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58			3	4	5	6	7	8	9	10			13		15		17			20		22		24	58
59			3	4	5	6	7	8	9	10			13		15		17			20		22		24	59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 64 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 93](#)
  - [Tabelle 65 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 94](#)
  - [Tabelle 67 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 97](#)
- Um die DIMMs bei einem System mit 49 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 58 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 84](#)
  - [Tabelle 62 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 90](#)

- Tabelle 70 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 101

Tabelle 67. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			78
79	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			82
83	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			84
85	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94
95	95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - Tabelle 64 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 93
  - Tabelle 65 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 94
  - Tabelle 66 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 96
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:

- Tabelle 59 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 86
- Tabelle 63 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 92
- Tabelle 71 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 103

Tabelle 68. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 7												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							8		10										20		22			16	
17							8		10										20		22			17	
18							8		10										20		22			18	
19							8		10										20		22			19	
20							8		10										20		22			20	
21							8		10										20		22			21	
22							8		10										20		22			22	
23							8		10		12								20		22			23	
24							8		10		12								20		22		24	24	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - Tabelle 69 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 99
  - Tabelle 70 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 101
  - Tabelle 71 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 103
- Um die DIMMs bei einem System mit 16 bis 24 DIMMs weiter zu belegen:
  - Tabelle 56 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 81
  - Tabelle 60 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 87
  - Tabelle 64 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 93

Tabelle 69. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 7												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25							8		10		12								20		22		24	25	
26							8		10		12								20		22		24	26	
27							8		10		12								20		22		24	27	
28							8		10		12								20		22		24	28	
29							8		10		12								20		22		24	29	
30							8		10		12								20		22		24	30	
31			3		5		8		10										20		22		24	31	
32			3		5		8		10					15		17			20		22			32	
33			3		5		8		10										20		22		24	33	
34			3		5		8		10					15		17			20		22			34	
35			3		5		8		10										20		22		24	35	
36			3		5		8		10					15		17			20		22			36	
37			3		5		8		10					15		17			20		22			37	
38			3		5		8		10					15		17			20		22			38	
39			3		5		8		10					15		17			20		22			39	
40			3		5		8		10					15		17			20		22			40	
41			3		5		8		10					15		17			20		22			41	
42			3		5		8		10					15		17			20		22			42	
43			3		5		8		10					15		17			20		22			43	
44			3		5		8		10					15		17			20		22			44	
45			3		5		8		10					15		17			20		22			45	
46	1		3		5		8		10		12			15		17			20		22			46	
47			3		5		8		10					15		17			20		22			47	
48	1		3		5		8		10		12	13		15		17			20		22		24	48	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 68 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 98](#)
  - [Tabelle 70 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 101](#)
  - [Tabelle 71 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 103](#)
- Um die DIMMs bei einem System mit 25 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 57 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 82](#)
  - [Tabelle 61 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 88](#)
  - [Tabelle 65 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 94](#)





Tabelle 70. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 7												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12			15		17			20		22			49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58	1		3		5			8		10		12	13		15		17			20		22		24	58
59	1		3		5			8		10		12	13		15		17			20		22		24	59
60	1		3		5			8		10		12	13		15		17			20		22		24	60
61	1		3		5			8		10		12	13		15		17			20		22		24	61
62			3	4	5	6	7	8	9	10			13		15		17			20		22		24	62
63			3	4	5	6	7	8	9	10			13		15		17			20		22		24	63
64			3	4	5	6	7	8	9	10					15	16	17	18		20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10			13		15		17			20		22		24	66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10			13		15		17			20		22		24	70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 68](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert)“ auf Seite 98
  - [Tabelle 69](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert)“ auf Seite 99
  - [Tabelle 71](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 103
- Um die DIMMs bei einem System mit 49 bis 72 DIMMS weiter zu belegen:
  - [Tabelle 58](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 84
  - [Tabelle 62](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 90
  - [Tabelle 66](#) „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 49 bis 72 DIMMs im Server installiert)“ auf Seite 96



Tabelle 71. Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 73 bis 96 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 7												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			73
74			3	4	5	6	7	8	9	10			13		15		17			20		22		24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			77
78			3	4	5	6	7	8	9	10			13		15		17			20		22		24	78
79			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10			13		15		17			20		22		24	82
83	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			83
84			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			84
85			3	4	5	6	7	8	9	10					15	16	17	19	19	20	21	22			85
86			3	4	5	6	7	8	9	10			13		15		17			20		22		24	86
87	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			88
89	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			89
90	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	90
91	91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												91
92	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												94
95	95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95-DIMM-Konfiguration mit Speicherspiegelung wird nicht unterstützt.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 68 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 98](#)
  - [Tabelle 69 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 25 bis 48 DIMMs im Server installiert\)“ auf Seite 99](#)
  - [Tabelle 70 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 49 bis 72 DIMMs im Server installiert\)“ auf Seite 101](#)
- Um die DIMMs bei einem System mit 73 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 59 „Speicherspiegelungsfunktion mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 73 bis 96 DIMMs im Server installiert\)“ auf Seite 86](#)

- Tabelle 63 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 92
- Tabelle 67 „Speicherspiegelungsfunktion mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 73 bis 96 DIMMs im Server installiert)“ auf Seite 97

---

## Ersatzspeicherfunktion

Im Ersatzspeichermodus dient eine Speicherbank als Ersatzspeicher für die anderen Speicherbänke desselben Kanals, falls diese ausfallen. Die Ersatzspeicherbank wird als Reserve und nicht als aktiver Speicher verwendet, bis ein Fehler angegeben wird, wobei die reservierte Kapazität vom gesamten verfügbaren Speicher abgezogen wird. Die DIMM-Installationsreihenfolge für den Ersatzspeicher variiert basierend auf der Anzahl an Prozessoren und Speichermodulen, die im Server installiert sind.

Nach dem Überschreiten eines Fehlerschwellenwerts in einem durch einen Ersatzspeicher geschützten System wird der Inhalt einer fehlerhaften Speicherbank an DIMMs in die Ersatzspeicherbank kopiert. Die fehlerhafte Speicherbank wird dann offline und die Ersatzspeicherbank online gestellt. Die Ersatzspeicherbank wird anstelle der fehlerhaften Speicherbank als aktiver Speicher verwendet. Da beim Failover-Prozess Speicherinhalt kopiert wird, ist das Niveau der Speicherrundanz, die vom Ersatzspeicher bereitgestellt wird, niedriger als das, welches von der Speicherspiegelung bereitgestellt wird: Speicherspiegelung ist der bevorzugte Fehlerschutz für kritische Anwendungen.

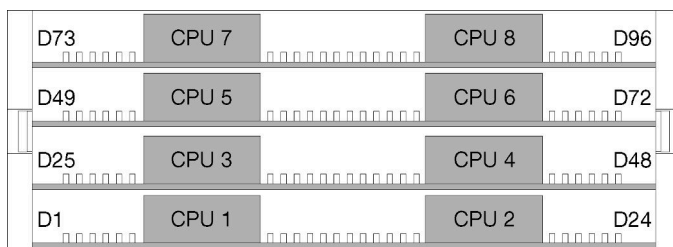


Abbildung 4. Layout für Prozessoren und Speichermodule

Richtlinien für die Ersatzspeicherfunktion:

- Die Zusatzspeicherbank muss mindestens die Speicherkapazität aufweisen, über die alle anderen aktiven Speicherbänke in diesem Kanal verfügen.
- Wenn Sie DIMMs installieren, die eine Speicherbank haben, befolgen Sie die unten aufgeführten Belegungsreihenfolgen.
- Wenn Sie DIMMs mit mehr als einer Speicherbank installieren, befolgen Sie die Belegungsreihenfolgen, die für den unabhängigen Speichermodus angegeben werden. Siehe [„Unabhängiger Speichermodus“ auf Seite 6](#).

Die DIMM-Belegungsreihenfolgen des Ersatzspeichers für jede unterstützte Prozessorkonfiguration lauten:

- [„Installationsreihenfolge: Ersatzspeicher mit zwei Prozessoren“ auf Seite 106](#)
- [„Installationsreihenfolge: Ersatzspeicher mit drei Prozessoren“ auf Seite 107](#)
- [„Installationsreihenfolge: Ersatzspeicher mit vier Prozessoren“ auf Seite 111](#)
- [„Installationsreihenfolge: Ersatzspeicher mit sechs Prozessoren“ auf Seite 115](#)
- [„Installationsreihenfolge: Ersatzspeicher mit acht Prozessoren“ auf Seite 127](#)

Weitere Informationen zum Konfigurieren von Speichereinstellungen, einschließlich Informationen zum Aktivieren der Ersatzspeicherfunktion, finden Sie im Abschnitt „Speicherkonfiguration“ im *ThinkSystem SR950 Konfigurationshandbuch*.

## Installationsreihenfolge: Ersatzspeicher mit zwei Prozessoren

Installationsreihenfolge für Speichermodule für den Ersatzspeicher mit zwei im Server installierten Prozessoren.

In der folgenden Tabelle ist die DIMM-Bestückungsreihenfolge für den Ersatzspeicher dargestellt, wenn zwei Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.

**Anmerkung:** Der Ersatzspeicher erfordert eine gerade Anzahl an DIMMs.

Tabelle 72. Ersatzspeicher mit zwei Prozessoren, insgesamt 4 bis 24 DIMMs im Server installiert

Ge- samt DIM- Ms	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							7	8											19	20					4
6					5	6	7	8											19	20					6
8					5	6	7	8									17	18	19	20					8
10					5	6	7	8	9	10							17	18	19	20					10
12					5	6	7	8	9	10							17	18	19	20	21	22			12
14			3	4	5	6	7	8	9	10							17	18	19	20	21	22			14
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
18			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
22	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	22
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

## Installationsreihenfolge: Ersatzspeicher mit drei Prozessoren

Installationsreihenfolge für Speichermodule für Ersatzspeicher mit drei im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für Ersatzspeicher dargestellt, wenn drei Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessor 3 ist in der oberen Systemplatine des unteren Einbaurahmens oder auf dem oberen Einbaurahmen (Prozessorsteckplatz 4) installiert.

**Anmerkung:** Der Ersatzspeicher erfordert eine gerade Anzahl an DIMMs.

Tabelle 73. Ersatzspeicher mit drei Prozessoren (Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							7	8											19	20					6
8					5	6	7	8											19	20					8
10					5	6	7	8									17	18	19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8	9	10							17	18	19	20					14
16					5	6	7	8	9	10							17	18	19	20	21	22			16
18					5	6	7	8	9	10							17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10							17	18	19	20	21	22			20
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Siehe [Tabelle 74 „Ersatzspeicher mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 108 für die DIMM-Belegungsreihenfolgen für Prozessor 1 und 2 für 26 bis 48 DIMMs.
- Informationen zur weiteren DIMM-Bestückung für Prozessor 3 bei einem System mit 6 bis 24 DIMMs finden Sie unter [Tabelle 75 „Ersatzspeicher mit drei Prozessoren \(Prozessor 3, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 109.

Tabelle 74. Ersatzspeicher mit drei Prozessoren (Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	28
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
32			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	34
36	1	2	3	4	5	6	7	8	9	10	11	12	13	13	15	16	17	18	19	20	21	22	23	24	36

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 1 und 2 bei Systemen mit 6 bis 24 DIMMs finden Sie unter [Tabelle 73 „Ersatzspeicher mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 107.
- Siehe [Tabelle 76 „Ersatzspeicher mit drei Prozessoren \(Prozessor 3, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 110, um die DIMMs von Prozessor 3 bei einem System mit 26 bis 48 DIMMs weiter zu belegen.



Tabelle 75. Ersatzspeicher mit drei Prozessoren (Prozessor 3, insgesamt 6 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Der Steckplatz für Prozessor 3 ist leer.												Steckplatz für Prozessor 4 (Prozessor 3)												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6																			19	20					6
8																			19	20					8
10																			19	20					10
12																	17	18	19	20					12
14																	17	18	19	20					14
16																	17	18	19	20					16
18																	17	18	19	20	21	22			18
20																	17	18	19	20	21	22			20
22																	17	18	19	20	21	22			22
24															15	16	17	18	19	20	21	22			24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 bei Systemen mit 26 bis 48 DIMMs finden Sie unter [Tabelle 76 „Ersatzspeicher mit drei Prozessoren \(Prozessor 3, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 110.
- Informationen zur weiteren DIMM-Bestückung für Prozessor 1 und 2 bei einem System mit 6 bis 24 DIMMs finden Sie unter [Tabelle 73 „Ersatzspeicher mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 107.

Tabelle 76. Ersatzspeicher mit drei Prozessoren (Prozessor 3, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- samt DIMMs	Der Steckplatz für Prozessor 3 ist leer.												Steckplatz für Prozessor 4 (Prozessor 3)												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26															15	16	17	18	19	20	21	22			26
28															15	16	17	18	19	20	21	22			28
30															15	16	17	18	19	20	21	22	23	24	30
32															15	16	17	18	19	20	21	22	23	24	32
34															15	16	17	18	19	20	21	22	23	24	34
36													13	14	15	16	17	18	19	20	21	22	23	24	36

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit drei Prozessoren:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 bei Systemen mit 6 bis 24 DIMMs finden Sie unter [Tabelle 75 „Ersatzspeicher mit drei Prozessoren \(Prozessor 3, insgesamt 6 bis 24 DIMMs im Server installiert\)“](#) auf Seite 109.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 26 bis 48 DIMMs finden Sie unter [Tabelle 74 „Ersatzspeicher mit drei Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 108.

## Installationsreihenfolge: Ersatzspeicher mit vier Prozessoren

Installationsreihenfolge für Speichermodule für den Ersatzspeicher mit vier im Server installierten Prozessoren.

In den folgenden Tabellen ist die DIMM-Bestückungsreihenfolge für den Ersatzspeicher dargestellt, wenn vier Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens oder auf dem oberen Einbaurahmen installiert.

**Anmerkung:** Der Ersatzspeicher erfordert eine gerade Anzahl an DIMMs.

Tabelle 77. Ersatzspeicher mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							7	8											19	20					8
10					5	6	7	8											19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8									17	18	19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8	9	10							17	18	19	20					18
20					5	6	7	8	9	10							17	18	19	20	21	22			20
22					5	6	7	8	9	10							17	18	19	20	21	22			22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Siehe [Tabelle 78 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 112 für die DIMM-Belegungsreihenfolgen für Prozessor 1 und 2 für 26 bis 48 DIMMs.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 3 und 4 bei einem System mit 8 bis 24 DIMMs finden Sie unter [Tabelle 79 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 113.

Tabelle 78. Ersatzspeicher mit vier Prozessoren (Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26			3	4	5	6	7	8	9	10					17	18	19	20	21	22			26		
28			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22			28	
30			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22			30	
32			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22			32	
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Siehe [Tabelle 77 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 111 für die DIMM-Belegungsreihenfolgen für Prozessor 1 und 2 für 8 bis 24 DIMMs.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 3 und 4 bei einem System mit 26 bis 48 DIMMs finden Sie unter [Tabelle 80 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 114.

Tabelle 79. Ersatzspeicher mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							7	8											19	20					8
10							7	8											19	20					10
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8	9	10							17	18	19	20					22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Informationen zur DIMM-Bestückungsreihenfolge für Prozessor 3 und 4 bei Systemen mit 26 bis 48 DIMMs finden Sie unter [Tabelle 80 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 114.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 8 bis 24 DIMMs finden Sie unter [Tabelle 77 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 111.

Tabelle 80. Ersatzspeicher mit vier Prozessoren (Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8	9	10						17	18	19	20	21	22			26	
28					5	6	7	8	9	10						17	18	19	20	21	22			28	
30			3	4	5	6	7	8	9	10						17	18	19	20	21	22			30	
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Zugehörige DIMM-Bestückungsreihenfolgen für vier Prozessorsysteme:

- Siehe [Tabelle 79 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 3 und 4, insgesamt 8 bis 24 DIMMs im Server installiert\)“](#) auf Seite 113 für die DIMM-Belegungsreihenfolgen für Prozessor 3 und 4 für 8 bis 24 DIMMs.
- Informationen zur weiteren Bestückung der DIMMs von Prozessor 1 und 2 bei einem System mit 26 bis 48 DIMMs finden Sie unter [Tabelle 78 „Ersatzspeicher mit vier Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 112.

## Installationsreihenfolge: Ersatzspeicher mit sechs Prozessoren

Installationsreihenfolge für Speichermodule für den Ersatzspeicher mit sechs im Server installierten Prozessoren.

In der folgenden Tabelle ist die DIMM-Bestückungsreihenfolge für den Ersatzspeicher dargestellt, wenn sechs Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessor 5 ist in der unteren Systemplatine des oberen Einbaurahmens installiert.
- Prozessor 6 ist in der oberen Systemplatine des oberen Einbaurahmens installiert (Prozessorsteckplatz 7).

**Anmerkung:** Der Ersatzspeicher erfordert eine gerade Anzahl an DIMMs.

Tabelle 81. Ersatzspeicher mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 82 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 116
  - [Tabelle 83 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 117
- Um die DIMMs bei einem System mit 16 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 84 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 118
  - [Tabelle 87 „Ersatzspeicher mit sechs Prozessoren \(Prozessor 5, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 121
  - [Tabelle 90 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 124

Tabelle 82. Ersatzspeicher mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8	9	10							17	18	19	20					26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30					5	6	7	8	9	10							17	18	19	20	21	22			30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10							17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 81 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 115](#)
  - [Tabelle 83 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 117](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 85 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 119](#)
  - [Tabelle 88 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 122](#)
  - [Tabelle 91 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 125](#)



Tabelle 83. Ersatzspeicher mit sechs Prozessoren (Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 81 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 115](#)
  - [Tabelle 82 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 116](#)
- Um die DIMMs bei einem System mit 50 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 86 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 120](#)
  - [Tabelle 89 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 123](#)
  - [Tabelle 92 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 126](#)

Tabelle 84. Ersatzspeicher mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8											19	20					12
14							7	8											19	20					14
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8								17	18		19	20					20
22					5	6	7	8								17	18		19	20					22
24					5	6	7	8								17	18		19	20					24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 85 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 119](#)
  - [Tabelle 86 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 120](#)
- Um die DIMMs bei einem System mit 16 bis 24 DIMMs weiter zu belegen:
  - [Tabelle 81 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 115](#)
  - [Tabelle 87 „Ersatzspeicher mit sechs Prozessoren \(Prozessor 5, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 121](#)
  - [Tabelle 90 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 124](#)

Tabelle 85. Ersatzspeicher mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8	9	10							17	18	19	20					30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10							17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 84 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 118](#)
  - [Tabelle 86 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 120](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 82 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 116](#)
  - [Tabelle 88 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 122](#)
  - [Tabelle 91 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 125](#)

Tabelle 86. Ersatzspeicher mit sechs Prozessoren (Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 84 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 118](#)
  - [Tabelle 85 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 119](#)
- Um die DIMMs bei einem System mit 50 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 83 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 117](#)
  - [Tabelle 89 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 123](#)
  - [Tabelle 92 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 126](#)

Tabelle 87. Ersatzspeicher mit sechs Prozessoren (Prozessor 5, insgesamt 12 bis 24 DIMMs im Server installiert)

**Anmerkung:** Prozessor 6 ist tatsächlich im Steckplatz für Prozessor 7 installiert.

Ge- samt DIMMs	Prozessor 5												Der Steckplatz für Prozessor 6 ist leer.												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22					5	6	7	8																	22
24					5	6	7	8																	24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 88 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 122](#)
  - [Tabelle 89 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 123](#)
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 81 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 115](#)
  - [Tabelle 84 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 118](#)
  - [Tabelle 90 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 124](#)

Tabelle 88. Ersatzspeicher mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Der Steckplatz für Prozessor 6 ist leer.												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8	9	10															34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46			3	4	5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 87 „Ersatzspeicher mit sechs Prozessoren \(Prozessor 5, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 121](#)
  - [Tabelle 89 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 123](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 82 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 116](#)
  - [Tabelle 85 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 119](#)
  - [Tabelle 91 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 125](#)

Tabelle 89. Ersatzspeicher mit sechs Prozessoren (Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Der Steckplatz für Prozessor 6 ist leer.												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10														50	
52			3	4	5	6	7	8	9	10														52	
54			3	4	5	6	7	8	9	10														54	
56			3	4	5	6	7	8	9	10														56	
58			3	4	5	6	7	8	9	10	11	12												58	
60			3	4	5	6	7	8	9	10	11	12												60	
62			3	4	5	6	7	8	9	10	11	12												62	
64			3	4	5	6	7	8	9	10	11	12												64	
66			3	4	5	6	7	8	9	10	11	12												66	
68			3	4	5	6	7	8	9	10	11	12												68	
70	1	2	3	4	5	6	7	8	9	10	11	12												70	
72	1	2	3	4	5	6	7	8	9	10	11	12												72	

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 87 „Ersatzspeicher mit sechs Prozessoren \(Prozessor 5, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 121](#)
  - [Tabelle 88 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 122](#)
- Um die DIMMs bei einem System mit 50 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 83 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 117](#)
  - [Tabelle 86 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 120](#)
  - [Tabelle 92 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 126](#)

Tabelle 90. Ersatzspeicher mit sechs Prozessoren (Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 12 bis 24 DIMMs im Server installiert)

**Anmerkung:** Prozessor 6 ist tatsächlich im Steckplatz für Prozessor 7 installiert.

Ge- samt DIMMs	Steckplatz für Prozessor 7 (Prozessor 6)												Prozessor 8												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22							7	8																	22
24					5	6	7	8																	24

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 91 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 125
  - [Tabelle 92 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 126
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 81 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 115
  - [Tabelle 84 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 118
  - [Tabelle 87 „Ersatzspeicher mit sechs Prozessoren \(Prozessor 5, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 121



Tabelle 91. Ersatzspeicher mit sechs Prozessoren (Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Steckplatz für Prozessor 7 (Prozessor 6)												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8																	34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46					5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 90 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 12 bis 24 DIMMs im Server installiert\)“ auf Seite 124](#)
  - [Tabelle 92 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 126](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 82 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 116](#)
  - [Tabelle 85 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 119](#)
  - [Tabelle 88 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 122](#)

Tabelle 92. Ersatzspeicher mit sechs Prozessoren (Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Steckplatz für Prozessor 7 (Prozessor 6)												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10															58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70			3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

Zugehörige DIMM-Bestückungsreihenfolgen für Systeme mit sechs Prozessoren:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 90 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 12 bis 24 DIMMs im Server installiert\)“](#) auf Seite 124
  - [Tabelle 91 „Ersatzspeicher mit sechs Prozessoren \(Steckplatz für Prozessor 7, der tatsächlich Prozessor 6 ist, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 125
- Um die DIMMs bei einem System mit 50 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 83 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 117
  - [Tabelle 86 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 120
  - [Tabelle 89 „Ersatzspeicher mit sechs Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 123

## Installationsreihenfolge: Ersatzspeicher mit acht Prozessoren

Installationsreihenfolge für Speichermodule für den Ersatzspeicher mit acht im Server installierten Prozessoren.

In der folgenden Tabelle ist die DIMM-Bestückungsreihenfolge für den Ersatzspeicher dargestellt, wenn acht Prozessoren installiert sind.

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.
- Prozessoren 7 und 8 sind in der oberen Systemplatine im oberen Einbaurahmen installiert.

**Anmerkung:** Der Ersatzspeicher erfordert eine gerade Anzahl an DIMMs.

Tabelle 93. Ersatzspeicher mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- samt DIMMs	Prozessor 1												Prozessor 2												Ge- samt DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8											19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 94 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 128
  - [Tabelle 95 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 129
  - [Tabelle 96 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert\)“](#) auf Seite 130
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 97 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 131
  - [Tabelle 101 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 135
  - [Tabelle 105 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 139

Tabelle 94. Ersatzspeicher mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8	9	10							17	18	19	20					34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 93 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 127](#)
  - [Tabelle 95 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 129](#)
  - [Tabelle 96 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 130](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 98 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 132](#)
  - [Tabelle 102 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 136](#)
  - [Tabelle 106 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 140](#)

Tabelle 95. Ersatzspeicher mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10						17	18	19	20	21	22			50	
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 93 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 127](#)
  - [Tabelle 94 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 128](#)
  - [Tabelle 96 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 130](#)
- Um die DIMMs bei einem System mit 50 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 99 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 133](#)
  - [Tabelle 103 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 137](#)
  - [Tabelle 107 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 141](#)

Tabelle 96. Ersatzspeicher mit acht Prozessoren (Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 1												Prozessor 2												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 1 und 2 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 93 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 127](#)
  - [Tabelle 94 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 128](#)
  - [Tabelle 95 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 129](#)
- Um die DIMMs bei einem System mit 74 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 100 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 134](#)
  - [Tabelle 104 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 138](#)
  - [Tabelle 108 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 142](#)

Tabelle 97. Ersatzspeicher mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22					5	6	7	8											19	20					22
24					5	6	7	8									17	18	19	20					24

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 98 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 132
  - [Tabelle 99 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 133
  - [Tabelle 100 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert\)“](#) auf Seite 134
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 93 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 127
  - [Tabelle 101 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 135
  - [Tabelle 105 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 139

Tabelle 98. Ersatzspeicher mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8	9	10							17	18	19	20					38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 97 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 131](#)
  - [Tabelle 99 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 133](#)
  - [Tabelle 100 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 134](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMS weiter zu belegen:
  - [Tabelle 94 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 128](#)
  - [Tabelle 102 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 136](#)
  - [Tabelle 106 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 140](#)



Tabelle 99. Ersatzspeicher mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10							17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 97 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 131](#)
  - [Tabelle 98 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 132](#)
  - [Tabelle 100 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 134](#)
- Um die DIMMs bei einem System mit 50 bis 72 DIMMS weiter zu belegen:
  - [Tabelle 95 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 129](#)
  - [Tabelle 103 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 137](#)
  - [Tabelle 107 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 141](#)

Tabelle 100. Ersatzspeicher mit acht Prozessoren (Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 3												Prozessor 4												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 3 und 4 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 97 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 131](#)
  - [Tabelle 98 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 132](#)
  - [Tabelle 99 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 133](#)
- Um die DIMMs bei einem System mit 74 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 96 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 130](#)
  - [Tabelle 104 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 138](#)
  - [Tabelle 108 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 142](#)

Tabelle 101. Ersatzspeicher mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 102 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 136
  - [Tabelle 103 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 137
  - [Tabelle 104 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert\)“](#) auf Seite 138
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 93 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 127
  - [Tabelle 97 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 131
  - [Tabelle 105 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 139

Tabelle 102. Ersatzspeicher mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8										19	20					26	
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8	9	10							17	18	19	20					42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 101 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 135](#)
  - [Tabelle 103 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 137](#)
  - [Tabelle 104 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 138](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 94 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 128](#)
  - [Tabelle 98 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 132](#)
  - [Tabelle 106 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 140](#)

Tabelle 103. Ersatzspeicher mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10							17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 101 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“](#) auf Seite 135
  - [Tabelle 102 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“](#) auf Seite 136
  - [Tabelle 104 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert\)“](#) auf Seite 138
- Um die DIMMs bei einem System mit 50 bis 72 DIMMS weiter zu belegen:
  - [Tabelle 95 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 129
  - [Tabelle 99 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 133
  - [Tabelle 107 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert\)“](#) auf Seite 141

Tabelle 104. Ersatzspeicher mit acht Prozessoren (Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 5												Prozessor 6												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 5 und 6 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 101 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 135](#)
  - [Tabelle 102 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 136](#)
  - [Tabelle 103 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 137](#)
- Um die DIMMs bei einem System mit 74 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 96 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 130](#)
  - [Tabelle 100 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 134](#)
  - [Tabelle 108 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 142](#)

Tabelle 105. Ersatzspeicher mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 7												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 106 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 140](#)
  - [Tabelle 107 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 141](#)
  - [Tabelle 108 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 142](#)
- Um die DIMMs bei einem System mit 16 bis 24 DIMMS weiter zu belegen:
  - [Tabelle 93 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 127](#)
  - [Tabelle 97 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 131](#)
  - [Tabelle 101 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 135](#)

Tabelle 106. Ersatzspeicher mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 7												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26							7	8										19	20					26	
28							7	8										19	20					28	
30					5	6	7	8										19	20					30	
32					5	6	7	8								17	18	19	20					32	
34					5	6	7	8								17	18	19	20					34	
36					5	6	7	8								17	18	19	20					36	
38					5	6	7	8								17	18	19	20					38	
40					5	6	7	8								17	18	19	20					40	
42					5	6	7	8								17	18	19	20					42	
44					5	6	7	8								17	18	19	20					44	
46					5	6	7	8	9	10						17	18	19	20					46	
48					5	6	7	8	9	10						17	18	19	20	21	22			48	

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 105 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 139](#)
  - [Tabelle 107 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 141](#)
  - [Tabelle 108 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 142](#)
- Um die DIMMs bei einem System mit 26 bis 48 DIMMs weiter zu belegen:
  - [Tabelle 94 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 128](#)
  - [Tabelle 98 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 132](#)
  - [Tabelle 102 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 136](#)



Tabelle 107. Ersatzspeicher mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 7												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58					5	6	7	8	9	10							17	18	19	20	21	22			58
60					5	6	7	8	9	10							17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10							17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 105 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 139](#)
  - [Tabelle 106 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 140](#)
  - [Tabelle 108 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 142](#)
- Um die DIMMs bei einem System mit 50 bis 72 DIMMs weiter zu belegen:
  - [Tabelle 95 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 129](#)
  - [Tabelle 99 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 133](#)
  - [Tabelle 103 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 137](#)

Tabelle 108. Ersatzspeicher mit acht Prozessoren (Prozessoren 7 und 8, insgesamt 74 bis 96 DIMMs im Server installiert)

Ge- sam DIMMs	Prozessor 7												Prozessor 8												Ge- sam DIMMs
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Zugehörige DIMM-Bestückungsreihenfolgen für acht Prozessorsysteme:

- Prozessor 7 und 8 DIMM-Bestückungsreihenfolgen:
  - [Tabelle 105 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 16 bis 24 DIMMs im Server installiert\)“ auf Seite 139](#)
  - [Tabelle 106 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 26 bis 48 DIMMs im Server installiert\)“ auf Seite 140](#)
  - [Tabelle 107 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 7 und 8, insgesamt 50 bis 72 DIMMs im Server installiert\)“ auf Seite 141](#)
- Um die DIMMs bei einem System mit 74 bis 96 DIMMs weiter zu belegen:
  - [Tabelle 96 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 1 und 2, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 130](#)
  - [Tabelle 100 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 3 und 4, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 134](#)
  - [Tabelle 104 „Ersatzspeicher mit acht Prozessoren \(Prozessoren 5 und 6, insgesamt 74 bis 96 DIMMs im Server installiert\)“ auf Seite 138](#)

---

## Kapitel 3. DCPMM-Installationsreihenfolge

Der Server unterstützt außerdem Intel Optane DC Persistent Memory Modules (DCPMMs). Verwenden Sie diese Informationen, um abhängig von der Konfiguration die richtige Installationsreihenfolge zu ermitteln.

### Anmerkungen:

- Lesen Sie vor der Installation von DCPMMs und DRAM-DIMMs den Abschnitt „Konfiguration des DC Persistent Memory Module (DCPMM)“ in der *Konfigurationsanleitung* und vergewissern Sie sich, dass Sie alle Anforderungen erfüllen.
- Um zu überprüfen, ob die derzeit installierten Prozessoren DCPMMs unterstützen, überprüfen Sie die vier Ziffern in der Prozessorbeschreibung. Nur der Prozessor mit der Beschreibung, die *beide* der folgenden Voraussetzungen erfüllt, unterstützt DCPMMs.

- Die erste Ziffer ist **5** oder eine höhere Zahl.

**Anmerkung:** Die einzige Ausnahme zu dieser Regel ist *Intel Xeon Silver 4215*, der auch DCPMM unterstützt.

- Die zweite Ziffer lautet **2**.

Beispiel: *Intel Xeon 5215L* und *Intel Xeon Platinum 8280M*

Wenn die derzeit installierten Prozessoren DCPMMs nicht unterstützen, ersetzen Sie diese durch andere, die DCPMMs unterstützen.

- Der unterstützte Speicherkapazitätsbereich variiert je nach den folgenden Prozessortypen.
  - **Speicherstufe „Large“ (L):** Die Prozessoren mit **L** hinter den vier Ziffern (z. B.: *Intel Xeon 5215L*)
  - **Speicherstufe „Medium“ (M):** Die Prozessoren mit **M** hinter den vier Ziffern (z. B.: *Intel Xeon Platinum 8280M*)
  - **Andere:** Andere Prozessoren, die DCPMMs unterstützen (z. B.: *Intel Xeon Gold 5222*)

Darüber hinaus können Sie einen Speicherkonfigurator nutzen, der auf der folgenden Website verfügbar ist:

[http://1config.lenovo.com/#/memory\\_configuration](http://1config.lenovo.com/#/memory_configuration)

---

## App Direct-Modus

Im App Direct-Modus dienen DCPMMs als unabhängige und persistente Speicherressourcen, auf die durch bestimmte Anwendungen direkt zugegriffen werden kann, und DRAM-DIMMs werden als System Speicher genutzt.

Bei der Implementierung des App Direct-Modus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

## DCPMM-Installationsreihenfolge: App Direct-Modus mit zwei Prozessoren

Bei der Implementierung des App Direct-Modus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn zwei Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.

Bei der Implementierung des App Direct-Modus mit acht Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/8 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor
- 1 DCPMM/6 DRAM-DIMMs pro Prozessor
- 1 DCPMM im System

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 109. App Direct-Modus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 110. App Direct-Modus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 111. App Direct-Modus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Tabelle 111. App Direct-Modus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 112. App Direct-Modus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 113. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 DCPMM/6 DRAM-DIMMs pro Prozessor

Tabelle 114. App Direct-Modus mit 1 DCPMM und 6 DRAM-DIMMs

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

## 1 DCPMM im System

Tabelle 115. App Direct-Modus mit 1 DCPMM im System

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Tabelle 115. App Direct-Modus mit 1 DCPMM im System (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

## DCPMM-Installationsreihenfolge: App Direct-Modus mit vier Prozessoren

Bei der Implementierung des App Direct-Modus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn acht Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.

Bei der Implementierung des App Direct-Modus mit acht Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/8 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor
- 1 DCPMM/6 DRAM-DIMMs pro Prozessor
- 1 DCPMM im System

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 116. App Direct-Modus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 117. App Direct-Modus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 118. App Direct-Modus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 119. App Direct-Modus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 120. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 DCPMM/6 DRAM-DIMMs pro Prozessor

Tabelle 121. App Direct-Modus mit 1 DCPMM und 6 DRAM-DIMMs

In der folgenden Tabelle gilt:



Tabelle 121. App Direct-Modus mit 1 DCPMM und 6 DRAM-DIMMs (Forts.)

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

### 1 DCPMM im System

Tabelle 122. App Direct-Modus mit 1 DCPMM im System

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

## DCPMM-Installationsreihenfolge: App Direct-Modus mit sechs Prozessoren

Bei der Implementierung des App Direct-Modus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn acht Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.

Bei der Implementierung des App Direct-Modus mit acht Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/8 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor
- 1 DCPMM/6 DRAM-DIMMs pro Prozessor
- 1 DCPMM im System

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 123. App Direct-Modus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 124. App Direct-Modus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tabelle 124. App Direct-Modus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren) (Forts.)

D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
<b>Prozessor 3</b>												<b>Prozessor 4</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
<b>Prozessor 5</b>												<b>Prozessor 6</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 125. App Direct-Modus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

<b>Prozessor 1</b>												<b>Prozessor 2</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
<b>Prozessor 3</b>												<b>Prozessor 4</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
<b>Prozessor 5</b>												<b>Prozessor 6</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 126. App Direct-Modus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

<b>Prozessor 1</b>												<b>Prozessor 2</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
<b>Prozessor 3</b>												<b>Prozessor 4</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
<b>Prozessor 5</b>												<b>Prozessor 6</b>											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 127. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 DCPMM/6 DRAM-DIMMs pro Prozessor

Tabelle 128. App Direct-Modus mit 1 DCPMM und 6 DRAM-DIMMs

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

## 1 DCPMM im System

Tabelle 129. App Direct-Modus mit 1 DCPMM im System

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

Tabelle 129. App Direct-Modus mit 1 DCPMM im System (Forts.)

Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

## DCPMM-Installationsreihenfolge: App Direct-Modus mit acht Prozessoren

Bei der Implementierung des App Direct-Modus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn acht Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.
- Prozessoren 7 und 8 sind in der oberen Systemplatine im oberen Einbaurahmen installiert.

Bei der Implementierung des App Direct-Modus mit acht Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/8 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor
- 1 DCPMM/6 DRAM-DIMMs pro Prozessor
- 1 DCPMM im System

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 130. App Direct-Modus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 131. App Direct-Modus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM

Tabelle 131. App Direct-Modus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 132. App Direct-Modus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 133. App Direct-Modus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Tabelle 133. App Direct-Modus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 134. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 DCPMM/6 DRAM-DIMMs pro Prozessor

Tabelle 135. App Direct-Modus mit 1 DCPMM und 6 DRAM-DIMMs

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM



Tabelle 135. App Direct-Modus mit 1 DCPMM und 6 DRAM-DIMMs (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

## 1 DCPMM im System

Tabelle 136. App Direct-Modus mit 1 DCPMM im System

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

## Gemischter Speichermodus

Im gemischten Speichermodus fungieren 1-99 % der DCPMM-Kapazität als Systempeicher. In diesem Modus kann auf einen Prozentsatz der DCPMM-Kapazität durch bestimmte Anwendungen (App Direct) direkt zugegriffen werden, während die restliche Kapazität als Systempeicher dient. Der App Direct-Teil von DCPMM wird als persistenter Speicher angezeigt, während die restliche DCPMM-Kapazität als Systempeicher angezeigt wird. DRAM-DIMMs fungieren in diesem Modus als Cache.

Bei der Implementierung des gemischten Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.



## DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit zwei Prozessoren

Bei der Implementierung des gemischten Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn zwei Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.

Bei der Implementierung des gemischten Speichermodus mit sechs Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 137. Gemischter Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 138. Gemischter Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

**Anmerkung:** Für diese Konfiguration werden nur RDIMMs empfohlen.

Tabelle 139. Gemischter Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Tabelle 139. Gemischter Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren) (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

**2 DCPMMs/4 DRAM-DIMMs pro Prozessor**

Tabelle 140. Gemischter Speichermodus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit vier Prozessoren

Bei der Implementierung des gemischten Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn vier Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.

Bei der Implementierung des gemischten Speichermodus mit sechs Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 141. Gemischter Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 142. Gemischter Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

**Anmerkung:** Für diese Konfiguration werden nur RDIMMs empfohlen.

Tabelle 143. Gemischter Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 144. Gemischter Speichermodus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit sechs Prozessoren

Bei der Implementierung des gemischten Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn sechs Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.

Bei der Implementierung des gemischten Speichermodus mit sechs Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 145. Gemischter Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 146. Gemischter Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tabelle 146. Gemischter Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren) (Forts.)

D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

**2 DCPMMs/6 DRAM-DIMMs pro Prozessor**

**Anmerkung:** Für diese Konfiguration werden nur RDIMMs empfohlen.

Tabelle 147. Gemischter Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

**2 DCPMMs/4 DRAM-DIMMs pro Prozessor**

Tabelle 148. Gemischter Speichermodus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P



## DCPMM-Installationsreihenfolge: Gemischter Speichermodus mit acht Prozessoren

Bei der Implementierung des gemischten Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn acht Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.
- Prozessoren 7 und 8 sind in der oberen Systemplatine im oberen Einbaurahmen installiert.

Bei der Implementierung des gemischten Speichermodus mit acht Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 149. Gemischter Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 150. Gemischter Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Tabelle 150. Gemischter Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

**Anmerkung:** Für diese Konfiguration werden nur RDIMMs empfohlen.

Tabelle 151. Gemischter Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 152. Gemischter Speichermodus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Tabelle 152. Gemischter Speichermodus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Speichermodus

Im Speichermodus fungieren 100 % der DCPMM-Kapazität als Systempeicher. Die DRAM-DIMMs dienen als Cache.

Bei der Implementierung des Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

## DCPMM-Installationsreihenfolge: Speichermodus mit zwei Prozessoren

Bei der Implementierung des Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden.

Wenn zwei Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.

Bei der Implementierung des Speichermodus mit zwei Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 153. Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 154. Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 155. Speichermodus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 156. Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

**Anmerkung:** In dieser Konfiguration werden nur RDIMMs als DRAM-DIMMs empfohlen.

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 157. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (2 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## DCPMM-Installationsreihenfolge: Speichermodus mit vier Prozessoren

Bei der Implementierung des Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden. Sie sollten allerdings erwägen, DIMMs mit mehr als 32 GB zu verwenden.

Wenn vier Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.

Bei der Implementierung des Speichermodus mit vier Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 158. Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 159. Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 160. Speichermodus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

Tabelle 160. Speichermodus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (4 Prozessoren) (Forts.)

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 161. Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

**Anmerkung:** In dieser Konfiguration werden nur RDIMMs als DRAM-DIMMs empfohlen.

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 162. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (4 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## DCPMM-Installationsreihenfolge: Speichermodus mit sechs Prozessoren

Bei der Implementierung des Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden. Sie sollten allerdings erwägen, DIMMs mit mehr als 32 GB zu verwenden.

Wenn sechs Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.

Bei der Implementierung des Speichermodus mit sechs Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 163. Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 164. Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24



Tabelle 164. Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren) (Forts.)

D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 165. Speichermodus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 166. Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

**Anmerkung:** In dieser Konfiguration werden nur RDIMMs als DRAM-DIMMs empfohlen.

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 167. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (6 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## DCPMM-Installationsreihenfolge: Speichermodus mit acht Prozessoren

Bei der Implementierung des Speichermodus können alle unterstützten DIMMs mit beliebiger Kapazität installiert werden. Sie sollten allerdings erwägen, DIMMs mit mehr als 32 GB zu verwenden.

Wenn acht Prozessoren im Server installiert sind:

- Prozessoren 1 und 2 sind in der unteren Systemplatine im unteren Einbaurahmen installiert.
- Prozessoren 3 und 4 sind in der oberen Systemplatine des unteren Einbaurahmens installiert.
- Prozessoren 5 und 6 sind in der unteren Systemplatine im oberen Einbaurahmen installiert.
- Prozessoren 7 und 8 sind in der oberen Systemplatine im oberen Einbaurahmen installiert.

Bei der Implementierung des Speichermodus mit acht Prozessoren werden mehrere Konfigurationen unterstützt:

- 6 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 4 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/6 DRAM-DIMMs pro Prozessor
- 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

### 6 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 168. Speichermodus mit 6 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 169. Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tabelle 169. Speichermodus mit 4 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 DCPMMs/8 DRAM-DIMMs pro Prozessor

Tabelle 170. Speichermodus mit 2 DCPMMs und 8 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 DCPMMs/6 DRAM-DIMMs pro Prozessor

Tabelle 171. Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

**Anmerkung:** In dieser Konfiguration werden nur RDIMMs als DRAM-DIMMs empfohlen.

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tabelle 171. Speichermodus mit 2 DCPMMs und 6 DRAM-DIMMs pro Prozessor (8 Prozessoren) (Forts.)

D		D		D	P	P	D		D		D	D	D	D	D	P	P	D		D		D		D
Prozessor 3												Prozessor 4												
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
D		D		D	P	P	D		D		D	D	D	D	D	P	P	D		D		D		D
Prozessor 5												Prozessor 6												
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
D		D		D	P	P	D		D		D	D	D	D	D	P	P	D		D		D		D
Prozessor 7												Prozessor 8												
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
D		D		D	P	P	D		D		D	D	D	D	D	P	P	D		D		D		D

## 2 DCPMMs/4 DRAM-DIMMs pro Prozessor

Tabelle 172. App Direct-Modus mit 2 DCPMMs und 4 DRAM-DIMMs pro Prozessor (8 Prozessoren)

In der folgenden Tabelle gilt:

- P = DCPMM
- D = DRAM-DIMM

Prozessor 1												Prozessor 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 3												Prozessor 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 5												Prozessor 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Prozessor 7												Prozessor 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P



# Index

## A

App Direct-Modus	
DCPMM-Installationsreihenfolge (2 CPUs)	144
DCPMM-Installationsreihenfolge (4 CPUs)	147
DCPMM-Installationsreihenfolge (6 CPUs)	150
DCPMM-Installationsreihenfolge (8 CPUs)	154

## D

DCPMM-Installationsreihenfolge	143
App Direct-Modus (2 CPUs)	144
App Direct-Modus (4 CPUs)	147
App Direct-Modus (6 CPUs)	150
App Direct-Modus (8 CPUs)	154
Gemischter Speichermodus (2 CPUs)	159
Gemischter Speichermodus (4 CPUs)	161
Gemischter Speichermodus (6 CPUs)	163
Gemischter Speichermodus (8 CPUs)	165
Speichermodus (2 CPUs)	168
Speichermodus (4 CPUs)	170
Speichermodus (6 CPUs)	172
Speichermodus (8 CPUs)	175
DIMM-Installationsreihenfolge	5
Ersatzspeicher	105
Ersatzspeicher (3 CPUs)	107
Ersatzspeicher (6 CPUs)	115
Ersatzspeicher (8 CPUs)	127
Ersatzspeicher (vier CPUs)	111
Ersatzspeicher (zwei CPUs)	106
Speichermodus ohne Spiegelung	6
Speichermodus ohne Spiegelung (3 CPUs)	8
Speichermodus ohne Spiegelung (6 CPUs)	18
Speichermodus ohne Spiegelung (8 CPUs)	29
Speichermodus ohne Spiegelung (vier CPUs)	13
Speichermodus ohne Spiegelung (zwei CPUs)	7
Speicherspiegelung	57
Speicherspiegelung (2 CPUs)	58
Speicherspiegelung (3 CPUs)	59
Speicherspiegelung (4 CPUs)	64
Speicherspiegelung (6 CPUs)	68
Speicherspiegelung (8 CPUs)	81
Unabhängiger Speichermodus	6
Unabhängiger Speichermodus (2 CPUs)	7
unabhängiger Speichermodus (3 CPUs)	8
Unabhängiger Speichermodus (4 CPUs)	13
unabhängiger Speichermodus (6 CPUs)	18
unabhängiger Speichermodus (8 CPUs)	29

## E

Ersatzspeicher	105
DIMM-Installationsreihenfolge	105
DIMM-Installationsreihenfolge (3 CPUs)	107
DIMM-Installationsreihenfolge (6 CPUs)	115
DIMM-Installationsreihenfolge (8 CPUs)	127
DIMM-Installationsreihenfolge (vier CPUs)	111
DIMM-Installationsreihenfolge (zwei CPUs)	106
Installationsreihenfolge für Speichermodule	105
Installationsreihenfolge für Speichermodule (2 CPUs)	106
Installationsreihenfolge für Speichermodule (3 CPUs)	107
Installationsreihenfolge für Speichermodule (4 CPUs)	111
Installationsreihenfolge für Speichermodule (6 CPUs)	115
Installationsreihenfolge für Speichermodule (8 CPUs)	127

## G

Gemischter Speichermodus	
DCPMM-Installationsreihenfolge (2 CPUs)	159
DCPMM-Installationsreihenfolge (4 CPUs)	161
DCPMM-Installationsreihenfolge (6 CPUs)	163
DCPMM-Installationsreihenfolge (8 CPUs)	165

## I

Installationsregeln und -reihenfolge für Speichermodule	5
Installationsreihenfolge	
DCPMM	143
DCPMM (App Direct-Modus – 2 CPUs)	144
DCPMM (App Direct-Modus – 4 CPUs)	147
DCPMM (App Direct-Modus – 6 CPUs)	150
DCPMM (App Direct-Modus – 8 CPUs)	154
DCPMM (Gemischter Speichermodus – 2 CPUs)	159
DCPMM (Gemischter Speichermodus – 4 CPUs)	161
DCPMM (Gemischter Speichermodus – 6 CPUs)	163
DCPMM (Gemischter Speichermodus – 8 CPUs)	165
DCPMM (Speichermodus – 2 CPUs)	168
DCPMM (Speichermodus – 4 CPUs)	170
DCPMM (Speichermodus – 6 CPUs)	172
DCPMM (Speichermodus – 8 CPUs)	175
DIMM	5
DIMM (Ersatzspeicher – 2 CPUs)	106
DIMM (Ersatzspeicher – 3 CPUs)	107
DIMM (Ersatzspeicher – 4 CPUs)	111
DIMM (Ersatzspeicher – 6 CPUs)	115
DIMM (Ersatzspeicher – 8 CPUs)	127
DIMM (Ersatzspeicher)	105
DIMM (Speicherspiegelung – 2 CPUs)	58
DIMM (Speicherspiegelung – 3 CPUs)	59
DIMM (Speicherspiegelung – 4 CPUs)	64
DIMM (Speicherspiegelung – 6 CPUs)	68
DIMM (Speicherspiegelung – 8 CPUs)	81
DIMM (Speicherspiegelung)	57
DIMM (unabhängiger Speichermodus – 2 CPUs)	7
DIMM (unabhängiger Speichermodus – 3 CPUs)	8
DIMM (unabhängiger Speichermodus – 4 CPUs)	13
DIMM (unabhängiger Speichermodus – 6 CPUs)	18
DIMM (unabhängiger Speichermodus – 8 CPUs)	29
DIMM (unabhängiger Speichermodus)	6
Speichermodul	5
Speichermodul (Ersatzspeicher – 2 CPUs)	106
Speichermodul (Ersatzspeicher – 3 CPUs)	107
Speichermodul (Ersatzspeicher – 4 CPUs)	111
Speichermodul (Ersatzspeicher – 6 CPUs)	115
Speichermodul (Ersatzspeicher – 8 CPUs)	127
Speichermodul (Ersatzspeicher)	105
Speichermodul (Speicherspiegelung – 2 CPUs)	58
Speichermodul (Speicherspiegelung – 3 CPUs)	59
Speichermodul (Speicherspiegelung – 4 CPUs)	64
Speichermodul (Speicherspiegelung – 6 CPUs)	68
Speichermodul (Speicherspiegelung – 8 CPUs)	81
Speichermodul (Speicherspiegelung)	57
Speichermodul (unabhängiger Speichermodus – 2 CPUs)	7
Speichermodul (unabhängiger Speichermodus – 3 CPUs)	8
Speichermodul (unabhängiger Speichermodus – 4 CPUs)	13
Speichermodul (unabhängiger Speichermodus – 6 CPUs)	18
Speichermodul (unabhängiger Speichermodus – 8 CPUs)	29
Speichermodul (unabhängiger Speichermodus)	6
Installationsreihenfolge für Speichermodule	
Ersatzspeicher	105

Ersatzspeicher (3 CPUs)	107
Ersatzspeicher (6 CPUs)	115
Ersatzspeicher (acht CPUs)	127
Ersatzspeicher (vier CPUs)	111
Ersatzspeicher (zwei CPUs)	106
Speicherspiegelung	57
Speicherspiegelung (3 CPUs)	59
Speicherspiegelung (6 CPUs)	68
Speicherspiegelung (8 CPUs)	81
Speicherspiegelung (vier CPUs)	64
Speicherspiegelung (zwei CPUs)	58
Unabhängiger Speichermodus	6
unabhängiger Speichermodus (3 CPUs)	8
unabhängiger Speichermodus (6 CPUs)	18
unabhängiger Speichermodus (8 CPUs)	29
Unabhängiger Speichermodus (vier CPUs)	13
Unabhängiger Speichermodus (zwei CPUs)	7

## R

Richtlinien	
Speicher	1
Speichermodul	1
Richtlinien für Hauptspeicher	1
Richtlinien für Speichermodule	1

## S

Speichermodus	
DCPMM-Installationsreihenfolge (2 CPUs)	168
DCPMM-Installationsreihenfolge (4 CPUs)	170
DCPMM-Installationsreihenfolge (6 CPUs)	172
DCPMM-Installationsreihenfolge (8 CPUs)	175
Speichermodus ohne Spiegelung	

DIMM-Installationsreihenfolge	6
DIMM-Installationsreihenfolge (3 CPUs)	8
DIMM-Installationsreihenfolge (6 CPUs)	18
DIMM-Installationsreihenfolge (8 CPUs)	29
DIMM-Installationsreihenfolge (vier CPUs)	13
DIMM-Installationsreihenfolge (zwei CPUs)	7
Speicherspiegelung	57
DIMM-Installationsreihenfolge	57
DIMM-Installationsreihenfolge (3 CPUs)	59
DIMM-Installationsreihenfolge (6 CPUs)	68
DIMM-Installationsreihenfolge (8 CPUs)	81
DIMM-Installationsreihenfolge (vier CPUs)	64
DIMM-Installationsreihenfolge (zwei CPUs)	58
Installationsreihenfolge für Speichermodule	57
Installationsreihenfolge für Speichermodule (2 CPUs)	58
Installationsreihenfolge für Speichermodule (3 CPUs)	59
Installationsreihenfolge für Speichermodule (4 CPUs)	64
Installationsreihenfolge für Speichermodule (6 CPUs)	68
Installationsreihenfolge für Speichermodule (8 CPUs)	81

## U

Unabhängiger Speichermodus	6
DIMM-Installationsreihenfolge	6
DIMM-Installationsreihenfolge (3 CPUs)	8
DIMM-Installationsreihenfolge (6 CPUs)	18
DIMM-Installationsreihenfolge (8 CPUs)	29
DIMM-Installationsreihenfolge (vier CPUs)	13
DIMM-Installationsreihenfolge (zwei CPUs)	7
Installationsreihenfolge für Speichermodule	6
Installationsreihenfolge für Speichermodule (2 CPUs)	7
Installationsreihenfolge für Speichermodule (3 CPUs)	8
Installationsreihenfolge für Speichermodule (4 CPUs)	13
Installationsreihenfolge für Speichermodule (6 CPUs)	18
Installationsreihenfolge für Speichermodule (8 CPUs)	29





**Lenovo**