



# ThinkSystem SR950

## Référence de remplissage de la mémoire



**Types de machine : 7X12, 7X11 et 7X13**

## Remarque



Avant d'utiliser ces informations et le produit associé, assurez-vous de prendre connaissance et de bien comprendre les consignes et instructions de sécurité disponibles à l'adresse :

[https://pubs.lenovo.com/safety\\_documentation/](https://pubs.lenovo.com/safety_documentation/)



Cet équipement n'est pas adapté aux endroits où la présence d'enfants est probable.

En outre, assurez-vous que vous avez pris connaissance des conditions générales de la garantie Lenovo associée à votre serveur, disponibles à l'adresse :

<http://datacentersupport.lenovo.com/warrantylookup>

**Neuvième édition (Décembre 2022)**

**© Copyright Lenovo 2017, 2022.**

REMARQUE SUR LES DROITS LIMITÉS ET RESTREINTS : si les données ou les logiciels sont fournis conformément à un contrat GSA (General Services Administration), l'utilisation, la reproduction et la divulgation sont soumises aux restrictions stipulées dans le contrat n° GS-35F-05925.

---

# Table des matières

Table des matières. . . . .	i
-----------------------------	---

Chapitre 1. Instructions concernant la mémoire . . . . .	1
--	---

Chapitre 2. Règles et ordre d'installation d'un module de mémoire . . . . .	5
---	---

Mode mémoire indépendant . . . . .	6
Ordre d'installation : mode mémoire indépendant avec deux processeurs . . . . .	7
Ordre d'installation pour le mode mémoire indépendant avec trois processeurs . . . . .	8
Ordre d'installation : mode mémoire indépendant avec quatre processeurs . . . . .	13
Ordre d'installation : mode mémoire indépendant avec six processeurs . . . . .	18
Ordre d'installation : mode mémoire indépendant avec huit processeurs . . . . .	29
Mise en miroir de la mémoire . . . . .	57
Ordre d'installation : mise en miroir mémoire avec deux processeurs . . . . .	58
Ordre d'installation : mise en miroir mémoire avec trois processeurs . . . . .	60
Ordre d'installation : mise en miroir mémoire avec quatre processeurs . . . . .	65
Ordre d'installation : mise en miroir mémoire avec six processeurs . . . . .	72
Ordre d'installation : mise en miroir de la mémoire avec huit processeurs . . . . .	87
Economie de mémoire . . . . .	112
Ordre d'installation : mise en réserve mémoire avec deux processeurs . . . . .	113
Ordre d'installation pour l'économie de mémoire avec trois processeurs . . . . .	114
Ordre d'installation : mise en réserve mémoire avec quatre processeurs . . . . .	118
Ordre d'installation : mise en réserve mémoire avec six processeurs . . . . .	122

Ordre d'installation : économie de mémoire avec huit processeurs. . . . .	134
---	-----

Chapitre 3. Ordre d'installation des DCPMM . . . . .	151
--	-----

Mode App Direct . . . . .	151
Ordre d'installation des modules DCPMM : mode App Direct avec deux processeurs . . . . .	152
Ordre d'installation des modules DCPMM : mode App Direct avec quatre processeurs . . . . .	155
Ordre d'installation des modules DCPMM : mode App Direct avec six processeurs . . . . .	158
Ordre d'installation des modules DCPMM : mode App Direct avec huit processeurs . . . . .	162
Mode mémoire mixte. . . . .	165
Ordre d'installation des modules DCPMM : mode mémoire mixte avec deux processeurs . . . . .	167
Ordre d'installation des modules DCPMM : mode mémoire mixte avec quatre processeurs . . . . .	169
Ordre d'installation des modules DCPMM : mode mémoire mixte avec six processeurs . . . . .	171
Ordre d'installation des modules DCPMM : mode mémoire mixte avec huit processeurs . . . . .	173
Mode mémoire . . . . .	175
Ordre d'installation des modules DCPMM : mode mémoire avec deux processeurs . . . . .	176
Ordre d'installation des modules DCPMM : mode mémoire avec quatre processeurs . . . . .	178
Ordre d'installation des modules DCPMM : mode mémoire avec six processeurs. . . . .	180
Ordre d'installation des modules DCPMM : mode mémoire avec huit processeurs . . . . .	183

Index . . . . .	187
-----------------	-----



---

# Chapitre 1. Instructions concernant la mémoire

Il existe un certain nombre de critères à suivre lorsque vous choisissez et installez des modules de mémoire dans votre serveur.

Les séquences de remplissage des modules DIMM présentées dans ce document présentent toutes les combinaisons de peuplement de mémoire prises en charge par votre serveur. Certaines de ces combinaisons seront plus performantes que d'autres grâce à un équilibrage de la distribution de mémoire entre les processeurs, les contrôleurs de mémoire et les canaux de mémoire. Les configurations de mémoire équilibrées permettent un entrelacement entre tous les canaux de mémoire peuplés d'un processeur pour améliorer les performances de mémoire.

Voir « [Installation d'un module de mémoire \(en option\)](#) » dans le [Guide de configuration ThinkSystem SR950](#) pour prendre connaissance d'informations importantes sur l'installation et le retrait de la mémoire. Ce guide vous aidera à planifier vos besoins de mémoire et choisir celle qui est adaptée. Des informations supplémentaires sur l'optimisation des performances mémoire et la configuration de la mémoire sont disponibles sur le site Lenovo Press à l'adresse suivante :

<https://lenovopress.com/servers/options/memory>

En outre, vous bénéficiez d'un outil de configuration de mémoire, qui est disponible sur le site suivant :

[http://1config.lenovo.com/#/memory\\_configuration](http://1config.lenovo.com/#/memory_configuration)

## Sélection du module de mémoire

Les modules de mémoire suivants sont pris en charge pour une utilisation dans le serveur ThinkSystem SR950. Voir <https://serverproven.lenovo.com/> pour des informations sur la commande et les numéros de référence de modules de mémoire spécifiques.

Une étiquette sur chaque barrette DIMM identifie son type. Ces informations sont au format **xxxxx nRxxx PC4-xxxxx-xx-xx-xxx**. Où **n** indique si la barrette DIMM est à un seul rang (n=1) ou à double rang (n=2).

## Remarques :

- L'installation ou le retrait de barrettes DIMM modifie la configuration du serveur. Au redémarrage du serveur, un message indique que la configuration de la mémoire a changé. Il existe plusieurs manières d'afficher la configuration du serveur. Voir pour obtenir une description de chaque méthode de gestion et comment celles-ci s'appliquent aux différentes situations de déploiement.
- Lorsque vous remplacez un module DIMM, le serveur offre une fonction d'activation de DIMM automatique qui vous évite de devoir utiliser le Lenovo XClarity Provisioning Manager pour activer le nouveau module DIMM manuellement.

## Architecture de la mémoire

La relation entre les contrôleurs de mémoire, les canaux et les connecteurs de chaque carte mère est indiquée dans l'illustration suivante ; chaque canal de mémoire dispose de deux emplacements DIMM (0, qui correspond à l'emplacement le plus éloigné du processeur, et 1, le plus proche du processeur).

- Chaque processeur de votre serveur dispose de deux contrôleurs de mémoire : IMC1 et IMC2.
- Chaque contrôleur de mémoire dispose de trois canaux de mémoire :
  - Processeur 1 :
    - IMC1 dispose des canaux de mémoire A, B et C.

- IMC2 dispose des canaux de mémoire D, E et F.
- Processeur 2 :
  - IMC1 dispose des canaux de mémoire G, H et J.
  - IMC2 dispose des canaux de mémoire K, L et M.
- Chaque canal de mémoire dispose de deux emplacements de module DIMM : l'emplacement 0 (le plus éloigné du processeur) et l'emplacement 1 (le plus proche du processeur).

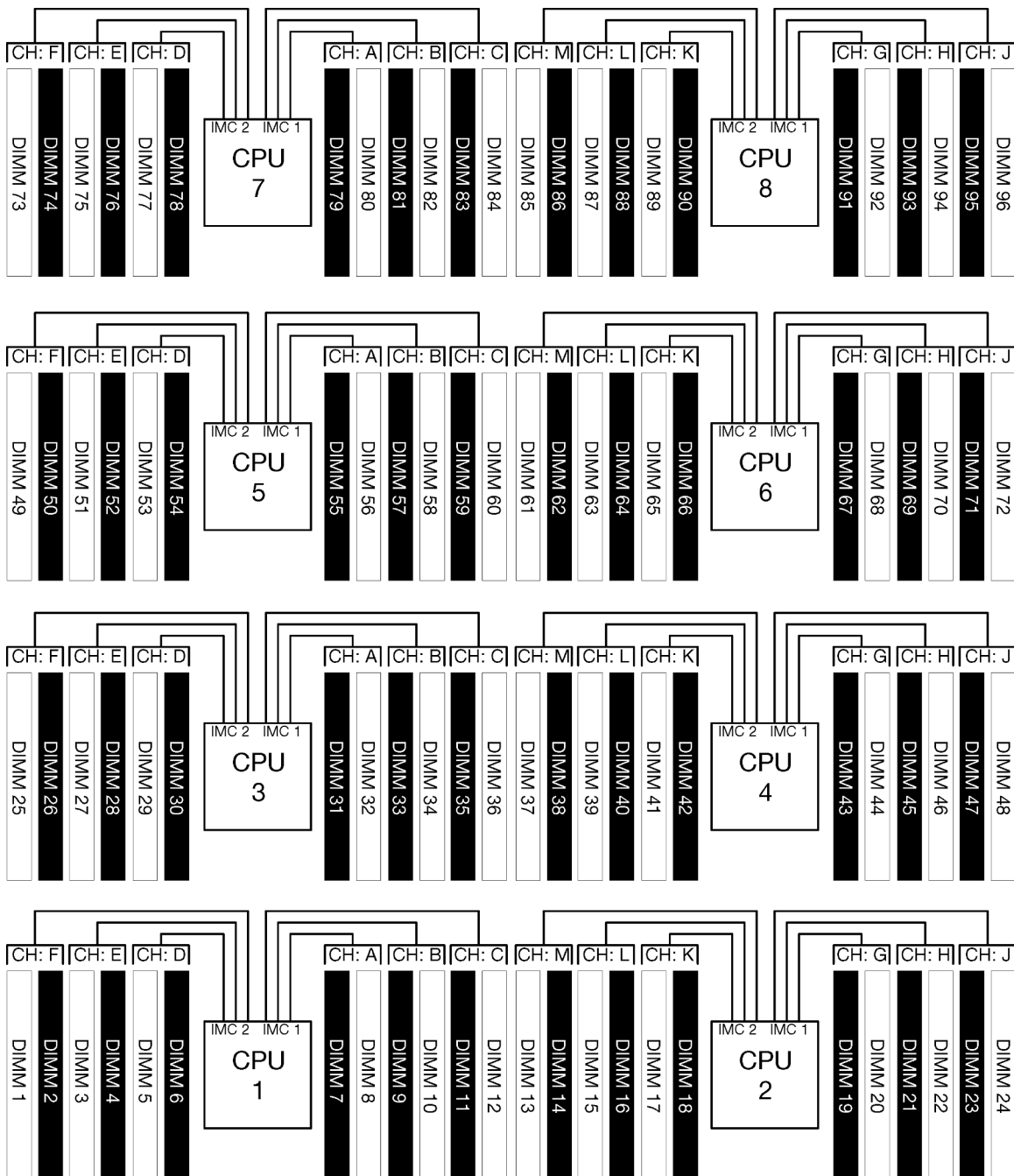


Figure 1. Architecture de la mémoire

## Exigences relatives au peuplement des modules de mémoire :

Respectez les règles ci-après lors du peuplement des modules de mémoire, pour tous les modes mémoire.

**Remarque :** Les consignes suivantes abordent l'architecture de la mémoire liée au processeur de la carte mère 1. Pour le processeur de la carte mère 2, remplacez les canaux de mémoire A/B/C/D/E/F par les canaux de mémoire G/H/J/K/L/M mentionnés.

- Installez les modules de mémoire dans les séquences affichées dans [Chapitre 2 « Règles et ordre d'installation d'un module de mémoire » à la page 5](#) uniquement.
- Ne mélangez pas les modules R-DIMM, LR-DIMM et 3DS DIMM dans un serveur.
- Au moins une barrette DIMM est requise pour chaque processeur. Pour des performances satisfaisantes, installez au moins six barrettes DIMM par processeur.
- Un processeur de référence « M » est requis pour les processeurs disposant de plus de six modules DIMM 128 Go.
- Au sein d'un contrôleur de mémoire :
  - Remplissez le canal A/D en premier. Le canal B/E est vide, ou doit être rempli de la même manière que le canal A/D. Le canal C/F est vide, ou doit être rempli de la même manière que le canal B/E.

**Remarque :** Cinq configurations DIMM représentent une exception à ces règles de remplissage prise en charge. Cinq modules DIMM sont remplis de sorte à ce que les canaux 0 et 1 disposent chacun de deux DIMM et que le canal 2 dispose d'un DIMM.

- Remplissez le connecteur mémoire dans chacun des canaux qui sont physiquement les plus éloignés du processeur (emplacement 0) en premier.
- Si un canal de mémoire dispose de deux modules DIMM installés et que ces derniers comportent un nombre de rangs différents, remplissez le DIMM avec le nombre de rangs le plus élevé dans le connecteur de mémoire qui est physiquement le plus éloigné du processeur (emplacement 0).
- Si deux modules DIMM sur un canal disposent de rangs identiques, remplissez le DIMM avec la plus haute capacité dans le connecteur de mémoire qui est physiquement le plus éloigné du processeur (emplacement 0).

## Peuplement des modules de mémoire en vue de performances système optimales

Pour peupler des configurations de mémoire permettant des performances optimales, observez les consignes générales suivantes, pour tous les modes mémoire :

**Remarque :** Les consignes suivantes abordent l'architecture de la mémoire liée au processeur de la carte mère 1. Pour le processeur de la carte mère 2, remplacez les canaux de mémoire A/B/C/D/E/F par les canaux de mémoire G/H/J/K/L/M mentionnés.

- Si plusieurs processeurs sont installés, tous les processeurs d'un serveur doivent disposer d'un remplissage de la mémoire identique.
- Peuplez tous les canaux de mémoire en vue de performances optimales.
- Si un processeur dispose d'uniquement de trois modules DIMM identiques (même numéro de référence Lenovo), remplissez-les tous dans le contrôleur de mémoire 1 (IMC1).

## Exigences supplémentaires pour la mise en miroir de la mémoire

Les règles suivantes s'appliquent à la mise en miroir de la mémoire.

**Remarque :** Les consignes suivantes abordent l'architecture de la mémoire liée au processeur de la carte mère 1. Pour le processeur de la carte mère 2, remplacez les canaux de mémoire A/B/C/D/E/F par les canaux de mémoire G/H/J/K/L/M mentionnés.

- Le serveur prend en charge seulement deux, trois, quatre ou six modules DIMM par contrôleur de mémoire (un ou cinq module(s) DIMM par contrôleur de mémoire n'est pas une configuration prise en charge).
- En ce qui concerne le mode mémoire indépendant, des tailles de modules DIMM égales doivent être installées pour les canaux de mémoire remplis. Le remplissage des emplacements de modules DIMM dans un canal ne doit pas nécessairement être identique ; toutefois, les emplacements de logement DIMM des canaux A/B/C ou D/E/F doivent être remplis de manière identique.
- Si des modules DIMM sont installés seulement dans deux canaux de mémoire, la mise en miroir se produira sur deux modules DIMM. Les canaux A/D et B/E détiennent tous deux des lignes de cache primaires et secondaires.
- Si les modules DIMM sont installés dans les trois canaux de mémoire, la mise en miroir se produit sur les trois canaux DIMM. Les canaux A/D et B/E, les canaux B/E et C/F et les canaux C/F et A/D maintiennent des lignes de cache principales et secondaires.
- Ne mélangez pas la mise en miroir DDR à 2 canaux et à 3 canaux dans un contrôleur de mémoire.

### **Exigences supplémentaires pour l'économie de mémoire**

Les règles suivantes s'appliquent à l'économie de mémoire :

- Tout comme avec le mode mémoire indépendant, tous les canaux de mémoire doivent disposer d'au moins deux rangs.
- Chaque canal de mémoire rempli doit disposer d'au moins deux rangs de modules DIMM.
- Si un canal de mémoire dispose seulement de modules DIMM à rang unique, remplissez les deux modules DIMM à rang unique dans un canal.
- Les système à module DIMM unique par canal ne prennent pas en charge les modules DIMM à rang unique dans le mode de mise en réserve.



---

## Chapitre 2. Règles et ordre d'installation d'un module de mémoire

Les modules de mémoire doivent être installés dans un ordre donné, en fonction de la configuration de mémoire que vous mettez en place et du nombre de processeurs et de modules de mémoire installés sur votre serveur.

**Remarque :** La liste des modules de mémoire pris en charge est différente pour les processeurs Intel Xeon de 1ère génération (Skylake) et de 2e génération (Cascade Lake). Veillez à installer des modules de mémoire compatibles afin d'éviter toute erreur système. Pour connaître la liste des barrettes DIMM prises en charge, voir : <https://serverproven.lenovo.com/>.

Les configurations de mémoire et les séquences de remplissage suivantes sont prises en charge pour le serveur ThinkSystem SR950 :

- « Mode mémoire indépendant » à la page 6
  - « Ordre d'installation : mode mémoire indépendant avec deux processeurs » à la page 7
  - « Ordre d'installation pour le mode mémoire indépendant avec trois processeurs » à la page 8
  - « Ordre d'installation : mode mémoire indépendant avec quatre processeurs » à la page 13
  - « Ordre d'installation : mode mémoire indépendant avec six processeurs » à la page 18
  - « Ordre d'installation : mode mémoire indépendant avec huit processeurs » à la page 29
- « Mise en miroir de la mémoire » à la page 57
  - « Ordre d'installation : mise en miroir mémoire avec deux processeurs » à la page 58
  - « Ordre d'installation : mise en miroir mémoire avec trois processeurs » à la page 60
  - « Ordre d'installation : mise en miroir mémoire avec quatre processeurs » à la page 65
  - « Ordre d'installation : mise en miroir mémoire avec six processeurs » à la page 72
  - « Ordre d'installation : mise en miroir de la mémoire avec huit processeurs » à la page 87
- « Economie de mémoire » à la page 112
  - « Ordre d'installation : mise en réserve mémoire avec deux processeurs » à la page 113
  - « Ordre d'installation pour l'économie de mémoire avec trois processeurs » à la page 114
  - « Ordre d'installation : mise en réserve mémoire avec quatre processeurs » à la page 118
  - « Ordre d'installation : mise en réserve mémoire avec six processeurs » à la page 122
  - « Ordre d'installation : économie de mémoire avec huit processeurs » à la page 134

Pour en savoir plus sur les critères à suivre lorsque vous choisissez et installez des modules de mémoire dans votre serveur, voir [Chapitre 1 « Instructions concernant la mémoire » à la page 1](#).

Pour plus d'informations sur la configuration des paramètres de la mémoire, voir « Configuration de la mémoire » dans le *ThinkSystem SR950 Guide de configuration*.

## Mode mémoire indépendant

Le mode mémoire indépendant, le mode mémoire par défaut de votre serveur, assure le meilleur niveau de performance de la mémoire, mais il manque de protection pour les basculements. L'ordre d'installation des barrettes DIMM en mode mémoire indépendant varie en fonction du nombre de processeurs et de modules de mémoire installé sur le serveur.

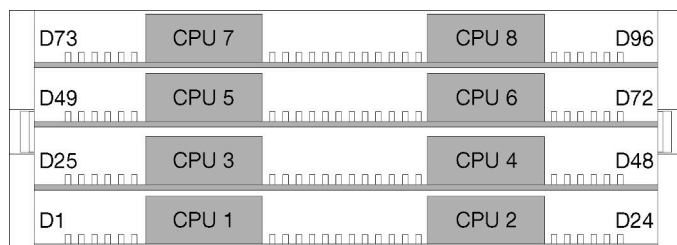


Figure 2. Disposition du processeur et du module de mémoire

Instructions du mode mémoire indépendant :

- Les canaux individuels de mémoire peuvent s'exécuter à différents moments sur les barrettes DIMM, mais tous les canaux doivent s'exécuter à la même fréquence d'interface.
- Remplir le canal de mémoire 0 en premier.
- Le canal de mémoire 1 est vide ou rempli de manière identique au canal de mémoire 0.
- Le canal de mémoire 2 est vide ou rempli de manière identique au canal de mémoire 1
- Dans chaque canal de mémoire, commencer par remplir l'emplacement 0.
- Si un canal de mémoire possède deux barrettes DIMM installées, remplissez les emplacements DIMM à l'aide d'un nombre supérieur de rangs dans l'emplacement 0.

Les séquences de remplissage des barrettes DIMM en mode mémoire indépendant pour chaque configuration de processeur prise en charge sont :

- « [Ordre d'installation : mode mémoire indépendant avec deux processeurs](#) » à la page 7
- « [Ordre d'installation pour le mode mémoire indépendant avec trois processeurs](#) » à la page 8
- « [Ordre d'installation : mode mémoire indépendant avec quatre processeurs](#) » à la page 13
- « [Ordre d'installation : mode mémoire indépendant avec six processeurs](#) » à la page 18
- « [Ordre d'installation : mode mémoire indépendant avec huit processeurs](#) » à la page 29

Pour plus d'informations sur la configuration des paramètres de la mémoire, y compris l'activation du mode mémoire indépendant, voir « Configuration de la mémoire » dans le *ThinkSystem SR950Guide de configuration*.

**Remarque :** Le mode mémoire indépendant est la configuration de la mémoire par défaut du serveur ThinkSystem SR950.

## Ordre d'installation : mode mémoire indépendant avec deux processeurs

Ordre d'installation d'un module de mémoire pour le mode mémoire indépendant (sans mise en miroir) pour deux processeurs installés sur le serveur.

Le tableau ci-après indique la séquence de remplissage des barrettes DIMM pour le mode mémoire indépendant lorsque deux processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 1. Mode indépendant avec deux processeurs, 2 à 24 modules DIMM au total installés dans le serveur

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes	
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		
2								8												20					2	
3					5			8												20					3	
4					5			8								17				20					4	
5					5			8		10						17				20					5	
6					5			8		10						17				20		22			6	
7			3		5			8		10						17				20		22			7	
8			3		5			8		10						15		17		20		22			8	
9			3		5			8		10		12				15		17		20		22			9	
10			3		5			8		10		12				15		17		20		22		24	10	
11	1		3		5			8		10		12				15		17		20		22		24	11	
12	1		3		5			8		10		12	13			15		17		20		22		24	12	
13	1		3		5		7	8	9	10			13			15		17		20		22		24	13	
14	1		3		5		7	8	9	10			13			15		17		19	20	21	22		14	
15			3	4	5	6	7	8	9	10			13			15		17		19	20	21	22		15	
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16	
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17	
18	1		3		5		7	8	9	10	11	12	13			15		17		19	20	21	22	23	24	18
19			3	4	5	6	7	8	9	10	11	12	13			15		17		19	20	21	22	23	24	19
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		20
21	1	2	3	4	5	6	7	8	9	10	11	12	13			15		17		19	20	21	22	23	24	21
22	1		3	4	5	6	7	8	9	10	11	12	13			15	16	17	18	19	20	21	22	23	24	22
23	1	2	3	4	5	6	7	8	9	10	11	12	13			15	16	17	18	19	20	21	22	23	24	23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		24

## Ordre d'installation pour le mode mémoire indépendant avec trois processeurs

Ordre d'installation d'un module de mémoire pour le mode mémoire indépendant (sans mise en miroir) pour trois processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des barrettes DIMM pour le mode mémoire indépendant lorsque trois processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Le processeur 3 est installé dans la carte mère supérieure du plateau de calcul inférieur ou du plateau de calcul supérieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 2. Mode indépendant avec trois processeurs (processeurs 1 et 2, total de 3 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
3								8												20					3
4					5			8												20					4
5					5			8									17			20					5
6					5			8									17			20					6
7					5			8		10							17			20					7
8					5			8		10							17			20		22			8
9					5			8		10							17			20		22			9
10			3		5			8		10							17			20		22			10
11			3		5			8		10					15		17			20		22			11
12			3		5			8		10					15		17			20		22			12
13			3		5			8		10		12			15		17			20		22			13
14			3		5			8		10		12			15		17			20		22		24	14
15			3		5			8		10		12			15		17			20		22		24	15
16	1		3		5			8		10		12			15		17			20		22		24	16
17	1		3		5			8		10		12	13		15		17			20		22		24	17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	1		3		5		7	8	9	10			13		15		17			20		22		24	19
20	1		3		5		7	8	9	10			13		15		17		19	20	21	22			20
21	1		3		5		7	8	9	10			13		15		17		19	20	21	22			21
22			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			22
23			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			23
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 25 à 36 modules DIMM, voir [Tableau 3 « Mode indépendant avec trois processeurs \(processeurs 1 et 2, total de 25 à 36 barrettes DIMM installées sur le serveur\). » à la page 10.](#)
- Pour continuer à remplir les modules DIMM du processeur 3 pour un système ayant 3 à 24 modules DIMM, voir [Tableau 4 « Mode indépendant avec trois processeurs \(processeurs 3, total de 3 à 24 barrettes DIMM installées sur le serveur\). » à la page 11.](#)

Tableau 3. Mode indépendant avec trois processeurs (processeurs 1 et 2, total de 25 à 36 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	28
29			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	29
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
31	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	31
32	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	32
33	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	33
34	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	34
35	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 3 à 24 modules DIMM, voir [Tableau 2 « Mode indépendant avec trois processeurs \(processeurs 1 et 2, total de 3 à 24 barrettes DIMM installées sur le serveur\). » à la page 8.](#)
- Pour continuer à peupler les barrettes DIMM du processeur 3 pour un système ayant de 25 à 36 barrettes DIMM, voir [Tableau 5 « Mode indépendant avec trois processeurs \(processeurs 3, total de 25 à 36 barrettes DIMM installées sur le serveur\). » à la page 12.](#)

Tableau 4. Mode indépendant avec trois processeurs (processeurs 3, total de 3 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3																								Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12													
3								8																	3
4								8																	4
5								8																	5
6					5			8																	6
7					5			8																	7
8					5			8																	8
9					5			8		10															9
10					5			8		10															10
11					5			8		10															11
12			3		5			8		10															12
13			3		5			8		10															13
14			3		5			8		10															14
15			3		5			8		10		12													15
16			3		5			8		10		12													16
17			3		5			8		10		12													17
18	1		3		5			8		10		12													18
19	1		3		5			8		10		12													19
20	1		3		5			8		10		12													20
21	1		3		5		7	8	9	10															21
22	1		3		5		7	8	9	10															22
23	1		3		5		7	8	9	10															23
24			3	4	5	6	7	8	9	10															24

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquence de remplissage des modules DIMM du processeur 3 pour les systèmes ayant 25 à 36 modules DIMM, voir [Tableau 5 « Mode indépendant avec trois processeurs \(processeurs 3, total de 25 à 36 barrettes DIMM installées sur le serveur\). » à la page 12.](#)
- Pour continuer à remplir les modules DIMM des processeurs 1 et 2 pour un système ayant 3 à 24 modules DIMM, voir [Tableau 2 « Mode indépendant avec trois processeurs \(processeurs 1 et 2, total de 3 à 24 barrettes DIMM installées sur le serveur\). » à la page 8.](#)

Tableau 5. Mode indépendant avec trois processeurs (processeurs 3, total de 25 à 36 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3																								Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12													
25			3	4	5	6	7	8	9	10															25
26			3	4	5	6	7	8	9	10															26
27	1		3		5		7	8	9	10	11	12													27
28	1		3		5		7	8	9	10	11	12													28
29	1		3		5		7	8	9	10	11	12													29
30			3	4	5	6	7	8	9	10	11	12													30
31	1		3		5		7	8	9	10	11	12													31
32			3	4	5	6	7	8	9	10	11	12													32
33	1		3	4	5	6	7	8	9	10	11	12													33
34			3	4	5	6	7	8	9	10	11	12													34
35	1		3	4	5	6	7	8	9	10	11	12													35
36	1	2	3	4	5	6	7	8	9	10	11	12													36

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM du processeur 3 pour 3 à 24 modules DIMM, voir [Tableau 4 « Mode indépendant avec trois processeurs \(processeurs 3, total de 3 à 24 barrettes DIMM installées sur le serveur\). » à la page 11.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 25 à 36 barrettes DIMM, voir [Tableau 3 « Mode indépendant avec trois processeurs \(processeurs 1 et 2, total de 25 à 36 barrettes DIMM installées sur le serveur\). » à la page 10.](#)



## Ordre d'installation : mode mémoire indépendant avec quatre processeurs

Ordre d'installation d'un module de mémoire pour le mode mémoire indépendant (sans mise en miroir) pour quatre processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des modules DIMM pour le mode mémoire indépendant lorsque quatre processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur ou du plateau de calcul supérieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 6. Mode indépendant avec quatre processeurs (processeurs 1 et 2, total de 4 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes	
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		
4								8												20					4	
5					5			8												20					5	
6					5			8								17				20					6	
7					5			8								17				20					7	
8					5			8								17				20					8	
9					5			8		10						17				20					9	
10					5			8		10						17				20			22		10	
11					5			8		10						17				20			22		11	
12					5			8		10						17				20			22		12	
13			3		5			8		10						17				20			22		13	
14			3		5			8		10					15		17			20			22		14	
15			3		5			8		10					15		17			20			22		15	
16			3		5			8		10					15		17			20			22		16	
17			3		5			8		10		12			15		17			20			22		17	
18			3		5			8		10		12			15		17			20			22		24	18
19			3		5			8		10		12			15		17			20			22		24	19
20			3		5			8		10		12			15		17			20			22		24	20
21	1		3		5			8		10		12			15		17			20			22		24	21
22	1		3		5			8		10		12	13		15		17			20			22		24	22
23	1		3		5			8		10		12	13		15		17			20			22		24	23
24	1		3		5			8		10		12	13		15		17			20			22		24	24

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 25 à 48 modules DIMM, voir [Tableau 7 « Mode indépendant avec quatre processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 15.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 3 et 4 pour un système ayant de 4 à 24 barrettes DIMM, voir [Tableau 8 « Mode indépendant avec quatre processeurs \(processeurs 3 et 4, total de 4 à 24 barrettes DIMM installées sur le serveur\). » à la page 16.](#)

Tableau 7. Mode indépendant avec quatre processeurs (processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10			13		15		17			20		22		24	25
26	1		3		5		7	8	9	10			13		15		17		19	20	21	22			26
27	1		3		5		7	8	9	10			13		15		17		19	20	21	22			27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 4 à 24 modules DIMM, voir [Tableau 6 « Mode indépendant avec quatre processeurs \(processeurs 1 et 2, total de 4 à 24 barrettes DIMM installées sur le serveur\). » à la page 13.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 3 et 4 pour un système ayant de 25 à 48 barrettes DIMM, voir [Tableau 9 « Mode indépendant avec quatre processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 17.](#)

Tableau 8. Mode indépendant avec quatre processeurs (processeurs 3 et 4, total de 4 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4								8												20					4
5								8												20					5
6								8												20					6
7					5			8												20					7
8					5			8									17			20					8
9					5			8									17			20					9
10					5			8									17			20					10
11					5			8		10							17			20					11
12					5			8		10							17			20		22			12
13					5			8		10							17			20		22			13
14					5			8		10							17			20		22			14
15			3		5			8		10							17			20		22			15
16			3		5			8		10					15		17			20		22			16
17			3		5			8		10					15		17			20		22			17
18			3		5			8		10					15		17			20		22			18
19			3		5			8		10		12			15		17			20		22			19
20			3		5			8		10		12			15		17			20		22		24	20
21			3		5			8		10		12			15		17			20		22		24	21
22			3		5			8		10		12			15		17			20		22		24	22
23	1		3		5			8		10		12			15		17			20		22		24	23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 pour les systèmes ayant 25 à 48 modules DIMM, voir [Tableau 9 « Mode indépendant avec quatre processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). »](#) à la page 17.
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 4 à 24 barrettes DIMM, voir [Tableau 6 « Mode indépendant avec quatre processeurs \(processeurs 1 et 2, total de 4 à 24 barrettes DIMM installées sur le serveur\). »](#) à la page 13.

Tableau 9. Mode indépendant avec quatre processeurs (processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12	13		15		17			20		22		24	25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27	1		3		5		7	8	9	10			13		15		17			20		22		24	27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29	1		3		5		7	8	9	10			13		15		17		19	20	21	22			29
30	1		3		5		7	8	9	10			13		15		17		19	20	21	22			30
31			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	41
42	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	42
43			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 pour 4 à 24 modules DIMM, voir [Tableau 8 « Mode indépendant avec quatre processeurs \(processeurs 3 et 4, total de 4 à 24 barrettes DIMM installées sur le serveur\). » à la page 16.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 25 à 48 barrettes DIMM, voir [Tableau 7 « Mode indépendant avec quatre processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 15.](#)

## Ordre d'installation : mode mémoire indépendant avec six processeurs

Ordre d'installation d'un module de mémoire pour le mode mémoire indépendant (sans mise en miroir) pour six processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des barrettes DIMM pour le mode mémoire indépendant lorsque six processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 10. Mode indépendant avec six processeurs (processeurs 1 et 2, total de 6 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6								8												20					6
7					5			8												20					7
8					5			8									17			20					8
9					5			8									17			20					9
10					5			8									17			20					10
11					5			8									17			20					11
12					5			8		10							17			20					12
13					5			8		10							17			20		22			13
14					5			8		10							17			20		22			14
15					5			8		10							17			20		22			15
16					5			8		10							17			20		22			16
17					5			8		10							17			20		22			17
18			3		5			8		10							17			20		22			18
19			3		5			8		10					15		17			20		22			19
20			3		5			8		10					15		17			20		22			20
21			3		5			8		10					15		17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 10 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 18](#)
  - [Tableau 11 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 20](#)

- Tableau 12 « Mode indépendant avec six processeurs (processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur). » à la page 21
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 6 à 24 barrettes DIMM :
  - Tableau 13 « Mode indépendant avec six processeurs (processeurs 3 et 4, total de 6 à 24 barrettes DIMM installées sur le serveur). » à la page 22
  - Tableau 16 « Mode indépendant avec six processeurs (processeurs 5 et 6, total de 6 à 24 barrettes DIMM installées sur le serveur). » à la page 25

Tableau 11. Mode indépendant avec six processeurs (processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10		12			15		17			20		22			25
26			3		5			8		10		12			15		17			20		22		24	26
27			3		5			8		10		12			15		17			20		22		24	27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31	1		3		5			8		10		12			15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10			13		15		17			20		22		24	37
38	1		3		5		7	8	9	10			13		15		17		19	20	21	22			38
39	1		3		5		7	8	9	10			13		15		17		19	20	21	22			39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 10 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 18](#)
  - [Tableau 11 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 20](#)
  - [Tableau 12 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 21](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 14 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 23](#)
  - [Tableau 17 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 26](#)



Tableau 12. Mode indépendant avec six processeurs (processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 10 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 18](#)
  - [Tableau 11 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 20](#)
  - [Tableau 12 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 21](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 15 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 24](#)
  - [Tableau 18 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 27](#)

Tableau 13. Mode indépendant avec six processeurs (processeurs 3 et 4, total de 6 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6								8												20					6
7								8												20					7
8								8												20					8
9					5			8												20					9
10					5			8									17			20					10
11					5			8									17			20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8		10							17			20					14
15					5			8		10							17			20		22			15
16					5			8		10							17			20		22			16
17					5			8		10							17			20		22			17
18					5			8		10							17			20		22			18
19					5			8		10							17			20		22			19
20					5			8		10							17			20		22			20
21			3		5			8		10							17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 13 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 22](#)
  - [Tableau 14 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 23](#)
  - [Tableau 15 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 24](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 6 à 24 barrettes DIMM :
  - [Tableau 10 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 18](#)
  - [Tableau 16 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 25](#)

Tableau 14. Mode indépendant avec six processeurs (processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10		12			15		17			20		22			27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33	1		3		5			8		10		12			15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10			13		15		17			20		22		24	39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 13 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 22](#)
  - [Tableau 14 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 23](#)
  - [Tableau 15 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 24](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 11 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 20](#)
  - [Tableau 17 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 26](#)

Tableau 15. Mode indépendant avec six processeurs (processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 13 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 22](#)
  - [Tableau 14 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 23](#)
  - [Tableau 15 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 24](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 12 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 21](#)
  - [Tableau 18 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 27](#)

Tableau 16. Mode indépendant avec six processeurs (processeurs 5 et 6, total de 6 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6								8												20					6
7								8												20					7
8								8												20					8
9								8												20					9
10								8												20					10
11					5			8												20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8		10							17			20					16
17					5			8		10							17			20		22			17
18					5			8		10							17			20		22			18
19					5			8		10							17			20		22			19
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23			3		5			8		10							17			20		22			23
24			3		5			8		10					15		17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 17 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 26](#)
  - [Tableau 18 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 27](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 6 à 24 barrettes DIMM :
  - [Tableau 10 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 18](#)
  - [Tableau 13 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 22](#)

Tableau 17. Mode indépendant avec six processeurs (processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10		12			15		17			20		22			29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33			3		5			8		10		12			15		17			20		22		24	33
34			3		5			8		10		12			15		17			20		22		24	34
35	1		3		5			8		10		12			15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10			13		15		17			20		22		24	41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45	1		3		5		7	8	9	10			13		15		17		19	20	21	22			45
46	1		3		5		7	8	9	10			13		15		17		19	20	21	22			46
47			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 16 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 25](#)
  - [Tableau 18 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 27](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 11 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 20](#)
  - [Tableau 14 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 23](#)

Tableau 18. Mode indépendant avec six processeurs (processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 16 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 25](#)
  - [Tableau 17 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 26](#)
  - [Tableau 18 « Mode indépendant avec six processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 27](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 12 « Mode indépendant avec six processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 21](#)
  - [Tableau 15 « Mode indépendant avec six processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 24](#)





## Ordre d'installation : mode mémoire indépendant avec huit processeurs

Ordre d'installation d'un module de mémoire pour le mode mémoire indépendant (sans mise en miroir) pour huit processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des barrettes DIMM pour le mode mémoire indépendant lorsque huit processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.
- Les processeurs 7 et 8 sont installés dans la carte mère supérieure du plateau de calcul supérieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 19. Mode indépendant avec huit processeurs (processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8												20					8
9					5			8												20					9
10					5			8									17			20					10
11					5			8									17			20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8									17			20					16
17					5			8		10							17			20					17
18					5			8		10							17			20		22			18
19					5			8		10							17			20		22			19
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 20 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 31](#)
  - [Tableau 21 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 33](#)
  - [Tableau 22 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 35](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 8 à 24 barrettes DIMM :

- Tableau 23 « Mode indépendant avec huit processeurs (processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur). » à la page 37
- Tableau 27 « Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur). » à la page 44
- Tableau 31 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur). » à la page 50

Tableau 20. Mode indépendant avec huit processeurs (processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10							17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10		12			15		17			20		22			33
34			3		5			8		10		12			15		17			20		22		24	34
35			3		5			8		10		12			15		17			20		22		24	35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 19 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 29](#)
  - [Tableau 21 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 33](#)
  - [Tableau 22 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 35](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 24 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 38](#)
  - [Tableau 28 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 45](#)

- Tableau 32 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur). » à la page 51

Tableau 21. Mode indépendant avec huit processeurs (processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10			13		15		17			20		22		24	49
50	1		3		5		7	8	9	10			13		15		17		19	20	21	22			50
51	1		3		5		7	8	9	10			13		15		17		19	20	21	22			51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 19 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 29](#)
  - [Tableau 20 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 31](#)
  - [Tableau 22 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 35](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 25 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 40](#)
  - [Tableau 29 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 47](#)

- Tableau 33 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur). » à la page 53

Tableau 22. Mode indépendant avec huit processeurs (processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 19 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 29](#)
  - [Tableau 20 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 31](#)
  - [Tableau 21 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 33](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 26 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 42](#)
  - [Tableau 30 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 48](#)

- Tableau 34 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur). » à la page 55



Tableau 23. Mode indépendant avec huit processeurs (processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8												20					8
9								8												20					9
10								8												20					10
11					5			8												20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8									17			20					16
17					5			8									17			20					17
18					5			8									17			20					18
19					5			8		10							17			20					19
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 24 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 38](#)
  - [Tableau 25 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 40](#)
  - [Tableau 26 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 42](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 8 à 24 barrettes DIMM :
  - [Tableau 19 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 29](#)
  - [Tableau 27 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 44](#)
  - [Tableau 31 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 50](#)

Tableau 24. Mode indépendant avec huit processeurs (processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27			3		5			8		10							17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10		12			15		17			20		22			35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43	1		3		5			8		10		12			15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 23 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 37](#)
  - [Tableau 25 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 40](#)
  - [Tableau 26 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 42](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 20 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 31](#)
  - [Tableau 28 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 45](#)

- Tableau 32 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur). » à la page 51

Tableau 25. Mode indépendant avec huit processeurs (processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5		7	8	9	10			13		15		17			20		22		24	51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 23 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 37](#)
  - [Tableau 24 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 38](#)
  - [Tableau 26 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 42](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 21 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 33](#)
  - [Tableau 29 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 47](#)

- Tableau 33 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur). » à la page 53

Tableau 26. Mode indépendant avec huit processeurs (processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 23 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 37](#)
  - [Tableau 24 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 38](#)
  - [Tableau 25 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 40](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 22 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 35](#)
  - [Tableau 30 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 48](#)

- Tableau 34 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur). » à la page 55

Tableau 27. Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8												20					8
9								8												20					9
10								8												20					10
11								8												20					11
12								8												20					12
13					5			8												20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8									17			20					16
17					5			8									17			20					17
18					5			8									17			20					18
19					5			8									17			20					19
20					5			8									17			20					20
21					5			8		10							17			20					21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 28 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 45](#)
  - [Tableau 29 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 47](#)
  - [Tableau 30 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 48](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 8 à 24 barrettes DIMM :
  - [Tableau 19 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 29](#)
  - [Tableau 23 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 37](#)
  - [Tableau 31 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 50](#)



Tableau 28. Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29			3		5			8		10							17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10		12			15		17			20		22			37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44
45	1		3		5			8		10		12			15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 27 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 44](#)
  - [Tableau 29 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 47](#)
  - [Tableau 30 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 48](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 20 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 31](#)
  - [Tableau 24 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 38](#)

- Tableau 32 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur). » à la page 51

Tableau 29. Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5		7	8	9	10			13		15		17			20		22		24	53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 27 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 44](#)
  - [Tableau 28 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 45](#)
  - [Tableau 30 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 48](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 21 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 33](#)
  - [Tableau 25 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 40](#)

- [Tableau 33 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 53](#)

Tableau 30. Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 27 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 44](#)
  - [Tableau 28 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 45](#)
  - [Tableau 29 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 47](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 22 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 35](#)

- Tableau 26 « Mode indépendant avec huit processeurs (processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur). » à la page 42
- Tableau 34 « Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur). » à la page 55

Tableau 31. Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8												20					8
9								8												20					9
10								8												20					10
11								8												20					11
12								8												20					12
13								8												20					13
14								8												20					14
15					5			8												20					15
16					5			8									17			20					16
17					5			8									17			20					17
18					5			8									17			20					18
19					5			8									17			20					19
20					5			8									17			20					20
21					5			8									17			20					21
22					5			8									17			20					22
23					5			8		10							17			20					23
24					5			8		10							17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 32 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 51](#)
  - [Tableau 33 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 53](#)
  - [Tableau 34 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 55](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 8 à 24 barrettes DIMM :
  - [Tableau 19 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 29](#)
  - [Tableau 23 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 37](#)
  - [Tableau 27 « Mode indépendant avec huit processeurs \(processeurs 5 et 6, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 44](#)

Tableau 32. Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29					5			8		10							17			20		22			29
30					5			8		10							17			20		22			30
31			3		5			8		10							17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10		12			15		17			20		22			39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44
45			3		5			8		10		12			15		17			20		22		24	45
46			3		5			8		10		12			15		17			20		22		24	46
47	1		3		5			8		10		12			15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 31 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 50](#)
  - [Tableau 33 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 53](#)
  - [Tableau 34 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 55](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 20 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 31](#)
  - [Tableau 24 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 38](#)

- Tableau 28 « Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 25 à 48 barrettes DIMM installées sur le serveur). » à la page 45



Tableau 33. Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5		7	8	9	10			13		15		17			20		22		24	55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61	1		3		5		7	8	9	10			13		15		17		19	20	21	22			61
62	1		3		5		7	8	9	10			13		15		17		19	20	21	22			62
63			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 31 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 50](#)
  - [Tableau 32 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 51](#)
  - [Tableau 34 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 55](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 21 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 33](#)
  - [Tableau 25 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 40](#)

- Tableau 29 « Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 49 à 72 barrettes DIMM installées sur le serveur). » à la page 47

Tableau 34. Mode indépendant avec huit processeurs (processeurs 7 et 8, total de 73 à 96 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	89
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	91
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 31 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 8 à 24 barrettes DIMM installées sur le serveur\). » à la page 50](#)
  - [Tableau 32 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 25 à 48 barrettes DIMM installées sur le serveur\). » à la page 51](#)
  - [Tableau 33 « Mode indépendant avec huit processeurs \(processeurs 7 et 8, total de 49 à 72 barrettes DIMM installées sur le serveur\). » à la page 53](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 22 « Mode indépendant avec huit processeurs \(processeurs 1 et 2, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 35](#)
  - [Tableau 26 « Mode indépendant avec huit processeurs \(processeurs 3 et 4, total de 73 à 96 barrettes DIMM installées sur le serveur\). » à la page 42](#)

- Tableau 30 « Mode indépendant avec huit processeurs (processeurs 5 et 6, total de 73 à 96 barrettes DIMM installées sur le serveur). » à la page 48

## Mise en miroir de la mémoire

Le mode de mise en miroir fournit une redondance de la mémoire tout en réduisant de moitié la capacité de mémoire de tout le système. Les canaux de mémoire sont regroupés par paires et chaque canal reçoit les mêmes données. Si une panne se produit, le contrôleur de mémoire passe des barrettes DIMM situées sur le premier canal à celles du canal de sauvegarde. L'ordre d'installation des barrettes DIMM en mise en miroir de la mémoire varie en fonction du nombre de processeurs et de barrettes DIMM installés sur le serveur.

Instructions de mise en miroir mémoire :

- La mise en miroir mémoire réduit de moitié la quantité disponible maximum de la mémoire installée. Par exemple, si le serveur dispose d'une mémoire installée de 64 Go, il ne reste que 32 Go de mémoire adressable si la mise en miroir est activée.
- Les barrettes DIMM sont installées par paires pour chaque processeur. La taille et l'architecture de chacune des barrettes DIMM d'une paire doivent être identiques.
- Les barrettes DIMM de chaque canal de mémoire doivent être de densité égale.
- Si deux canaux de mémoire possèdent des barrettes DIMM, la mise en miroir se produit sur deux barrettes DIMM (les canaux 0/1 contiennent tous les deux les caches principaux ou secondaires de la mémoire).
- Si trois canaux de mémoire possèdent des barrettes DIMM, la mise en miroir se produit sur les trois barrettes DIMM (les canaux 0/1, les canaux 1/2 et les canaux 2/0 contiennent tous les caches principaux ou secondaires de la mémoire).

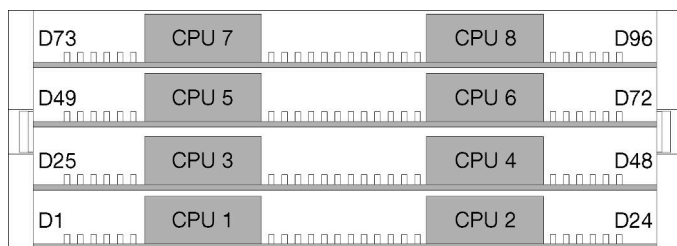


Figure 3. Disposition du processeur et du module de mémoire

Les séquences de remplissage de barrettes DIMM en miroir pour chaque configuration de processeur prise en charge sont indiquées par l'une des rubriques suivantes :

- « [Ordre d'installation : mise en miroir mémoire avec deux processeurs](#) » à la page 58
- « [Ordre d'installation : mise en miroir mémoire avec trois processeurs](#) » à la page 60
- « [Ordre d'installation : mise en miroir mémoire avec quatre processeurs](#) » à la page 65
- « [Ordre d'installation : mise en miroir mémoire avec six processeurs](#) » à la page 72
- « [Ordre d'installation : mise en miroir de la mémoire avec huit processeurs](#) » à la page 87

Pour plus d'informations sur la configuration des paramètres de la mémoire, y compris la mise en miroir de la mémoire, voir « Configuration de la mémoire » dans le *ThinkSystem SR950Guide de configuration*.

## Ordre d'installation : mise en miroir mémoire avec deux processeurs

Ordre d'installation d'un module de mémoire pour la mise en miroir mémoire pour deux processeurs installés sur le serveur.

Le tableau ci-après indique la séquence de remplissage des barrettes DIMM pour la mise en miroir mémoire lorsque deux processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 35. Mise en miroir de la mémoire avec deux processeurs, 4 à 24 modules DIMM installés au total dans le serveur

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4								8		10										20		22			4
5								8		10		12								20		22			5
6								8		10		12								20		22		24	6
7			3		5			8		10										20		22		24	7
8			3		5			8		10				15		17				20		22			8
9	1		3		5			8		10		12								20		22		24	9
10	1		3		5			8		10		12			15		17			20		22			10
11	11 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												11 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												11
12	1		3		5			8		10		12	13		15		17			20		22		24	12
13	1		3		5		7	8	9	10	11	12			15		17			20		22			13
14	1		3		5			8		10		12			15	16	17	18	19	20	21	22			14
15	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	15
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19	19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19
20	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	22 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												22 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												22
23	23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24



## Ordre d'installation : mise en miroir mémoire avec trois processeurs

Ordre d'installation d'un module de mémoire pour la mise en miroir mémoire pour trois processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des modules DIMM pour la mise en miroir de la mémoire lorsque trois processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Le processeur 3 est installé dans la carte mère supérieure du plateau de calcul inférieur ou du plateau de calcul supérieur (emplacement de processeur 4 ou 6).

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 36. Mise en miroir de la mémoire avec trois processeurs (processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6								8		10										20		22			6
7								8		10		12								20		22			7
8								8		10		12								20		22		24	8
9								8		10		12								20		22		24	9
10			3		5			8		10										20		22		24	10
11			3		5			8		10					15		17			20		22			11
12			3		5			8		10					15		17			20		22			12
13	13 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge												13 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge												13
14	1		3		5			8		10		12			15		17			20		22			14
15	1		3		5			8		10		12	13		15		17			20		22		24	15
16	1		3		5			8		10		12	13		15		17			20		22			16
17	17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19
20			3	4	5	6	7	8	9	10			13		15		17			20		22		24	20
21	21 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												21 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												21
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22



Tableau 36. Mise en miroir de la mémoire avec trois processeurs (processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur) (suite)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
23	23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 25 à 36 modules DIMM, voir [Tableau 37 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 1 et 2, 25 à 36 barrettes DIMM au total installées dans le serveur\) » à la page 62.](#)
- Pour continuer à remplir le processeur 3 pour un système ayant 6 à 24 modules DIMM, voir [Tableau 38 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 3, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 63.](#)

Tableau 37. Mise en miroir de la mémoire avec trois processeurs (processeurs 1 et 2, 25 à 36 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10	11	12			15	16	17	28	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			28
29	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	29
30	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	30
31	31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												31
32	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	32
33	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	33
34	34 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												34 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												34
35	35 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												35 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 6 à 24 modules DIMM, voir [Tableau 36 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 60.](#)
- Pour continuer à remplir le processeur 3 pour un système ayant 25 à 36 modules DIMM, voir [Tableau 39 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 3, total de 25 à 36 barrettes DIMM installées sur le serveur\). » à la page 64.](#)

Tableau 38. Mise en miroir de la mémoire avec trois processeurs (processeurs 3, total de 6 à 24 barrettes DIMM installées sur le serveur).

**Remarque :** Le processeur 3 est installé dans l'emplacement de processeur 6 ou 4.

Total DIMM, barret- tes	L'emplacement du processeur 3 est vide												Emplacement de processeur 4/6 (processeur 3)												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6																				20		22			6
7																				20		22			7
8																				20		22			8
9																				20		22		24	9
10																				20		22		24	10
11																				20		22		24	11
12															15		17			20		22			12
13													13 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												13
14															15		17			20		22			14
15															15		17			20		22		24	15
16															15		17			20		22			16
17													17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17
18													13		15		17			20		22		24	18
19													19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19
20													13		15		17			20		22		24	20
21													21 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												21
22													13		15		17			20		22		24	22
23													23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23
24															15	16	17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM du processeur 3 pour les systèmes ayant 25 à 36 modules DIMM, voir [Tableau 39 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 3, total de 25 à 36 barrettes DIMM installées sur le serveur\). »](#) à la page 64.
- Pour continuer à remplir les modules DIMM des processeurs 1 et 2 pour un système ayant 6 à 24 modules DIMM, voir [Tableau 36 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur\) »](#) à la page 60.

Tableau 39. Mise en miroir de la mémoire avec trois processeurs (processeurs 3, total de 25 à 36 barrettes DIMM installées sur le serveur).

**Remarque :** Le processeur 3 est installé dans l'emplacement de processeur 6 ou 4.

Total DIMM, barret- tes	L'emplacement du processeur 3 est vide												Emplacement de processeur 4/6 (processeur 3)												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25															15	16	17	18	19	20	21	22			25
26															15	16	17	18	19	20	21	22			26
27													13		15		17		19	20	21	22	23	24	27
28															15	16	17	18	19	20	21	22			28
29															15	16	17	18	19	20	21	22			29
30													13		15		17		19	20	21	22	23	24	30
31	31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								31
32															15	16	17	18	19	20					32
33													13		15		17		19	20	21	22	23	24	33
34													34 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												34
35													35 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												35
36													13	14	15	16	17	18	19	20	21	22	23	24	36

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage du processeur 3 pour 6 à 24 modules DIMM, voir [Tableau 38 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 3, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 63.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 25 à 36 barrettes DIMM, voir [Tableau 37 « Mise en miroir de la mémoire avec trois processeurs \(processeurs 1 et 2, 25 à 36 barrettes DIMM au total installées dans le serveur\) » à la page 62.](#)

## Ordre d'installation : mise en miroir mémoire avec quatre processeurs

Ordre d'installation d'un module de mémoire pour la mise en miroir mémoire pour quatre processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des barrettes DIMM pour la mise en miroir mémoire lorsque quatre processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur ou du plateau de calcul supérieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 40. Mise en miroir de la mémoire avec quatre processeurs (processeurs 1 et 2, 8 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8		10										20		22			8
9								8		10		12								20		22			9
10								8		10		12								20		22			10
11								8		10		12								20		22		24	11
12								8		10		12								20		22		24	12
13			3		5			8		10										20		22		24	13
14			3		5			8		10										20		22		24	14
15			3		5			8		10				15		17				20		22			15
16			3		5			8		10				15		17				20		22			16
17	17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17
18	1		3		5			8		10		12			15		17			20		22			18
19	19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19
20	1		3		5			8		10		12			15		17			20		22			20
21	1		3		5			8		10		12	13		15		17			20		22		24	21
22	1		3		5			8		10		12	13		15		17			20		22		24	22
23	23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 25 à 48 modules DIMM, voir [Tableau 41 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 67.](#)

- Pour continuer à peupler les barrettes DIMM des processeurs 3 et 4 pour un système ayant de 8 à 24 barrettes DIMM, voir [Tableau 42 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 3 et 4, 8 à 24 barrettes DIMM au total installées dans le serveur\) »](#) à la page 69.

Tableau 41. Mise en miroir de la mémoire avec quatre processeurs (processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												25 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												25
26			3	4	5	6	7	8	9	10			13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			27
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
29	29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31	31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	38
39	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	46 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												46 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												46
47	47 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												47 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 8 à 24 barrettes DIMM, voir [Tableau 40 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 1 et 2, 8 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 65.](#)

- Pour continuer à peupler les barrettes DIMM des processeurs 3 et 4 pour un système ayant de 25 à 48 barrettes DIMM, voir [Tableau 43 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) »](#) à la page 70.



Tableau 42. Mise en miroir de la mémoire avec quatre processeurs (processeurs 3 et 4, 8 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8		10										20		22			8
9								8		10										20		22			9
10								8		10		12								20		22			10
11								8		10		12								20		22			11
12								8		10		12								20		22		24	12
13								8		10		12								20		22		24	13
14			3		5			8		10										20		22		24	14
15			3		5			8		10										20		22		24	15
16			3		5			8		10				15		17				20		22			16
17	17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												17
18			3		5			8		10				15		17				20		22			18
19	19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												19
20	1		3		5			8		10		12			15		17			20		22			20
21	1		3		5			8		10		12								20		22		24	21
22	1		3		5			8		10		12			15		17			20		22			22
23	23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 pour les systèmes ayant 25 à 48 modules DIMM, voir [Tableau 43 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 70.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 8 à 24 barrettes DIMM, voir [Tableau 40 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 1 et 2, 8 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 65.](#)

Tableau 43. Mise en miroir de la mémoire avec quatre processeurs (processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												25 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10										20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												29
30			3	4	5	6	7	8	9	10			13		15		17			20		22		24	30
31	31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												31 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38			3	4	5	6	7	8	9	10			13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	46 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												46 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												46
47	47 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												47 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 pour 8 à 24 barrettes DIMM, voir [Tableau 42 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 3 et 4, 8 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 69.](#)

- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 25 à 48 barrettes DIMM, voir [Tableau 41 « Mise en miroir de la mémoire avec quatre processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) »](#) à la page 67.

## Ordre d'installation : mise en miroir mémoire avec six processeurs

Ordre d'installation d'un module de mémoire pour la mise en miroir mémoire pour six processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des barrettes DIMM pour la mise en miroir mémoire lorsque six processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Le processeur 5 se situe dans la carte mère inférieure du plateau de calcul supérieur.
- Le processeur 6 est installé dans la carte mère supérieure du plateau de calcul supérieur (emplacement de processeur 7).

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 44. Mise en miroir de la mémoire avec six processeurs (processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10										20		22			12
13								8		10		12								20		22			13
14								8		10		12								20		22		24	14
15								8		10		12								20		22		24	15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19			3		5			8		10										20		22		24	19
20			3		5			8		10					15		17			20		22			20
21			3		5			8		10					15		17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 45 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 73](#)
  - [Tableau 46 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 74](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 12 à 24 barrettes DIMM :
  - [Tableau 47 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 75](#)
  - [Tableau 50 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 79](#)
  - [Tableau 53 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 83](#)

Tableau 45. Mise en miroir de la mémoire avec six processeurs (processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12			15		17			20		22			25
26	1		3		5			8		10		12			15		17			20		22			26
27	1		3		5			8		10		12	13		15		17			20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	1		3		5			8		10		12	13		15		17			20		22		24	29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31	1		3		5			8		10		12	13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
43	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 44 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 72](#)
  - [Tableau 46 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 74](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 48 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 76](#)
  - [Tableau 51 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 80](#)
  - [Tableau 54 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 84](#)

Tableau 46. Mise en miroir de la mémoire avec six processeurs (processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	58
59	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	59
60	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 44 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 72](#)
  - [Tableau 45 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 73](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 49 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 78](#)
  - [Tableau 52 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 82](#)
  - [Tableau 55 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 86](#)

Tableau 47. Mise en miroir de la mémoire avec six processeurs (processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10										20		22			12
13								8		10										20		22			13
14								8		10										20		22			14
15								8		10		12								20		22			15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21			3		5			8		10										20		22		24	21
22			3		5			8		10				15		17				20		22			22
23			3		5			8		10				15		17				20		22			23
24			3		5			8		10				15		17				20		22			24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 48 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 76](#)
  - [Tableau 49 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 78](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 12 à 24 barrettes DIMM :
  - [Tableau 44 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 72](#)
  - [Tableau 50 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 79](#)
  - [Tableau 53 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 83](#)

Tableau 48. Mise en miroir de la mémoire avec six processeurs (processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27	1		3		5			8		10		12								20		22		24	27
28			3		5			8		10					15		17			20		22			28
29	29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31			3		5			8		10			13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12	13		15		17			20		22		24	41
42			3	4	5	6	7	8	9	10			13		15		17			20		22		24	42
43			3	4	5	6	7	8	9	10			13		15		17			20		22		24	43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 47 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 75](#)
  - [Tableau 49 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 78](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 45 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 73](#)
  - [Tableau 51 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 80](#)



- Tableau 54 « Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 84

Tableau 49. Mise en miroir de la mémoire avec six processeurs (processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	67 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 47 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 75](#)
  - [Tableau 48 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 76](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 46 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 74](#)
  - [Tableau 52 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 82](#)

- [Tableau 55 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 86](#)

Tableau 50. Mise en miroir de la mémoire avec six processeurs (processeurs 5 et 6, 12 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												L'emplacement du processeur 6 est vide												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10															12
13								8		10															13
14								8		10															14
15								8		10															15
16								8		10															16
17								8		10		12													17
18								8		10		12													18
19								8		10		12													19
20								8		10		12													20
21								8		10		12													21
22								8		10		12													22
23			3		5			8		10															23
24			3		5			8		10															24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 51 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 80](#)
  - [Tableau 52 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 82](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 12 à 24 barrettes DIMM :
  - [Tableau 44 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 72](#)
  - [Tableau 47 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 75](#)
  - [Tableau 53 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 83](#)

Tableau 51. Mise en miroir de la mémoire avec six processeurs (processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur)

**Remarque :** Le processeur 6 est installé dans l'emplacement de processeur 7.

Total DIMM, barret- tes	Processeur 5												L'emplacement du processeur 6 est vide												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10															25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								29
30								8		10		12													30
31			3		5			8		10															31
32			3		5			8		10															32
33	1		3		5			8		10		12													33
34	1		3		5			8		10		12													34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37	1		3		5			8		10		12													37
38	1		3		5			8		10		12													38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43
44	1		3		5			8		10		12													44
45	1		3		5			8		10		12													45
46			3	4	5	6	7	8	9	10															46
47			3	4	5	6	7	8	9	10															47
48			3	4	5	6	7	8	9	10															48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 50 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 79](#)
  - [Tableau 52 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 82](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 45 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 73](#)

- Tableau 48 « Mise en miroir de la mémoire avec six processeurs (processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 76
- Tableau 54 « Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 84

Tableau 52. Mise en miroir de la mémoire avec six processeurs (processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												L'emplacement du processeur 6 est vide												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10															49
50			3	4	5	6	7	8	9	10															50
51			3	4	5	6	7	8	9	10															51
52			3	4	5	6	7	8	9	10															52
53	1		3		5			8		10		12													53
54	1		3		5		7	8	9	10	11	12													54
55			3	4	5	6	7	8	9	10															55
56	1		3		5		7	8	9	10	11	12													56
57	1		3		5		7	8	9	10	11	12													57
58			3	4	5	6	7	8	9	10															58
59	1		3		5		7	8	9	10	11	12													59
60	1		3		5		7	8	9	10	11	12													60
61			3	4	5	6	7	8	9	10															61
62	1		3		5		7	8	9	10	11	12													62
63	1		3		5		7	8	9	10	11	12													63
64			3	4	5	6	7	8	9	10															64
65	1		3		5		7	8	9	10	11	12													65
66	1		3		5		7	8	9	10	11	12													66
67	67 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								67
68	1	2	3	4	5	6	7	8	9	10	11	12													68
69	1	2	3	4	5	6	7	8	9	10	11	12													69
70	70 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								70
71	71 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								71
72	1	2	3	4	5	6	7	8	9	10	11	12													72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 50 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 79](#)
  - [Tableau 51 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 80](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :

- Tableau 46 « Mise en miroir de la mémoire avec six processeurs (processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 74
- Tableau 49 « Mise en miroir de la mémoire avec six processeurs (processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 78
- Tableau 55 « Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 86

Tableau 53. Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 12 à 24 barrettes DIMM au total installées dans le serveur)

**Remarque :** Le processeur 6 est installé dans l'emplacement de processeur 7.

Total DIMM, barret- tes	Emplacement de processeur 7 (processeur 6)												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10															12
13								8		10															13
14								8		10															14
15								8		10															15
16								8		10															16
17								8		10															17
18								8		10		12													18
19								8		10		12													19
20								8		10		12													20
21								8		10		12													21
22								8		10		12													22
23								8		10		12													23
24			3		5			8		10															24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - Tableau 54 « Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 84
  - Tableau 55 « Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 86
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 12 à 24 barrettes DIMM :
  - Tableau 44 « Mise en miroir de la mémoire avec six processeurs (processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur) » à la page 72
  - Tableau 47 « Mise en miroir de la mémoire avec six processeurs (processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur) » à la page 75
  - Tableau 50 « Mise en miroir de la mémoire avec six processeurs (processeurs 5 et 6, 12 à 24 barrettes DIMM au total installées dans le serveur) » à la page 79

Tableau 54. Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Emplacement de processeur 7 (processeur 6)												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25								8		10		12													25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								29
30								8		10		12													30
31								8		10		12													31
32			3		5			8		10															32
33								8		10		12													33
34			3		5			8		10															34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37			3		5			8		10															37
38			3		5			8		10															38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43
44	1		3		5			8		10		12													44
45	1		3		5			8		10		12													45
46	1		3		5			8		10		12													46
47	1		3		5			8		10		12													47
48			3	4	5	6	7	8	9	10															48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 53 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 83](#)
  - [Tableau 55 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 86](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 45 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 73](#)
  - [Tableau 48 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 76](#)



- Tableau 51 « Mise en miroir de la mémoire avec six processeurs (processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 80

Tableau 55. Mise en miroir de la mémoire avec six processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Emplacement de processeur 7 (processeur 6)												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10															49
50			3	4	5	6	7	8	9	10															50
51			3	4	5	6	7	8	9	10															51
52			3	4	5	6	7	8	9	10															52
53			3	4	5	6	7	8	9	10															53
54	1		3		5		7	8	9	10	11	12													54
55			3	4	5	6	7	8	9	10															55
56			3	4	5	6	7	8	9	10															56
57	1		3		5		7	8	9	10	11	12													57
58			3	4	5	6	7	8	9	10															58
59			3	4	5	6	7	8	9	10															59
60	1		3		5		7	8	9	10	11	12													60
61			3	4	5	6	7	8	9	10															61
62			3	4	5	6	7	8	9	10															62
63	1		3		5		7	8	9	10	11	12													63
64			3	4	5	6	7	8	9	10															64
65			3	4	5	6	7	8	9	10															65
66	1		3		5		7	8	9	10	11	12													66
67	67 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								67
68			3	4	5	6	7	8	9	10															68
69	1		3				7	8	9	10	11	12													69
70	70 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								70
71	71 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.																								71
72	1	2	3	4	5	6	7	8	9	10	11	12													72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 53 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 83](#)
  - [Tableau 54 « Mise en miroir de la mémoire avec six processeurs \(processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 84](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :

- [Tableau 46 « Mise en miroir de la mémoire avec six processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 74](#)
- [Tableau 49 « Mise en miroir de la mémoire avec six processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 78](#)
- [Tableau 52 « Mise en miroir de la mémoire avec six processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 82](#)

## Ordre d'installation : mise en miroir de la mémoire avec huit processeurs

Ordre d'installation d'un module de mémoire pour la mise en miroir de la mémoire pour huit processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des modules DIMM pour la mise en miroir de la mémoire lorsque huit processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.
- Les processeurs 7 et 8 sont installés dans la carte mère supérieure du plateau de calcul supérieur.

**Remarque :** Lorsque vous ajoutez une barrette DIMM ou plus lors d'une mise à niveau de la mémoire, vous devrez peut-être déplacer certaines barrettes DIMM déjà installées.

Tableau 56. Mise en miroir de la mémoire avec huit processeurs (processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10		12								20		22			17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 57 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 89](#)
  - [Tableau 58 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 91](#)
  - [Tableau 59 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 93](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 60 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 94](#)
  - [Tableau 64 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 100](#)

- Tableau 68 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur) » à la page 105

Tableau 57. Mise en miroir de la mémoire avec huit processeurs (processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10										20		22		24	25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33	1		3		5			8		10		12			15		17			20		22			33
34	1		3		5			8		10		12			15		17			20		22			34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12			15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 56 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 87](#)
  - [Tableau 58 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 91](#)
  - [Tableau 59 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 93](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 61 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 95](#)
  - [Tableau 65 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 101](#)

- Tableau 69 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 106

Tableau 58. Mise en miroir de la mémoire avec huit processeurs (processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	49
50			3	4	5	6	7	8	9	10			13		15		17			20		22		24	50
51	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
55	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 56 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 87](#)
  - [Tableau 57 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 89](#)
  - [Tableau 59 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 93](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 62 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 97](#)
  - [Tableau 66 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 103](#)

- Tableau 70 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 108



Tableau 59. Mise en miroir de la mémoire avec huit processeurs (processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	74
75	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	76
77	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94
95	95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 56 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 87](#)
  - [Tableau 57 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 89](#)
  - [Tableau 58 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 91](#)

- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 63 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 99](#)
  - [Tableau 67 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 104](#)
  - [Tableau 71 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 110](#)

Tableau 60. Mise en miroir de la mémoire avec huit processeurs (processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10		12								20		22			19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 61 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 95](#)
  - [Tableau 62 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 97](#)
  - [Tableau 63 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 99](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 56 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 87](#)
  - [Tableau 64 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 100](#)
  - [Tableau 68 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 105](#)

Tableau 61. Mise en miroir de la mémoire avec huit processeurs (processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27			3		5			8		10										20		22		24	27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38	1		3		5			8		10		12			15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22			41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 60 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 94](#)
  - [Tableau 62 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 97](#)
  - [Tableau 63 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 99](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 57 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 89](#)
  - [Tableau 65 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 101](#)

- Tableau 69 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 106

Tableau 62. Mise en miroir de la mémoire avec huit processeurs (processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54			3	4	5	6	7	8	9	10			13		15		17			20		22		24	54
55			3	4	5	6	7	8	9	10			13		15		17			20		22		24	55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 60 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 94](#)
  - [Tableau 61 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 95](#)
  - [Tableau 63 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 99](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 58 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 91](#)
  - [Tableau 66 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 103](#)

- Tableau 70 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 108

Tableau 63. Mise en miroir de la mémoire avec huit processeurs (processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94
95	95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 60 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 94](#)
  - [Tableau 61 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 95](#)
  - [Tableau 62 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 97](#)

- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 59 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 93](#)
  - [Tableau 67 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 104](#)
  - [Tableau 71 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 110](#)

Tableau 64. Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10		12								20		22			21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 65 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 101](#)
  - [Tableau 66 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 103](#)
  - [Tableau 67 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 104](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 56 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 87](#)
  - [Tableau 60 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 94](#)
  - [Tableau 68 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 105](#)



Tableau 65. Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27								8		10		12								20		22		24	27
28								8		10		12								20		22		24	28
29			3		5			8		10										20		22		24	29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40			3		5			8		10					15		17			20		22			40
41			3		5			8		10					15		17			20		22			41
42	1		3		5			8		10		12			15		17			20		22			42
43			3		5			8		10					15		17			20		22			43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12			15		17			20		22			45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 64 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 100](#)
  - [Tableau 66 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 103](#)
  - [Tableau 67 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 104](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 57 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 89](#)
  - [Tableau 61 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 95](#)

- Tableau 69 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 106

Tableau 66. Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58			3	4	5	6	7	8	9	10			13		15		17			20		22		24	58
59			3	4	5	6	7	8	9	10			13		15		17			20		22		24	59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 64 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 100](#)
  - [Tableau 65 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 101](#)
  - [Tableau 67 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 104](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 58 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 91](#)
  - [Tableau 62 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 97](#)

- [Tableau 70 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 108](#)

Tableau 67. Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			78
79	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			82
83	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			84
85	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94
95	95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 64 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 100](#)

- Tableau 65 « Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 101
- Tableau 66 « Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 103
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - Tableau 59 « Mise en miroir de la mémoire avec huit processeurs (processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur) » à la page 93
  - Tableau 63 « Mise en miroir de la mémoire avec huit processeurs (processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur) » à la page 99
  - Tableau 71 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur) » à la page 110

Tableau 68. Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10										20		22			21
22								8		10										20		22			22
23								8		10		12								20		22			23
24								8		10		12								20		22		24	24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - Tableau 69 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 106
  - Tableau 70 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 108
  - Tableau 71 « Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur) » à la page 110
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - Tableau 56 « Mise en miroir de la mémoire avec huit processeurs (processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur) » à la page 87
  - Tableau 60 « Mise en miroir de la mémoire avec huit processeurs (processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur) » à la page 94
  - Tableau 64 « Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur) » à la page 100

Tableau 69. Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27								8		10		12								20		22		24	27
28								8		10		12								20		22		24	28
29								8		10		12								20		22		24	29
30								8		10		12								20		22		24	30
31			3		5			8		10										20		22		24	31
32			3		5			8		10				15		17				20		22			32
33			3		5			8		10										20		22		24	33
34			3		5			8		10				15		17				20		22			34
35			3		5			8		10										20		22		24	35
36			3		5			8		10				15		17				20		22			36
37			3		5			8		10				15		17				20		22			37
38			3		5			8		10				15		17				20		22			38
39			3		5			8		10				15		17				20		22			39
40			3		5			8		10				15		17				20		22			40
41			3		5			8		10				15		17				20		22			41
42			3		5			8		10				15		17				20		22			42
43			3		5			8		10				15		17				20		22			43
44			3		5			8		10				15		17				20		22			44
45			3		5			8		10				15		17				20		22			45
46	1		3		5			8		10		12			15		17			20		22			46
47			3		5			8		10				15		17				20		22			47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 68 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 105](#)
  - [Tableau 70 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 108](#)
  - [Tableau 71 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 110](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 25 à 48 barrettes DIMM :
  - [Tableau 57 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 89](#)
  - [Tableau 61 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 95](#)

- Tableau 65 « Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 25 à 48 barrettes DIMM au total installées dans le serveur) » à la page 101

Tableau 70. Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12			15		17			20		22			49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58	1		3		5			8		10		12	13		15		17			20		22		24	58
59	1		3		5			8		10		12	13		15		17			20		22		24	59
60	1		3		5			8		10		12	13		15		17			20		22		24	60
61	1		3		5			8		10		12	13		15		17			20		22		24	61
62			3	4	5	6	7	8	9	10			13		15		17			20		22		24	62
63			3	4	5	6	7	8	9	10			13		15		17			20		22		24	63
64			3	4	5	6	7	8	9	10					15	16	17	18		20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10			13		15		17			20		22		24	66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10			13		15		17			20		22		24	70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 68 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 105](#)
  - [Tableau 69 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 106](#)
  - [Tableau 71 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 110](#)
- Pour continuer à peupler les barrettes DIMM pour un système ayant de 49 à 72 barrettes DIMM :
  - [Tableau 58 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 91](#)
  - [Tableau 62 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 97](#)



- Tableau 66 « Mise en miroir de la mémoire avec huit processeurs (processeurs 5 et 6, 49 à 72 barrettes DIMM au total installées dans le serveur) » à la page 103

Tableau 71. Mise en miroir de la mémoire avec huit processeurs (processeurs 7 et 8, 73 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			73
74			3	4	5	6	7	8	9	10			13		15		17			20		22		24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			77
78			3	4	5	6	7	8	9	10			13		15		17			20		22		24	78
79			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10			13		15		17			20		22		24	82
83	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			83
84			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			84
85			3	4	5	6	7	8	9	10					15	16	17	19	19	20	21	22			85
86			3	4	5	6	7	8	9	10			13		15		17			20		22		24	86
87	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			88
89	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			89
90	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	90
91	91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												91
92	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												94
95	95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95 La configuration de la mise en miroir de la mémoire des modules DIMM n'est pas prise en charge.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 68 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 105](#)
  - [Tableau 69 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 25 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 106](#)
  - [Tableau 70 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 7 et 8, 49 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 108](#)

- Pour continuer à peupler les barrettes DIMM pour un système ayant de 73 à 96 barrettes DIMM :
  - [Tableau 59 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 1 et 2, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 93](#)
  - [Tableau 63 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 3 et 4, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 99](#)
  - [Tableau 67 « Mise en miroir de la mémoire avec huit processeurs \(processeurs 5 et 6, 73 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 104](#)

---

## Economie de mémoire

En mode de mise en réserve de mémoire, un rang de mémoire sert de secours pour les autres rangs du même canal en cas de défaillance. Le rang de secours est réservé et n'est pas utilisé comme mémoire active jusqu'à ce qu'une défaillance soit indiquée, et la capacité réservée est alors déduite de la mémoire totale disponible dans le système. L'ordre d'installation des barrettes DIMM pour la mise en réserve mémoire varie en fonction du nombre de processeurs et de modules de mémoire installé sur le serveur.

Lorsqu'un seuil d'erreur est dépassé dans un système protégé par une mise en réserve mémoire, le contenu d'un rang défaillant des barrettes DIMM est copié dans le rang de réserve. Le rang défectueux est alors mis hors ligne, et le rang de réserve est placé en ligne et utilisé comme mémoire active à la place du rang défectueux. Puisque le processus de basculement implique de copier du contenu de mémoire, le niveau de redondance de la mémoire fourni par cette fonction est inférieur à celui fourni par la mise en miroir mémoire : la mise en miroir mémoire est l'option à préférer pour la protection des applications critiques en cas de défaillance.

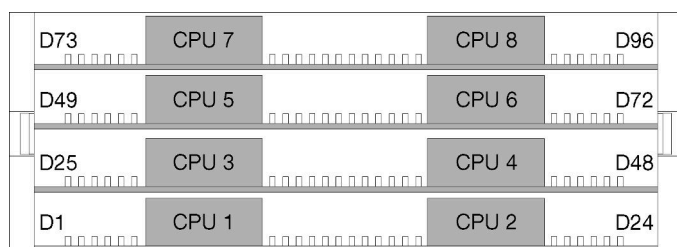


Figure 4. Disposition du processeur et du module de mémoire

Instructions de mise en réserve mémoire :

- La capacité de mémoire du rang de réserve doit être identique ou supérieure à celles de tous les autres rangs de mémoire active sur le même canal.
- Si vous installez des barrettes DIMM qui constituent un seul rang, suivez les séquences de remplissage indiquées ci-après.
- Si vous installez des barrettes DIMM qui constituent plusieurs rangs, suivez les séquences de remplissage indiquées pour le mode mémoire indépendant. Pour plus d'informations, voir « [Mode mémoire indépendant](#) » à la page 6.

Les séquences de remplissage des barrettes DIMM en mode de réserve mémoire pour chaque configuration de processeur prise en charge sont :

- « [Ordre d'installation : mise en réserve mémoire avec deux processeurs](#) » à la page 113
- « [Ordre d'installation pour l'économie de mémoire avec trois processeurs](#) » à la page 114
- « [Ordre d'installation : mise en réserve mémoire avec quatre processeurs](#) » à la page 118
- « [Ordre d'installation : mise en réserve mémoire avec six processeurs](#) » à la page 122
- « [Ordre d'installation : économie de mémoire avec huit processeurs](#) » à la page 134

Pour plus d'informations sur la configuration des paramètres de la mémoire, y compris l'activation de l'économie de mémoire, voir « Configuration de la mémoire » dans le *ThinkSystem SR950 Guide de configuration*.

## Ordre d'installation : mise en réserve mémoire avec deux processeurs

Ordre d'installation d'un module de mémoire pour la mise en réserve mémoire pour deux processeurs installés sur le serveur.

Le tableau ci-après indique la séquence de remplissage des barrettes DIMM pour la mise en réserve mémoire lorsque deux processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.

**Remarque :** La mise en réserve mémoire requiert un nombre pair de barrettes DIMM.

Tableau 72. Économie de mémoire avec deux processeurs, 4 à 24 modules DIMM installés au total dans le serveur

Total DIMM, bar- rettes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							7	8											19	20					4
6					5	6	7	8											19	20					6
8					5	6	7	8									17	18	19	20					8
10					5	6	7	8	9	10							17	18	19	20					10
12					5	6	7	8	9	10							17	18	19	20	21	22			12
14			3	4	5	6	7	8	9	10							17	18	19	20	21	22			14
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
18			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
22	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	22
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

## Ordre d'installation pour l'économie de mémoire avec trois processeurs

Ordre d'installation d'un module de mémoire pour l'économie de mémoire pour trois processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des modules DIMM pour l'économie de mémoire lorsque trois processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Le processeur 3 est installé dans la carte mère supérieure du plateau de calcul inférieur ou du plateau de calcul supérieur (emplacement de processeur 4)

**Remarque :** La mise en réserve mémoire requiert un nombre pair de barrettes DIMM.

Tableau 73. Économie de mémoire avec trois processeurs (processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							7	8											19	20					6
8					5	6	7	8											19	20					8
10					5	6	7	8									17	18	19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8	9	10							17	18	19	20					14
16					5	6	7	8	9	10							17	18	19	20	21	22			16
18					5	6	7	8	9	10							17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10							17	18	19	20	21	22			20
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 26 à 48 barrettes DIMM, voir [Tableau 74 « Économie de mémoire avec trois processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 115.](#)
- Pour continuer à remplir les modules DIMM du processeur 3 pour un système ayant 6 à 24 modules DIMM, voir [Tableau 75 « Économie de mémoire avec trois processeurs \(processeurs 3, total de 6 à 24 barrettes DIMM installées sur le serveur\). » à la page 116.](#)

Tableau 74. Économie de mémoire avec trois processeurs (processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	28
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
32			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	34
36	1	2	3	4	5	6	7	8	9	10	11	12	13	13	15	16	17	18	19	20	21	22	23	24	36

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 6 à 24 modules DIMM, voir [Tableau 73 « Économie de mémoire avec trois processeurs \(processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 114.](#)
- Pour continuer à peupler les barrettes DIMM du processeur 3 pour un système ayant de 26 à 48 barrettes DIMM, voir [Tableau 76 « Économie de mémoire avec trois processeurs \(processeurs 3, total de 26 à 48 barrettes DIMM installées sur le serveur\). » à la page 117.](#)

Tableau 75. Économie de mémoire avec trois processeurs (processeurs 3, total de 6 à 24 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	L'emplacement du processeur 3 est vide												Emplacement de processeur 4 (processeur 3)												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6																			19	20					6
8																			19	20					8
10																			19	20					10
12																	17	18	19	20					12
14																	17	18	19	20					14
16																	17	18	19	20					16
18																	17	18	19	20	21	22			18
20																	17	18	19	20	21	22			20
22																	17	18	19	20	21	22			22
24															15	16	17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquence de remplissage du processeur 3 pour les systèmes ayant 26 à 48 modules DIMM, voir [Tableau 76 « Économie de mémoire avec trois processeurs \(processeurs 3, total de 26 à 48 barrettes DIMM installées sur le serveur\). » à la page 117.](#)
- Pour continuer à remplir les modules DIMM des processeurs 1 et 2 pour un système ayant 6 à 24 modules DIMM, voir [Tableau 73 « Économie de mémoire avec trois processeurs \(processeurs 1 et 2, 6 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 114.](#)



Tableau 76. Économie de mémoire avec trois processeurs (processeurs 3, total de 26 à 48 barrettes DIMM installées sur le serveur).

Total DIMM, barret- tes	L'emplacement du processeur 3 est vide												Emplacement de processeur 4 (processeur 3)												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26															15	16	17	18	19	20	21	22			26
28															15	16	17	18	19	20	21	22			28
30															15	16	17	18	19	20	21	22	23	24	30
32															15	16	17	18	19	20	21	22	23	24	32
34															15	16	17	18	19	20	21	22	23	24	34
36													13	14	15	16	17	18	19	20	21	22	23	24	36

Séquences de remplissage des barrettes DIMM associées pour trois systèmes de processeurs :

- Séquence de remplissage des modules DIMM du processeur 3 pour 6 à 24 modules DIMM, voir [Tableau 75 « Économie de mémoire avec trois processeurs \(processeurs 3, total de 6 à 24 barrettes DIMM installées sur le serveur\). »](#) à la page 116.
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 26 à 48 barrettes DIMM, voir [Tableau 74 « Économie de mémoire avec trois processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) »](#) à la page 115.

## Ordre d'installation : mise en réserve mémoire avec quatre processeurs

Ordre d'installation d'un module de mémoire pour la mise en réserve mémoire pour quatre processeurs installés sur le serveur.

Les tableaux ci-après indiquent la séquence de remplissage des barrettes DIMM pour la mise en réserve mémoire lorsque quatre processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur ou du plateau de calcul supérieur.

**Remarque :** La mise en réserve mémoire requiert un nombre pair de barrettes DIMM.

Tableau 77. Économie de mémoire avec quatre processeurs (processeurs 1 et 2, 8 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							7	8											19	20					8
10					5	6	7	8											19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8									17	18	19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8	9	10							17	18	19	20					18
20					5	6	7	8	9	10							17	18	19	20	21	22			20
22					5	6	7	8	9	10							17	18	19	20	21	22			22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 26 à 48 barrettes DIMM, voir [Tableau 78 « Économie de mémoire avec quatre processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 119](#).
- Pour continuer à peupler les barrettes DIMM des processeurs 3 et 4 pour un système ayant de 8 à 24 barrettes DIMM, voir [Tableau 79 « Économie de mémoire avec quatre processeurs \(processeurs 3 et 4, 8 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 120](#).

Tableau 78. Économie de mémoire avec quatre processeurs (processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26			3	4	5	6	7	8	9	10							17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 pour 8 à 24 barrettes DIMM, voir [Tableau 77 « Économie de mémoire avec quatre processeurs \(processeurs 1 et 2, 8 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 118.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 3 et 4 pour un système ayant de 26 à 48 barrettes DIMM, voir [Tableau 80 « Économie de mémoire avec quatre processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 121.](#)

Tableau 79. Économie de mémoire avec quatre processeurs (processeurs 3 et 4, 8 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							7	8											19	20					8
10							7	8											19	20					10
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8	9	10							17	18	19	20					22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 pour les systèmes ayant 26 à 48 modules DIMM, voir [Tableau 80 « Économie de mémoire avec quatre processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) »](#) à la page 121.
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 8 à 24 barrettes DIMM, voir [Tableau 77 « Économie de mémoire avec quatre processeurs \(processeurs 1 et 2, 8 à 24 barrettes DIMM au total installées dans le serveur\) »](#) à la page 118.

Tableau 80. Économie de mémoire avec quatre processeurs (processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8	9	10							17	18	19	20	21	22			26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10							17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

Séquences de remplissage des barrettes DIMM associées pour quatre systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 pour 8 à 24 barrettes DIMM, voir [Tableau 79 « Économie de mémoire avec quatre processeurs \(processeurs 3 et 4, 8 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 120.](#)
- Pour continuer à peupler les barrettes DIMM des processeurs 1 et 2 pour un système ayant de 26 à 48 barrettes DIMM, voir [Tableau 78 « Économie de mémoire avec quatre processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 119.](#)

## Ordre d'installation : mise en réserve mémoire avec six processeurs

Ordre d'installation d'un module de mémoire pour la mise en réserve mémoire pour six processeurs installés sur le serveur.

Le tableau ci-après indique la séquence de remplissage des barrettes DIMM pour la mise en réserve mémoire lorsque six processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Le processeur 5 est installé dans la carte mère inférieure du plateau de calcul supérieur.
- Le processeur 6 est installé dans la carte mère supérieure du plateau de calcul supérieur (emplacement de processeur 7).

**Remarque :** La mise en réserve mémoire requiert un nombre pair de barrettes DIMM.

Tableau 81. Économie de mémoire avec six processeurs (processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 82 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 123](#)
  - [Tableau 83 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 124](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 84 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 125](#)
  - [Tableau 87 « Économie de mémoire avec six processeurs \(processeurs 5, total de 12 à 24 barrettes DIMM installées sur le serveur\). » à la page 128](#)
  - [Tableau 90 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 131](#)

Tableau 82. Économie de mémoire avec six processeurs (processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8	9	10							17	18	19	20					26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30					5	6	7	8	9	10							17	18	19	20	21	22			30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10							17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 81 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 122](#)
  - [Tableau 83 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 124](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 85 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 126](#)
  - [Tableau 88 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 129](#)
  - [Tableau 91 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 132](#)

Tableau 83. Économie de mémoire avec six processeurs (processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 81 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 122](#)
  - [Tableau 82 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 123](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 86 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 127](#)
  - [Tableau 89 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 130](#)
  - [Tableau 92 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 133](#)



Tableau 84. Économie de mémoire avec six processeurs (processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8											19	20					12
14							7	8											19	20					14
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 85 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 126](#)
  - [Tableau 86 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 127](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 81 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 122](#)
  - [Tableau 87 « Économie de mémoire avec six processeurs \(processeurs 5, total de 12 à 24 barrettes DIMM installées sur le serveur\). » à la page 128](#)
  - [Tableau 90 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 131](#)

Tableau 85. Économie de mémoire avec six processeurs (processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8	9	10							17	18	19	20					30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10							17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				44
46			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				46
48			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 84 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 125](#)
  - [Tableau 86 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 127](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 82 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 123](#)
  - [Tableau 88 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 129](#)
  - [Tableau 91 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 132](#)

Tableau 86. Économie de mémoire avec six processeurs (processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 84 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 125](#)
  - [Tableau 85 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 126](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 83 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 124](#)
  - [Tableau 89 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 130](#)
  - [Tableau 92 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 133](#)

Tableau 87. Économie de mémoire avec six processeurs (processeurs 5, total de 12 à 24 barrettes DIMM installées sur le serveur).

**Remarque :** Le processeur 6 est installé dans l'emplacement de processeur 7.

Total DIMM, barret- tes	Processeur 5												L'emplacement du processeur 6 est vide												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22					5	6	7	8																	22
24					5	6	7	8																	24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 88 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 129](#)
  - [Tableau 89 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 130](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 81 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 122](#)
  - [Tableau 84 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 125](#)
  - [Tableau 90 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 131](#)

Tableau 88. Économie de mémoire avec six processeurs (processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												L'emplacement du processeur 6 est vide												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8	9	10															34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46			3	4	5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 87 « Économie de mémoire avec six processeurs \(processeurs 5, total de 12 à 24 barrettes DIMM installées sur le serveur\). » à la page 128](#)
  - [Tableau 89 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 130](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 82 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 123](#)
  - [Tableau 85 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 126](#)
  - [Tableau 91 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 132](#)

Tableau 89. Économie de mémoire avec six processeurs (processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												L'emplacement du processeur 6 est vide												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10	11	12													58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70	1	2	3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 87 « Économie de mémoire avec six processeurs \(processeurs 5, total de 12 à 24 barrettes DIMM installées sur le serveur\). » à la page 128](#)
  - [Tableau 88 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 129](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 83 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 124](#)
  - [Tableau 86 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 127](#)
  - [Tableau 92 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 133](#)

Tableau 90. Économie de mémoire avec six processeurs (emplacement de processeur 7, en fait processeur 6, 12 à 24 barrettes DIMM au total installées dans le serveur)

**Remarque :** Le processeur 6 est installé dans l'emplacement de processeur 7.

Total DIMM, barret- tes	Emplacement de processeur 7 (processeur 6)												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22							7	8																	22
24					5	6	7	8																	24

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 91 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 132](#)
  - [Tableau 92 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 133](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 81 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 122](#)
  - [Tableau 84 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 125](#)
  - [Tableau 87 « Économie de mémoire avec six processeurs \(processeurs 5, total de 12 à 24 barrettes DIMM installées sur le serveur\). » à la page 128](#)

Tableau 91. Économie de mémoire avec six processeurs (emplacement de processeur 7, en fait processeur 6, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Emplacement de processeur 7 (processeur 6)												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8																	34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46					5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 90 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 131](#)
  - [Tableau 92 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 133](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 82 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 123](#)
  - [Tableau 85 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 126](#)
  - [Tableau 88 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 129](#)



Tableau 92. Économie de mémoire avec six processeurs (emplacement de processeur 7, en fait processeur 6, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Emplacement de processeur 7 (processeur 6)												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10															58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70			3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

Séquences de remplissage des barrettes DIMM associées pour six systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 90 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 12 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 131](#)
  - [Tableau 91 « Économie de mémoire avec six processeurs \(emplacement de processeur 7, en fait processeur 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 132](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 83 « Économie de mémoire avec six processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 124](#)
  - [Tableau 86 « Économie de mémoire avec six processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 127](#)
  - [Tableau 89 « Économie de mémoire avec six processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 130](#)

## Ordre d'installation : économie de mémoire avec huit processeurs

Ordre d'installation d'un module de mémoire pour l'économie de mémoire pour huit processeurs installés sur le serveur.

Le tableau ci-après indique la séquence de remplissage des barrettes DIMM pour l'économie de mémoire lorsque huit processeurs sont installés.

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.
- Les processeurs 7 et 8 sont installés dans la carte mère supérieure du plateau de calcul supérieur.

**Remarque :** La mise en réserve mémoire requiert un nombre pair de barrettes DIMM.

Tableau 93. Économie de mémoire avec huit processeurs (processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8											19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 94 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 135](#)
  - [Tableau 95 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 136](#)
  - [Tableau 96 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 137](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 97 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 138](#)
  - [Tableau 101 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 142](#)
  - [Tableau 105 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 146](#)

Tableau 94. Économie de mémoire avec huit processeurs (processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8	9	10							17	18	19	20					34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 93 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 134](#)
  - [Tableau 95 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 136](#)
  - [Tableau 96 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 137](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 98 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 139](#)
  - [Tableau 102 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 143](#)
  - [Tableau 106 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 147](#)

Tableau 95. Économie de mémoire avec huit processeurs (processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10							17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 93 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 134](#)
  - [Tableau 94 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 135](#)
  - [Tableau 96 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 137](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 99 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 140](#)
  - [Tableau 103 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 144](#)
  - [Tableau 107 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 148](#)

Tableau 96. Économie de mémoire avec huit processeurs (processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 1												Processeur 2												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 1 et 2 :
  - [Tableau 93 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 134](#)
  - [Tableau 94 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 135](#)
  - [Tableau 95 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 136](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 74 à 96 barrettes DIMM :
  - [Tableau 100 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 141](#)
  - [Tableau 104 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 145](#)
  - [Tableau 108 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 149](#)

Tableau 97. Économie de mémoire avec huit processeurs (processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22					5	6	7	8											19	20					22
24					5	6	7	8									17	18	19	20					24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 98 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 139](#)
  - [Tableau 99 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 140](#)
  - [Tableau 100 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 141](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 93 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 134](#)
  - [Tableau 101 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 142](#)
  - [Tableau 105 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 146](#)

Tableau 98. Économie de mémoire avec huit processeurs (processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8	9	10							17	18	19	20					38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 97 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 138](#)
  - [Tableau 99 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 140](#)
  - [Tableau 100 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 141](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 94 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 135](#)
  - [Tableau 102 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 143](#)
  - [Tableau 106 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 147](#)

Tableau 99. Économie de mémoire avec huit processeurs (processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10							17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 97 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 138](#)
  - [Tableau 98 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 139](#)
  - [Tableau 100 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 141](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 95 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 136](#)
  - [Tableau 103 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 144](#)
  - [Tableau 107 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 148](#)



Tableau 100. Économie de mémoire avec huit processeurs (processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 3												Processeur 4												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 3 et 4 :
  - [Tableau 97 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 138](#)
  - [Tableau 98 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 139](#)
  - [Tableau 99 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 140](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 74 à 96 barrettes DIMM :
  - [Tableau 96 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 137](#)
  - [Tableau 104 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 145](#)
  - [Tableau 108 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 149](#)

Tableau 101. Économie de mémoire avec huit processeurs (processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 102 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 143](#)
  - [Tableau 103 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 144](#)
  - [Tableau 104 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 145](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 93 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 134](#)
  - [Tableau 97 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 138](#)
  - [Tableau 105 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 146](#)

Tableau 102. Économie de mémoire avec huit processeurs (processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8											19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8	9	10							17	18	19	20					42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 101 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 142](#)
  - [Tableau 103 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 144](#)
  - [Tableau 104 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 145](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 94 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 135](#)
  - [Tableau 98 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 139](#)
  - [Tableau 106 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 147](#)

Tableau 103. Économie de mémoire avec huit processeurs (processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10							17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 101 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 142](#)
  - [Tableau 102 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 143](#)
  - [Tableau 104 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 145](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 95 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 136](#)
  - [Tableau 99 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 140](#)
  - [Tableau 107 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 148](#)

Tableau 104. Économie de mémoire avec huit processeurs (processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 5												Processeur 6												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 5 et 6 :
  - [Tableau 101 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 142](#)
  - [Tableau 102 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 143](#)
  - [Tableau 103 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 144](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 74 à 96 barrettes DIMM :
  - [Tableau 96 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 137](#)
  - [Tableau 100 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 141](#)
  - [Tableau 108 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 149](#)

Tableau 105. Économie de mémoire avec huit processeurs (processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 106 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 147](#)
  - [Tableau 107 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 148](#)
  - [Tableau 108 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 149](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 16 à 24 barrettes DIMM :
  - [Tableau 93 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 134](#)
  - [Tableau 97 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 138](#)
  - [Tableau 101 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 142](#)

Tableau 106. Économie de mémoire avec huit processeurs (processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26							7	8											19	20					26
28							7	8											19	20					28
30					5	6	7	8											19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8									17	18	19	20					42
44					5	6	7	8									17	18	19	20					44
46					5	6	7	8	9	10							17	18	19	20					46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 105 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 146](#)
  - [Tableau 107 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 148](#)
  - [Tableau 108 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 149](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 26 à 48 barrettes DIMM :
  - [Tableau 94 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 135](#)
  - [Tableau 98 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 139](#)
  - [Tableau 102 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 143](#)

Tableau 107. Économie de mémoire avec huit processeurs (processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58					5	6	7	8	9	10							17	18	19	20	21	22			58
60					5	6	7	8	9	10							17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10							17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 105 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 146](#)
  - [Tableau 106 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 147](#)
  - [Tableau 108 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 149](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 50 à 72 barrettes DIMM :
  - [Tableau 95 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 136](#)
  - [Tableau 99 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 140](#)
  - [Tableau 103 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 144](#)



Tableau 108. Économie de mémoire avec huit processeurs (processeurs 7 et 8, 74 à 96 barrettes DIMM au total installées dans le serveur)

Total DIMM, barret- tes	Processeur 7												Processeur 8												Total DIMM, barret- tes
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

Séquences de remplissage des barrettes DIMM associées pour huit systèmes de processeurs :

- Séquences de remplissage des modules DIMM des processeurs 7 et 8 :
  - [Tableau 105 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 16 à 24 barrettes DIMM au total installées dans le serveur\) » à la page 146](#)
  - [Tableau 106 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 26 à 48 barrettes DIMM au total installées dans le serveur\) » à la page 147](#)
  - [Tableau 107 « Économie de mémoire avec huit processeurs \(processeurs 7 et 8, 50 à 72 barrettes DIMM au total installées dans le serveur\) » à la page 148](#)
- Pour continuer à remplir les barrettes DIMM pour un système ayant de 74 à 96 barrettes DIMM :
  - [Tableau 96 « Économie de mémoire avec huit processeurs \(processeurs 1 et 2, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 137](#)
  - [Tableau 100 « Économie de mémoire avec huit processeurs \(processeurs 3 et 4, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 141](#)
  - [Tableau 104 « Économie de mémoire avec huit processeurs \(processeurs 5 et 6, 74 à 96 barrettes DIMM au total installées dans le serveur\) » à la page 145](#)



---

## Chapitre 3. Ordre d'installation des DCPMM

Le serveur prend également en charge les modules de mémoire persistante Intel Optane DC (DCPMM). Ces informations permettent de déterminer l'ordre d'installation correct, selon la configuration.

### Remarques :

- Avant d'installer les modules DCPMM et les barrettes DIMM DRAM, reportez-vous à « Configuration du DC Persistent Memory Module (DCPMM) » dans le *Guide de configuration* et vérifiez que toutes les exigences sont respectées.
- Pour vérifier si les processeurs actuellement installés prennent en charge les DCPMM, examinez les quatre chiffres figurant dans la description du processeur. Seul le processeur dont la description réunit les deux conditions suivantes prend en charge les DCPMM.
  - Le premier chiffre est **5** ou plus.

**Remarque :** La seule exception à cette règle est *Intel Xeon Silver 4215* qui prend également en charge DCPMM.

- Le deuxième chiffre est **2**.

Exemple : *Intel Xeon 5215L* et *Intel Xeon Platinum 8280M*

Si les processeurs installés actuellement ne prennent pas en charge les modules DCPMM, remplacez-les par des processeurs les prenant en charge.

- La plage de capacité de la mémoire prise en charge varie avec les types suivants de processeurs.
  - **Grande capacité de mémoire (L) :** les processeurs où figure la lettre **L** après les quatre chiffres (par exemple : *Intel Xeon 5215L*)
  - **Capacité de mémoire moyenne (M) :** les processeurs où figure la lettre **M** après les quatre chiffres (par exemple : *Intel Xeon Platinum 8280M*)
  - **Autres :** les autres processeurs prenant en charge les modules DCPMM (par exemple : *Intel Xeon Gold 5222*)

En outre, vous bénéficiez d'un configurateur de mémoire, qui est disponible sur le site suivant :

[http://1config.lenovo.com/#/memory\\_configuration](http://1config.lenovo.com/#/memory_configuration)

---

## Mode App Direct

Dans le mode App Direct, les modules DCPMM servent de ressources de mémoire indépendantes et persistantes directement accessibles par des applications spécifiques et les DRAM DIMM agissent en tant que mémoire système.

Lorsque vous implémentez le mode App Direct, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

## Ordre d'installation des modules DCPMM : mode App Direct avec deux processeurs

Lorsque vous implémentez le mode App Direct, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque deux processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.

Plusieurs configurations sont prises en charge avec les huit processeurs en mode App Direct :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/8 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur
- 1 module DCPMM/6 barrettes DRAM DIMM par processeur
- 1 module DCPMM dans le système

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 109. Mode App Direct avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 110. Mode App Direct avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 111. Mode App Direct avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Tableau 111. Mode App Direct avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (8 processeurs)  
(suite)

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 112. Mode App Direct avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 113. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 module DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 114. Mode App Direct avec 1 module DCPMM et 6 barrettes DRAM DIMM

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

## 1 module DCPMM dans le système

Tableau 115. Mode App Direct avec 1 module DCPMM dans le système

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Tableau 115. Mode App Direct avec 1 module DCPMM dans le système (suite)

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

## Ordre d'installation des modules DCPMM : mode App Direct avec quatre processeurs

Lorsque vous implémentez le mode App Direct, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque huit processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.

Plusieurs configurations sont prises en charge avec les huit processeurs en mode App Direct :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/8 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur
- 1 module DCPMM/6 barrettes DRAM DIMM par processeur
- 1 module DCPMM dans le système

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 116. Mode App Direct avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 117. Mode App Direct avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 118. Mode App Direct avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 119. Mode App Direct avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 120. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 module DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 121. Mode App Direct avec 1 module DCPMM et 6 barrettes DRAM DIMM

Dans le tableau ci-dessous :



Tableau 121. Mode App Direct avec 1 module DCPMM et 6 barrettes DRAM DIMM (suite)

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

### 1 module DCPMM dans le système

Tableau 122. Mode App Direct avec 1 module DCPMM dans le système

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D					D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D					D		D		D

## Ordre d'installation des modules DCPMM : mode App Direct avec six processeurs

Lorsque vous implémentez le mode App Direct, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque huit processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.

Plusieurs configurations sont prises en charge avec les huit processeurs en mode App Direct :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/8 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur
- 1 module DCPMM/6 barrettes DRAM DIMM par processeur
- 1 module DCPMM dans le système

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 123. Mode App Direct avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 124. Mode App Direct avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

Tableau 124. Mode App Direct avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)  
(suite)

Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 125. Mode App Direct avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 126. Mode App Direct avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 127. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 module DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 128. Mode App Direct avec 1 module DCPMM et 6 barrettes DRAM DIMM

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

## 1 module DCPMM dans le système

Tableau 129. Mode App Direct avec 1 module DCPMM dans le système

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

Tableau 129. Mode App Direct avec 1 module DCPMM dans le système (suite)

Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

## Ordre d'installation des modules DCPMM : mode App Direct avec huit processeurs

Lorsque vous implémentez le mode App Direct, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque huit processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.
- Les processeurs 7 et 8 sont installés dans la carte mère supérieure du plateau de calcul supérieur.

Plusieurs configurations sont prises en charge avec les huit processeurs en mode App Direct :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/8 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur
- 1 module DCPMM/6 barrettes DRAM DIMM par processeur
- 1 module DCPMM dans le système

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 130. Mode App Direct avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 131. Mode App Direct avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Tableau 131. Mode App Direct avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)  
(suite)

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 132. Mode App Direct avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 133. Mode App Direct avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Tableau 133. Mode App Direct avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)  
(suite)

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 134. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## 1 module DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 135. Mode App Direct avec 1 module DCPMM et 6 barrettes DRAM DIMM

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM



Tableau 135. Mode App Direct avec 1 module DCPMM et 6 barrettes DRAM DIMM (suite)

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

### 1 module DCPMM dans le système

Tableau 136. Mode App Direct avec 1 module DCPMM dans le système

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

## Mode mémoire mixte

Dans le mode mémoire mixte, 1 à 99 % de la capacité DCPMM est utilisée comme mémoire système. Dans ce mode, un pourcentage de la capacité DCPMM est directement accessible à des applications spécifiques (App Direct), tandis que le reste sert de mémoire système. La partie App Direct du module DCPMM s'affiche comme mémoire persistante, tandis que le reste de la capacité DCPMM s'affiche comme mémoire système. Les barrettes DRAM DIMM agissent en tant que cache dans ce mode.

Lorsque vous implémentez le mode mémoire mixte, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.



## Ordre d'installation des modules DCPMM : mode mémoire mixte avec deux processeurs

Lorsque vous implémentez le mode mémoire mixte, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque deux processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.

Plusieurs configurations sont prises en charge avec le mode mémoire mixte à six processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 137. Mode mémoire mixte avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 138. Mode mémoire mixte avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés

Tableau 139. Mode mémoire mixte avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Tableau 139. Mode mémoire mixte avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)  
(suite)

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 140. Mode mémoire mixte avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Ordre d'installation des modules DCPMM : mode mémoire mixte avec quatre processeurs

Lorsque vous implémentez le mode mémoire mixte, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque quatre processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.

Plusieurs configurations sont prises en charge avec le mode mémoire mixte à six processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 141. Mode mémoire mixte avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 142. Mode mémoire mixte avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés

Tableau 143. Mode mémoire mixte avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 144. Mode mémoire mixte avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Ordre d'installation des modules DCPMM : mode mémoire mixte avec six processeurs

Lorsque vous implémentez le mode mémoire mixte, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque six processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.

Plusieurs configurations sont prises en charge avec le mode mémoire mixte à six processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 145. Mode mémoire mixte avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 146. Mode mémoire mixte avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

Tableau 146. Mode mémoire mixte avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)  
(suite)

Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés

Tableau 147. Mode mémoire mixte avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 148. Mode mémoire mixte avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P



## Ordre d'installation des modules DCPMM : mode mémoire mixte avec huit processeurs

Lorsque vous implémentez le mode mémoire mixte, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque huit processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.
- Les processeurs 7 et 8 sont installés dans la carte mère supérieure du plateau de calcul supérieur.

Plusieurs configurations sont prises en charge avec le mode mémoire mixte à huit processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 149. Mode mémoire mixte avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 150. Mode mémoire mixte avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tableau 150. Mode mémoire mixte avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)  
(suite)

D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés

Tableau 151. Mode mémoire mixte avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 152. Mode mémoire mixte avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tableau 152. Mode mémoire mixte avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (8 processeurs)  
(suite)

P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Mode mémoire

En mode mémoire, 100 % de la capacité DCPMM est utilisée comme mémoire système. Les barrettes DRAM DIMM agissent en tant que cache.

Lorsque vous implémentez le mode mémoire, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

## Ordre d'installation des modules DCPMM : mode mémoire avec deux processeurs

Lorsque vous implémentez le mode mémoire, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées.

Lorsque deux processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.

Plusieurs configurations sont prises en charge avec le mode mémoire à deux processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 153. Mode mémoire avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 154. Mode mémoire avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 155. Mode mémoire avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 156. Mode mémoire avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés pour les barrettes DRAM DIMM.

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 157. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (2 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Ordre d'installation des modules DCPMM : mode mémoire avec quatre processeurs

Lorsque vous implémentez le mode mémoire, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées. Toutefois, envisagez d'utiliser des barrettes DIMM de plus de 32 Go.

Lorsque quatre processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.

Plusieurs configurations sont prises en charge avec le mode mémoire à quatre processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 158. Mode mémoire avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 159. Mode mémoire avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

### 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 160. Mode mémoire avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

Tableau 160. Mode mémoire avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (4 processeurs) (suite)

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 161. Mode mémoire avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés pour les barrettes DRAM DIMM.

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 162. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (4 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Ordre d'installation des modules DCPMM : mode mémoire avec six processeurs

Lorsque vous implémentez le mode mémoire, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées. Toutefois, envisagez d'utiliser des barrettes DIMM de plus de 32 Go.

Lorsque six processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.

Plusieurs configurations sont prises en charge avec le mode mémoire à six processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 163. Mode mémoire avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 164. Mode mémoire avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D



Tableau 164. Mode mémoire avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs) (suite)

Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 165. Mode mémoire avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 166. Mode mémoire avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés pour les barrettes DRAM DIMM.

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

## 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

Tableau 167. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (6 processeurs)

Dans le tableau ci-dessous :

Tableau 167. Mode App Direct avec 2 modules DCPMM et 4 barrettes DRAM DIMM par processeur (6 processeurs)  
(suite)

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

## Ordre d'installation des modules DCPMM : mode mémoire avec huit processeurs

Lorsque vous implémentez le mode mémoire, toutes les barrettes DIMM prises en charge, quelle que soit leur capacité, peuvent être installées. Toutefois, envisagez d'utiliser des barrettes DIMM de plus de 32 Go.

Lorsque huit processeurs sont installés dans le serveur :

- Les processeurs 1 et 2 sont installés dans la carte mère inférieure du plateau de calcul inférieur.
- Les processeurs 3 et 4 sont installés dans la carte mère supérieure du plateau de calcul inférieur.
- Les processeurs 5 et 6 sont installés dans la carte mère inférieure du plateau de calcul supérieur.
- Les processeurs 7 et 8 sont installés dans la carte mère supérieure du plateau de calcul supérieur.

Plusieurs configurations sont prises en charge avec le mode mémoire à huit processeurs :

- 6 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 4 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/6 barrettes DRAM DIMM par processeur
- 2 modules DCPMM/4 barrettes DRAM DIMM par processeur

### 6 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 168. Mode mémoire avec 6 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

### 4 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 169. Mode mémoire avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

Tableau 169. Mode mémoire avec 4 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs) (suite)

D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

## 2 modules DCPMM/8 barrettes DRAM DIMM par processeur

Tableau 170. Mode mémoire avec 2 modules DCPMM et 8 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 3												Processeur 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 5												Processeur 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P
Processeur 7												Processeur 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D			P

## 2 modules DCPMM/6 barrettes DRAM DIMM par processeur

Tableau 171. Mode mémoire avec 2 modules DCPMM et 6 barrettes DRAM DIMM par processeur (8 processeurs)

Dans le tableau ci-dessous :

- P = DCPMM
- D = DRAM DIMM

**Remarque :** Dans cette configuration, seuls les RDIMM sont recommandés pour les barrettes DRAM DIMM.

Processeur 1												Processeur 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24





# Index

## I

instructions  
    mémoire 1  
    module de mémoire 1  
instructions concernant la mémoire 1  
instructions concernant le module de mémoire 1

## M

mise en miroir mémoire 57  
    ordre d'installation d'un module de mémoire 57  
    ordre d'installation d'un module de mémoire (2 UC) 58  
    ordre d'installation d'un module de mémoire (3 UC) 60  
    ordre d'installation d'un module de mémoire (4 UC) 65  
    ordre d'installation d'un module de mémoire (6 UC) 72  
    ordre d'installation d'un module de mémoire (8 UC) 87  
Ordre d'installation des barrettes DIMM 57  
    Ordre d'installation des barrettes DIMM (2 UC) 58  
    Ordre d'installation des barrettes DIMM (3 UC) 60  
    Ordre d'installation des barrettes DIMM (4 UC) 65  
    Ordre d'installation des barrettes DIMM (6 UC) 72  
    Ordre d'installation des barrettes DIMM (8 UC) 87  
mise en réserve mémoire 112  
    ordre d'installation d'un module de mémoire 112  
    ordre d'installation d'un module de mémoire (2 UC) 113  
    ordre d'installation d'un module de mémoire (3 UC) 114  
    ordre d'installation d'un module de mémoire (4 UC) 118  
    ordre d'installation d'un module de mémoire (6 UC) 122  
    ordre d'installation d'un module de mémoire (8 UC) 134  
Ordre d'installation des barrettes DIMM 112  
    Ordre d'installation des barrettes DIMM (2 UC) 113  
    Ordre d'installation des barrettes DIMM (3 UC) 114  
    Ordre d'installation des barrettes DIMM (4 UC) 118  
    Ordre d'installation des barrettes DIMM (6 UC) 122  
    Ordre d'installation des barrettes DIMM (8 UC) 134  
Mode App Direct  
    Ordre d'installation des DCPMM (2 processeurs) 152  
    Ordre d'installation des DCPMM (4 processeurs) 155  
    Ordre d'installation des DCPMM (6 processeurs) 158  
    Ordre d'installation des DCPMM (8 processeurs) 162  
Mode Mémoire  
    Ordre d'installation des DCPMM (2 processeurs) 176  
    Ordre d'installation des DCPMM (4 processeurs) 178  
    Ordre d'installation des DCPMM (6 processeurs) 180  
    Ordre d'installation des DCPMM (8 processeurs) 183  
mode mémoire indépendant 6  
    ordre d'installation d'un module de mémoire 6  
    ordre d'installation d'un module de mémoire (2 UC) 7  
    ordre d'installation d'un module de mémoire (3 UC) 8  
    ordre d'installation d'un module de mémoire (4 UC) 13  
    ordre d'installation d'un module de mémoire (6 UC) 18  
    ordre d'installation d'un module de mémoire (8 UC) 29  
Ordre d'installation des barrettes DIMM 6  
    Ordre d'installation des barrettes DIMM (2 UC) 7  
    Ordre d'installation des barrettes DIMM (3 UC) 8  
    Ordre d'installation des barrettes DIMM (4 UC) 13  
    Ordre d'installation des barrettes DIMM (6 UC) 18  
    Ordre d'installation des barrettes DIMM (8 UC) 29  
Mode mémoire mixte  
    Ordre d'installation des DCPMM (2 processeurs) 167  
    Ordre d'installation des DCPMM (4 processeurs) 169  
    Ordre d'installation des DCPMM (6 processeurs) 171  
    Ordre d'installation des DCPMM (8 processeurs) 173  
mode mémoire sans mise en miroir  
    Ordre d'installation des barrettes DIMM 6  
    Ordre d'installation des barrettes DIMM (2 UC) 7  
    Ordre d'installation des barrettes DIMM (3 UC) 8

Ordre d'installation des barrettes DIMM (4 UC) 13  
Ordre d'installation des barrettes DIMM (6 UC) 18  
Ordre d'installation des barrettes DIMM (8 UC) 29

## O

ordre d'installation  
    Barrette DIMM 5  
    Barrette DIMM (mise en miroir mémoire — 2 UC) 58  
    Barrette DIMM (mise en miroir mémoire — 3 UC) 60  
    Barrette DIMM (mise en miroir mémoire — 4 UC) 65  
    Barrette DIMM (mise en miroir mémoire — 6 UC) 72  
    Barrette DIMM (mise en miroir mémoire — 8 UC) 87  
    Barrette DIMM (mise en miroir mémoire) 57  
    Barrette DIMM (mode mémoire indépendant — 2 UC) 7  
    Barrette DIMM (mode mémoire indépendant — 3 UC) 8  
    Barrette DIMM (mode mémoire indépendant — 4 UC) 13  
    Barrette DIMM (mode mémoire indépendant — 6 UC) 18  
    Barrette DIMM (mode mémoire indépendant — 8 UC) 29  
    Barrettes DIMM (mise en réserve mémoire — 2 UC) 113  
    Barrettes DIMM (mise en réserve mémoire — 3 UC) 114  
    Barrettes DIMM (mise en réserve mémoire — 4 UC) 118  
    Barrettes DIMM (mise en réserve mémoire — 6 UC) 122  
    Barrettes DIMM (mise en réserve mémoire — 8 UC) 134  
    Barrettes DIMM (mise en réserve mémoire) 112  
DCPMM 151  
    DCPMM (mode App Direct — 2 processeurs) 152  
    DCPMM (mode App Direct — 4 processeurs) 155  
    DCPMM (mode App Direct — 6 processeurs) 158  
    DCPMM (mode App Direct — 8 processeurs) 162  
    DCPMM (Mode mémoire mixte — 2 processeurs) 167  
    DCPMM (Mode mémoire mixte — 4 processeurs) 169  
    DCPMM (Mode mémoire mixte — 6 processeurs) 171  
    DCPMM (Mode mémoire mixte — 8 processeurs) 173  
DIMM (mode mémoire indépendant) 6  
    Module DCPMM (Mode mémoire — 2 processeurs) 176  
    Module DCPMM (Mode mémoire — 4 processeurs) 178  
    Module DCPMM (Mode mémoire — 6 processeurs) 180  
    Module DCPMM (Mode mémoire — 8 processeurs) 183  
module de mémoire 5  
    module de mémoire (mise en miroir mémoire — 2 UC) 58  
    module de mémoire (mise en miroir mémoire — 3 UC) 60  
    module de mémoire (mise en miroir mémoire — 4 UC) 65  
    module de mémoire (mise en miroir mémoire — 6 UC) 72  
    module de mémoire (mise en miroir mémoire — 8 UC) 87  
    module de mémoire (mise en miroir mémoire) 57  
    module de mémoire (mise en réserve mémoire — 2 UC) 113  
    module de mémoire (mise en réserve mémoire — 3 UC) 114  
    module de mémoire (mise en réserve mémoire — 4 UC) 118  
    module de mémoire (mise en réserve mémoire — 6 UC) 122  
    module de mémoire (mise en réserve mémoire — 8 UC) 134  
    module de mémoire (mise en réserve mémoire) 112  
    module de mémoire (mode mémoire indépendant — 2 UC) 7  
    module de mémoire (mode mémoire indépendant — 3 UC) 8  
    module de mémoire (mode mémoire indépendant — 4 UC) 13  
    module de mémoire (mode mémoire indépendant — 6 UC) 18  
    module de mémoire (mode mémoire indépendant — 8 UC) 29  
    module de mémoire (mode mémoire indépendant) 6  
ordre d'installation d'un module de mémoire  
    mise en miroir mémoire 57  
    mise en miroir mémoire (2 UC) 58  
    mise en miroir mémoire (3 UC) 60

mise en miroir mémoire (4 UC)	65
mise en miroir mémoire (6 UC)	72
mise en miroir mémoire (8 UC)	87
mise en réserve mémoire	112
mise en réserve mémoire (2 UC)	113
mise en réserve mémoire (3 UC)	114
mise en réserve mémoire (4 UC)	118
mise en réserve mémoire (6 UC)	122
mise en réserve mémoire (8 UC)	134
mode mémoire indépendant	6
mode mémoire indépendant (2 UC)	7
mode mémoire indépendant (3 UC)	8
mode mémoire indépendant (4 UC)	13
mode mémoire indépendant (6 UC)	18
mode mémoire indépendant (8 UC)	29
Ordre d'installation des barrettes DIMM	
mise en miroir mémoire	57
mise en miroir mémoire (2 UC)	58
mise en miroir mémoire (3 UC)	60
mise en miroir mémoire (4 UC)	65
mise en miroir mémoire (6 UC)	72
mise en miroir mémoire (8 UC)	87
mise en réserve mémoire	112
mise en réserve mémoire (2 UC)	113
mise en réserve mémoire (3 UC)	114
mise en réserve mémoire (4 UC)	118
mise en réserve mémoire (6 UC)	122
mise en réserve mémoire (8 UC)	134
mode mémoire indépendant	6
mode mémoire indépendant (2 UC)	7

mode mémoire indépendant (3 UC)	8
mode mémoire indépendant (4 UC)	13
mode mémoire indépendant (6 UC)	18
mode mémoire indépendant (8 UC)	29
mode mémoire sans mise en miroir	6
mode mémoire sans mise en miroir (2 UC)	7
mode mémoire sans mise en miroir (3 UC)	8
mode mémoire sans mise en miroir (4 UC)	13
mode mémoire sans mise en miroir (6 UC)	18
mode mémoire sans mise en miroir (8 UC)	29
Ordre d'installation des DCPMM	151
Mode App Direct (2 processeurs)	152
Mode App Direct (4 processeurs)	155
Mode App Direct (6 processeurs)	158
Mode App Direct (8 processeurs)	162
Mode mémoire (2 processeurs)	176
Mode mémoire (4 processeurs)	178
Mode mémoire (6 processeurs)	180
Mode mémoire (8 processeurs)	183
Mode mémoire mixte (2 processeurs)	167
Mode mémoire mixte (4 processeurs)	169
Mode mémoire mixte (6 processeurs)	171
Mode mémoire mixte (8 processeurs)	173
Ordre d'installation des barrettes DIMM	5

## R

Règles et ordre d'installation d'un module de mémoire	5
---	---





**Lenovo**