ThinkSystem SR950

メモリー装着の参照

マシン・タイプ: 7X12、7X11 および 7X13

注

本書および本書で紹介する製品をご使用になる前に、以下に記載されている安全情報および安全上の注意を読んで理解してください。
https://pubs.lenovo.com/safety_documentation/

この装置は、子供がいる可能性が高い場所での使用には適していません。

さらに、ご使用のサーバーに適用される Lenovo 保証規定の諸条件をよく理解してください。以下に掲載されています。
http://datacentersupport.lenovo.com/warrantylookup

第 9 版 (2022 年 12 月)

© Copyright Lenovo 2017, 2022.

制限付き権利に関する通知: データまたはソフトウェアが GSA (米国一般調達局) 契約に準じて提供される場合、使用、複製、または開示は契約番号 GS-35F-05925 に規定された制限に従うものとします。

目次

目次 i

第 1 章 . メモリーのガイドライン 1

第 2 章 . メモリー・モジュールの取り付けの規則および順序 5

独立メモリー・モード 6

取り付け順序: 2 つのプロセッサーでの独立メモリー・モード 7

取り付け順序: プロセッサー 3 つの独立メモリー・モード 8

取り付け順序: 4 つのプロセッサーでの独立メモリー・モード 13

取り付け順序: 6 つのプロセッサーでの独立メモリー・モード 17

取り付け順序: 8 つのプロセッサーでの独立メモリー・モード 27

メモリー・ミラーリング 44

取り付け順序: 2 つのプロセッサーでのメモリー・ミラーリング 45

取り付け順序: 3 つのプロセッサーでのメモリー・ミラーリング 46

取り付け順序: 4 つのプロセッサーでのメモリー・ミラーリング 51

取り付け順序: 6 つのプロセッサーでのメモリー・ミラーリング 55

取り付け順序: 8 つのプロセッサーでのメモリー・ミラーリング 67

メモリー・スペアリング 84

取り付け順序: 2 つのプロセッサーでのメモリー・スペアリング 85

取り付け順序: 3 つのプロセッサーでのメモリー・スペアリング 86

取り付け順序: 4 つのプロセッサーでのメモリー・スペアリング 90

取り付け順序: 6 つのプロセッサーでのメモリー・スペアリング 94

取り付け順序: 8 つのプロセッサーでのメモリー・スペアリング 106

第 3 章 . DCPMM の取り付け順序 . . 123

アプリ・ダイレクト・モード 123

DCPMM 取り付け順序: プロセッサー 2 つのアプリ・ダイレクト・モード 124

DCPMM 取り付け順序: プロセッサー 4 つのアプリ・ダイレクト・モード 127

DCPMM 取り付け順序: プロセッサー 6 つのアプリ・ダイレクト・モード 130

DCPMM 取り付け順序: プロセッサー 8 つのアプリ・ダイレクト・モード 134

混在メモリー・モード 137

DCPMM 取り付け順序: 2 つのプロセッサーの混在メモリー・モード 139

DCPMM 取り付け順序: 4 つのプロセッサーの混在メモリー・モード 141

DCPMM 取り付け順序: 6 つのプロセッサーの混在メモリー・モード 143

DCPMM 取り付け順序: 8 つのプロセッサーの混在メモリー・モード 145

メモリー・モード 147

DCPMM 取り付け順序: 2 つのプロセッサーのメモリー・モード 148

DCPMM 取り付け順序: 4 つのプロセッサーのメモリー・モード 150

DCPMM 取り付け順序: 6 つのプロセッサーのメモリー・モード 152

DCPMM 取り付け順序: 8 つのプロセッサーのメモリー・モード 155

索引 159

© Copyright Lenovo 2017, 2022

第 1 章　メモリーのガイドライン

メモリー・モジュールを選択し、サーバーに取り付ける際に従う必要がある条件が多数あります。

本書の DIMM 装着順序は、サーバーでサポートされるすべてのメモリー装着の組み合わせを示しています。これらの組み合わせの一部は、プロセッサー、メモリー・コントローラー、メモリー・チャネル間でのメモリーを均等に分散するため、他の組み合わせよりもパフォーマンスがよくなります。均等なメモリー構成により、プロセッサーのすべての装着済みメモリー・チャネル間のインターリーブが最適化されるため、メモリー・パフォーマンスが向上します。

メモリーの取り付けおよび取り外しの重要な情報については、「*ThinkSystem SR950セットアップ・ガイド*」の「メモリー・モジュールの取り付け (オプション)」を参照してください。このガイドは、メモリーの選択と計画に役立ちます。メモリー・パフォーマンスの最適化とメモリーの構成について詳しくは、Lenovo Press Web サイトを参照してください。

https://lenovopress.com/servers/options/memory

さらに、以下のサイトで入手可能なメモリー・コンフィギュレーター・ツールを活用できます。

http://1config.lenovo.com/#/memory_configuration

メモリー・モジュールの選択

次のメモリー・モジュール (DIMM) は、ThinkSystem SR950 サーバーでサポートされています。特定のメモリー・モジュールの部品番号および注文情報については、https://serverproven.lenovo.com/を参照してください。

各 DIMM のラベルは、DIMM のタイプを識別します。この情報は、**xxxxx *n*Rxxx PC4-xxxxx-xx-xx-xxx**という形式です。***n*** は、DIMM が single-rank (n=1) または dual-rank (n=2) であるかを示します。

注：

- DIMM の取り付けまたは取り外しを行うと、サーバー構成が変更されます。サーバーを再始動すると、メモリー構成が変更されたことを示すメッセージが表示されます。サーバー構成を表示する複数の方法があります。各管理方法および各方法のさまざまな状況への適用方法の説明については、*ThinkSystem SR950セットアップ・ガイド*のを参照してください。
- DIMM を交換すると、サーバーは DIMM の自動有効化機能を提供するため、 Lenovo XClarity Provisioning Manager を使用して新しい DIMM を手動で有効にする必要はありません。

メモリー・アーキテクチャー

各システム・ボード上のメモリー・コントローラー、チャネル、およびコネクター間の関係は、次の図に示されており、各メモリー・チャネルには、2 つの DIMM スロット (0、プロセッサーから最も遠い、および 1、プロセッサーに最も近い) があります。

- サーバーの各プロセッサーには、2 つのメモリー・コントローラー、IMC1 および IMC2 があります。
- 各メモリー・コントローラーには、次の 3 つのメモリー・チャネルがあります。
  - プロセッサー 1。
    - IMC1 にはメモリー・チャネル A、B および C があります。
    - IMC2 にはメモリー・チャネル D、E および F があります。
  - プロセッサー 2。
    - IMC1 にはメモリー・チャネル G、H および J があります。

© Copyright Lenovo 2017, 2022

– IMC2 にはメモリー・チャネル K、L および M があります。

- 各メモリー・チャネルには、2 つの DIMM スロット、スロット 0 (プロセッサーから最も遠い) およびスロット 1 (プロセッサーに最も近い) があります。

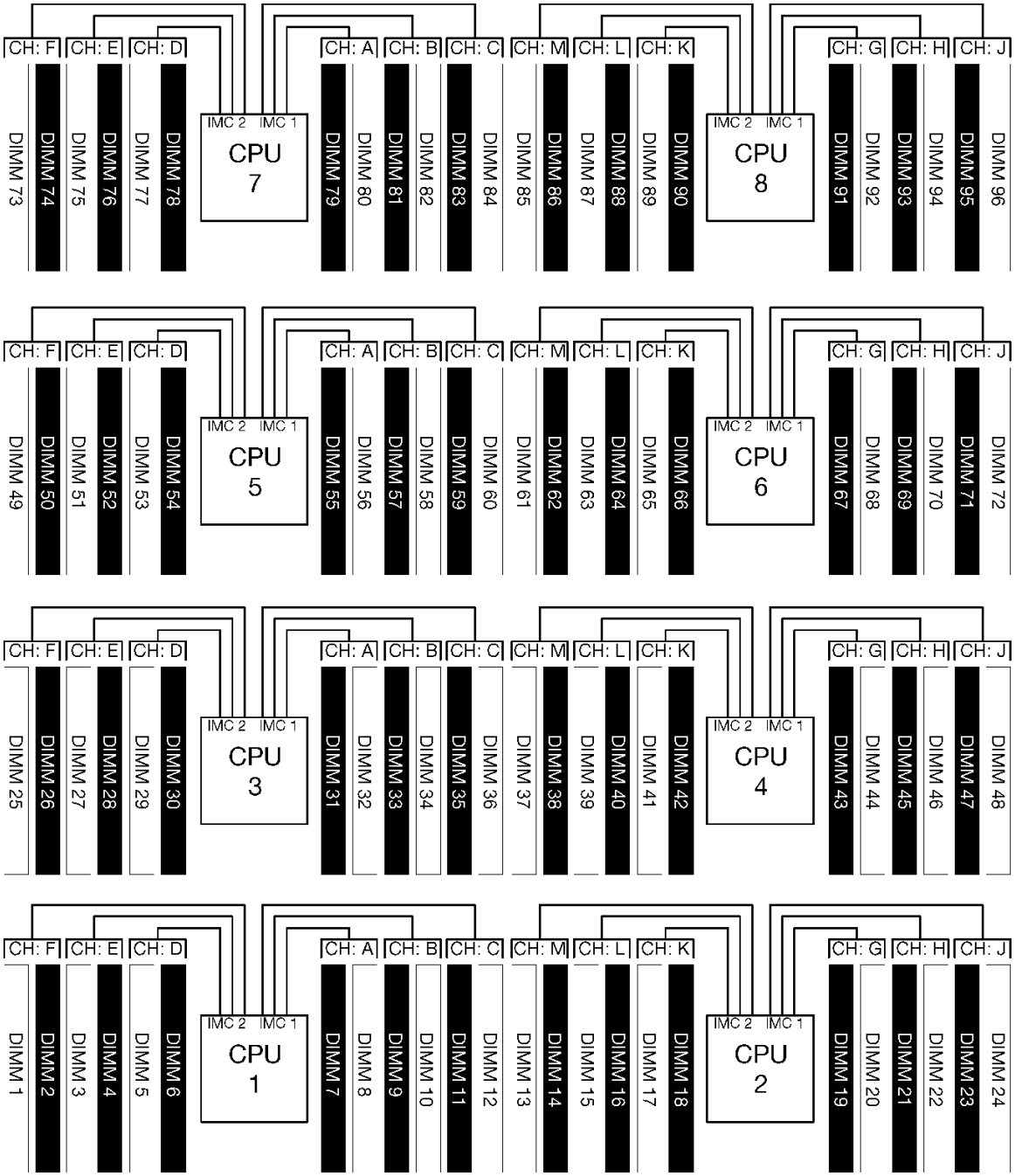

図 1. メモリー・アーキテクチャー

メモリー・モジュールの装着要件

すべてのメモリー・モードのメモリー・モジュールを装着するときは、次の規則に従ってください。

注：次のガイドラインは、関連するシステム・ボード・プロセッサー 1 に関連するメモリー・アーキテクチャーについて説明します。システム・ボード・プロセッサー 2 では、説明中のプロセッサー 1 メモリー・チャネル A/B/C/D/E/F をメモリー・チャネル G/H/J/K/L/M に置き換えてください。

- 5 ページの 第 2 章「メモリー・モジュールの取り付けの規則および順序」に示した順序のみに従ってメモリー・モジュールを取り付けます。
- サーバー内で R-DIMM、LR-DIMM、および 3DS DIMM を混用しないでください。
- プロセッサーごとに最低 1 つの DIMM が必要です。十分なパフォーマンスを得るために、プロセッサー当たり最低 6 個の DIMM を取り付けてください。
- 6 個以上の 128GB DIMM が取り付けられているプロセッサーでは、「M」SKU プロセッサーが必要です。
- メモリー・コントローラー内。
  - 最初にチャネル A/D を装着します。チャネル B/E は空であるか、またはチャネル A/D と同一に装着されている必要があります。チャネル C/F は空であるか、またはチャネル B/E と同一に装着されている必要があります。

    注：5 個の DIMM 構成は、以下の装着規則にサポートされている例外です。5 個の DIMM は、チャネル 0 および 1 に装着され、それぞれが 2 個の DIMM を持ち、チャネル 2 は 1 つの DIMM を保持しています。
  - 最初にプロセッサー (スロット 0) から物理的に最も遠い各チャネル内にメモリー・コネクターを装着します。
  - メモリー・チャネルに 2 個の DIMM が取り付けられていて、これらの DIMM のランク数が異なっている場合は、プロセッサー (スロット 0) から物理的に最も遠いメモリー・コネクターにより大きなランク数を持つ DIMM を装着します。
  - チャネル上の 2 個の DIMM のランクが同じ場合、プロセッサー (スロット 0) から物理的に最も遠いメモリー・コネクターのより大きな容量の DIMM を装着します。

最大のシステム・パフォーマンスを得るためのメモリー・モジュールの取り付け

最大のメモリー・パフォーマンスを得るためのメモリー構成で装着するには、すべてのメモリー・モードの以下の一般ガイドラインに従ってください。

注：次のガイドラインは、関連するシステム・ボード・プロセッサー 1 に関連するメモリー・アーキテクチャーについて説明します。システム・ボード・プロセッサー 2 では、説明中のプロセッサー 1 メモリー・チャネル A/B/C/D/E/F をメモリー・チャネル G/H/J/K/L/M に置き換えてください。

- 複数のプロセッサーが取り付けられている場合、サーバー内のすべてのプロセッサーに同一のメモリーの装着が必要になります。
- 最適なパフォーマンスのために、すべてのメモリー・チャネルに装着します。
- プロセッサーに同一 (同じ Lenovo 部品番号) の 3 個の DIMM しかない場合は、それらのすべてをメモリー・コントローラー 1 (IMC1) に装着します。

メモリー・ミラーリングの追加要件

以下の規則がメモリー・ミラーリングに適用されます。

注：次のガイドラインは、関連するシステム・ボード・プロセッサー 1 に関連するメモリー・アーキテクチャーについて説明します。システム・ボード・プロセッサー 2 では、説明中のプロセッサー 1 メモリー・チャネル A/B/C/D/E/F をメモリー・チャネル G/H/J/K/L/M に置き換えてください。

- サーバーは、メモリー・コントローラーごとに 2、3、4、または 6 個の DIMM のみをサポートします (メモリー・コントローラーごとに 1 個、または 5 個の DIMM はサポートされていません)。
- 独立メモリー・モードの場合と同様に、装着されたメモリー・チャネルには同一の DIMM のサイズを取り付ける必要があります。チャネル内での DIMM スロットの装着は同一である必要はあり

ません。ただし、チャネル A/B/C またはチャネル D/E/F 内の同じ DIMM スロットの位置は同様に装着される必要があります。

- DIMM が 2 つのメモリー・チャネルにのみ取り付けられている場合は、ミラーリングは 2 つのメモリー・チャネルで発生します。チャネル A/D および B/E は、プライマリーおよびセカンダリーのキャッシュ・ラインを保持しています。
- 3 つすべてのチャネルに DIMM が取り付けられている場合は、ミラーリングは 3 つすべての DIMM チャネルで発生します。チャネル A/D および B/E、チャネル B/E および C/F、およびチャネル C/F および A/D は、プライマリーおよびセカンダリーのキャッシュ・ラインを保持します。
- メモリー・コントローラーで 2 チャネル DDR ミラーリングと 3 チャネル DDR ミラーリングを混用しないでください。

メモリー・スペアリングの追加要件

以下の規則がメモリー・スペアリングに適用されます。

- 独立メモリー・モードと同様、すべてのメモリー・チャネルは、少なくとも 2 つのランクが必要です。
- すべての装着済みのメモリー・チャネルには、少なくとも 2 つの DIMM ランクが必要です。
- メモリー・チャネルに単一ランクの DIMM しかない場合は、1 つのチャネルに両方の単一ランクの DIMM を装着します。
- チャネルごとの 単一の DIMM のシステムは、スペアリング・モードでの単一ランク DIMM をサポートしていません。

第 2 章　メモリー・モジュールの取り付けの規則および順序

メモリー・モジュールは、サーバーに実装されたメモリー構成と、サーバーに取り付けられているプロセッサー数とメモリー・モジュール数に基づいて、特定の順序で取り付ける必要があります。

注：サポートされるメモリー・モジュールのリストが、第 1 世代 (Skylake) と第 2 世代 (Cascade Lake) の Intel Xeon プロセッサーで異なっています。システム・エラーを回避するために、必ず互換性のあるメモリー・モジュールを取り付けてください。 サポートされる DIMM のリストについては、https://serverproven.lenovo.com/ を参照してください。

次のメモリー構成と装着順序は、ThinkSystem SR950 サーバーでサポートされています。

- 6 ページの 「独立メモリー・モード」
  - 7 ページの 「取り付け順序: 2 つのプロセッサーでの独立メモリー・モード」
  - 8 ページの 「取り付け順序: プロセッサー 3 つの独立メモリー・モード」
  - 13 ページの 「取り付け順序: 4 つのプロセッサーでの独立メモリー・モード」
  - 17 ページの 「取り付け順序: 6 つのプロセッサーでの独立メモリー・モード」
  - 27 ページの 「取り付け順序: 8 つのプロセッサーでの独立メモリー・モード」
- 44 ページの 「メモリー・ミラーリング」
  - 45 ページの 「取り付け順序: 2 つのプロセッサーでのメモリー・ミラーリング」
  - 46 ページの 「取り付け順序: 3 つのプロセッサーでのメモリー・ミラーリング」
  - 51 ページの 「取り付け順序: 4 つのプロセッサーでのメモリー・ミラーリング」
  - 55 ページの 「取り付け順序: 6 つのプロセッサーでのメモリー・ミラーリング」
  - 67 ページの 「取り付け順序: 8 つのプロセッサーでのメモリー・ミラーリング」
- 84 ページの 「メモリー・スペアリング」
  - 85 ページの 「取り付け順序: 2 つのプロセッサーでのメモリー・スペアリング」
  - 86 ページの 「取り付け順序: 3 つのプロセッサーでのメモリー・スペアリング」
  - 90 ページの 「取り付け順序: 4 つのプロセッサーでのメモリー・スペアリング」
  - 94 ページの 「取り付け順序: 6 つのプロセッサーでのメモリー・スペアリング」
  - 106 ページの 「取り付け順序: 8 つのプロセッサーでのメモリー・スペアリング」

メモリー・モジュールを選択して、サーバーに取り付ける際に従う必要がある条件について詳しくは、1 ページの 第 1 章「メモリーのガイドライン」を参照してください。

メモリー設定の構成について詳しくは、*ThinkSystem SR950 セットアップ・ガイド*の「メモリー構成」を参照してください。

© Copyright Lenovo 2017, 2022

独立メモリー・モード

サーバーのデフォルトのメモリー構成である独立メモリー・モードは、最高レベルのメモリー・パフォーマンスを提供しますが、フェールオーバー保護はありません。独立メモリー・モードの DIMM 取り付け順序は、サーバーに取り付けられているプロセッサーおよびメモリー・モジュールの数によって異なります。

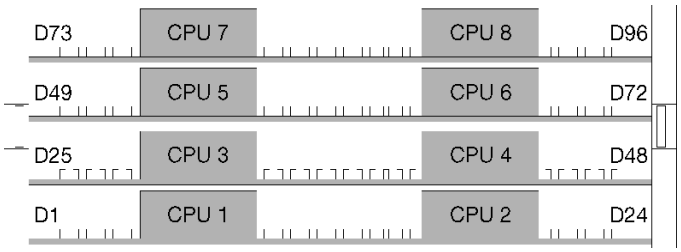

図 2. プロセッサーおよびメモリー・モジュールのレイアウト

独立メモリー・モードのガイドライン:

- 個々のメモリーを異なる DIMM タイミングで実行することができますが、すべてのチャネルを同じインターフェース周波数で実行する必要があります。
- メモリー・チャネル 0 を装着します。
- メモリー・チャネル 1 は空であるか、メモリー・チャネル 0 として同一に装着されます。
- メモリー・チャネル 2 は空であるか、メモリー・チャネル 1 として同一に装着されます。
- 各メモリー・チャネルでは、スロット 0 を最初に装着します。
- メモリー・チャネルに 2 個の DIMM が取り付けられている場合は、スロット 0 により大きなランクの DIMM を装着します。

サポートされている各プロセッサー構成についての独立メモリー・モード DIMM 装着順序は以下のとおりです。

- 7 ページの 「取り付け順序: 2 つのプロセッサーでの独立メモリー・モード」
- 8 ページの 「取り付け順序: プロセッサー 3 つの独立メモリー・モード」
- 13 ページの 「取り付け順序: 4 つのプロセッサーでの独立メモリー・モード」
- 17 ページの 「取り付け順序: 6 つのプロセッサーでの独立メモリー・モード」
- 27 ページの 「取り付け順序: 8 つのプロセッサーでの独立メモリー・モード」

独立メモリー・モードを有効にする方法など、メモリー設定の構成については、*ThinkSystem SR950セットアップ・ガイド*の「メモリー構成」を参照してください。

注：独立メモリー・モードは、ThinkSystem SR950 サーバーのデフォルトのメモリー構成です。

取り付け順序: 2 つのプロセッサーでの独立メモリー・モード

サーバーに 2 つのプロセッサーを搭載している場合の独立 (非ミラーリング) メモリー・モードのメモリー・モジュールの取り付け順序。

次の表は、2 つのプロセッサーが取り付けられている場合の、独立メモリー・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 1. 2 つのプロセッサーでの独立モード、サーバーに取り付けられている合計 2 ~ 24 個の DIMM

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
2								8												20					2
3					5			8												20					3
4					5			8									17			20					4
5					5			8		10							17			20					5
6					5			8		10							17			20		22			6
7			3		5			8		10							17			20		22			7
8			3		5			8		10					15		17			20		22			8
9			3		5			8		10		12			15		17			20		22			9
10			3		5			8		10		12			15		17			20		22		24	10
11	1		3		5			8		10		12			15		17			20		22		24	11
12	1		3		5			8		10		12	13		15		17			20		22		24	12
13	1		3		5		7	8	9	10			13		15		17			20		22		24	13
14	1		3		5		7	8	9	10			13		15		17		19	20	21	22			14
15			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			15
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	19
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	22
23	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

取り付け順序: プロセッサー 3 つの独立メモリー・モード

サーバーに 3 つのプロセッサーを搭載している場合の独立 (非ミラーリング) メモリー・モードのメモリー・モジュールの取り付け順序。

次の表は、3 つのプロセッサーが取り付けられている場合の、独立メモリー・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 2. 3 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 3 ～ 24 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
3								8												20					3
4					5			8												20					4
5					5			8									17			20					5
6					5			8									17			20					6
7					5			8		10							17			20					7
8					5			8		10							17			20		22			8
9					5			8		10							17			20		22			9
10			3		5			8		10							17			20		22			10
11			3		5			8		10					15		17			20		22			11
12			3		5			8		10					15		17			20		22			12
13			3		5			8		10		12			15		17			20		22			13
14			3		5			8		10		12			15		17			20		22		24	14
15			3		5			8		10		12			15		17			20		22		24	15
16	1		3		5			8		10		12			15		17			20		22		24	16
17	1		3		5			8		10		12	13		15		17			20		22		24	17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	1		3		5		7	8	9	10			13		15		17			20		22		24	19
20	1		3		5		7	8	9	10			13		15		17		19	20	21	22			20
21	1		3		5		7	8	9	10			13		15		17		19	20	21	22			21
22			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			22
23			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			23
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (25 ～ 36 個の DIMM) については、10 ページの 表 3「3 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 36 個の DIMM)」を参照してください。

- 3 ～ 24 個の DIMM を使用するシステムでプロセッサー 3 の DIMM の装着を続行するには、11 ページの 表 4「3 つのプロセッサーでの独立モード (プロセッサー 3、サーバーに取り付けられている合計 3 ～ 24 個の DIMM)」を参照してください。

表 3. 3 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 36 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	28
29			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	29
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
31	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	31
32	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	32
33	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	33
34	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	34
35	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (3 ～ 24 個の DIMM) については、8 ページの 表 2「3 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 3 ～ 24 個の DIMM)」を参照してください。
- 25 ～ 36 個の DIMM を使用するシステムでプロセッサー 3 の DIMM の装着を続行するには、12 ページの 表 5「3 つのプロセッサーでの独立モード (プロセッサー 3、サーバーに取り付けられている合計 25 ～ 36 個の DIMM)」を参照してください。

表 4. 3 つのプロセッサーでの独立モード (プロセッサー 3、サーバーに取り付けられている合計 3 ~ 24 個の DIMM)

合計	プロセッサー 3																								合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12													DIMM
3								8																	3
4								8																	4
5								8																	5
6					5			8																	6
7					5			8																	7
8					5			8																	8
9					5			8		10															9
10					5			8		10															10
11					5			8		10															11
12			3		5			8		10															12
13			3		5			8		10															13
14			3		5			8		10															14
15			3		5			8		10		12													15
16			3		5			8		10		12													16
17			3		5			8		10		12													17
18	1		3		5			8		10		12													18
19	1		3		5			8		10		12													19
20	1		3		5			8		10		12													20
21	1		3		5		7	8	9	10															21
22	1		3		5		7	8	9	10															22
23	1		3		5		7	8	9	10															23
24			3	4	5	6	7	8	9	10															24

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 の DIMM 装着順序 (25 ~ 36 個の DIMM を使用するシステム) については、12 ページの 表 5「3 つのプロセッサーでの独立モード (プロセッサー 3、サーバーに取り付けられている合計 25 ~ 36 個の DIMM)」を参照してください。
- 3 ~ 24 個の DIMM を使用するシステムでプロセッサー 1 と 2 個の DIMM の装着を続行するには、8 ページの 表 2「3 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 3 ~ 24 個の DIMM)」を参照してください。

表 5. 3 つのプロセッサーでの独立モード (プロセッサー 3、サーバーに取り付けられている合計 25 ～ 36 個の DIMM)

合計	プロセッサー 3																								合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12													DIMM
25			3	4	5	6	7	8	9	10															25
26			3	4	5	6	7	8	9	10															26
27	1		3		5		7	8	9	10	11	12													27
28	1		3		5		7	8	9	10	11	12													28
29	1		3		5		7	8	9	10	11	12													29
30			3	4	5	6	7	8	9	10	11	12													30
31	1		3		5		7	8	9	10	11	12													31
32			3	4	5	6	7	8	9	10	11	12													32
33	1		3	4	5	6	7	8	9	10	11	12													33
34			3	4	5	6	7	8	9	10	11	12													34
35	1		3	4	5	6	7	8	9	10	11	12													35
36	1	2	3	4	5	6	7	8	9	10	11	12													36

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 の DIMM 装着順序 (3 ～ 24 個の DIMM) については、11 ページの 表 4「3 つのプロセッサーでの独立モード (プロセッサー 3、サーバーに取り付けられている合計 3 ～ 24 個の DIMM)」を参照してください。
- 25 ～ 36 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、10 ページの 表 3「3 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 36 個の DIMM)」を参照してください。

取り付け順序: 4 つのプロセッサーでの独立メモリー・モード

サーバーに 4 つのプロセッサーでの独立 (非ミラーリング) メモリー・モードでのメモリー・モジュールの取り付け順序。

次の表は、4 つのプロセッサーが取り付けられている場合の、独立メモリー・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 6. 4 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 4 ～ 24 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
4								8												20					4
5					5			8												20					5
6					5			8									17			20					6
7					5			8									17			20					7
8					5			8									17			20					8
9					5			8		10							17			20					9
10					5			8		10							17			20		22			10
11					5			8		10							17			20		22			11
12					5			8		10							17			20		22			12
13			3		5			8		10							17			20		22			13
14			3		5			8		10					15		17			20		22			14
15			3		5			8		10					15		17			20		22			15
16			3		5			8		10					15		17			20		22			16
17			3		5			8		10		12			15		17			20		22			17
18			3		5			8		10		12			15		17			20		22		24	18
19			3		5			8		10		12			15		17			20		22		24	19
20			3		5			8		10		12			15		17			20		22		24	20
21	1		3		5			8		10		12			15		17			20		22		24	21
22	1		3		5			8		10		12	13		15		17			20		22		24	22
23	1		3		5			8		10		12	13		15		17			20		22		24	23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (25 ～ 48 個の DIMM) については、14 ページの 表 7「4 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)」を参照してください。
- 4 ～ 24 個の DIMM を使用するシステムでプロセッサー 3 と 4 の DIMM の装着を続行するには、15 ページの 表 8「4 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 4 ～ 24 個の DIMM)」を参照してください。

表 7. 4 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	1		3		5		7	8	9	10			13		15		17			20		22		24	25
26	1		3		5		7	8	9	10			13		15		17		19	20	21	22			26
27	1		3		5		7	8	9	10			13		15		17		19	20	21	22			27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (4 ～ 24 個の DIMM) については、13 ページの 表 6「4 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 4 ～ 24 個の DIMM)」を参照してください。
- 25 ～ 48 個の DIMM を使用するシステムでプロセッサー 3 と 4 の DIMM の装着を続行するには、16 ページの 表 9「4 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)」を参照してください。

表 8. 4 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 4 ~ 24 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
4								8												20					4
5								8												20					5
6								8												20					6
7					5			8												20					7
8					5			8									17			20					8
9					5			8									17			20					9
10					5			8									17			20					10
11					5			8		10							17			20					11
12					5			8		10							17			20		22			12
13					5			8		10							17			20		22			13
14					5			8		10							17			20		22			14
15			3		5			8		10							17			20		22			15
16			3		5			8		10					15		17			20		22			16
17			3		5			8		10					15		17			20		22			17
18			3		5			8		10					15		17			20		22			18
19			3		5			8		10		12			15		17			20		22			19
20			3		5			8		10		12			15		17			20		22		24	20
21			3		5			8		10		12			15		17			20		22		24	21
22			3		5			8		10		12			15		17			20		22		24	22
23	1		3		5			8		10		12			15		17			20		22		24	23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 および 4 の DIMM 装着順序 (25 ~ 48 個の DIMM を使用するシステム) については、16 ページの 表 9「4 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」を参照してください。
- 4 ~ 24 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、13 ページの 表 6「4 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 4 ~ 24 個の DIMM)」を参照してください。

表 9. 4 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	1		3		5			8		10		12	13		15		17			20		22		24	25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27	1		3		5		7	8	9	10			13		15		17			20		22		24	27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29	1		3		5		7	8	9	10			13		15		17		19	20	21	22			29
30	1		3		5		7	8	9	10			13		15		17		19	20	21	22			30
31			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	41
42	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	42
43			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 および 4 の DIMM 装着順序 (4 ～ 24 個の DIMM) については、15 ページの 表 8「4 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 4 ～ 24 個の DIMM)」を参照してください。
- 25 ～ 48 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、14 ページの 表 7「4 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)」を参照してください。

取り付け順序: 6 つのプロセッサーでの独立メモリー・モード

サーバーに 6 つのプロセッサーを搭載している場合の独立 (非ミラーリング) メモリー・モードのメモリー・モジュールの取り付け順序。

次の表は、6 つのプロセッサーが取り付けられている場合の、独立メモリー・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 10. 6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 6 ～ 24 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6								8												20					6
7					5			8												20					7
8					5			8									17			20					8
9					5			8									17			20					9
10					5			8									17			20					10
11					5			8									17			20					11
12					5			8		10							17			20					12
13					5			8		10							17			20		22			13
14					5			8		10							17			20		22			14
15					5			8		10							17			20		22			15
16					5			8		10							17			20		22			16
17					5			8		10							17			20		22			17
18			3		5			8		10							17			20		22			18
19			3		5			8		10					15		17			20		22			19
20			3		5			8		10					15		17			20		22			20
21			3		5			8		10					15		17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 17 ページの 表 10「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 6 ～ 24 個の DIMM)」
  - 19 ページの 表 11「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)」
  - 20 ページの 表 12「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ～ 72 個の DIMM)」
- 6 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。

– 21 ページの 表 13「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 6 ～ 24 個の DIMM)」
– 24 ページの 表 16「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 6 ～ 24 個の DIMM)」

表 11. 6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10		12			15		17			20		22			25
26			3		5			8		10		12			15		17			20		22		24	26
27			3		5			8		10		12			15		17			20		22		24	27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31	1		3		5			8		10		12			15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10			13		15		17			20		22		24	37
38	1		3		5		7	8	9	10			13		15		17		19	20	21	22			38
39	1		3		5		7	8	9	10			13		15		17		19	20	21	22			39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 17 ページの 表 10「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 19 ページの 表 11「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 20 ページの 表 12「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 22 ページの 表 14「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 25 ページの 表 17「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 12. 6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 17 ページの 表 10「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 19 ページの 表 11「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 20 ページの 表 12「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 23 ページの 表 15「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 26 ページの 表 18「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

表 13. 6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6								8												20					6
7								8												20					7
8								8												20					8
9					5			8												20					9
10					5			8									17			20					10
11					5			8									17			20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8		10							17			20					14
15					5			8		10							17			20		22			15
16					5			8		10							17			20		22			16
17					5			8		10							17			20		22			17
18					5			8		10							17			20		22			18
19					5			8		10							17			20		22			19
20					5			8		10							17			20		22			20
21			3		5			8		10							17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 21 ページの 表 13「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 22 ページの 表 14「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 23 ページの 表 15「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 6 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 17 ページの 表 10「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 24 ページの 表 16「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」

表 14. 6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10		12			15		17			20		22			27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33	1		3		5			8		10		12			15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10			13		15		17			20		22		24	39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 21 ページの 表 13「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 22 ページの 表 14「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 23 ページの 表 15「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 19 ページの 表 11「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 25 ページの 表 17「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 15. 6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 21 ページの 表 13「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 22 ページの 表 14「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 23 ページの 表 15「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 20 ページの 表 12「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 26 ページの 表 18「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

表 16. 6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6								8												20					6
7								8												20					7
8								8												20					8
9								8												20					9
10								8												20					10
11					5			8												20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8		10							17			20					16
17					5			8		10							17			20		22			17
18					5			8		10							17			20		22			18
19					5			8		10							17			20		22			19
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23			3		5			8		10							17			20		22			23
24			3		5			8		10					15		17			20		22			24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 25 ページの 表 17「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 26 ページの 表 18「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 6 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 17 ページの 表 10「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 21 ページの 表 13「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」

表 17. 6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10		12			15		17			20		22			29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33			3		5			8		10		12			15		17			20		22		24	33
34			3		5			8		10		12			15		17			20		22		24	34
35	1		3		5			8		10		12			15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10			13		15		17			20		22		24	41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45	1		3		5		7	8	9	10			13		15		17		19	20	21	22			45
46	1		3		5		7	8	9	10			13		15		17		19	20	21	22			46
47			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 24 ページの 表 16「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 26 ページの 表 18「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 19 ページの 表 11「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 22 ページの 表 14「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 18. 6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 24 ページの 表 16「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 6 ~ 24 個の DIMM)」
  - 25 ページの 表 17「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 26 ページの 表 18「6 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 20 ページの 表 12「6 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 23 ページの 表 15「6 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

取り付け順序: 8 つのプロセッサーでの独立メモリー・モード

サーバーに 8 つのプロセッサーでの独立 (非ミラーリング) メモリー・モードでのメモリー・モジュール取り付け順序。

次の表は、8 つのプロセッサーが取り付けられている場合の、独立メモリー・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 7 および 8 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 19. 8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ～ 24 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8								8												20					8
9					5			8												20					9
10					5			8									17			20					10
11					5			8									17			20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8									17			20					16
17					5			8		10							17			20					17
18					5			8		10							17			20		22			18
19					5			8		10							17			20		22			19
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 29 ページの 表 20「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ～ 48 個の DIMM)」
  - 30 ページの 表 21「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ～ 72 個の DIMM)」
  - 31 ページの 表 22「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ～ 96 個の DIMM)」
- 8 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 32 ページの 表 23「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ～ 24 個の DIMM)」

– 36 ページの 表 27「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ～ 24 個の DIMM)」
– 40 ページの 表 31「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ～ 24 個の DIMM)」

表 20. 8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10							17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10		12			15		17			20		22			33
34			3		5			8		10		12			15		17			20		22		24	34
35			3		5			8		10		12			15		17			20		22		24	35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 27 ページの 表 19「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 30 ページの 表 21「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 31 ページの 表 22「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 33 ページの 表 24「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 37 ページの 表 28「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 41 ページの 表 32「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 21. 8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5		7	8	9	10			13		15		17			20		22		24	49
50	1		3		5		7	8	9	10			13		15		17		19	20	21	22			50
51	1		3		5		7	8	9	10			13		15		17		19	20	21	22			51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 27 ページの 表 19「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 29 ページの 表 20「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 31 ページの 表 22「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 34 ページの 表 25「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 38 ページの 表 29「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 42 ページの 表 33「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

表 22. 8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 27 ページの 表 19「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 29 ページの 表 20「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 30 ページの 表 21「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 35 ページの 表 26「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 39 ページの 表 30「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 43 ページの 表 34「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」

表 23. 8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8								8												20					8
9								8												20					9
10								8												20					10
11					5			8												20					11
12					5			8									17			20					12
13					5			8									17			20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8									17			20					16
17					5			8									17			20					17
18					5			8									17			20					18
19					5			8		10							17			20					19
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 33 ページの 表 24「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 34 ページの 表 25「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 35 ページの 表 26「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 8 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 27 ページの 表 19「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 36 ページの 表 27「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 40 ページの 表 31「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」

表 24. 8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27			3		5			8		10							17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10		12			15		17			20		22			35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43	1		3		5			8		10		12			15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 32 ページの 表 23「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 34 ページの 表 25「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 35 ページの 表 26「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 29 ページの 表 20「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 37 ページの 表 28「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 41 ページの 表 32「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 25. 8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5		7	8	9	10			13		15		17			20		22		24	51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 32 ページの 表 23「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 33 ページの 表 24「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 35 ページの 表 26「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 30 ページの 表 21「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 38 ページの 表 29「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 42 ページの 表 33「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

表 26. 8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 32 ページの 表 23「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 33 ページの 表 24「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 34 ページの 表 25「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 31 ページの 表 22「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 39 ページの 表 30「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 43 ページの 表 34「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」

表 27. 8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8								8												20					8
9								8												20					9
10								8												20					10
11								8												20					11
12								8												20					12
13					5			8												20					13
14					5			8									17			20					14
15					5			8									17			20					15
16					5			8									17			20					16
17					5			8									17			20					17
18					5			8									17			20					18
19					5			8									17			20					19
20					5			8									17			20					20
21					5			8		10							17			20					21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 37 ページの 表 28「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 38 ページの 表 29「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 39 ページの 表 30「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 8 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 27 ページの 表 19「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 32 ページの 表 23「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 40 ページの 表 31「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」

表 28. 8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29			3		5			8		10							17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10		12			15		17			20		22			37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44
45	1		3		5			8		10		12			15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 36 ページの 表 27「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 38 ページの 表 29「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 39 ページの 表 30「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 29 ページの 表 20「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 33 ページの 表 24「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 41 ページの 表 32「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 29. 8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5		7	8	9	10			13		15		17			20		22		24	53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 36 ページの 表 27「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 37 ページの 表 28「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 39 ページの 表 30「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 30 ページの 表 21「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 34 ページの 表 25「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 42 ページの 表 33「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

表 30. 8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 36 ページの 表 27「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 37 ページの 表 28「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 38 ページの 表 29「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 31 ページの 表 22「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 35 ページの 表 26「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 43 ページの 表 34「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」

表 31. 8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8								8												20					8
9								8												20					9
10								8												20					10
11								8												20					11
12								8												20					12
13								8												20					13
14								8												20					14
15					5			8												20					15
16					5			8									17			20					16
17					5			8									17			20					17
18					5			8									17			20					18
19					5			8									17			20					19
20					5			8									17			20					20
21					5			8									17			20					21
22					5			8									17			20					22
23					5			8		10							17			20					23
24					5			8		10							17			20		22			24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 41 ページの 表 32「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 42 ページの 表 33「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 43 ページの 表 34「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 8 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 27 ページの 表 19「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 32 ページの 表 23「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 36 ページの 表 27「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」

表 32. 8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29					5			8		10							17			20		22			29
30					5			8		10							17			20		22			30
31			3		5			8		10							17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10		12			15		17			20		22			39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44
45			3		5			8		10		12			15		17			20		22		24	45
46			3		5			8		10		12			15		17			20		22		24	46
47	1		3		5			8		10		12			15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 40 ページの 表 31「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 42 ページの 表 33「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 43 ページの 表 34「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 29 ページの 表 20「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 33 ページの 表 24「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 37 ページの 表 28「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」

表 33. 8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5		7	8	9	10			13		15		17			20		22		24	55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61	1		3		5		7	8	9	10			13		15		17		19	20	21	22			61
62	1		3		5		7	8	9	10			13		15		17		19	20	21	22			62
63			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 40 ページの 表 31「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 41 ページの 表 32「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 43 ページの 表 34「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 30 ページの 表 21「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 34 ページの 表 25「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
  - 38 ページの 表 29「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」

表 34. 8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	89
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	91
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 40 ページの 表 31「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 8 ~ 24 個の DIMM)」
  - 41 ページの 表 32「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 25 ~ 48 個の DIMM)」
  - 42 ページの 表 33「8 つのプロセッサーでの独立モード (プロセッサー 7 および 8、サーバーに取り付けられている合計 49 ~ 72 個の DIMM)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 31 ページの 表 22「8 つのプロセッサーでの独立モード (プロセッサー 1 および 2、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 35 ページの 表 26「8 つのプロセッサーでの独立モード (プロセッサー 3 および 4、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」
  - 39 ページの 表 30「8 つのプロセッサーでの独立モード (プロセッサー 5 および 6、サーバーに取り付けられている合計 73 ~ 96 個の DIMM)」

メモリー・ミラーリング

メモリー・ミラーリング・モードは、合計システム・メモリー容量を半分に減少しながら完全なメモリー冗長性を提供します。メモリー・チャネルはペアでグループ化され、ペアのチャネルはそれぞれ同じデータを受信します。障害が起こると、メモリー・コントローラーは、1 次チャネルの DIMM から、バックアップ・チャネルの DIMM に切り替えます。メモリー・ミラーリングの DIMM 取り付け順序は、サーバーに取り付けられているプロセッサーおよび DIMM の数によって異なります。

メモリー・ミラーリングのガイドライン:

- メモリー・ミラーリングにより、最大使用可能メモリーは取り付けられているメモリーの半分に減少します。例えば、サーバーに 64 GB のメモリーが取り付けられている場合、メモリー・ミラーリングを使用可能にすると 32 GB のアドレス可能メモリーのみが使用可能です。
- DIMM はプロセッサーごとにペアで取り付けます。ペアの各 DIMM は、サイズおよびアーキテクチャーが同一でなければなりません。
- 各メモリー・チャネルの DIMM は同一の密度でなければなりません。
- 2 つのメモリー・チャネルに DIMM がある場合、ミラーリングは、2 個の DIMM にわたって発生します (チャネル 0/1 は両方ともプライマリー/セカンダリー・メモリー・キャッシュを含みます)。
- 3 つのメモリー・チャネルに DIMM がある場合、ミラーリングは、3 個の DIMM にわたって発生します (チャネル 0/1、チャネル 1/2、およびチャネル 2/0 はすべて、プライマリー/セカンダリー・メモリー・キャッシュを含みます)。

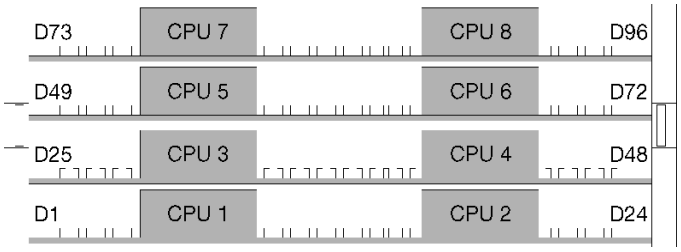

図 3. プロセッサーおよびメモリー・モジュールのレイアウト

サポートされている各プロセッサー構成に対するメモリー・ミラーリング DIMM 装着順序は、次のトピックのいずれかで示されています。

- 45 ページの 「取り付け順序: 2 つのプロセッサーでのメモリー・ミラーリング」
- 46 ページの 「取り付け順序: 3 つのプロセッサーでのメモリー・ミラーリング」
- 51 ページの 「取り付け順序: 4 つのプロセッサーでのメモリー・ミラーリング」
- 55 ページの 「取り付け順序: 6 つのプロセッサーでのメモリー・ミラーリング」
- 67 ページの 「取り付け順序: 8 つのプロセッサーでのメモリー・ミラーリング」

メモリー・ミラーリングを有効にする方法など、メモリー設定の構成については、*ThinkSystem SR950 セットアップ・ガイド*の「メモリー構成」を参照してください。

取り付け順序: 2 つのプロセッサーでのメモリー・ミラーリング

サーバーに 2 つのプロセッサーを搭載している場合のメモリー・ミラーリングのメモリー・モジュールの取り付け順序。

次の表は、2 つのプロセッサーが取り付けられている場合の、メモリー・ミラーリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 35. 2 つのプロセッサーでのメモリー・ミラーリング、サーバーに取り付けられている合計 4 ~ 24 個の DIMM

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
4								8		10										20		22			4
5								8		10		12								20		22			5
6								8		10		12								20		22		24	6
7			3		5			8		10										20		22		24	7
8			3		5			8		10					15		17			20		22			8
9	1		3		5			8		10		12								20		22		24	9
10	1		3		5			8		10		12			15		17			20		22			10
11	11 個の DIMM メモリー・ミラーリング構成はサポートされていません。												11 個の DIMM メモリー・ミラーリング構成はサポートされていません。												11
12	1		3		5			8		10		12	13		15		17			20		22		24	12
13	1		3		5		7	8	9	10	11	12			15		17			20		22			13
14	1		3		5			8		10		12			15	16	17	18	19	20	21	22			14
15	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	15
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19	19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19
20	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	22 個の DIMM メモリー・ミラーリング構成はサポートされていません。												22 個の DIMM メモリー・ミラーリング構成はサポートされていません。												22
23	23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

取り付け順序: 3 つのプロセッサーでのメモリー・ミラーリング

サーバーに 3 つのプロセッサーを搭載している場合のメモリー・ミラーリングのメモリー・モジュールの取り付け順序。

次の表は、3 つのプロセッサーが取り付けられている場合の、メモリー・ミラーリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 は上段コンピュート・トレイの上段システム・ボードに取り付けられています (プロセッサー・スロット 4 またはプロセッサー・スロット 6)。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 36. 3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6								8		10										20		22			6
7								8		10		12								20		22			7
8								8		10		12								20		22		24	8
9								8		10		12								20		22		24	9
10			3		5			8		10										20		22		24	10
11			3		5			8		10					15		17			20		22			11
12			3		5			8		10					15		17			20		22			12
13	13 個の DIMM メモリー・ミラーリング構成はサポートされていません												13 個の DIMM メモリー・ミラーリング構成はサポートされていません												13
14	1		3		5			8		10		12			15		17			20		22			14
15	1		3		5			8		10		12	13		15		17			20		22		24	15
16	1		3		5			8		10		12	13		15		17			20		22			16
17	17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19
20			3	4	5	6	7	8	9	10			13		15		17			20		22		24	20
21	21 個の DIMM メモリー・ミラーリング構成はサポートされていません。												21 個の DIMM メモリー・ミラーリング構成はサポートされていません。												21
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22
23	23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (25 ～ 36 個の DIMM) については、48 ページの 表 37「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ～ 36 個)」を参照してください。

- 6 ～ 24 個の DIMM を使用するシステムでプロセッサー 3 の装着を続行するには、49 ページの 表 38「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)」を参照してください。

表 37. 3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 36 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	1		3		5		7	8	9	10	11	12			15	16	17	28	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			28
29	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	29
30	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	30
31	31 個の DIMM メモリー・ミラーリング構成はサポートされていません。												31 個の DIMM メモリー・ミラーリング構成はサポートされていません。												31
32	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	32
33	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	33
34	34 個の DIMM メモリー・ミラーリング構成はサポートされていません。												34 個の DIMM メモリー・ミラーリング構成はサポートされていません。												34
35	35 個の DIMM メモリー・ミラーリング構成はサポートされていません。												35 個の DIMM メモリー・ミラーリング構成はサポートされていません。												35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (6 ~ 24 個の DIMM) については、46 ページの 表 36「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 6 ~ 24 個)」を参照してください。
- 25 ~ 36 個の DIMM を使用するシステムでプロセッサー 3 の装着を続行するには、50 ページの 表 39「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 25 ~ 36 個)」を参照してください。

表 38. 3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)

注：プロセッサー 3 は実際にはプロセッサー 4 またはプロセッサー 6 スロットに取り付けられています。

合計	プロセッサー 3 スロットは空です												プロセッサー 4/6 スロット (プロセッサー 3)												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6																				20		22			6
7																				20		22			7
8																				20		22			8
9																				20		22		24	9
10																				20		22		24	10
11																				20		22		24	11
12															15		17			20		22			12
13													13 個の DIMM メモリー・ミラーリング構成はサポートされていません。												13
14															15		17			20		22			14
15															15		17			20		22		24	15
16															15		17			20		22			16
17													17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17
18													13		15		17			20		22		24	18
19													19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19
20													13		15		17			20		22		24	20
21													21 個の DIMM メモリー・ミラーリング構成はサポートされていません。												21
22													13		15		17			20		22		24	22
23													23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23
24															15	16	17	18	19	20	21	22			24

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 の DIMM 装着順序 (25 ～ 36 個の DIMM を使用するシステム) については、50 ページの 表 39「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 25 ～ 36 個)」を参照してください。
- 6 ～ 24 個の DIMM を使用するシステムでプロセッサー 1 と 2 個の DIMM の装着を続行するには、46 ページの 表 36「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)」を参照してください。

表 39. 3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 25 ~ 36 個)

注：プロセッサー 3 は実際にはプロセッサー 4 またはプロセッサー 6 スロットに取り付けられています。

合計	プロセッサー 3 スロットは空です												プロセッサー 4/6 スロット (プロセッサー 3)												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25															15	16	17	18	19	20	21	22			25
26															15	16	17	18	19	20	21	22			26
27													13		15		17		19	20	21	22	23	24	27
28															15	16	17	18	19	20	21	22			28
29															15	16	17	18	19	20	21	22			29
30													13		15		17		19	20	21	22	23	24	30
31	31 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								31
32															15	16	17	18	19	20					32
33													13		15		17		19	20	21	22	23	24	33
34													34 個の DIMM メモリー・ミラーリング構成はサポートされていません。												34
35													35 個の DIMM メモリー・ミラーリング構成はサポートされていません。												35
36													13	14	15	16	17	18	19	20	21	22	23	24	36

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 の装着順序 (6 ~ 24 個の DIMM) については、49 ページの 表 38「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 6 ~ 24 個)」を参照してください。
- 25 ~ 36 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、48 ページの 表 37「3 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 36 個)」を参照してください。

取り付け順序: 4 つのプロセッサーでのメモリー・ミラーリング

サーバーに 4 つのプロセッサーを搭載している場合のメモリー・ミラーリングのメモリー・モジュールの取り付け順序。

次の表は、4 つのプロセッサーが取り付けられている場合の、メモリー・ミラーリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 40. 2 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8								8		10										20		22			8
9								8		10		12								20		22			9
10								8		10		12								20		22			10
11								8		10		12								20		22		24	11
12								8		10		12								20		22		24	12
13			3		5			8		10										20		22		24	13
14			3		5			8		10										20		22		24	14
15			3		5			8		10					15		17			20		22			15
16			3		5			8		10					15		17			20		22			16
17	17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17
18	1		3		5			8		10		12			15		17			20		22			18
19	19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19
20	1		3		5			8		10		12			15		17			20		22			20
21	1		3		5			8		10		12	13		15		17			20		22		24	21
22	1		3		5			8		10		12	13		15		17			20		22		24	22
23	23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (25 ～ 48 個の DIMM) については、52 ページの 表 41「4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」を参照してください。
- 8 ～ 24 個の DIMM を使用するシステムでプロセッサー 3 と 4 の DIMM の装着を続行するには、53 ページの 表 42「4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)」を参照してください。

表 41. 4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	25 個の DIMM メモリー・ミラーリング構成はサポートされていません。												25 個の DIMM メモリー・ミラーリング構成はサポートされていません。												25
26			3	4	5	6	7	8	9	10			13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			27
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
29	29 個の DIMM メモリー・ミラーリング構成はサポートされていません。												29 個の DIMM メモリー・ミラーリング構成はサポートされていません。												29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31	31 個の DIMM メモリー・ミラーリング構成はサポートされていません。												31 個の DIMM メモリー・ミラーリング構成はサポートされていません。												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	38
39	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	46 個の DIMM メモリー・ミラーリング構成はサポートされていません。												46 個の DIMM メモリー・ミラーリング構成はサポートされていません。												46
47	47 個の DIMM メモリー・ミラーリング構成はサポートされていません。												47 個の DIMM メモリー・ミラーリング構成はサポートされていません。												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (8 ~ 24 個の DIMM) については、51 ページの 表 40「2 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 8 ~ 24 個)」を参照してください。
- 25 ~ 48 個の DIMM を使用するシステムでプロセッサー 3 と 4 の DIMM の装着を続行するには、54 ページの 表 43「4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」を参照してください。

表 42. 4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8								8		10										20		22			8
9								8		10										20		22			9
10								8		10		12								20		22			10
11								8		10		12								20		22			11
12								8		10		12								20		22		24	12
13								8		10		12								20		22		24	13
14			3		5			8		10										20		22		24	14
15			3		5			8		10										20		22		24	15
16			3		5			8		10					15		17			20		22			16
17	17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17 個の DIMM メモリー・ミラーリング構成はサポートされていません。												17
18			3		5			8		10					15		17			20		22			18
19	19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19 個の DIMM メモリー・ミラーリング構成はサポートされていません。												19
20	1		3		5			8		10		12			15		17			20		22			20
21	1		3		5			8		10		12								20		22		24	21
22	1		3		5			8		10		12			15		17			20		22			22
23	23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23 個の DIMM メモリー・ミラーリング構成はサポートされていません。												23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 および 4 の DIMM 装着順序 (25 ～ 48 個の DIMM を使用するシステム) については、54 ページの 表 43「4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」を参照してください。
- 8 ～ 24 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、51 ページの 表 40「2 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)」を参照してください。

表 43. 4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	25 個の DIMM メモリー・ミラーリング構成はサポートされていません。												25 個の DIMM メモリー・ミラーリング構成はサポートされていません。												25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10										20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	29 個の DIMM メモリー・ミラーリング構成はサポートされていません。												29 個の DIMM メモリー・ミラーリング構成はサポートされていません。												29
30			3	4	5	6	7	8	9	10			13		15		17			20		22		24	30
31	31 個の DIMM メモリー・ミラーリング構成はサポートされていません。												31 個の DIMM メモリー・ミラーリング構成はサポートされていません。												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38			3	4	5	6	7	8	9	10			13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	46 個の DIMM メモリー・ミラーリング構成はサポートされていません。												46 個の DIMM メモリー・ミラーリング構成はサポートされていません。												46
47	47 個の DIMM メモリー・ミラーリング構成はサポートされていません。												47 個の DIMM メモリー・ミラーリング構成はサポートされていません。												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 および 4 の DIMM 装着順序 (8 ～ 24 個の DIMM) については、53 ページの 表 42「4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)」を参照してください。
- 25 ～ 48 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、52 ページの 表 41「4 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」を参照してください。

取り付け順序: 6 つのプロセッサーでのメモリー・ミラーリング

サーバーに 6 つのプロセッサーを搭載している場合のメモリー・ミラーリングのメモリー・モジュールの取り付け順序。

次の表は、6 つのプロセッサーが取り付けられている場合の、メモリー・ミラーリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 は、上段コンピュート・トレイの下段システム・ボードにあります。
- プロセッサー 6 は、上段コンピュート・トレイの上段システム・ボードに取り付けられています (プロセッサー・スロット 7)。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 44. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12								8		10										20		22			12
13								8		10		12								20		22			13
14								8		10		12								20		22		24	14
15								8		10		12								20		22		24	15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19			3		5			8		10										20		22		24	19
20			3		5			8		10					15		17			20		22			20
21			3		5			8		10					15		17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 56 ページの 表 45「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 57 ページの 表 46「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 12 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 58 ページの 表 47「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 61 ページの 表 50「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 64 ページの 表 53「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」

表 45. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25	1		3		5			8		10		12			15		17			20		22			25
26	1		3		5			8		10		12			15		17			20		22			26
27	1		3		5			8		10		12	13		15		17			20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	1		3		5			8		10		12	13		15		17			20		22		24	29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31	1		3		5			8		10		12	13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
43	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 55 ページの 表 44「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 57 ページの 表 46「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 59 ページの 表 48「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 62 ページの 表 51「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 65 ページの 表 54「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 46. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	58
59	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	59
60	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 55 ページの 表 44「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 56 ページの 表 45「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 60 ページの 表 49「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 63 ページの 表 52「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 66 ページの 表 55「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

表 47. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12								8		10										20		22			12
13								8		10										20		22			13
14								8		10										20		22			14
15								8		10		12								20		22			15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21			3		5			8		10										20		22		24	21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 59 ページの 表 48「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 60 ページの 表 49「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 12 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 55 ページの 表 44「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 61 ページの 表 50「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 64 ページの 表 53「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」

表 48. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27	1		3		5			8		10		12								20		22		24	27
28			3		5			8		10					15		17			20		22			28
29	29 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31			3		5			8		10			13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12	13		15		17			20		22		24	41
42			3	4	5	6	7	8	9	10			13		15		17			20		22		24	42
43			3	4	5	6	7	8	9	10			13		15		17			20		22		24	43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 58 ページの 表 47「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 60 ページの 表 49「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 56 ページの 表 45「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 62 ページの 表 51「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 65 ページの 表 54「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 49. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	67 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 58 ページの 表 47「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 59 ページの 表 48「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 57 ページの 表 46「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 63 ページの 表 52「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 66 ページの 表 55「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

表 50. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)

合計	プロセッサー 5												プロセッサー 6 スロットは空です												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12								8		10															12
13								8		10															13
14								8		10															14
15								8		10															15
16								8		10															16
17								8		10		12													17
18								8		10		12													18
19								8		10		12													19
20								8		10		12													20
21								8		10		12													21
22								8		10		12													22
23			3		5			8		10															23
24			3		5			8		10															24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 62 ページの 表 51「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 63 ページの 表 52「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 12 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 55 ページの 表 44「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 58 ページの 表 47「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 64 ページの 表 53「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」

表 51. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

注：プロセッサー 6 は実際にはプロセッサー 7 スロットに取り付けられています。

合計	プロセッサー 5												プロセッサー 6 スロットは空です												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10															25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								29
30								8		10		12													30
31			3		5			8		10															31
32			3		5			8		10															32
33	1		3		5			8		10		12													33
34	1		3		5			8		10		12													34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37	1		3		5			8		10		12													37
38	1		3		5			8		10		12													38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43
44	1		3		5			8		10		12													44
45	1		3		5			8		10		12													45
46			3	4	5	6	7	8	9	10															46
47			3	4	5	6	7	8	9	10															47
48			3	4	5	6	7	8	9	10															48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 61 ページの 表 50「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 63 ページの 表 52「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 56 ページの 表 45「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 59 ページの 表 48「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 65 ページの 表 54「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 52. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 5												プロセッサー 6 スロットは空です												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49			3	4	5	6	7	8	9	10															49
50			3	4	5	6	7	8	9	10															50
51			3	4	5	6	7	8	9	10															51
52			3	4	5	6	7	8	9	10															52
53	1		3		5			8		10		12													53
54	1		3		5		7	8	9	10	11	12													54
55			3	4	5	6	7	8	9	10															55
56	1		3		5		7	8	9	10	11	12													56
57	1		3		5		7	8	9	10	11	12													57
58			3	4	5	6	7	8	9	10															58
59	1		3		5		7	8	9	10	11	12													59
60	1		3		5		7	8	9	10	11	12													60
61			3	4	5	6	7	8	9	10															61
62	1		3		5		7	8	9	10	11	12													62
63	1		3		5		7	8	9	10	11	12													63
64			3	4	5	6	7	8	9	10															64
65	1		3		5		7	8	9	10	11	12													65
66	1		3		5		7	8	9	10	11	12													66
67	67 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								67
68	1	2	3	4	5	6	7	8	9	10	11	12													68
69	1	2	3	4	5	6	7	8	9	10	11	12													69
70	70 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								70
71	71 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								71
72	1	2	3	4	5	6	7	8	9	10	11	12													72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 61 ページの 表 50「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 62 ページの 表 51「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 57 ページの 表 46「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 60 ページの 表 49「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

– 66 ページの 表 55「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」

表 53. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)

注：プロセッサー 6 は実際にはプロセッサー 7 スロットに取り付けられています。

合計	プロセッサー 7 スロット (プロセッサー 6)												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12								8		10															12
13								8		10															13
14								8		10															14
15								8		10															15
16								8		10															16
17								8		10															17
18								8		10		12													18
19								8		10		12													19
20								8		10		12													20
21								8		10		12													21
22								8		10		12													22
23								8		10		12													23
24			3		5			8		10															24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 65 ページの 表 54「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」
  - 66 ページの 表 55「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
- 12 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 55 ページの 表 44「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)」
  - 58 ページの 表 47「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)」
  - 61 ページの 表 50「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)」

表 54. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 7 スロット (プロセッサー 6)												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25								8		10		12													25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								29
30								8		10		12													30
31								8		10		12													31
32			3		5			8		10															32
33								8		10		12													33
34			3		5			8		10															34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37			3		5			8		10															37
38			3		5			8		10															38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43
44	1		3		5			8		10		12													44
45	1		3		5			8		10		12													45
46	1		3		5			8		10		12													46
47	1		3		5			8		10		12													47
48			3	4	5	6	7	8	9	10															48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 64 ページの 表 53「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 66 ページの 表 55「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 56 ページの 表 45「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 59 ページの 表 48「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 62 ページの 表 51「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 55. 6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 7 スロット (プロセッサー 6)												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49			3	4	5	6	7	8	9	10															49
50			3	4	5	6	7	8	9	10															50
51			3	4	5	6	7	8	9	10															51
52			3	4	5	6	7	8	9	10															52
53			3	4	5	6	7	8	9	10															53
54	1		3		5		7	8	9	10	11	12													54
55			3	4	5	6	7	8	9	10															55
56			3	4	5	6	7	8	9	10															56
57	1		3		5		7	8	9	10	11	12													57
58			3	4	5	6	7	8	9	10															58
59			3	4	5	6	7	8	9	10															59
60	1		3		5		7	8	9	10	11	12													60
61			3	4	5	6	7	8	9	10															61
62			3	4	5	6	7	8	9	10															62
63	1		3		5		7	8	9	10	11	12													63
64			3	4	5	6	7	8	9	10															64
65			3	4	5	6	7	8	9	10															65
66	1		3		5		7	8	9	10	11	12													66
67	67 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								67
68			3	4	5	6	7	8	9	10															68
69	1		3				7	8	9	10	11	12													69
70	70 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								70
71	71 個の DIMM メモリー・ミラーリング構成はサポートされていません。																								71
72	1	2	3	4	5	6	7	8	9	10	11	12													72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 64 ページの 表 53「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 65 ページの 表 54「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 57 ページの 表 46「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 60 ページの 表 49「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 63 ページの 表 52「6 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

取り付け順序: 8 つのプロセッサーでのメモリー・ミラーリング

サーバーに 8 つのプロセッサーを搭載している場合のメモリー・ミラーリングのメモリー・モジュール取り付け順序。

次の表は、8 つのプロセッサーが取り付けられている場合の、メモリー・ミラーリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 7 および 8 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリーのアップグレード中に 1 つ以上の DIMM を追加する場合、すでに取り付けられている他の DIMM を新しい場所に移動する必要がある場合があります。

表 56. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16								8		10										20		22			16
17								8		10		12								20		22			17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 68 ページの 表 57「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」
  - 69 ページの 表 58「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
  - 70 ページの 表 59「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」
- 16 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 71 ページの 表 60「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 75 ページの 表 64「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 79 ページの 表 68「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」

表 57. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25			3		5			8		10										20		22		24	25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33	1		3		5			8		10		12			15		17			20		22			33
34	1		3		5			8		10		12			15		17			20		22			34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12			15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 67 ページの 表 56「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 69 ページの 表 58「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 70 ページの 表 59「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 72 ページの 表 61「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 76 ページの 表 65「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 80 ページの 表 69「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 58. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	49
50			3	4	5	6	7	8	9	10			13		15		17			20		22		24	50
51	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
55	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 67 ページの 表 56「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 68 ページの 表 57「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 70 ページの 表 59「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 73 ページの 表 62「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 77 ページの 表 66「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 81 ページの 表 70「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

表 59. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	74
75	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	76
77	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94
95	95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 67 ページの 表 56「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 68 ページの 表 57「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 69 ページの 表 58「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 74 ページの 表 63「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
  - 78 ページの 表 67「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」

– 82 ページの 表 71「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」

表 60. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10		12								20		22			19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 72 ページの 表 61「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」
  - 73 ページの 表 62「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
  - 74 ページの 表 63「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」
- 16 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 67 ページの 表 56「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 75 ページの 表 64「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 79 ページの 表 68「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」

表 61. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27			3		5			8		10										20		22		24	27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38	1		3		5			8		10		12			15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22			41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 71 ページの 表 60「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 73 ページの 表 62「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 74 ページの 表 63「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 68 ページの 表 57「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 76 ページの 表 65「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 80 ページの 表 69「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 62. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54			3	4	5	6	7	8	9	10			13		15		17			20		22		24	54
55			3	4	5	6	7	8	9	10			13		15		17			20		22		24	55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 71 ページの 表 60「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 72 ページの 表 61「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 74 ページの 表 63「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 69 ページの 表 58「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 77 ページの 表 66「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 81 ページの 表 70「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

表 63. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94
95	95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 71 ページの 表 60「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 72 ページの 表 61「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 73 ページの 表 62「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 70 ページの 表 59「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
  - 78 ページの 表 67「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」

– 82 ページの 表 71「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」

表 64. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10		12								20		22			21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 76 ページの 表 65「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」
  - 77 ページの 表 66「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
  - 78 ページの 表 67「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」
- 16 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 67 ページの 表 56「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 71 ページの 表 60「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 79 ページの 表 68「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」

表 65. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27								8		10		12								20		22		24	27
28								8		10		12								20		22		24	28
29			3		5			8		10										20		22		24	29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40			3		5			8		10					15		17			20		22			40
41			3		5			8		10					15		17			20		22			41
42	1		3		5			8		10		12			15		17			20		22			42
43			3		5			8		10					15		17			20		22			43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12			15		17			20		22			45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 75 ページの 表 64「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 77 ページの 表 66「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 78 ページの 表 67「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 68 ページの 表 57「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 72 ページの 表 61「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 80 ページの 表 69「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 66. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58			3	4	5	6	7	8	9	10			13		15		17			20		22		24	58
59			3	4	5	6	7	8	9	10			13		15		17			20		22		24	59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 75 ページの 表 64「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 76 ページの 表 65「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 78 ページの 表 67「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 49 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 69 ページの 表 58「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 73 ページの 表 62「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 81 ページの 表 70「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」

表 67. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			78
79	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			82
83	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			84
85	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94
95	95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 75 ページの 表 64「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 76 ページの 表 65「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 77 ページの 表 66「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 70 ページの 表 59「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
  - 74 ページの 表 63「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」

– 82 ページの 表 71「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」

表 68. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10										20		22			21
22								8		10										20		22			22
23								8		10		12								20		22			23
24								8		10		12								20		22		24	24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 80 ページの 表 69「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」
  - 81 ページの 表 70「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
  - 82 ページの 表 71「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」
- 16 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 67 ページの 表 56「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 71 ページの 表 60「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 75 ページの 表 64「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」

表 69. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27								8		10		12								20		22		24	27
28								8		10		12								20		22		24	28
29								8		10		12								20		22		24	29
30								8		10		12								20		22		24	30
31			3		5			8		10										20		22		24	31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10										20		22		24	33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10										20		22		24	35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40			3		5			8		10					15		17			20		22			40
41			3		5			8		10					15		17			20		22			41
42			3		5			8		10					15		17			20		22			42
43			3		5			8		10					15		17			20		22			43
44			3		5			8		10					15		17			20		22			44
45			3		5			8		10					15		17			20		22			45
46	1		3		5			8		10		12			15		17			20		22			46
47			3		5			8		10					15		17			20		22			47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 79 ページの 表 68「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 81 ページの 表 70「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
  - 82 ページの 表 71「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
- 25 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 68 ページの 表 57「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 72 ページの 表 61「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 76 ページの 表 65「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」

表 70. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
49	1		3		5			8		10		12			15		17			20		22			49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58	1		3		5			8		10		12	13		15		17			20		22		24	58
59	1		3		5			8		10		12	13		15		17			20		22		24	59
60	1		3		5			8		10		12	13		15		17			20		22		24	60
61	1		3		5			8		10		12	13		15		17			20		22		24	61
62			3	4	5	6	7	8	9	10			13		15		17			20		22		24	62
63			3	4	5	6	7	8	9	10			13		15		17			20		22		24	63
64			3	4	5	6	7	8	9	10					15	16	17	18		20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10			13		15		17			20		22		24	66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10			13		15		17			20		22		24	70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 79 ページの 表 68「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 80 ページの 表 69「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ～ 48 個)」
  - 82 ページの 表 71「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」
- 49 ～ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 69 ページの 表 58「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
  - 73 ページの 表 62「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」
  - 77 ページの 表 66「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 49 ～ 72 個)」

表 71. 8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
73			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			73
74			3	4	5	6	7	8	9	10			13		15		17			20		22		24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			77
78			3	4	5	6	7	8	9	10			13		15		17			20		22		24	78
79			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10			13		15		17			20		22		24	82
83	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			83
84			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			84
85			3	4	5	6	7	8	9	10					15	16	17	19	19	20	21	22			85
86			3	4	5	6	7	8	9	10			13		15		17			20		22		24	86
87	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			88
89	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			89
90	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	90
91	91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91 個の DIMM メモリー・ミラーリング構成はサポートされていません。												91
92	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94 個の DIMM メモリー・ミラーリング構成はサポートされていません。												94
95	95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95 個の DIMM メモリー・ミラーリング構成はサポートされていません。												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 79 ページの 表 68「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 80 ページの 表 69「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 25 ~ 48 個)」
  - 81 ページの 表 70「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 49 ~ 72 個)」
- 73 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 70 ページの 表 59「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」
  - 74 ページの 表 63「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 73 ~ 96 個)」

– 78 ページの 表 67「8 つのプロセッサーでのメモリー・ミラーリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 73 ～ 96 個)」

メモリー・スペアリング

メモリー・スペアリング・モードでは、障害が発生した場合に備えて、1 個のメモリー DIMM ランクが同じチャネル上の他のランクのスペアとして機能します。スペア・ランクは予約として保持され、障害の発生が示されるまでアクティブ・メモリーとして使用されません。予約容量はシステム内の利用可能なメモリーの合計から差し引かれます。メモリー・スペアリング用の DIMM 取り付け順序は、サーバーに搭載されているプロセッサーの数と取り付けられているメモリー・モジュールの数によって異なります。

メモリー・スペアリングによって保護されたシステムでエラーしきい値が超過すると、DIMM の障害を起こしているランクのコンテンツがスペア・ランクにコピーされます。障害を起こしているランクはオフラインにされ、スペア・ランクがオンラインになって障害のあるランクの代わりにアクティブ・メモリーとして使用されます。フェイルオーバー・プロセスは、メモリー・コンテンツをコピーする必要があるため、メモリー・スペアリングによって提供されたメモリー冗長性レベルは、メモリー・ミラーリングにより提供されるレベルより小さくなります。メモリー・ミラーリングは重要なアプリケーションのための優先される障害保護オプションです。

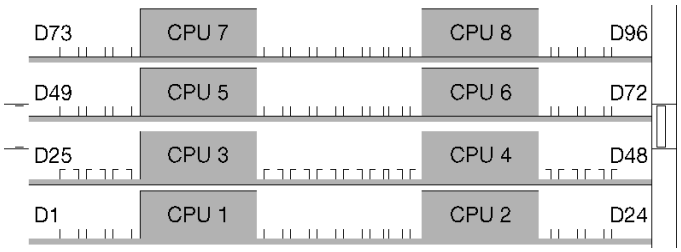

図 4. プロセッサーおよびメモリー・モジュールのレイアウト

メモリー・スペアリングのガイドライン:

- スペア・ランクのメモリー容量は、同じチャネル上の他のすべてのアクティブ・メモリー・ランクのメモリー容量と同等以上でなければなりません。
- 1 つのランクである DIMM を取り付ける場合、以下にリストされている装着順序に従ってください。
- 2 つ以上のランクがある DIMM を取り付ける場合、独立メモリー・モードで指定されている装着順序に従ってください。6 ページの 「独立メモリー・モード」を参照してください。

サポートされている各プロセッサー構成についてのメモリー・スペアリング DIMM 装着順序は以下のとおりです。

- 85 ページの 「取り付け順序: 2 つのプロセッサーでのメモリー・スペアリング」
- 86 ページの 「取り付け順序: 3 つのプロセッサーでのメモリー・スペアリング」
- 90 ページの 「取り付け順序: 4 つのプロセッサーでのメモリー・スペアリング」
- 94 ページの 「取り付け順序: 6 つのプロセッサーでのメモリー・スペアリング」
- 106 ページの 「取り付け順序: 8 つのプロセッサーでのメモリー・スペアリング」

メモリー・スペアリングを有効にする方法など、メモリー設定の構成については、*ThinkSystem SR950 セットアップ・ガイド*の「メモリー構成」を参照してください。

取り付け順序: 2 つのプロセッサーでのメモリー・スペアリング

サーバーに 2 つのプロセッサーを搭載しているメモリー・スペアリングでのメモリー・モジュールの取り付け順序。

次の表は、2 つのプロセッサーが取り付けられている場合の、メモリー・スペアリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。

注：メモリー・スペアリングでは偶数の DIMM が必要です。

表 72. 2 つのプロセッサーでのメモリー・スペアリング、サーバーに取り付けられている合計 4 ~ 24 個の DIMM

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
4							7	8											19	20					4
6					5	6	7	8											19	20					6
8					5	6	7	8									17	18	19	20					8
10					5	6	7	8	9	10							17	18	19	20					10
12					5	6	7	8	9	10							17	18	19	20	21	22			12
14			3	4	5	6	7	8	9	10							17	18	19	20	21	22			14
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
18			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
22	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	22
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

取り付け順序: 3 つのプロセッサーでのメモリー・スペアリング

サーバーに 3 つのプロセッサーを搭載しているメモリー・スペアリングでのメモリー・モジュールの取り付け順序。

次の表は、3 つのプロセッサーが取り付けられている場合の、メモリー・スペアリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 は上段コンピュート・トレイの上段システム・ボードに取り付けられています (プロセッサー・スロット 4)。

注：メモリー・スペアリングでは偶数の DIMM が必要です。

表 73. 3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6							7	8											19	20					6
8					5	6	7	8											19	20					8
10					5	6	7	8									17	18	19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8	9	10							17	18	19	20					14
16					5	6	7	8	9	10							17	18	19	20	21	22			16
18					5	6	7	8	9	10							17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10							17	18	19	20	21	22			20
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (26 ～ 48 個の DIMM) については、87 ページの 表 74「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。
- 6 ～ 24 個の DIMM を使用するシステムでプロセッサー 3 の DIMM の装着を続行するには、88 ページの 表 75「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)」を参照してください。

表 74. 3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	28
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
32			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	34
36	1	2	3	4	5	6	7	8	9	10	11	12	13	13	15	16	17	18	19	20	21	22	23	24	36

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (6 ～ 24 個の DIMM) については、86 ページの 表 73「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)」を参照してください。
- 26 ～ 48 個の DIMM を使用するシステムでプロセッサー 3 の DIMM の装着を続行するには、89 ページの 表 76「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。

表 75. 3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)

合計	プロセッサー 3 スロットは空です												プロセッサー 4 スロット (プロセッサー 3)												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
6																			19	20					6
8																			19	20					8
10																			19	20					10
12																	17	18	19	20					12
14																	17	18	19	20					14
16																	17	18	19	20					16
18																	17	18	19	20	21	22			18
20																	17	18	19	20	21	22			20
22																	17	18	19	20	21	22			22
24															15	16	17	18	19	20	21	22			24

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 の装着順序 (26 ～ 48 個の DIMM を使用するシステム) については、89 ページの 表 76「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。
- 6 ～ 24 個の DIMM を使用するシステムでプロセッサー 1 と 2 個の DIMM の装着を続行するには、86 ページの 表 73「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)」を参照してください。

表 76. 3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)

合計	プロセッサー 3 スロットは空です												プロセッサー 4 スロット (プロセッサー 3)												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26															15	16	17	18	19	20	21	22			26
28															15	16	17	18	19	20	21	22			28
30															15	16	17	18	19	20	21	22	23	24	30
32															15	16	17	18	19	20	21	22	23	24	32
34															15	16	17	18	19	20	21	22	23	24	34
36													13	14	15	16	17	18	19	20	21	22	23	24	36

3 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 の DIMM 装着順序 (6 ～ 24 個の DIMM) については、88 ページの 表 75「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3、サーバーに取り付けられている DIMM 合計 6 ～ 24 個)」を参照してください。
- 26 ～ 48 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、87 ページの 表 74「3 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。

取り付け順序: 4 つのプロセッサーでのメモリー・スペアリング

サーバーに 4 つのプロセッサーでのメモリー・スペアリングでのメモリー・モジュールの取り付け順序。

次の表は、4 つのプロセッサーが取り付けられている場合の、メモリー・スペアリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリー・スペアリングでは偶数の DIMM が必要です。

表 77. 4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8							7	8											19	20					8
10					5	6	7	8											19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8									17	18	19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8	9	10							17	18	19	20					18
20					5	6	7	8	9	10							17	18	19	20	21	22			20
22					5	6	7	8	9	10							17	18	19	20	21	22			22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (26 ～ 48 個の DIMM) については、91 ページの 表 78「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。
- 8 ～ 24 個の DIMM を使用するシステムでプロセッサー 3 と 4 の DIMM の装着を続行するには、92 ページの 表 79「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)」を参照してください。

表 78. 4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26			3	4	5	6	7	8	9	10							17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 および 2 の DIMM 装着順序 (8 ～ 24 個の DIMM) については、90 ページの 表 77「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)」を参照してください。
- 26 ～ 48 個の DIMM を使用するシステムでプロセッサー 3 と 4 の DIMM の装着を続行するには、93 ページの 表 80「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。

表 79. 4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 8 ~ 24 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
8							7	8											19	20					8
10							7	8											19	20					10
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8	9	10							17	18	19	20					22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 および 4 の DIMM 装着順序 (26 ~ 48 個の DIMM を使用するシステム) については、93 ページの 表 80「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」を参照してください。
- 8 ~ 24 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、90 ページの 表 77「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 8 ~ 24 個)」を参照してください。

表 80. 4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8	9	10							17	18	19	20	21	22			26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10							17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 および 4 の DIMM 装着順序 (8 ～ 24 個の DIMM) については、92 ページの 表 79「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 8 ～ 24 個)」を参照してください。
- 26 ～ 48 個の DIMM を使用するシステムでプロセッサー 1 と 2 の DIMM の装着を続行するには、91 ページの 表 78「4 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」を参照してください。

取り付け順序: 6 つのプロセッサーでのメモリー・スペアリング

サーバーに 6 つのプロセッサーを搭載しているメモリー・スペアリングでのメモリー・モジュールの取り付け順序。

次の表は、6 つのプロセッサーが取り付けられている場合の、メモリー・スペアリング・モードの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 は、上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 6 は、上段コンピュート・トレイの上段システム・ボードに取り付けられています (プロセッサー・スロット 7)。

注：メモリー・スペアリングでは偶数の DIMM が必要です。

表 81. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 95 ページの 表 82「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」
  - 96 ページの 表 83「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ～ 72 個)」
- 16 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 97 ページの 表 84「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)」
  - 100 ページの 表 87「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)」
  - 103 ページの 表 90「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 12 ～ 24 個)」

表 82. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8	9	10							17	18	19	20					26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30					5	6	7	8	9	10							17	18	19	20	21	22			30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10							17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 94 ページの 表 81「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 96 ページの 表 83「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 98 ページの 表 85「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 101 ページの 表 88「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 104 ページの 表 91「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 83. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 94 ページの 表 81「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 95 ページの 表 82「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 99 ページの 表 86「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 102 ページの 表 89「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 105 ページの 表 92「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 84. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12							7	8											19	20					12
14							7	8											19	20					14
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 98 ページの 表 85「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 99 ページの 表 86「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 16 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 94 ページの 表 81「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 100 ページの 表 87「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 103 ページの 表 90「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」

表 85. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8	9	10							17	18	19	20					30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10							17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 97 ページの 表 84「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 99 ページの 表 86「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 95 ページの 表 82「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 101 ページの 表 88「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 104 ページの 表 91「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 86. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 97 ページの 表 84「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 98 ページの 表 85「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 96 ページの 表 83「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 102 ページの 表 89「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 105 ページの 表 92「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 87. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)

注：プロセッサー 6 は実際にはプロセッサー 7 スロットに取り付けられています。

合計	プロセッサー 5												プロセッサー 6 スロットは空です												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22					5	6	7	8																	22
24					5	6	7	8																	24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 101 ページの 表 88「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 102 ページの 表 89「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 16 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 94 ページの 表 81「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 97 ページの 表 84「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 103 ページの 表 90「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」

表 88. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 5												プロセッサー 6 スロットは空です												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8	9	10															34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46			3	4	5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 100 ページの 表 87「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 102 ページの 表 89「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 95 ページの 表 82「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 98 ページの 表 85「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 104 ページの 表 91「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 89. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 5												プロセッサー 6 スロットは空です												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10	11	12													58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70	1	2	3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 100 ページの 表 87「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 101 ページの 表 88「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 96 ページの 表 83「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 99 ページの 表 86「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 105 ページの 表 92「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 90. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)

注：プロセッサー 6 は実際にはプロセッサー 7 スロットに取り付けられています。

合計	プロセッサー 7 スロット (プロセッサー 6)												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22							7	8																	22
24					5	6	7	8																	24

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 104 ページの 表 91「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 105 ページの 表 92「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 16 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 94 ページの 表 81「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 97 ページの 表 84「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 100 ページの 表 87「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」

表 91. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 7 スロット (プロセッサー 6)												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8																	34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46					5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 103 ページの 表 90「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 105 ページの 表 92「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 95 ページの 表 82「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 98 ページの 表 85「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 101 ページの 表 88「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 92. 6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 7 スロット (プロセッサー 6)												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10															58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70			3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

6 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序:

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 103 ページの 表 90「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 12 ~ 24 個)」
  - 104 ページの 表 91「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 スロット、実際にはプロセッサー 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 96 ページの 表 83「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 99 ページの 表 86「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 102 ページの 表 89「6 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

取り付け順序: 8 つのプロセッサーでのメモリー・スペアリング

サーバーに 8 つのプロセッサーを搭載しているメモリー・スペアリングでのメモリー・モジュール取り付け順序。

次の表は、8 つのプロセッサーが取り付けられている場合の、メモリー・スペアリングの DIMM 装着順序を示しています。

- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 7 および 8 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

注：メモリー・スペアリングでは偶数の DIMM が必要です。

表 93. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8											19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 107 ページの 表 94「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ～ 48 個)」
  - 108 ページの 表 95「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ～ 72 個)」
  - 109 ページの 表 96「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ～ 96 個)」
- 16 ～ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 110 ページの 表 97「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 114 ページの 表 101「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」
  - 118 ページの 表 105「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ～ 24 個)」

表 94. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8	9	10							17	18	19	20					34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 106 ページの 表 93「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 108 ページの 表 95「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 109 ページの 表 96「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 111 ページの 表 98「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 115 ページの 表 102「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 119 ページの 表 106「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 95. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50			3	4	5	6	7	8	9	10							17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 106 ページの 表 93「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 107 ページの 表 94「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 109 ページの 表 96「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 112 ページの 表 99「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 116 ページの 表 103「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 120 ページの 表 107「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 96. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)

合計	プロセッサー 1												プロセッサー 2												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 1 と 2 の DIMM 装着順序。
  - 106 ページの 表 93「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 107 ページの 表 94「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 108 ページの 表 95「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 74 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 113 ページの 表 100「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 117 ページの 表 104「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 121 ページの 表 108「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」

表 97. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22					5	6	7	8											19	20					22
24					5	6	7	8									17	18	19	20					24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 111 ページの 表 98「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 112 ページの 表 99「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 113 ページの 表 100「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 16 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 106 ページの 表 93「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 114 ページの 表 101「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 118 ページの 表 105「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」

表 98. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8	9	10							17	18	19	20					38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 110 ページの 表 97「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 112 ページの 表 99「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 113 ページの 表 100「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 107 ページの 表 94「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 115 ページの 表 102「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 119 ページの 表 106「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 99. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10							17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 110 ページの 表 97「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 111 ページの 表 98「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 113 ページの 表 100「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 108 ページの 表 95「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 116 ページの 表 103「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 120 ページの 表 107「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 100. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)

合計	プロセッサー 3												プロセッサー 4												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 3 と 4 の DIMM 装着順序。
  - 110 ページの 表 97「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 111 ページの 表 98「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 112 ページの 表 99「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 74 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 109 ページの 表 96「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 117 ページの 表 104「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 121 ページの 表 108「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」

表 101. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 115 ページの 表 102「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 116 ページの 表 103「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 117 ページの 表 104「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 16 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 106 ページの 表 93「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 110 ページの 表 97「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 118 ページの 表 105「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」

表 102. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26					5	6	7	8											19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8	9	10							17	18	19	20					42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 114 ページの 表 101「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 116 ページの 表 103「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 117 ページの 表 104「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 107 ページの 表 94「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 111 ページの 表 98「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 119 ページの 表 106「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 103. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10							17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 114 ページの 表 101「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 115 ページの 表 102「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 117 ページの 表 104「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 108 ページの 表 95「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 112 ページの 表 99「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 120 ページの 表 107「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 104. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)

合計	プロセッサー 5												プロセッサー 6												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 5 と 6 の DIMM 装着順序。
  - 114 ページの 表 101「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 115 ページの 表 102「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 116 ページの 表 103「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 74 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 109 ページの 表 96「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 113 ページの 表 100「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 121 ページの 表 108「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」

表 105. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 119 ページの 表 106「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 120 ページの 表 107「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 121 ページの 表 108「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 16 ~ 24 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 106 ページの 表 93「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 110 ページの 表 97「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 114 ページの 表 101「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」

表 106. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
26							7	8											19	20					26
28							7	8											19	20					28
30					5	6	7	8											19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8									17	18	19	20					42
44					5	6	7	8									17	18	19	20					44
46					5	6	7	8	9	10							17	18	19	20					46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 118 ページの 表 105「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 120 ページの 表 107「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 121 ページの 表 108「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 26 ~ 48 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 107 ページの 表 94「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 111 ページの 表 98「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 115 ページの 表 102「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」

表 107. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58					5	6	7	8	9	10							17	18	19	20	21	22			58
60					5	6	7	8	9	10							17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10							17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 118 ページの 表 105「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 119 ページの 表 106「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 121 ページの 表 108「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
- 50 ~ 72 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 108 ページの 表 95「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 112 ページの 表 99「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
  - 116 ページの 表 103「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」

表 108. 8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)

合計	プロセッサー 7												プロセッサー 8												合計
DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	DIMM
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8 つのプロセッサーを搭載したシステムでの関連する DIMM 装着順序。

- プロセッサー 7 と 8 の DIMM 装着順序。
  - 118 ページの 表 105「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 16 ~ 24 個)」
  - 119 ページの 表 106「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 26 ~ 48 個)」
  - 120 ページの 表 107「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 7 および 8、サーバーに取り付けられている DIMM 合計 50 ~ 72 個)」
- 74 ~ 96 個の DIMM を使用するシステムで DIMM の装着を続行するには、以下を参照してください。
  - 109 ページの 表 96「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 1 および 2、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 113 ページの 表 100「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 3 および 4、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」
  - 117 ページの 表 104「8 つのプロセッサーでのメモリー・スペアリング (プロセッサー 5 および 6、サーバーに取り付けられている DIMM 合計 74 ~ 96 個)」

第 3 章　DCPMM の取り付け順序

サーバーは、Intel Optane DC persistent memory modules (DCPMM) もサポートします。構成に応じて、この情報を使用して正しい取り付け順序を判別してください。

注：

- DCPMM および DRAM DIMM を取り付ける前に、「*セットアップ・ガイド*」の「DC 永続性メモリー・モジュール (DCPMM) のセットアップ」を参照し、すべての要件を満たすことを確認します。
- 現在インストールされているプロセッサーで DCPMM がサポートされているかどうかを確認するには、プロセッサーの説明にある 4 桁の番号を確認します。プロセッサーの説明が以下の*両方*の要件を満たす場合にのみ、DCPMM がサポートされます。
  - 第 1 桁が *5* 以上の番号。

    注：この規則への唯一の例外が *Intel Xeon Silver 4215* で、これは DCPMM もサポートします。
  - 第 2 桁が *2*。

  例: *Intel Xeon 5215 L* および *Intel Xeon Platinum 8280 M*

  現在取り付けられているプロセッサーが DCPMM をサポートしていない場合、DCPMMをサポートしているプロセッサーと交換します。
- サポートされるメモリー容量の範囲は、プロセッサーの以下のタイプに応じて異なります。
  - **大容量メモリー層** (L): 4 桁の後に L が付くプロセッサー (例: *Intel Xeon 5215 L*)
  - **中容量メモリー層** (L): 4 桁の後に M が付くプロセッサー (例: *Intel Xeon Platinum 8280 M*)
  - **その他**: DCPMM をサポートするその他のプロセッサー (例: *Intel Xeon Gold 5222*)

さらに、以下のサイトで入手可能なメモリー・コンフィギュレーターを活用できます。

http://1config.lenovo.com/#/memory_configuration

アプリ・ダイレクト・モード

アプリ・ダイレクト・モードでは DCPMM は、特定のアプリケーションから直接アクセスできる独立した永続性メモリー・リソースとして動作し、DRAM DIMM はシステム・メモリーとして動作します。

アプリ・ダイレクト・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

© Copyright Lenovo 2017, 2022

DCPMM 取り付け順序: プロセッサー 2 つのアプリ・ダイレクト・モード

アプリ・ダイレクト・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 2 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。

プロセッサー 8 個のアプリ・ダイレクト・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 8
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4
- プロセッサーごとに DCPMM x 1/DRAM DIMM x 6
- システム内に DCPMM x 1

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 109. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 110. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 111. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

表 111. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のアプリ・ダイレクト・モード (プロセッサー 8 個) (続き)

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 112. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 113. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

プロセッサーごとに DCPMM x 1/DRAM DIMM x 6

表 114. DCPMM 1 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

システム内に DCPMM x 1

表 115. システム内に DCPMM が 1 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

表 115. システム内に DCPMM が 1 個のアプリ・ダイレクト・モード (続き)

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

DCPMM 取り付け順序: プロセッサー 4 つのアプリ・ダイレクト・モード

アプリ・ダイレクト・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 8 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。

プロセッサー 8 個のアプリ・ダイレクト・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 8
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4
- プロセッサーごとに DCPMM x 1/DRAM DIMM x 6
- システム内に DCPMM x 1

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 116. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 117. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 118. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 119. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 120. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

プロセッサーごとに DCPMM x 1/DRAM DIMM x 6

表 121. DCPMM 1 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

表 121. DCPMM 1 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (続き)

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

システム内に DCPMM x 1

表 122. システム内に DCPMM が 1 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

DCPMM 取り付け順序: プロセッサー 6 つのアプリ・ダイレクト・モード

アプリ・ダイレクト・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 8 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。

プロセッサー 8 個のアプリ・ダイレクト・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 8
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4
- プロセッサーごとに DCPMM x 1/DRAM DIMM x 6
- システム内に DCPMM x 1

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 123. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 124. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

表 124. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 6 個) (続き)

プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 125. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 126. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 127. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

プロセッサーごとに DCPMM x 1/DRAM DIMM x 6

表 128. DCPMM 1 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

システム内に DCPMM x 1

表 129. システム内に DCPMM が 1 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

表 129. システム内に DCPMM が 1 個のアプリ・ダイレクト・モード (続き)

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

DCPMM 取り付け順序: プロセッサー 8 つのアプリ・ダイレクト・モード

アプリ・ダイレクト・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 8 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 7 および 8 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

プロセッサー 8 個のアプリ・ダイレクト・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 8
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4
- プロセッサーごとに DCPMM x 1/DRAM DIMM x 6
- システム内に DCPMM x 1

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 130. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 131. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

表 131. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 8 個) (続き)

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 132. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 133. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

表 133. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (プロセッサー 8 個) (続き)

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 134. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

プロセッサーごとに DCPMM x 1/DRAM DIMM x 6

表 135. DCPMM 1 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

表 135. DCPMM 1 個および DRAM DIMM 6 個のアプリ・ダイレクト・モード (続き)

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

システム内に DCPMM x 1

表 136. システム内に DCPMM が 1 個のアプリ・ダイレクト・モード

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

混在メモリー・モード

混在メモリー・モードでは、DCPMM 容量の 1～99% がシステム・メモリーとして動作します。このモードでは、DCPMM 容量の一部パーセンテージが特定のアプリケーションから直接アクセスでき (アプリ・ダイレクト)、残りがシステム・メモリーとして動作します。DCPMM のアプリ・ダイレクト部分は、永続性メモリーとして表示され、残りの DCPMM 容量はシステム・メモリーとして表示されます。DRAM DIMM は、このモードでキャッシュとして動作します。

混在メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

DCPMM 取り付け順序: 2 つのプロセッサーの混在メモリー・モード

混在メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 2 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。

プロセッサー 6 個の混在メモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 137. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 138. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

注：この構成では、RDIMM のみが推奨されます。

表 139. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 140. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個の混在メモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 取り付け順序: 4 つのプロセッサーの混在メモリー・モード

混在メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 4 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。

プロセッサー 6 個の混在メモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 141. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 142. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

注：この構成では、RDIMM のみが推奨されます。

表 143. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

表 143. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 4 個) (続き)

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 144. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個の混在メモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 取り付け順序: 6 つのプロセッサーの混在メモリー・モード

混在メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 6 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。

プロセッサー 6 個の混在メモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 145. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 146. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

表 146. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 6 個) (続き)

プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

注：この構成では、RDIMM のみが推奨されます。

表 147. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 148. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個の混在メモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 取り付け順序: 8 つのプロセッサーの混在メモリー・モード

混在メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 8 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 7 および 8 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

プロセッサー 8 個の混在メモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 149. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 150. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

表 150. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 8 個) (続き)

プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

注：この構成では、RDIMM のみが推奨されます。

表 151. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個の混在メモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 152. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個の混在メモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

表 152. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個の混在メモリー・モード (プロセッサー 8 個) (続き)

P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

メモリー・モード

メモリー・モードでは、DCPMM 容量の 100% がシステム・メモリーとして動作します。DRAM DIMM は、キャッシュとして機能します。

メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

DCPMM 取り付け順序: 2 つのプロセッサーのメモリー・モード

メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。

サーバーに 2 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。

プロセッサー 2 個のメモリー・モードを実装した場合、いくつかの構成がサポートされます。
- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 153. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。
- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 154. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。
- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 155. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のメモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。
- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 156. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

注：この構成では、DRAM DIMM には RDIMM のみが推奨されます。

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 157. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 2 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 取り付け順序: 4 つのプロセッサーのメモリー・モード

メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。ただし、32 GB を超える DIMM の使用を検討してください。

サーバーに 4 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。

プロセッサー 4 個のメモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 158. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 159. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 160. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のメモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM

表 160. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のメモリー・モード (プロセッサー 4 個) (続き)

- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 161. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

注：この構成では、DRAM DIMM には RDIMM のみが推奨されます。

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 162. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 4 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 取り付け順序: 6 つのプロセッサーのメモリー・モード

メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。ただし、32 GB を超える DIMM の使用を検討してください。

サーバーに 6 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。

プロセッサー 6 個のメモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 163. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 164. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

表 164. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 6 個) (続き)

プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 165. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のメモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 166. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

注：この構成では、DRAM DIMM には RDIMM のみが推奨されます。

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 167. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 6 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 取り付け順序: 8 つのプロセッサーのメモリー・モード

メモリー・モードを実装する場合、任意の容量のサポートされる DIMM を取り付けることができます。ただし、32 GB を超える DIMM の使用を検討してください。

サーバーに 8 個のプロセッサーが取り付けられている場合:
- プロセッサー 1 および 2 は下段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 3 および 4 は下段コンピュート・トレイの上段システム・ボードに取り付けられています。
- プロセッサー 5 および 6 は上段コンピュート・トレイの下段システム・ボードに取り付けられています。
- プロセッサー 7 および 8 は上段コンピュート・トレイの上段システム・ボードに取り付けられています。

プロセッサー 8 個のメモリー・モードを実装した場合、いくつかの構成がサポートされます。

- プロセッサーごとに DCPMM x 6/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 4/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 6
- プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

プロセッサーごとに DCPMM x 6/DRAM DIMM x 6

表 168. プロセッサーあたり DCPMM 6 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

プロセッサーごとに DCPMM x 4/DRAM DIMM x 6

表 169. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

表 169. プロセッサーあたり DCPMM 4 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 8 個) (続き)

プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 8

表 170. プロセッサーあたり DCPMM 2 個および DRAM DIMM 8 個のメモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

プロセッサーごとに DCPMM x 2/DRAM DIMM x 6

表 171. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

注：この構成では、DRAM DIMM には RDIMM のみが推奨されます。

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

表 171. プロセッサーあたり DCPMM 2 個および DRAM DIMM 6 個のメモリー・モード (プロセッサー 8 個) (続き)

D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

プロセッサーごとに DCPMM x 2/DRAM DIMM x 4

表 172. プロセッサーあたり DCPMM 2 個および DRAM DIMM 4 個のアプリ・ダイレクト・モード (プロセッサー 8 個)

以下の表で、表記は次の通りです。

- P = DCPMM
- D = DRAM DIMM

プロセッサー 1												プロセッサー 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 3												プロセッサー 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 5												プロセッサー 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
プロセッサー 7												プロセッサー 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

索引

d

DCPMM の取り付け順序　123
　アプリ・ダイレクト・モード (2 CPU)　124
　アプリ・ダイレクト・モード (4 CPU)　127
　アプリ・ダイレクト・モード (6 CPU)　130
　アプリ・ダイレクト・モード (8 CPU)　134
　混在メモリー・モード (2 CPU)混在メモリー・モード　139
　混在メモリー・モード (4 CPU)　141
　混在メモリー・モード (6 CPU)　143
　混在メモリー・モード (8 CPU)　145
　メモリー・モード (2 CPU)　148
　メモリー・モード (4 CPU)　150
　メモリー・モード (6 CPU)　152
　メモリー・モード (8 CPU)　155
DIMM の取り付け順序　5
　独立メモリー・モード　6 – 8, 13, 17, 27
　非ミラーリング・メモリー・モード　6 – 8, 13, 17, 27
　メモリー・スペアリング　84
　メモリー・スペアリング (2 CPU)　85
　メモリー・スペアリング (3 CPU)　86
　メモリー・スペアリング (4 CPU)　90
　メモリー・スペアリング (6 CPU)　94
　メモリー・スペアリング (8 CPU)　106
　メモリー・ミラーリング　44
　メモリー・ミラーリング (2 CPU)　45
　メモリー・ミラーリング (3 CPU)　46
　メモリー・ミラーリング (4 CPU)　51
　メモリー・ミラーリング (6 CPU)　55
　メモリー・ミラーリング (8 CPU)　67

あ

アプリ・ダイレクト・モード
　DCPMM の取り付け順序 (2 CPU)　124
　DCPMM の取り付け順序 (4 CPU)　127
　DCPMM の取り付け順序 (6 CPU)　130
　DCPMM の取り付け順序 (8 CPU)　134

か

ガイドライン
　メモリー　1
　メモリー・モジュール　1

こ

混在メモリー・モード
　DCPMM の取り付け順序 (2 CPU)　139
　DCPMM の取り付け順序 (4 CPU)　141
　DCPMM の取り付け順序 (6 CPU)　143
　DCPMM の取り付け順序 (8 CPU)　145

と

取り付け順序
　DIMM　5
　DIMM (メモリー・スペアリング — 2 CPU)　85
　DIMM (メモリー・スペアリング — 4 CPU)　90
　DIMM (メモリー・ミラーリング — 2 CPU)　45
　DIMM (メモリー・ミラーリング — 4 CPU)　51
　DIMM (独立メモリー・モード — 2 CPU)　7
　DIMM (独立メモリー・モード — 4 CPU)　13
　メモリー・モジュール　5
　メモリー・モジュール (メモリー・スペアリング — 2 CPU)　85
　メモリー・モジュール (メモリー・スペアリング — 4 CPU)　90
　メモリー・モジュール (メモリー・ミラーリング — 2 CPU)　45
　メモリー・モジュール (メモリー・ミラーリング — 4 CPU)　51
　メモリー・モジュール (独立メモリー・モード — 2 CPU)　7
　メモリー・モジュール (独立メモリー・モード — 4 CPU)　13
独立メモリー・モード　6
　DIMM の取り付け順序　6
　DIMM の取り付け順序 (2 CPU)　7
　DIMM の取り付け順序 (3 CPU)　8
　DIMM の取り付け順序 (4 CPU)　13
　DIMM の取り付け順序 (6 CPU)　17
　DIMM の取り付け順序 (8 CPU)　27
　メモリー・モジュールの取り付け順序　6
　メモリー・モジュールの取り付け順序 (2 CPU)　7
　メモリー・モジュールの取り付け順序 (3 CPU)　8
　メモリー・モジュールの取り付け順序 (4 CPU)　13
　メモリー・モジュールの取り付け順序 (6 CPU)　17
　メモリー・モジュールの取り付け順序 (8 CPU)　27
取り付け順序
　DCPMM　123
　DCPMM (アプリ・ダイレクト・モード — 2 CPU)　124
　DCPMM (アプリ・ダイレクト・モード — 4 CPU)　127
　DCPMM (アプリ・ダイレクト・モード — 6 CPU)　130
　DCPMM (アプリ・ダイレクト・モード — 8 CPU)　134
　DCPMM (メモリー・モード — 2 CPU)　148
　DCPMM (混在メモリー・モード — 2 CPU)　139
　DCPMM (メモリー・モード — 4 CPU)　150
　DCPMM (混在メモリー・モード — 4 CPU)　141
　DCPMM (メモリー・モード — 6 CPU)　152
　DCPMM (混在メモリー・モード — 6 CPU)　143
　DCPMM (メモリー・モード — 8 CPU)　155
　DCPMM (混在メモリー・モード — 8 CPU)　145
　DIMM (独立メモリー・モード)　6
　DIMM (メモリー・スペアリング — 3 CPU)　86
　DIMM (メモリー・スペアリング — 6 CPU)　94
　DIMM (メモリー・スペアリング — 8 CPU)　106
　DIMM (メモリー・スペアリング)　84
　DIMM (メモリー・ミラーリング — 3 CPU)　46
　DIMM (メモリー・ミラーリング — 6 CPU)　55

© Copyright Lenovo 2017, 2022

DIMM (メモリー・ミラーリング — 8 CPU) 67
DIMM (メモリー・ミラーリング) 44
DIMM (独立メモリー・モード — 3 CPU) 8
DIMM (独立メモリー・モード — 6 CPU) 17
DIMM (独立メモリー・モード — 8 CPU) 27
メモリー・モジュール (メモリー・スペアリング — 3 CPU) 86
メモリー・モジュール (メモリー・スペアリング — 6 CPU) 94
メモリー・モジュール (メモリー・スペアリング — 8 CPU) 106
メモリー・モジュール (メモリー・スペアリング) 84
メモリー・モジュール (メモリー・ミラーリング — 3 CPU) 46
メモリー・モジュール (メモリー・ミラーリング — 6 CPU) 55
メモリー・モジュール (メモリー・ミラーリング — 8 CPU) 67
メモリー・モジュール (メモリー・ミラーリング) 44
メモリー・モジュール (独立メモリー・モード — 3 CPU) 8
メモリー・モジュール (独立メモリー・モード — 6 CPU) 17
メモリー・モジュール (独立メモリー・モード — 8 CPU) 27
メモリー・モジュール (独立メモリー・モード) 6

ひ

非ミラーリング・メモリー・モード
DIMM の取り付け順序 6
DIMM の取り付け順序 (2 CPU) 7
DIMM の取り付け順序 (3 CPU) 8
DIMM の取り付け順序 (4 CPU) 13
DIMM の取り付け順序 (6 CPU) 17
DIMM の取り付け順序 (8 CPU) 27

め

メモリーのガイドライン 1
メモリー・スペアリング 84
DIMM の取り付け順序 84
DIMM の取り付け順序 (2 CPU) 85
DIMM の取り付け順序 (3 CPU) 86
DIMM の取り付け順序 (4 CPU) 90
DIMM の取り付け順序 (6 CPU) 94
DIMM の取り付け順序 (8 CPU) 106
メモリー・モジュールの取り付け順序 84
メモリー・モジュールの取り付け順序 (2 CPU) 85
メモリー・モジュールの取り付け順序 (3 CPU) 86
メモリー・モジュールの取り付け順序 (4 CPU) 90
メモリー・モジュールの取り付け順序 (6 CPU) 94
メモリー・モジュールの取り付け順序 (8 CPU) 106
メモリー・ミラーリング 44
DIMM の取り付け順序 44
DIMM の取り付け順序 (2 CPU) 45
DIMM の取り付け順序 (3 CPU) 46
DIMM の取り付け順序 (4 CPU) 51
DIMM の取り付け順序 (6 CPU) 55
DIMM の取り付け順序 (8 CPU) 67
メモリー・モジュールの取り付け順序 44
メモリー・モジュールの取り付け順序 (2 CPU) 45
メモリー・モジュールの取り付け順序 (3 CPU) 46
メモリー・モジュールの取り付け順序 (4 CPU) 51
メモリー・モジュールの取り付け順序 (6 CPU) 55
メモリー・モジュールの取り付け順序 (8 CPU) 67
メモリー・モジュールのガイドライン 1
メモリー・モジュールの取り付け順序
独立メモリー・モード 6 – 8, 13, 17, 27
メモリー・スペアリング 84
メモリー・スペアリング (2 CPU) 85
メモリー・スペアリング (3 CPU) 86
メモリー・スペアリング (4 CPU) 90
メモリー・スペアリング (6 CPU) 94
メモリー・スペアリング (8 CPU) 106
メモリー・ミラーリング 44
メモリー・ミラーリング (2 CPU) 45
メモリー・ミラーリング (3 CPU) 46
メモリー・ミラーリング (4 CPU) 51
メモリー・ミラーリング (6 CPU) 55
メモリー・ミラーリング (8 CPU) 67
メモリー・モジュールの取り付けの規則および順序 5
メモリー・モード
DCPMM の取り付け順序 (2 CPU) 148
DCPMM の取り付け順序 (4 CPU) 150
DCPMM の取り付け順序 (6 CPU) 152
DCPMM の取り付け順序 (8 CPU) 155

Lenovo