



주의

 이 정보와 이 정보가 지원하는 제품을 사용하기 전에 다음에서 제공되는 안전 정보 및 안전 지침을 읽고 이해하십시오.

https://pubs.lenovo.com/safety_documentation/

 이 장비는 어린이가 있을 가능성이 있는 장소에서 사용하기에 적합하지 않습니다.

또한 다음에서 제공되는 서버에 대한 Lenovo 보증 계약조건에 대해 잘 알고 있는지 확인하십시오.

<http://datacentersupport.lenovo.com/warrantylookup>

제9판 (2022년 12월)

© Copyright Lenovo 2017, 2022.

권리 제한 및 제약 고지: GSA(General Services Administration) 계약에 따라 제공되는 데이터 또는 소프트웨어를 사용, 복제 또는 공개할 경우에는 계약서 번호 GS-35F-05925에 명시된 제약 사항이 적용됩니다.

목차

목차	i	설치 순서: 프로세서가 6개 설치된 메모리 스페어링	92
제 1 장. 메모리 지침	1	설치 순서: 프로세서가 8개 설치된 메모리 스페어링	104
제 2 장. 메모리 모듈 설치 규정 및 순서	5	제 3 장. DCPMM 설치 순서	121
독립 메모리 모드	6	앱 다이렉트 모드	121
설치 순서: 프로세서가 2개 설치된 독립 메모리 모드	7	DCPMM 설치 순서: 프로세서가 2개 설치된 앱 다이렉트 모드	122
설치 순서: 프로세서가 3개 설치된 독립 메모리 모드	8	DCPMM 설치 순서: 프로세서가 4개 설치된 앱 다이렉트 모드	124
설치 순서: 프로세서가 4개 설치된 독립 메모리 모드	12	DCPMM 설치 순서: 프로세서가 6개 설치된 앱 다이렉트 모드	127
설치 순서: 프로세서가 6개 설치된 독립 메모리 모드	16	DCPMM 설치 순서: 프로세서가 8개 설치된 앱 다이렉트 모드	131
설치 순서: 프로세서가 8개 설치된 독립 메모리 모드	26	혼합 메모리 모드	134
메모리 미러링	43	DCPMM 설치 순서: 프로세서가 2개 설치된 혼합 메모리 모드	135
설치 순서: 프로세서가 2개 설치된 메모리 미러링	44	DCPMM 설치 순서: 프로세서가 4개 설치된 혼합 메모리 모드	137
설치 순서: 프로세서가 3개 설치된 메모리 미러링	45	DCPMM 설치 순서: 프로세서가 6개 설치된 혼합 메모리 모드	139
설치 순서: 프로세서가 4개 설치된 메모리 미러링	49	DCPMM 설치 순서: 프로세서가 8개 설치된 혼합 메모리 모드	141
설치 순서: 프로세서가 6개 설치된 메모리 미러링	53	메모리 모드	143
설치 순서: 프로세서가 8개 설치된 메모리 미러링	65	DCPMM 설치 순서: 프로세서가 2개 설치된 메모리 모드	144
메모리 스페어링	82	DCPMM 설치 순서: 프로세서가 4개 설치된 메모리 모드	146
설치 순서: 프로세서가 2개 설치된 메모리 스페어링	83	DCPMM 설치 순서: 프로세서가 6개 설치된 메모리 모드	148
설치 순서: 프로세서가 3개 설치된 메모리 스페어링	84	DCPMM 설치 순서: 프로세서가 8개 설치된 메모리 모드	151
설치 순서: 프로세서가 4개 설치된 메모리 스페어링	88	색인	155

제 1 장 메모리 지침

메모리 모듈을 선택하고 서버에 설치하는 경우 정해진 기준을 준수해야 합니다.

이 문서의 DIMM 구성 순서는 서버가 지원하는 모든 메모리 구성 조합을 보여줍니다. 이러한 조합 중 일부는 프로세서, 메모리 컨트롤러 및 메모리 채널 전반에 걸친 메모리 분배의 균형을 맞추기 때문에 다른 조합보다 우수한 성능을 보입니다. 메모리 구성의 균형을 맞추면 메모리 성능을 높이기 위해 프로세서에 구성된 모든 메모리 채널에 대해 최적의 인터리빙을 수행할 수 있습니다.

메모리 설치 및 제거에 대한 중요한 정보는 *ThinkSystem SR950 설치 안내서*의 "메모리 모듈 설치 (옵션)"의 내용을 참조하십시오. 이 가이드는 메모리 선택 및 계획에 도움이 됩니다. 메모리 성능 및 메모리 구성에 대한 자세한 정보는 다음 Lenovo Press 웹 사이트에 있습니다.

<https://lenovopress.com/servers/options/memory>

또한 다음 사이트에 있는 메모리 구성 프로그램 도구를 이용할 수 있습니다.

http://lconfig.lenovo.com/#/memory_configuration

메모리 모듈 선택

다음 메모리 모듈(DIMM)이 ThinkSystem SR950 서버에서 사용하도록 지원됩니다. 특정 메모리 모듈 부품 번호 및 주문 정보는 <https://serverproven.lenovo.com/>의 내용을 참조하십시오.

각 DIMM에 부착된 레이블은 DIMM 유형을 식별합니다. 이 정보는 xxxxx nRxxx PC4-xxxxx-xx-xx-xxx 형식으로 되어 있습니다. 여기서 *n*은 DIMM이 싱글 랭크(*n*=1)인지 듀얼 랭크(*n*=2)인지를 표시합니다.

참고:

- DIMM을 설치하거나 제거하면 서버 구성이 변경됩니다. 서버를 다시 시작하면 메모리 구성이 변경되었음을 나타내는 메시지를 표시합니다. 서버 구성을 보는 방법에는 여러 가지가 있습니다. 각 관리 방법에 대한 설명 및 각 방법이 여러 배포 상황에 적용되는 방식에 대해서는 이 내용을 참조하십시오.
- DIMM을 교체할 때 서버는 Lenovo XClarity Provisioning Manager(를) 사용하여 수동으로 새 DIMM을 활성화하지 않고도 자동 DIMM 활성화 기능을 제공합니다.

메모리 아키텍처

다음 그림에서 각 시스템 보드의 메모리 컨트롤러, 채널 및 커넥터 간의 관계를 보여주며 각 메모리 채널에는 2개의 DIMM 슬롯(프로세서에서 가장 먼 슬롯은 0, 프로세서에서 가장 가까운 슬롯은 1임)이 있습니다.

- 서버의 각 프로세서에는 두 개의 메모리 컨트롤러 IMC1과 IMC2가 있습니다.
- 각 메모리 컨트롤러에는 3개의 메모리 채널이 있습니다.
 - 프로세서 1:
 - IMC1에는 메모리 채널 A, B 및 C가 있습니다.
 - IMC2에는 메모리 채널 D, E 및 F가 있습니다.
 - 프로세서 2:
 - IMC1에는 메모리 채널 G, H 및 J가 있습니다.
 - IMC2에는 메모리 채널 K, L 및 M이 있습니다.
- 각 메모리 채널에는 두 개의 DIMM 슬롯, 슬롯 0(프로세서에서 가장 먼 슬롯)과 슬롯 1(프로세서에서 가장 가까운 슬롯)이 있습니다.

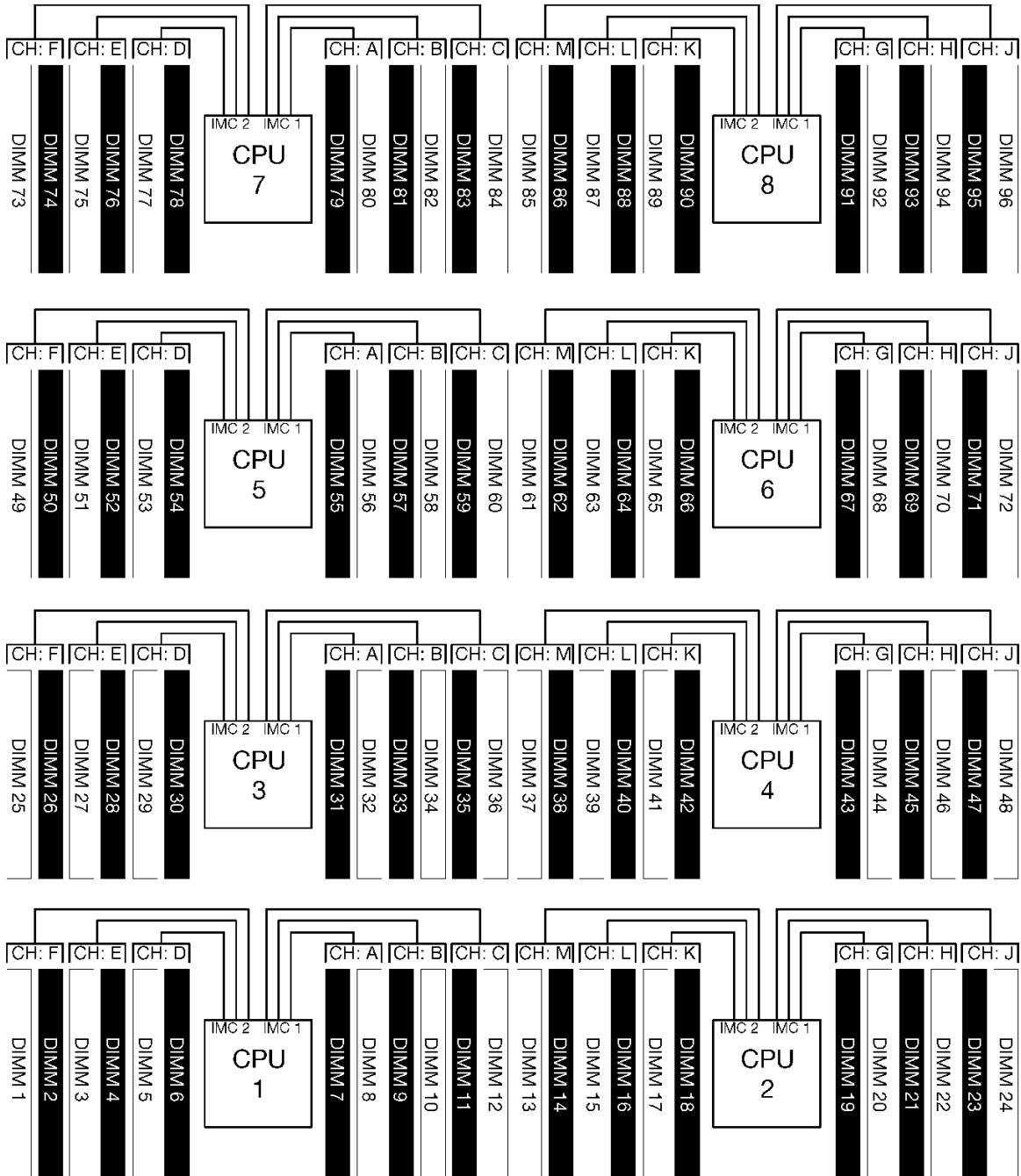


그림 1. 메모리 아키텍처

메모리 모듈 구성 요구 사항

모든 메모리 모드에 대해 메모리 모듈을 구성할 때 다음 규칙을 준수하십시오.

참고: 다음 지침은 시스템 보드 프로세서 1과 관련된 메모리 아키텍처에 대해 설명합니다. 시스템 보드 프로세서 2의 경우 설명에 있는 프로세서 1 메모리 채널 A/B/C/D/E/F를 메모리 채널 G/H/J/K/L/M으로 대체하십시오.

- 반드시 제 2 장 "메모리 모듈 설치 규정 및 순서" 5페이지에 표시된 순서에 따라 메모리 모듈을 설치하십시오.

- 서버에서 R-DIMM, LR-DIMM 및 3DS DIMM을 함께 사용하지 마십시오.
- 각 프로세서에 DIMM이 하나 이상 필요합니다. 만족스러운 성능을 위해서는 프로세서당 최소 6개의 DIMM을 설치하십시오.
- 128GB DIMM이 7개 이상 설치된 프로세서에는 "M" SKU 프로세서가 필요합니다.
- 메모리 컨트롤러 내에서 다음을 수행하십시오.
 - 채널 A/D를 먼저 구성하십시오. 채널 B/E는 비어 있거나 채널 A/D와 동일하게 구성되어야 합니다. 채널 C/F는 비어 있거나 채널 B/E와 동일하게 구성되어야 합니다.

참고: 5개의 DIMM 구성은 이러한 구성 규칙에 지원되는 예외입니다. 5개의 DIMM이 구성되어 채널 0과 1에는 각각 2개의 DIMM이 있고 채널 2에는 1개의 DIMM이 있습니다.

- 프로세서에서 물리적으로 가장 멀리 있는(슬롯 0) 메모리 커넥터를 각 채널에 먼저 구성하십시오.
- 메모리 채널에 2개의 DIMM이 설치되어 있고 이들 DIMM의 랭크 수가 다른 경우 프로세서(슬롯 0)에서 물리적으로 가장 멀리 있는 메모리 커넥터에 더 높은 랭크의 DIMM을 구성하십시오.
- 한 채널에 있는 2개의 DIMM이 동일한 랭크인 경우 프로세서(슬롯 0)에서 물리적으로 가장 멀리 있는 메모리 커넥터에 더 큰 용량의 DIMM을 구성하십시오.

최적의 시스템 성능을 위한 메모리 모듈 구성

최적의 메모리 성능을 얻을 수 있도록 메모리 구성을 구성하려면 모든 메모리 모드에 대해 다음 일반 지침을 준수하십시오.

참고: 다음 지침은 시스템 보드 프로세서 1과 관련된 메모리 아키텍처에 대해 설명합니다. 시스템 보드 프로세서 2의 경우 설명에 있는 프로세서 1 메모리 채널 A/B/C/D/E/F를 메모리 채널 G/H/J/K/L/M으로 대체하십시오.

- 여러 개의 프로세서가 설치된 경우 서버의 모든 프로세서가 동일한 메모리 구성을 가지고 있어야 합니다.
- 최적의 성능을 위해 모든 메모리 채널을 구성하십시오.
- 프로세서에 동일한(동일한 Lenovo 부품 번호) DIMM이 3개 있는 경우 메모리 컨트롤러 1(IMC1)에 모든 DIMM을 구성하십시오.

메모리 미러링에 대한 추가 요구 사항

다음 규칙이 메모리 미러링에 적용됩니다.

참고: 다음 지침은 시스템 보드 프로세서 1과 관련된 메모리 아키텍처에 대해 설명합니다. 시스템 보드 프로세서 2의 경우 설명에 있는 프로세서 1 메모리 채널 A/B/C/D/E/F를 메모리 채널 G/H/J/K/L/M으로 대체하십시오.

- 서버는 메모리 컨트롤러당 2, 3, 4 또는 6개의 DIMM만 지원합니다(메모리 컨트롤러당 1개 또는 5개의 DIMM은 지원되지 않음).
- 독립적인 메모리 모드와 마찬가지로, 구성된 메모리 채널에 대해 동일한 크기의 DIMM을 설치해야 합니다. 채널 내에서 DIMM 슬롯 구성이 같을 필요는 없습니다. 그러나 채널 A/B/C 또는 채널 D/E/F에서 동일한 DIMM 슬롯 위치는 동일하게 구성되어야 합니다.
- DIMM이 2개의 메모리 채널에만 설치된 경우 2개의 DIMM에서 미러링이 발생합니다. 채널 A/D 및 B/E는 기본 및 보조 캐시 라인을 유지합니다.
- DIMM이 3개의 모든 메모리 채널에 설치된 경우 3개의 모든 DIMM 채널에서 미러링이 발생합니다. 채널 A/D 및 B/E, 채널 B/E 및 C/F, 채널 C/F 및 A/D는 기본 및 보조 캐시 라인을 유지합니다.
- 메모리 컨트롤러에서 2채널 및 3채널 DDR 미러링을 함께 사용하지 마십시오.

메모리 스페어링에 대한 추가 요구 사항

다음 규칙이 메모리 스페어링에 적용됩니다.

- 독립 메모리 모드와 마찬가지로 모든 메모리 채널에는 최소 2개의 랭크가 있어야 합니다.

- 구성된 모든 메모리 채널에는 최소 2개의 DIMM 랭크가 있어야 합니다.
- 메모리 채널에 단일 랭크 DIMM만 있는 경우 단일 랭크 DIMM을 모두 한 채널에 구성하십시오.
- 채널당 단일 DIMM 시스템은 스페어링 모드에서 단일 랭크 DIMM을 지원하지 않습니다.

제 2 장 메모리 모듈 설치 규정 및 순서

메모리 모듈은 구현하는 메모리 구성 및 서버에 설치한 프로세서와 메모리 모듈 수에 따라 특정 순서로 설치해야 합니다.

참고: 지원되는 메모리 모듈 목록은 1세대(Skylake) 및 2세대(Cascade Lake) Intel Xeon 프로세서에 따라 다릅니다. 시스템 오류를 방지하려면 호환 가능한 메모리 모듈을 설치해야 합니다. 지원되는 DIMM 목록은 <https://serverproven.lenovo.com/>의 내용을 참조하십시오.

ThinkSystem SR950 서버에서 다음 메모리 구성 및 채우기 순서가 지원됩니다.

- "독립 메모리 모드" 6페이지
 - "설치 순서: 프로세서가 2개 설치된 독립 메모리 모드" 7페이지
 - "설치 순서: 프로세서가 3개 설치된 독립 메모리 모드" 8페이지
 - "설치 순서: 프로세서가 4개 설치된 독립 메모리 모드" 12페이지
 - "설치 순서: 프로세서가 6개 설치된 독립 메모리 모드" 16페이지
 - "설치 순서: 프로세서가 8개 설치된 독립 메모리 모드" 26페이지
- "메모리 미러링" 43페이지
 - "설치 순서: 프로세서가 2개 설치된 메모리 미러링" 44페이지
 - "설치 순서: 프로세서가 3개 설치된 메모리 미러링" 45페이지
 - "설치 순서: 프로세서가 4개 설치된 메모리 미러링" 49페이지
 - "설치 순서: 프로세서가 6개 설치된 메모리 미러링" 53페이지
 - "설치 순서: 프로세서가 8개 설치된 메모리 미러링" 65페이지
- "메모리 스페어링" 82페이지
 - "설치 순서: 프로세서가 2개 설치된 메모리 스페어링" 83페이지
 - "설치 순서: 프로세서가 3개 설치된 메모리 스페어링" 84페이지
 - "설치 순서: 프로세서가 4개 설치된 메모리 스페어링" 88페이지
 - "설치 순서: 프로세서가 6개 설치된 메모리 스페어링" 92페이지
 - "설치 순서: 프로세서가 8개 설치된 메모리 스페어링" 104페이지

서버에서 메모리 모듈을 선택하고 설치할 때 따라야 하는 기준에 대한 정보는 제 1 장 "메모리 지침" 1페이지의 내용을 참조하십시오.

메모리 설정 구성에 대한 정보는 *ThinkSystem SR950 설치 안내서*에서 "메모리 구성"의 내용을 참조하십시오.

독립 메모리 모드

서버의 기본 메모리 구성인 독립 메모리 모드는 가장 높은 수준의 메모리 성능을 제공하는 대신 장애 조치 보호 수준은 낮습니다. 독립 메모리 모드에 대한 DIMM 설치 순서는 서버에 설치된 프로세서 수와 메모리 모듈 수에 따라 다릅니다.

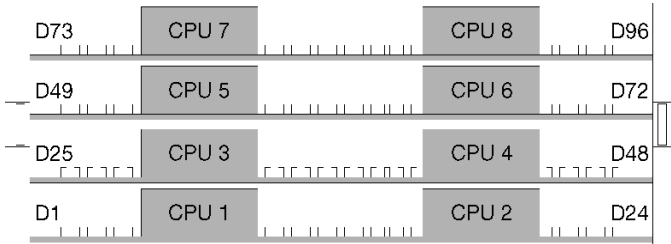


그림 2. 프로세서 및 메모리 모듈 레이아웃

독립 메모리 모드 지침:

- 개별 메모리 채널은 서로 다른 DIMM 타이밍에서 실행될 수 있지만 모든 채널은 동일한 인터페이스 주파수에서 실행되어야 합니다.
- 메모리 채널 0을 먼저 구성합니다.
- 메모리 채널 1은 비어 있거나 메모리 채널 0과 동일하게 구성되어 있습니다.
- 메모리 채널 2는 비어 있거나 메모리 채널 1과 동일하게 구성되어 있습니다.
- 각 메모리 채널에서 슬롯 0을 먼저 채웁니다.
- 메모리 채널에 DIMM이 2개 설치된 경우 슬롯 0에 숫자가 큰 랭크의 DIMM을 구성합니다.

지원되는 각 프로세서 구성에 대한 독립 메모리 모드 DIMM 구성 순서는 다음과 같습니다.

- "설치 순서: 프로세서가 2개 설치된 독립 메모리 모드" 7페이지
- "설치 순서: 프로세서가 3개 설치된 독립 메모리 모드" 8페이지
- "설치 순서: 프로세서가 4개 설치된 독립 메모리 모드" 12페이지
- "설치 순서: 프로세서가 6개 설치된 독립 메모리 모드" 16페이지
- "설치 순서: 프로세서가 8개 설치된 독립 메모리 모드" 26페이지

독립 메모리 모드를 활성화하는 방법을 비롯하여 메모리 설정 구성에 대한 정보는 *ThinkSystem SR950 설치 안내서*에서 "메모리 구성"의 내용을 참조하십시오.

참고: 독립 메모리 모드는 ThinkSystem SR950 서버의 기본 메모리 구성입니다.

설치 순서: 프로세서가 2개 설치된 독립 메모리 모드

서버에 프로세서가 2개 설치된 독립(비미러링) 메모리 모드에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 2개 설치된 경우의 독립 메모리 모드에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 1. 프로세서가 2개 설치된 독립 모드, 서버에 설치된 전체 DIMM 2~24개

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
2							8												20					2	
3					5		8												20					3	
4					5		8									17			20					4	
5					5		8		10							17			20					5	
6					5		8		10							17			20		22			6	
7			3		5		8		10							17			20		22			7	
8			3		5		8		10						15	17			20		22			8	
9			3		5		8		10		12				15	17			20		22			9	
10			3		5		8		10		12				15	17			20		22		24	10	
11	1		3		5		8		10		12				15	17			20		22		24	11	
12	1		3		5		8		10		12	13			15	17			20		22		24	12	
13	1		3		5		7	8	9	10			13		15	17			20		22		24	13	
14	1		3		5		7	8	9	10			13		15	17		19	20	21	22			14	
15			3	4	5	6	7	8	9	10			13		15	17		19	20	21	22			15	
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			17
18	1		3		5		7	8	9	10	11	12	13		15	17		19	20	21	22	23	24		18
19			3	4	5	6	7	8	9	10	11	12	13		15	17		19	20	21	22	23	24		19
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15	17		19	20	21	22	23	24		21
22	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	22
23	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

설치 순서: 프로세서가 3개 설치된 독립 메모리 모드

서버에 프로세서가 3개 설치된 독립(비미러링) 메모리 모드에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 3개 설치된 경우의 독립 메모리 모드에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3은 하단 컴퓨팅 트레이의 상단 시스템 보드 또는 상단 컴퓨팅 트레이에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 2. 프로세서가 3개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 3~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
3							8												20					3	
4					5		8												20					4	
5					5		8								17				20					5	
6					5		8								17				20					6	
7					5		8	10							17				20					7	
8					5		8	10							17				20		22			8	
9					5		8	10							17				20		22			9	
10			3		5		8	10							17				20		22			10	
11			3		5		8	10						15	17				20		22			11	
12			3		5		8	10						15	17				20		22			12	
13			3		5		8	10	12					15	17				20		22			13	
14			3		5		8	10	12					15	17				20		22		24	14	
15			3		5		8	10	12					15	17				20		22		24	15	
16	1		3		5		8	10	12					15	17				20		22		24	16	
17	1		3		5		8	10	12	13				15	17				20		22		24	17	
18	1		3		5		8	10	12	13	15			17					20		22		24	18	
19	1		3		5	7	8	9	10					13	15	17			20		22		24	19	
20	1		3		5	7	8	9	10					13	15	17		19	20	21	22			20	
21	1		3		5	7	8	9	10					13	15	17		19	20	21	22			21	
22			3	4	5	6	7	8	9	10				13	15	17		19	20	21	22			22	
23			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			23
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 25~36개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 3 "프로세서가 3개 설치된 독립 모드 (프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~36개)" 9페이지의 내용을 참조하십시오.
- DIMM이 3~24개 설치된 시스템에 대한 프로세서 3 DIMM 구성을 계속하려면 표 4 "프로세서가 3개 설치된 독립 모드(프로세서 3, 서버에 설치된 전체 DIMM 3~24개)" 10페이지의 내용을 참조하십시오.

표 3. 프로세서가 3개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~36개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	28
29			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	29
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
31	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	31
32	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	32
33	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	33
34	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	34
35	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 3~24개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 2 "프로세서가 3개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 3~24개)" 8페이지의 내용을 참조하십시오.
- DIMM이 25~36개 설치된 시스템에 대한 프로세서 3 DIMM 구성을 계속하려면 표 5 "프로세서가 3개 설치된 독립 모드(프로세서 3, 서버에 설치된 전체 DIMM 25~36개)" 11페이지의 내용을 참조하십시오.

표 5. 프로세서가 3개 설치된 독립 모드(프로세서 3, 서버에 설치된 전체 DIMM 25~36개)

총계 DIMM	프로세서 3																								총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12													
25			3	4	5	6	7	8	9	10															25
26			3	4	5	6	7	8	9	10															26
27	1		3		5		7	8	9	10	11	12													27
28	1		3		5		7	8	9	10	11	12													28
29	1		3		5		7	8	9	10	11	12													29
30			3	4	5	6	7	8	9	10	11	12													30
31	1		3		5		7	8	9	10	11	12													31
32			3	4	5	6	7	8	9	10	11	12													32
33	1		3	4	5	6	7	8	9	10	11	12													33
34			3	4	5	6	7	8	9	10	11	12													34
35	1		3	4	5	6	7	8	9	10	11	12													35
36	1	2	3	4	5	6	7	8	9	10	11	12													36

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 3~24개에 대한 프로세서 3 DIMM 구성 순서는 표 4 "프로세서가 3개 설치된 독립 모드(프로세서 3, 서버에 설치된 전체 DIMM 3~24개)" 10페이지의 내용을 참조하십시오.
- DIMM이 25~36개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 3 "프로세서가 3개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~36개)" 9페이지의 내용을 참조하십시오.

설치 순서: 프로세서가 4개 설치된 독립 메모리 모드

서버에 프로세서가 4개 설치된 독립(비미러링) 메모리 모드에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 4개 설치된 경우의 독립 메모리 모드에 대한 DIMM 구성 순서가 나타나 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이 또는 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 6. 프로세서가 4개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 4~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							8												20					4	
5					5		8												20					5	
6					5		8								17				20					6	
7					5		8								17				20					7	
8					5		8								17				20					8	
9					5		8	10							17				20					9	
10					5		8	10							17				20		22			10	
11					5		8	10							17				20		22			11	
12					5		8	10							17				20		22			12	
13			3		5		8	10							17				20		22			13	
14			3		5		8	10						15	17				20		22			14	
15			3		5		8	10						15	17				20		22			15	
16			3		5		8	10						15	17				20		22			16	
17			3		5		8	10	12					15	17				20		22			17	
18			3		5		8	10	12					15	17				20		22		24	18	
19			3		5		8	10	12					15	17				20		22		24	19	
20			3		5		8	10	12					15	17				20		22		24	20	
21	1		3		5		8	10	12					15	17				20		22		24	21	
22	1		3		5		8	10	12	13				15	17				20		22		24	22	
23	1		3		5		8	10	12	13				15	17				20		22		24	23	
24	1		3		5		8	10	12	13				15	17				20		22		24	24	

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 25~48개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 7 "프로세서가 4개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 13페이지의 내용을 참조하십시오.
- DIMM이 4~24개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성을 계속하려면 표 8 "프로세서가 4개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 4~24개)" 14페이지의 내용을 참조하십시오.

표 7. 프로세서가 4개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10			13		15		17		19	20	21	22		24	25
26	1		3		5		7	8	9	10			13		15		17		19	20	21	22			26
27	1		3		5		7	8	9	10			13		15		17		19	20	21	22			27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 4~24개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 6 "프로세서가 4개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 4~24개)" 12페이지의 내용을 참조하십시오.
- DIMM이 25~48개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성을 계속하려면 표 9 "프로세서가 4개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 15페이지의 내용을 참조하십시오.

표 8. 프로세서가 4개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 4~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							8												20					4	
5							8												20					5	
6							8												20					6	
7					5		8												20					7	
8					5		8									17			20					8	
9					5		8									17			20					9	
10					5		8									17			20					10	
11					5		8		10							17			20					11	
12					5		8		10							17			20		22			12	
13					5		8		10							17			20		22			13	
14					5		8		10							17			20		22			14	
15			3		5		8		10							17			20		22			15	
16			3		5		8		10						15	17			20		22			16	
17			3		5		8		10						15	17			20		22			17	
18			3		5		8		10						15	17			20		22			18	
19			3		5		8		10		12				15	17			20		22			19	
20			3		5		8		10		12				15	17			20		22		24	20	
21			3		5		8		10		12				15	17			20		22		24	21	
22			3		5		8		10		12				15	17			20		22		24	22	
23	1		3		5		8		10		12				15	17			20		22		24	23	
24	1		3		5		8		10		12	13			15	17			20		22		24	24	

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM이 25~48개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성 순서는 표 9 "프로세서가 4개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 15페이지의 내용을 참조하십시오.
- DIMM이 4~24개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 6 "프로세서가 4개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 4~24개)" 12페이지의 내용을 참조하십시오.

표 9. 프로세서가 4개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12	13		15		17			20		22		24	25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27	1		3		5		7	8	9	10			13		15		17			20		22		24	27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29	1		3		5		7	8	9	10			13		15		17		19	20	21	22			29
30	1		3		5		7	8	9	10			13		15		17		19	20	21	22			30
31			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	41
42	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	42
43			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 4~24개에 대한 프로세서 3 및 4 DIMM 구성 순서는 표 8 "프로세서가 4개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 4~24개)" 14페이지의 내용을 참조하십시오.
- DIMM이 25~48개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 7 "프로세서가 4개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 13페이지의 내용을 참조하십시오.

설치 순서: 프로세서가 6개 설치된 독립 메모리 모드

서버에 프로세서가 6개 설치된 독립(비미러링) 메모리 모드에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 6개 설치된 경우의 독립 메모리 모드에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 10. 프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							8												20					6	
7					5		8												20					7	
8					5		8									17			20					8	
9					5		8									17			20					9	
10					5		8									17			20					10	
11					5		8									17			20					11	
12					5		8		10							17			20					12	
13					5		8		10							17			20		22			13	
14					5		8		10							17			20		22			14	
15					5		8		10							17			20		22			15	
16					5		8		10							17			20		22			16	
17					5		8		10							17			20		22			17	
18			3		5		8		10							17			20		22			18	
19			3		5		8		10							15		17		20		22		19	
20			3		5		8		10							15		17		20		22		20	
21			3		5		8		10							15		17		20		22		21	
22			3		5		8		10							15		17		20		22		22	
23			3		5		8		10							15		17		20		22		23	
24			3		5		8		10							15		17		20		22		24	

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 10 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 16페이지
 - 표 11 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 18페이지
 - 표 12 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 19페이지
- DIMM이 6~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 13 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 6~24개)" 20페이지

- 표 16 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 6~24개)" 23페이지

표 11. 프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10		12			15		17			20		22			25
26			3		5			8		10		12			15		17			20		22		24	26
27			3		5			8		10		12			15		17			20		22		24	27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31	1		3		5			8		10		12			15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10			13		15		17			20		22		24	37
38	1		3		5		7	8	9	10			13		15		17		19	20	21	22			38
39	1		3		5		7	8	9	10			13		15		17		19	20	21	22			39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 10 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 16페이지
 - 표 11 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 18페이지
 - 표 12 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 19페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 14 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 21페이지
 - 표 17 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 24페이지

표 12. 프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 10 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 16페이지
 - 표 11 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 18페이지
 - 표 12 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 19페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 15 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 22페이지
 - 표 18 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 25페이지

표 13. 프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 6~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							8												20					6	
7							8												20					7	
8							8												20					8	
9					5		8												20					9	
10					5		8									17			20					10	
11					5		8									17			20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8	10								17			20					14	
15					5		8	10								17			20		22			15	
16					5		8	10								17			20		22			16	
17					5		8	10								17			20		22			17	
18					5		8	10								17			20		22			18	
19					5		8	10								17			20		22			19	
20					5		8	10								17			20		22			20	
21			3		5		8	10								17			20		22			21	
22			3		5		8	10							15	17			20		22			22	
23			3		5		8	10							15	17			20		22			23	
24			3		5		8	10							15	17			20		22			24	

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 13 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 6~24개)" 20페이지
 - 표 14 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 21페이지
 - 표 15 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 22페이지
- DIMM이 6~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 10 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 16페이지
 - 표 16 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 6~24개)" 23페이지

표 14. 프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10		12			15		17			20		22			27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33	1		3		5			8		10		12			15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10			13		15		17			20		22		24	39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 13 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 6~24개)" 20페이지
 - 표 14 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 21페이지
 - 표 15 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 22페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 11 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 18페이지
 - 표 17 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 24페이지

표 15. 프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 13 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 6~24개)" 20페이지
 - 표 14 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 21페이지
 - 표 15 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 22페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 12 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 19페이지
 - 표 18 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 25페이지

표 16. 프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 6~24개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							8												20					6	
7							8												20					7	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11					5		8												20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8									17			20					14	
15					5		8									17			20					15	
16					5		8		10							17			20					16	
17					5		8		10							17			20		22			17	
18					5		8		10							17			20		22			18	
19					5		8		10							17			20		22			19	
20					5		8		10							17			20		22			20	
21					5		8		10							17			20		22			21	
22					5		8		10							17			20		22			22	
23			3		5		8		10							17			20		22			23	
24			3		5		8		10							17			20		22			24	

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 17 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 24페이지
 - 표 18 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 25페이지
- DIMM이 6~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 10 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 16페이지
 - 표 13 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 6~24개)" 20페이지

표 17. 프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10		12			15		17			20		22			29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33			3		5			8		10		12			15		17			20		22		24	33
34			3		5			8		10		12			15		17			20		22		24	34
35	1		3		5			8		10		12			15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10			13		15		17			20		22		24	41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44
45	1		3		5		7	8	9	10			13		15		17		19	20	21	22			45
46	1		3		5		7	8	9	10			13		15		17		19	20	21	22			46
47			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 16 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 6~24개)" 23페이지
 - 표 18 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 25페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 11 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 18페이지
 - 표 14 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 21페이지

표 18. 프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 16 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 6~24개)" 23페이지
 - 표 17 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 24페이지
 - 표 18 "프로세서가 6개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 25페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 12 "프로세서가 6개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 19페이지
 - 표 15 "프로세서가 6개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 22페이지

설치 순서: 프로세서가 8개 설치된 독립 메모리 모드

서버에 프로세서가 8개 설치된 독립(비미러링) 메모리 모드에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 8개 설치된 경우의 독립 메모리 모드에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 7과 8은 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 19. 프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9					5		8												20					9	
10					5		8								17				20					10	
11					5		8								17				20					11	
12					5		8								17				20					12	
13					5		8								17				20					13	
14					5		8								17				20					14	
15					5		8								17				20					15	
16					5		8								17				20					16	
17					5		8	10							17				20					17	
18					5		8	10							17				20	22				18	
19					5		8	10							17				20	22				19	
20					5		8	10							17				20	22				20	
21					5		8	10							17				20	22				21	
22					5		8	10							17				20	22				22	
23					5		8	10							17				20	22				23	
24					5		8	10							17				20	22				24	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 20 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 28페이지
 - 표 21 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 29페이지
 - 표 22 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 30페이지
- DIMM이 8~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 23 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 31페이지
 - 표 27 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)" 35페이지

- 표 31 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)" 39페이지

표 20. 프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10						17			20		22			25	
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10		12			15		17			20		22			33
34			3		5			8		10		12			15		17			20		22		24	34
35			3		5			8		10		12			15		17			20		22		24	35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 19 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 26페이지
 - 표 21 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 29페이지
 - 표 22 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 30페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 24 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 32페이지
 - 표 28 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 36페이지
 - 표 32 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 40페이지

표 21. 프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10			13		15		17			20		22		24	49
50	1		3		5		7	8	9	10			13		15		17		19	20	21	22			50
51	1		3		5		7	8	9	10			13		15		17		19	20	21	22			51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 19 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 26페이지
 - 표 20 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 28페이지
 - 표 22 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 30페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 25 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 33페이지
 - 표 29 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 37페이지
 - 표 33 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 41페이지

표 22. 프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM	
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		
73			3	4	5	6	7	8	9	10	11	12	13			15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18		19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18		19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18		19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 19 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 26페이지
 - 표 20 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 28페이지
 - 표 21 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 29페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 26 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 34페이지
 - 표 30 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 38페이지
 - 표 34 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 42페이지

표 23. 프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11					5		8												20					11	
12					5		8									17			20					12	
13					5		8									17			20					13	
14					5		8									17			20					14	
15					5		8									17			20					15	
16					5		8									17			20					16	
17					5		8									17			20					17	
18					5		8									17			20					18	
19					5		8			10						17			20					19	
20					5		8			10						17			20		22			20	
21					5		8			10						17			20		22			21	
22					5		8			10						17			20		22			22	
23					5		8			10						17			20		22			23	
24					5		8			10						17			20		22			24	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 24 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 32페이지
 - 표 25 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 33페이지
 - 표 26 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 34페이지
- DIMM이 8~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 19 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 26페이지
 - 표 27 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)" 35페이지
 - 표 31 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)" 39페이지

표 24. 프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10						17			20		22			25	
26					5			8		10						17			20		22			26	
27			3		5			8		10						17			20		22			27	
28			3		5			8		10					15		17		20		22			28	
29			3		5			8		10					15		17		20		22			29	
30			3		5			8		10					15		17		20		22			30	
31			3		5			8		10					15		17		20		22			31	
32			3		5			8		10					15		17		20		22			32	
33			3		5			8		10					15		17		20		22			33	
34			3		5			8		10					15		17		20		22			34	
35			3		5			8		10	12				15		17		20		22			35	
36			3		5			8		10	12				15		17		20		22		24	36	
37			3		5			8		10	12				15		17		20		22		24	37	
38			3		5			8		10	12				15		17		20		22		24	38	
39			3		5			8		10	12				15		17		20		22		24	39	
40			3		5			8		10	12				15		17		20		22		24	40	
41			3		5			8		10	12				15		17		20		22		24	41	
42			3		5			8		10	12				15		17		20		22		24	42	
43	1		3		5			8		10	12				15		17		20		22		24	43	
44	1		3		5			8		10	12	13			15		17		20		22		24	44	
45	1		3		5			8		10	12	13			15		17		20		22		24	45	
46	1		3		5			8		10	12	13			15		17		20		22		24	46	
47	1		3		5			8		10	12	13			15		17		20		22		24	47	
48	1		3		5			8		10	12	13			15		17		20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 23 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 31페이지
 - 표 25 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 33페이지
 - 표 26 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 34페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 20 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 28페이지
 - 표 28 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 36페이지
 - 표 32 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 40페이지

표 25. 프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17		20		22		24	49	
50	1		3		5			8		10		12	13		15		17		20		22		24	50	
51	1		3		5		7	8	9	10			13		15		17		20		22		24	51	
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22		52	
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22		53	
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22		54	
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22		55	
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22		56	
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22		57	
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22		58	
59			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22		59	
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		60	
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		61	
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		62	
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		63	
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		64	
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		65	
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		66	
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22		67	
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 23 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 31페이지
 - 표 24 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 32페이지
 - 표 26 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 34페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 21 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 29페이지
 - 표 29 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 37페이지
 - 표 33 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 41페이지

표 26. 프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 23 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 31페이지
 - 표 24 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 32페이지
 - 표 25 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 33페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 22 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 30페이지
 - 표 30 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 38페이지
 - 표 34 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 42페이지

표 27. 프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11							8												20					11	
12							8												20					12	
13					5		8												20					13	
14					5		8								17				20					14	
15					5		8								17				20					15	
16					5		8								17				20					16	
17					5		8								17				20					17	
18					5		8								17				20					18	
19					5		8								17				20					19	
20					5		8								17				20					20	
21					5		8		10						17				20					21	
22					5		8		10						17				20		22			22	
23					5		8		10						17				20		22			23	
24					5		8		10						17				20		22			24	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 28 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 36페이지
 - 표 29 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 37페이지
 - 표 30 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 38페이지
- DIMM이 8~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 19 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 26페이지
 - 표 23 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 31페이지
 - 표 31 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)" 39페이지

표 28. 프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10						17			20		22			25	
26					5			8		10						17			20		22			26	
27					5			8		10						17			20		22			27	
28					5			8		10						17			20		22			28	
29			3		5			8		10						17			20		22			29	
30			3		5			8		10					15		17		20		22			30	
31			3		5			8		10					15		17		20		22			31	
32			3		5			8		10					15		17		20		22			32	
33			3		5			8		10					15		17		20		22			33	
34			3		5			8		10					15		17		20		22			34	
35			3		5			8		10					15		17		20		22			35	
36			3		5			8		10					15		17		20		22			36	
37			3		5			8		10	12				15		17		20		22			37	
38			3		5			8		10	12				15		17		20		22		24	38	
39			3		5			8		10	12				15		17		20		22		24	39	
40			3		5			8		10	12				15		17		20		22		24	40	
41			3		5			8		10	12				15		17		20		22		24	41	
42			3		5			8		10	12				15		17		20		22		24	42	
43			3		5			8		10	12				15		17		20		22		24	43	
44			3		5			8		10	12				15		17		20		22		24	44	
45	1		3		5			8		10	12				15		17		20		22		24	45	
46	1		3		5			8		10	12	13			15		17		20		22		24	46	
47	1		3		5			8		10	12	13			15		17		20		22		24	47	
48	1		3		5			8		10	12	13			15		17		20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 27 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)" 35페이지
 - 표 29 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 37페이지
 - 표 30 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 38페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 20 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 28페이지
 - 표 24 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 32페이지
 - 표 32 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 40페이지

표 29. 프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		8		10		12	13		15		17		20		22		24	49		
50	1		3		5		8		10		12	13		15		17		20		22		24	50		
51	1		3		5		8		10		12	13		15		17		20		22		24	51		
52	1		3		5		8		10		12	13		15		17		20		22		24	52		
53	1		3		5		7	8	9	10		13		15		17		20		22		24	53		
54	1		3		5		7	8	9	10		13		15		17		19	20	21	22		54		
55	1		3		5		7	8	9	10		13		15		17		19	20	21	22		55		
56	1		3		5		7	8	9	10		13		15		17		19	20	21	22		56		
57	1		3		5		7	8	9	10		13		15		17		19	20	21	22		57		
58	1		3		5		7	8	9	10		13		15		17		19	20	21	22		58		
59	1		3		5		7	8	9	10		13		15		17		19	20	21	22		59		
60	1		3		5		7	8	9	10		13		15		17		19	20	21	22		60		
61			3	4	5	6	7	8	9	10		13		15		17		19	20	21	22		61		
62			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		62		
63			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		63		
64			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		64		
65			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		65		
66			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		66		
67			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		67		
68			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22		68		
69	1		3		5		7	8	9	10	11	12		15	16	17	18	19	20	21	22		69		
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 27 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)" 35페이지
 - 표 28 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 36페이지
 - 표 30 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 38페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 21 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 29페이지
 - 표 25 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 33페이지
 - 표 33 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 41페이지

표 30. 프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 27 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)" 35페이지
 - 표 28 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 36페이지
 - 표 29 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 37페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 22 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 30페이지
 - 표 26 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 34페이지
 - 표 34 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 42페이지

표 31. 프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8												20					8	
9							8												20					9	
10							8												20					10	
11							8												20					11	
12							8												20					12	
13							8												20					13	
14							8												20					14	
15					5		8												20					15	
16					5		8								17				20					16	
17					5		8								17				20					17	
18					5		8								17				20					18	
19					5		8								17				20					19	
20					5		8								17				20					20	
21					5		8								17				20					21	
22					5		8								17				20					22	
23					5		8		10						17				20					23	
24					5		8		10						17				20		22			24	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 32 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 40페이지
 - 표 33 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 41페이지
 - 표 34 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 42페이지
- DIMM이 8~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 19 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 26페이지
 - 표 23 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 31페이지
 - 표 27 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 8~24개)" 35페이지

표 32. 프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25					5			8		10						17			20		22			25	
26					5			8		10						17			20		22			26	
27					5			8		10						17			20		22			27	
28					5			8		10						17			20		22			28	
29					5			8		10						17			20		22			29	
30					5			8		10						17			20		22			30	
31			3		5			8		10						17			20		22			31	
32			3		5			8		10					15	17			20		22			32	
33			3		5			8		10					15	17			20		22			33	
34			3		5			8		10					15	17			20		22			34	
35			3		5			8		10					15	17			20		22			35	
36			3		5			8		10					15	17			20		22			36	
37			3		5			8		10					15	17			20		22			37	
38			3		5			8		10					15	17			20		22			38	
39			3		5			8		10		12			15	17			20		22			39	
40			3		5			8		10		12			15	17			20		22		24	40	
41			3		5			8		10		12			15	17			20		22		24	41	
42			3		5			8		10		12			15	17			20		22		24	42	
43			3		5			8		10		12			15	17			20		22		24	43	
44			3		5			8		10		12			15	17			20		22		24	44	
45			3		5			8		10		12			15	17			20		22		24	45	
46			3		5			8		10		12			15	17			20		22		24	46	
47	1		3		5			8		10		12			15	17			20		22		24	47	
48	1		3		5			8		10		12	13		15	17			20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 31 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)" 39페이지
 - 표 33 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 41페이지
 - 표 34 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 42페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 20 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 28페이지
 - 표 24 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 32페이지
 - 표 28 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 36페이지

표 33. 프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17		20		22		24	49	
50	1		3		5			8		10		12	13		15		17		20		22		24	50	
51	1		3		5			8		10		12	13		15		17		20		22		24	51	
52	1		3		5			8		10		12	13		15		17		20		22		24	52	
53	1		3		5			8		10		12	13		15		17		20		22		24	53	
54	1		3		5			8		10		12	13		15		17		20		22		24	54	
55	1		3		5		7	8	9	10			13		15		17		20		22		24	55	
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22		56	
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22		57	
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22		58	
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22		59	
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22		60	
61	1		3		5		7	8	9	10			13		15		17		19	20	21	22		61	
62	1		3		5		7	8	9	10			13		15		17		19	20	21	22		62	
63			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22		63	
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		64	
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		65	
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		66	
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		67	
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		68	
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		69	
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22		70	
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22		71	
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 31 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)" 39페이지
 - 표 32 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 40페이지
 - 표 34 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 42페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 21 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 29페이지
 - 표 25 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 33페이지
 - 표 29 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 37페이지

표 34. 프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	89
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	91
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 31 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 8~24개)" 39페이지
 - 표 32 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 40페이지
 - 표 33 "프로세서가 8개 설치된 독립 모드(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 41페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 22 "프로세서가 8개 설치된 독립 모드(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 30페이지
 - 표 26 "프로세서가 8개 설치된 독립 모드(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 34페이지
 - 표 30 "프로세서가 8개 설치된 독립 모드(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 38페이지

메모리 미러링

메모리 미러링 모드는 전체 시스템 메모리 용량을 반으로 줄이는 동시에 전체 메모리 중복성을 제공합니다. 메모리 채널은 동일한 데이터를 수신하는 각각의 채널 쌍으로 그룹화됩니다. 장애가 발생하면 메모리 컨트롤러는 기본 채널의 DIMM에서 백업 채널의 DIMM으로 전환합니다. 메모리 미러링에 대한 DIMM 설치 순서는 서버에 설치된 프로세서 수와 DIMM 수에 따라 다릅니다.

메모리 미러링 지침:

- 메모리 미러링은 사용 가능한 최대 메모리를 설치된 메모리의 절반까지 줄입니다. 예를 들어, 서버에 설치된 메모리가 64GB인 경우 메모리 미러링을 사용하면 32GB의 주소 지정 가능한 메모리만 사용할 수 있습니다.
- DIMMs는 각 프로세서마다 쌍으로 설치됩니다. 한 쌍의 각 DIMM은 크기와 아키텍처가 고유해야 합니다.
- 각 메모리 채널의 DIMM은 밀도가 같아야 합니다.
- 2개의 메모리 채널에 DIMM이 설치된 경우 DIMM 2개 간에 미러링을 수행합니다(채널 0/1 또는 두 기본/보조 메모리 캐시를 포함).
- 메모리 채널 3개에 DIMM이 있는 경우 DIMM 3개 모두에서 미러링이 발생합니다(채널 0/1, 채널 1/2 및 채널 2/0 모두에 기본/보조 메모리 캐시가 포함됨).

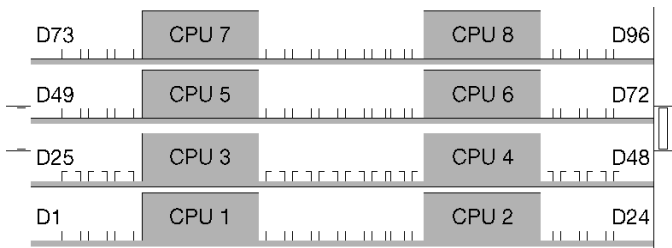


그림 3. 프로세서 및 메모리 모듈 레이아웃

지원되는 각 프로세서 구성에 대한 메모리 미러링 DIMM 구성 순서는 다음 항목 중 하나에 나와 있습니다.

- "설치 순서: 프로세서가 2개 설치된 메모리 미러링" 44페이지
- "설치 순서: 프로세서가 3개 설치된 메모리 미러링" 45페이지
- "설치 순서: 프로세서가 4개 설치된 메모리 미러링" 49페이지
- "설치 순서: 프로세서가 6개 설치된 메모리 미러링" 53페이지
- "설치 순서: 프로세서가 8개 설치된 메모리 미러링" 65페이지

메모리 미러링을 활성화하는 방법을 비롯하여 메모리 설정 구성에 대한 정보는 *ThinkSystem SR950 설치 안내서*에서 "메모리 구성"의 내용을 참조하십시오.

설치 순서: 프로세서가 2개 설치된 메모리 미러링

서버에 프로세서가 2개 설치된 메모리 미러링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 2개 설치된 경우의 메모리 미러링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 35. 프로세서가 2개 설치된 메모리 미러링, 서버에 설치된 전체 DIMM 4~24개

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM	
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		
4								8		10										20		22			4	
5								8		10		12								20		22			5	
6								8		10		12								20		22		24	6	
7			3		5			8		10										20		22		24	7	
8			3		5			8		10					15		17			20		22			8	
9	1		3		5			8		10		12								20		22		24	9	
10	1		3		5			8		10		12			15		17			20		22			10	
11	11 DIMM 메모리 미러링 구성이 지원되지 않습니다.												11 DIMM 메모리 미러링 구성이 지원되지 않습니다.												11	
12	1		3		5			8		10		12	13		15		17			20		22		24	12	
13	1		3		5			7	8	9	10	11	12			15		17			20		22		13	
14	1		3		5			8		10		12			15	16	17	18	19	20	21	22			14	
15	1		3		5			7	8	9	10	11	12	13		15		17			20		22		24	15
16			3	4	5	6		7	8	9	10					15	16	17	18	19	20	21	22		16	
17	1		3		5			7	8	9	10	11	12			15	16	17	18	19	20	21	22		17	
18	1		3		5			7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19	19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19	
20	1	2	3	4	5	6		7	8	9	10	11	12			15	16	17	18	19	20	21	22		20	
21	1	2	3	4	5	6		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	22 DIMM 메모리 미러링 구성이 지원되지 않습니다.												22 DIMM 메모리 미러링 구성이 지원되지 않습니다.												22	
23	23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23	
24	1	2	3	4	5	6		7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

설치 순서: 프로세서가 3개 설치된 메모리 미러링

서버에 프로세서가 3개 설치된 메모리 미러링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 3개 설치된 경우의 메모리 미러링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3은 하단 컴퓨팅 트레이의 상단 시스템 보드 또는 상단 컴퓨팅 트레이(프로세서 슬롯 4 또는 프로세서 슬롯 6)에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 36. 프로세서가 3개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6								8		10										20		22			6
7								8		10		12								20		22			7
8								8		10		12								20		22		24	8
9								8		10		12								20		22		24	9
10			3		5			8		10										20		22		24	10
11			3		5			8		10					15		17			20		22			11
12			3		5			8		10					15		17			20		22			12
13	13 DIMM 메모리 미러링 구성이 지원되지 않습니다.												13 DIMM 메모리 미러링 구성이 지원되지 않습니다.												13
14	1		3		5			8		10		12			15		17			20		22			14
15	1		3		5			8		10		12	13		15		17			20		22		24	15
16	1		3		5			8		10		12	13		15		17			20		22			16
17	17 DIMM 메모리 미러링 구성이 지원되지 않습니다.												17 DIMM 메모리 미러링 구성이 지원되지 않습니다.												17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19
20			3	4	5	6		7	8	9	10		13		15		17			20		22		24	20
21	21 DIMM 메모리 미러링 구성이 지원되지 않습니다.												21 DIMM 메모리 미러링 구성이 지원되지 않습니다.												21
22			3	4	5	6		7	8	9	10				15	16	17	18		19	20	21	22		22
23	23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23
24			3	4	5	6		7	8	9	10				15	16	17	18		19	20	21	22		24

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 25~36개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 37 "프로세서가 3개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~36개)" 46페이지의 내용을 참조하십시오.
- DIMM이 6~24개 설치된 시스템에 대한 프로세서 3 구성을 계속하려면 표 38 "프로세서가 3개 설치된 메모리 미러링(프로세서 3, 서버에 설치된 전체 DIMM 6~24개)" 47페이지의 내용을 참조하십시오.

표 37. 프로세서가 3개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~36개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			28
29	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	29
30	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	30
31	31 DIMM 메모리 미러링 구성이 지원되지 않습니다.												31 DIMM 메모리 미러링 구성이 지원되지 않습니다.												31
32	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	32
33	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	33
34	34 DIMM 메모리 미러링 구성이 지원되지 않습니다.												34 DIMM 메모리 미러링 구성이 지원되지 않습니다.												34
35	35 DIMM 메모리 미러링 구성이 지원되지 않습니다.												35 DIMM 메모리 미러링 구성이 지원되지 않습니다.												35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 6~24개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 36 "프로세서가 3개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 45페이지의 내용을 참조하십시오.
- DIMM이 25~36개 설치된 시스템에 대한 프로세서 3 구성을 계속하려면 표 39 "프로세서가 3개 설치된 메모리 미러링(프로세서 3, 서버에 설치된 전체 DIMM 25~36개)" 48페이지의 내용을 참조하십시오.

표 38. 프로세서가 3개 설치된 메모리 미러링(프로세서 3, 서버에 설치된 전체 DIMM 6~24개)

참고: 프로세서 3은 실제로 프로세서 4 또는 프로세서 6 슬롯에 설치됩니다.

총계 DIMM	프로세서 3 슬롯이 비어 있습니다.												프로세서 4/6 슬롯(프로세서 3)												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6																				20		22			6
7																				20		22			7
8																				20		22			8
9																				20		22		24	9
10																				20		22		24	10
11																				20		22		24	11
12															15		17			20		22			12
13	13 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								13
14															15		17			20		22			14
15															15		17			20		22		24	15
16															15		17			20		22			16
17	17 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								17
18													13		15		17			20		22		24	18
19	19 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								19
20													13		15		17			20		22		24	20
21	21 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								21
22													13		15		17			20		22		24	22
23	23 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								23
24															15	16	17	18		19	20	21	22		24

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM이 25~36개 설치된 시스템에 대한 프로세서 3 DIMM 구성 순서는 표 39 "프로세서가 3개 설치된 메모리 미러링(프로세서 3, 서버에 설치된 전체 DIMM 25~36개)" 48페이지의 내용을 참조하십시오.
- DIMM이 6~24개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면 표 36 "프로세서가 3개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 45페이지의 내용을 참조하십시오.

표 39. 프로세서가 3개 설치된 메모리 미러링(프로세서 3, 서버에 설치된 전체 DIMM 25~36개)

참고: 프로세서 3은 실제로 프로세서 4 또는 프로세서 6 슬롯에 설치됩니다.

총계 DIMM	프로세서 3 슬롯이 비어 있습니다.												프로세서 4/6 슬롯(프로세서 3)								총계 DIMM				
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20		21	22	23	24
25															15	16	17	18	19	20	21	22			25
26															15	16	17	18	19	20	21	22			26
27													13		15		17		19	20	21	22	23	24	27
28															15	16	17	18	19	20	21	22			28
29															15	16	17	18	19	20	21	22			29
30													13		15		17		19	20	21	22	23	24	30
31	31 DIMM 메모리 미러링 구성이 지원되지 않습니다.																				31				
32															15	16	17	18	19	20					32
33													13		15		17		19	20	21	22	23	24	33
34	34 DIMM 메모리 미러링 구성이 지원되지 않습니다.																				34				
35	35 DIMM 메모리 미러링 구성이 지원되지 않습니다.																				35				
36													13	14	15	16	17	18	19	20	21	22	23	24	36

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 6~24개에 대한 프로세서 3 구성 순서는 표 38 "프로세서가 3개 설치된 메모리 미러링(프로세서 3, 서버에 설치된 전체 DIMM 6~24개)" 47페이지의 내용을 참조하십시오.
- DIMM이 25~36개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 37 "프로세서가 3개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~36개)" 46페이지의 내용을 참조하십시오.

설치 순서: 프로세서가 4개 설치된 메모리 미러링

서버에 프로세서가 4개 설치된 메모리 미러링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 4개 설치된 경우의 메모리 미러링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이 또는 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 40. 프로세서가 4개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8								8		10										20		22			8
9								8		10		12								20		22			9
10								8		10		12								20		22			10
11								8		10		12								20		22		24	11
12								8		10		12								20		22		24	12
13			3		5			8		10										20		22		24	13
14			3		5			8		10										20		22		24	14
15			3		5			8		10					15		17			20		22			15
16			3		5			8		10					15		17			20		22			16
17	17 DIMM 메모리 미러링 구성이 지원되지 않습니다.												17 DIMM 메모리 미러링 구성이 지원되지 않습니다.												17
18	1		3		5			8		10		12			15		17			20		22			18
19	19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19
20	1		3		5			8		10		12			15		17			20		22			20
21	1		3		5			8		10		12	13		15		17			20		22		24	21
22	1		3		5			8		10		12	13		15		17			20		22		24	22
23	23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 25~48개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 41 "프로세서가 4개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 50페이지의 내용을 참조하십시오.
- DIMM이 8~24개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성을 계속하려면, 표 42 "프로세서가 4개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 51페이지의 내용을 참조하십시오.

표 41. 프로세서가 4개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25 DIMM 메모리 미러링 구성이 지원되지 않습니다.												25 DIMM 메모리 미러링 구성이 지원되지 않습니다.												25
26			3	4	5	6	7	8	9	10			13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			27
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
29	29 DIMM 메모리 미러링 구성이 지원되지 않습니다.												29 DIMM 메모리 미러링 구성이 지원되지 않습니다.												29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31	31 DIMM 메모리 미러링 구성이 지원되지 않습니다.												31 DIMM 메모리 미러링 구성이 지원되지 않습니다.												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	38
39	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	46 DIMM 메모리 미러링 구성이 지원되지 않습니다.												46 DIMM 메모리 미러링 구성이 지원되지 않습니다.												46
47	47 DIMM 메모리 미러링 구성이 지원되지 않습니다.												47 DIMM 메모리 미러링 구성이 지원되지 않습니다.												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 8~24개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 40 "프로세서가 4개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 49페이지의 내용을 참조하십시오.
- DIMM이 25~48개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성을 계속하려면 표 43 "프로세서가 4개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 52페이지의 내용을 참조하십시오.

표 42. 프로세서가 4개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							8		10									20		22			8		
9							8		10									20		22			9		
10							8		10		12							20		22			10		
11							8		10		12							20		22			11		
12							8		10		12							20		22		24	12		
13							8		10		12							20		22		24	13		
14			3		5		8		10									20		22		24	14		
15			3		5		8		10									20		22		24	15		
16			3		5		8		10					15		17		20		22			16		
17	17 DIMM 메모리 미러링 구성이 지원되지 않습니다.												17 DIMM 메모리 미러링 구성이 지원되지 않습니다.												17
18			3		5		8		10					15		17		20		22			18		
19	19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19 DIMM 메모리 미러링 구성이 지원되지 않습니다.												19
20	1		3		5		8		10		12			15		17		20		22			20		
21	1		3		5		8		10		12							20		22		24	21		
22	1		3		5		8		10		12			15		17		20		22			22		
23	23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23 DIMM 메모리 미러링 구성이 지원되지 않습니다.												23
24	1		3		5		8		10		12	13		15		17		20		22		24	24		

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM이 25~48개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성 순서는 표 43 "프로세서가 4개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 52페이지의 내용을 참조하십시오.
- DIMM이 8~24개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 40 "프로세서가 4개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 49페이지의 내용을 참조하십시오.

표 43. 프로세서가 4개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25 DIMM 메모리 미러링 구성이 지원되지 않습니다.												25 DIMM 메모리 미러링 구성이 지원되지 않습니다.												25
26	1		3		5		8		10		12	13		15		17		20		22		24	26		
27			3	4	5	6	7	8	9	10								20		22		24	27		
28	1		3		5		8		10		12	13		15		17		20		22		24	28		
29	29 DIMM 메모리 미러링 구성이 지원되지 않습니다.												29 DIMM 메모리 미러링 구성이 지원되지 않습니다.												29
30			3	4	5	6	7	8	9	10		13		15		17		20		22		24	30		
31	31 DIMM 메모리 미러링 구성이 지원되지 않습니다.												31 DIMM 메모리 미러링 구성이 지원되지 않습니다.												31
32			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22			32	
33			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22			33	
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38			3	4	5	6	7	8	9	10		13		15		17		20		22		24	38		
39	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22			40	
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		20		22		24	42	
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	46 DIMM 메모리 미러링 구성이 지원되지 않습니다.												46 DIMM 메모리 미러링 구성이 지원되지 않습니다.												46
47	47 DIMM 메모리 미러링 구성이 지원되지 않습니다.												47 DIMM 메모리 미러링 구성이 지원되지 않습니다.												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 8~24개에 대한 프로세서 3 및 4 DIMM 구성 순서는 표 42 "프로세서가 4개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 51페이지의 내용을 참조하십시오.
- DIMM이 25~48개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 41 "프로세서가 4개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 50페이지의 내용을 참조하십시오.

설치 순서: 프로세서가 6개 설치된 메모리 미러링

서버에 프로세서가 6개 설치된 메모리 미러링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 6개 설치된 경우의 메모리 미러링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5는 상단 컴퓨팅 트레이의 하단 시스템 보드에 있습니다.
- 프로세서 6은 상단 컴퓨팅 트레이(프로세서 슬롯 7)의 상단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 44. 프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							8		10										20		22			12	
13							8		10		12								20		22			13	
14							8		10		12								20		22		24	14	
15							8		10		12								20		22		24	15	
16							8		10		12								20		22		24	16	
17							8		10		12								20		22		24	17	
18							8		10		12								20		22		24	18	
19			3		5		8		10										20		22		24	19	
20			3		5		8		10					15		17			20		22			20	
21			3		5		8		10					15		17			20		22			21	
22			3		5		8		10					15		17			20		22			22	
23			3		5		8		10					15		17			20		22			23	
24			3		5		8		10					15		17			20		22			24	

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 45 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 54페이지
 - 표 46 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 55페이지
- DIMM이 12~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 47 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 56페이지
 - 표 50 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 12~24개)" 59페이지
 - 표 53 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 12~24개)" 62페이지

표 45. 프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12			15		17			20		22			25
26	1		3		5			8		10		12			15		17			20		22			26
27	1		3		5			8		10		12	13		15		17			20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	1		3		5			8		10		12	13		15		17			20		22		24	29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31	1		3		5			8		10		12	13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
43	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 44 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 53페이지
 - 표 46 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 55페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 48 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 57페이지
 - 표 51 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 60페이지
 - 표 54 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 63페이지

표 46. 프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	58
59	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	59
60	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 44 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 53페이지
 - 표 45 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 54페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 49 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 58페이지
 - 표 52 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 61페이지
 - 표 55 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 64페이지

표 47. 프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10										20		22			12
13								8		10										20		22			13
14								8		10										20		22			14
15								8		10		12								20		22			15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21			3		5			8		10										20		22		24	21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 48 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 57페이지
 - 표 49 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 58페이지
- DIMM이 12~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 44 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 53페이지
 - 표 50 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 12~24개)" 59페이지
 - 표 53 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 12~24개)" 62페이지

표 48. 프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27	1		3		5			8		10		12								20		22		24	27
28			3		5			8		10					15		17			20		22			28
29	29 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31			3		5			8		10			13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12	13		15		17			20		22		24	41
42			3	4	5	6	7	8	9	10			13		15		17			20		22		24	42
43			3	4	5	6	7	8	9	10			13		15		17			20		22		24	43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 47 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 56페이지
 - 표 49 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 58페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 45 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 54페이지
 - 표 51 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 60페이지
 - 표 54 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 63페이지

표 49. 프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	67 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 47 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 56페이지
 - 표 48 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 57페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 46 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 55페이지
 - 표 52 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 61페이지
 - 표 55 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 64페이지

표 50. 프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 12~24개)

총계 DIMM	프로세서 5												프로세서 6 슬롯이 비어 있습니다.												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12								8		10															12
13								8		10															13
14								8		10															14
15								8		10															15
16								8		10															16
17								8		10		12													17
18								8		10		12													18
19								8		10		12													19
20								8		10		12													20
21								8		10		12													21
22								8		10		12													22
23			3		5			8		10															23
24			3		5			8		10															24

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 51 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 60페이지
 - 표 52 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 61페이지
- DIMM이 12~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 44 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 53페이지
 - 표 47 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 56페이지
 - 표 53 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 12~24개)" 62페이지

표 51. 프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)

참고: 프로세서 6은 실제로 프로세서 7 슬롯에 설치됩니다.

총계 DIMM	프로세서 5												프로세서 6 슬롯이 비어 있습니다.												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10															25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 DIMM 메모리 미러링 구성이 지원되지 않습니다.																								29
30								8		10		12													30
31			3		5			8		10															31
32			3		5			8		10															32
33	1		3		5			8		10		12													33
34	1		3		5			8		10		12													34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37	1		3		5			8		10		12													37
38	1		3		5			8		10		12													38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43
44	1		3		5			8		10		12													44
45	1		3		5			8		10		12													45
46			3	4	5	6	7	8	9	10															46
47			3	4	5	6	7	8	9	10															47
48			3	4	5	6	7	8	9	10															48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 50 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 12~24개)" 59페이지
 - 표 52 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 61페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 45 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 54페이지
 - 표 48 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 57페이지
 - 표 54 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 63페이지

표 52. 프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 5												프로세서 6 슬롯이 비어 있습니다.												총계 DIMM		
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24			
49			3	4	5	6	7	8	9	10														49			
50			3	4	5	6	7	8	9	10														50			
51			3	4	5	6	7	8	9	10														51			
52			3	4	5	6	7	8	9	10														52			
53	1		3		5			8		10		12												53			
54	1		3		5		7	8	9	10	11	12												54			
55			3	4	5	6	7	8	9	10														55			
56	1		3		5		7	8	9	10	11	12												56			
57	1		3		5		7	8	9	10	11	12												57			
58			3	4	5	6	7	8	9	10														58			
59	1		3		5		7	8	9	10	11	12												59			
60	1		3		5		7	8	9	10	11	12												60			
61			3	4	5	6	7	8	9	10														61			
62	1		3		5		7	8	9	10	11	12												62			
63	1		3		5		7	8	9	10	11	12												63			
64			3	4	5	6	7	8	9	10														64			
65	1		3		5		7	8	9	10	11	12												65			
66	1		3		5		7	8	9	10	11	12												66			
67	67 DIMM 메모리 미러링 구성이 지원되지 않습니다.																									67	
68	1	2	3	4	5	6	7	8	9	10	11	12												68			
69	1	2	3	4	5	6	7	8	9	10	11	12												69			
70	70 DIMM 메모리 미러링 구성이 지원되지 않습니다.																										70
71	71 DIMM 메모리 미러링 구성이 지원되지 않습니다.																										71
72	1	2	3	4	5	6	7	8	9	10	11	12												72			

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 50 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 12~24개)" 59페이지
 - 표 51 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 60페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 46 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 55페이지
 - 표 49 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 58페이지

- 표 55 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 64페이지

표 53. 프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 12~24개)

참고: 프로세서 6은 실제로 프로세서 7 슬롯에 설치됩니다.

총계 DIMM	프로세서 7 슬롯(프로세서 6)												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							8		10															12	
13							8		10															13	
14							8		10															14	
15							8		10															15	
16							8		10															16	
17							8		10															17	
18							8		10		12													18	
19							8		10		12													19	
20							8		10		12													20	
21							8		10		12													21	
22							8		10		12													22	
23							8		10		12													23	
24			3		5		8		10															24	

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 54 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 63페이지
 - 표 55 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 64페이지
- DIMM이 12~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 44 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 53페이지
 - 표 47 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 56페이지
 - 표 50 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 12~24개)" 59페이지

표 54. 프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 7 슬롯(프로세서 6)												프로세서 8												총계 DIMM						
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24							
25								8		10		12													25						
26			3		5			8		10															26						
27								8		10		12													27						
28			3		5			8		10															28						
29	29 DIMM 메모리 미러링 구성이 지원되지 않습니다.																														29
30								8		10		12													30						
31								8		10		12													31						
32			3		5			8		10															32						
33								8		10		12													33						
34			3		5			8		10															34						
35			3		5			8		10															35						
36	1		3		5			8		10		12													36						
37			3		5			8		10															37						
38			3		5			8		10															38						
39	1		3		5			8		10		12													39						
40	1		3		5			8		10		12													40						
41	1		3		5			8		10		12													41						
42	1		3		5			8		10		12													42						
43	1		3		5			8		10		12													43						
44	1		3		5			8		10		12													44						
45	1		3		5			8		10		12													45						
46	1		3		5			8		10		12													46						
47	1		3		5			8		10		12													47						
48			3	4	5	6		7	8	9	10														48						

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 53 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 12~24개)" 62페이지
 - 표 55 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 64페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 45 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 54페이지
 - 표 48 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 57페이지
 - 표 51 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 60페이지

표 55. 프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 7 슬롯(프로세서 6)												프로세서 8												총계 DIMM		
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24			
49			3	4	5	6	7	8	9	10														49			
50			3	4	5	6	7	8	9	10														50			
51			3	4	5	6	7	8	9	10														51			
52			3	4	5	6	7	8	9	10														52			
53			3	4	5	6	7	8	9	10														53			
54	1		3		5		7	8	9	10	11	12												54			
55			3	4	5	6	7	8	9	10														55			
56			3	4	5	6	7	8	9	10														56			
57	1		3		5		7	8	9	10	11	12												57			
58			3	4	5	6	7	8	9	10														58			
59			3	4	5	6	7	8	9	10														59			
60	1		3		5		7	8	9	10	11	12												60			
61			3	4	5	6	7	8	9	10														61			
62			3	4	5	6	7	8	9	10														62			
63	1		3		5		7	8	9	10	11	12												63			
64			3	4	5	6	7	8	9	10														64			
65			3	4	5	6	7	8	9	10														65			
66	1		3		5		7	8	9	10	11	12												66			
67	67 DIMM 메모리 미러링 구성이 지원되지 않습니다.																										67
68			3	4	5	6	7	8	9	10														68			
69	1		3				7	8	9	10	11	12												69			
70	70 DIMM 메모리 미러링 구성이 지원되지 않습니다.																										70
71	71 DIMM 메모리 미러링 구성이 지원되지 않습니다.																										71
72	1	2	3	4	5	6	7	8	9	10	11	12												72			

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 53 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 12~24개)" 62페이지
 - 표 54 "프로세서가 6개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 63페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 46 "프로세서가 6개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 55페이지
 - 표 49 "프로세서가 6개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 58페이지
 - 표 52 "프로세서가 6개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 61페이지

설치 순서: 프로세서가 8개 설치된 메모리 미러링

서버에 프로세서가 8개 설치된 메모리 미러링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 8개 설치된 경우의 메모리 미러링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 7과 8은 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

참고: 메모리 업그레이드 중 DIMM을 1개 이상 추가하는 경우 새 위치에 설치되어 있는 다른 DIMM을 이동해야 합니다.

표 56. 프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10		12								20		22			17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 57 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 66페이지
 - 표 58 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 67페이지
 - 표 59 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 68페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 60 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 69페이지
 - 표 64 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 73페이지
 - 표 68 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 77페이지

표 57. 프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10									20		22		24	25	
26			3		5			8		10				15		17			20		22			26	
27			3		5			8		10				15		17			20		22			27	
28			3		5			8		10				15		17			20		22			28	
29			3		5			8		10				15		17			20		22			29	
30			3		5			8		10				15		17			20		22			30	
31			3		5			8		10				15		17			20		22			31	
32			3		5			8		10				15		17			20		22			32	
33	1		3		5			8		10	12			15		17			20		22			33	
34	1		3		5			8		10	12			15		17			20		22			34	
35	1		3		5			8		10	12	13		15		17			20		22		24	35	
36	1		3		5			8		10	12	13		15		17			20		22		24	36	
37	1		3		5		7	8	9	10	11	12			15		17			20		22		24	37
38	1		3		5			8		10	12	13		15		17			20		22		24	38	
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40	1		3		5			8		10	12	13		15		17			20		22		24	40	
41	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	41
42	1		3		5			8		10	12	13		15		17			20		22		24	42	
43	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	43
44	1		3		5			8		10	12	13		15		17			20		22		24	44	
45	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	45
46	1		3		5			8		10	12	13		15		17			20		22		24	46	
47	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	47
48	1		3		5			8		10	12	13		15		17			20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 56 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 65페이지
 - 표 58 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 67페이지
 - 표 59 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 68페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 61 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 70페이지
 - 표 65 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 74페이지
 - 표 69 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 78페이지

표 58. 프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12	13		15		17		20		22		24	49	
50			3	4	5	6	7	8	9	10			13		15		17		20		22		24	50	
51	1		3		5		7	8	9	10	11	12	13		15		17		20		22		24	51	
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
55	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 56 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 65페이지
 - 표 57 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 66페이지
 - 표 59 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 68페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 62 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 71페이지
 - 표 66 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 75페이지
 - 표 70 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 79페이지

표 59. 프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	74
75	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	76
77	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94
95	95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 56 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 65페이지
 - 표 57 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 66페이지
 - 표 58 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 67페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 63 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 72페이지
 - 표 67 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 76페이지

- 표 71 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 80페이지

표 60. 프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10		12								20		22			19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 61 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 70페이지
 - 표 62 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 71페이지
 - 표 63 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 72페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 56 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 65페이지
 - 표 64 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 73페이지
 - 표 68 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 77페이지

표 61. 프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25							8		10		12								20		22		24	25	
26							8		10		12								20		22		24	26	
27			3		5		8		10										20		22		24	27	
28			3		5		8		10					15		17			20		22			28	
29			3		5		8		10					15		17			20		22			29	
30			3		5		8		10					15		17			20		22			30	
31			3		5		8		10					15		17			20		22			31	
32			3		5		8		10					15		17			20		22			32	
33			3		5		8		10					15		17			20		22			33	
34			3		5		8		10					15		17			20		22			34	
35			3		5		8		10					15		17			20		22			35	
36			3		5		8		10					15		17			20		22			36	
37			3		5		8		10					15		17			20		22			37	
38	1		3		5		8		10		12			15		17			20		22			38	
39			3		5		8		10					15		17			20		22			39	
40	1		3		5		8		10		12	13		15		17			20		22		24	40	
41	1		3		5		8		10		12			15		17			20		22			41	
42	1		3		5		8		10		12	13		15		17			20		22		24	42	
43	1		3		5		8		10		12	13		15		17			20		22		24	43	
44	1		3		5		8		10		12	13		15		17			20		22		24	44	
45	1		3		5		8		10		12	13		15		17			20		22		24	45	
46	1		3		5		8		10		12	13		15		17			20		22		24	46	
47	1		3		5		8		10		12	13		15		17			20		22		24	47	
48	1		3		5		8		10		12	13		15		17			20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 60 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 69페이지
 - 표 62 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 71페이지
 - 표 63 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 72페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 57 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 66페이지
 - 표 65 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 74페이지
 - 표 69 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 78페이지

표 62. 프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54			3	4	5	6	7	8	9	10			13		15		17			20		22		24	54
55			3	4	5	6	7	8	9	10			13		15		17			20		22		24	55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 60 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 69페이지
 - 표 61 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 70페이지
 - 표 63 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 72페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 58 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 67페이지
 - 표 66 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 75페이지
 - 표 70 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 79페이지

표 63. 프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94
95	95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 60 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 69페이지
 - 표 61 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 70페이지
 - 표 62 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 71페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 59 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 68페이지
 - 표 67 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 76페이지

- 표 71 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 80페이지

표 64. 프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10		12								20		22			21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 65 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 74페이지
 - 표 66 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 75페이지
 - 표 67 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 76페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 56 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 65페이지
 - 표 60 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 69페이지
 - 표 68 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 77페이지

표 65. 프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25							8		10		12								20		22		24	25	
26							8		10		12								20		22		24	26	
27							8		10		12								20		22		24	27	
28							8		10		12								20		22		24	28	
29			3		5		8		10										20		22		24	29	
30			3		5		8		10					15		17			20		22			30	
31			3		5		8		10					15		17			20		22			31	
32			3		5		8		10					15		17			20		22			32	
33			3		5		8		10					15		17			20		22			33	
34			3		5		8		10					15		17			20		22			34	
35			3		5		8		10					15		17			20		22			35	
36			3		5		8		10					15		17			20		22			36	
37			3		5		8		10					15		17			20		22			37	
38			3		5		8		10					15		17			20		22			38	
39			3		5		8		10					15		17			20		22			39	
40			3		5		8		10					15		17			20		22			40	
41			3		5		8		10					15		17			20		22			41	
42	1		3		5		8		10		12			15		17			20		22			42	
43			3		5		8		10					15		17			20		22			43	
44	1		3		5		8		10		12	13		15		17			20		22		24	44	
45	1		3		5		8		10		12			15		17			20		22			45	
46	1		3		5		8		10		12	13		15		17			20		22		24	46	
47	1		3		5		8		10		12	13		15		17			20		22		24	47	
48	1		3		5		8		10		12	13		15		17			20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 64 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 73페이지
 - 표 66 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 75페이지
 - 표 67 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 76페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 57 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 66페이지
 - 표 61 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 70페이지
 - 표 69 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 78페이지

표 66. 프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58			3	4	5	6	7	8	9	10			13		15		17			20		22		24	58
59			3	4	5	6	7	8	9	10			13		15		17			20		22		24	59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69	1		3		5		7	8	9	10	11	12	13		15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 64 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 73페이지
 - 표 65 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 74페이지
 - 표 67 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 76페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 58 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 67페이지
 - 표 62 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 71페이지
 - 표 70 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 79페이지

표 67. 프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			78
79	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			82
83	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			84
85	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94
95	95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 64 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 73페이지
 - 표 65 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 74페이지
 - 표 66 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 75페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 59 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 68페이지
 - 표 63 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 72페이지

- 표 71 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 80페이지

표 68. 프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							8		10										20		22			16	
17							8		10										20		22			17	
18							8		10										20		22			18	
19							8		10										20		22			19	
20							8		10										20		22			20	
21							8		10										20		22			21	
22							8		10										20		22			22	
23							8		10		12								20		22			23	
24							8		10		12								20		22		24	24	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 69 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 78페이지
 - 표 70 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 79페이지
 - 표 71 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 80페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 56 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 65페이지
 - 표 60 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 69페이지
 - 표 64 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 73페이지

표 69. 프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25							8		10		12								20		22		24	25	
26							8		10		12								20		22		24	26	
27							8		10		12								20		22		24	27	
28							8		10		12								20		22		24	28	
29							8		10		12								20		22		24	29	
30							8		10		12								20		22		24	30	
31			3		5		8		10										20		22		24	31	
32			3		5		8		10					15		17			20		22			32	
33			3		5		8		10										20		22		24	33	
34			3		5		8		10					15		17			20		22			34	
35			3		5		8		10										20		22		24	35	
36			3		5		8		10					15		17			20		22			36	
37			3		5		8		10					15		17			20		22			37	
38			3		5		8		10					15		17			20		22			38	
39			3		5		8		10					15		17			20		22			39	
40			3		5		8		10					15		17			20		22			40	
41			3		5		8		10					15		17			20		22			41	
42			3		5		8		10					15		17			20		22			42	
43			3		5		8		10					15		17			20		22			43	
44			3		5		8		10					15		17			20		22			44	
45			3		5		8		10					15		17			20		22			45	
46	1		3		5		8		10		12			15		17			20		22			46	
47			3		5		8		10					15		17			20		22			47	
48	1		3		5		8		10		12	13		15		17			20		22		24	48	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 68 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 77페이지
 - 표 70 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 79페이지
 - 표 71 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 80페이지
- DIMM이 25~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 57 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 25~48개)" 66페이지
 - 표 61 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 25~48개)" 70페이지
 - 표 65 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 25~48개)" 74페이지

표 70. 프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12			15		17			20		22			49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58	1		3		5			8		10		12	13		15		17			20		22		24	58
59	1		3		5			8		10		12	13		15		17			20		22		24	59
60	1		3		5			8		10		12	13		15		17			20		22		24	60
61	1		3		5			8		10		12	13		15		17			20		22		24	61
62			3	4	5	6	7	8	9	10			13		15		17			20		22		24	62
63			3	4	5	6	7	8	9	10			13		15		17			20		22		24	63
64			3	4	5	6	7	8	9	10					15	16	17	18		20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10			13		15		17			20		22		24	66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10			13		15		17			20		22		24	70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 68 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 77페이지
 - 표 69 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 78페이지
 - 표 71 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)" 80페이지
- DIMM이 49~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 58 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 49~72개)" 67페이지
 - 표 62 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 49~72개)" 71페이지
 - 표 66 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 49~72개)" 75페이지

표 71. 프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 73~96개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			73
74			3	4	5	6	7	8	9	10			13		15		17			20		22		24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			77
78			3	4	5	6	7	8	9	10			13		15		17			20		22		24	78
79			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10			13		15		17			20		22		24	82
83	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			83
84			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			84
85			3	4	5	6	7	8	9	10					15	16	17	19	19	20	21	22			85
86			3	4	5	6	7	8	9	10			13		15		17			20		22		24	86
87	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			88
89	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			89
90	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	90
91	91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91 DIMM 메모리 미러링 구성이 지원되지 않습니다.												91
92	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			92
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94 DIMM 메모리 미러링 구성이 지원되지 않습니다.												94
95	95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95 DIMM 메모리 미러링 구성이 지원되지 않습니다.												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 68 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 77페이지
 - 표 69 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 25~48개)" 78페이지
 - 표 70 "프로세서가 8개 설치된 메모리 미러링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 49~72개)" 79페이지
- DIMM이 73~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 59 "프로세서가 8개 설치된 메모리 미러링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 73~96개)" 68페이지
 - 표 63 "프로세서가 8개 설치된 메모리 미러링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 73~96개)" 72페이지

- 표 67 "프로세서가 8개 설치된 메모리 미러링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 73~96개)" 76페이지

메모리 스페어링

메모리 스페어링 모드에서 메모리 랭크 하나는 동일한 채널에서 다른 랭크에 장애가 발생하는 경우 다른 랭크의 스페어로 사용됩니다. 스페어 랭크는 예약된 상태를 유지하며 장애가 표시될 때까지 활성 메모리로 사용되지 않습니다. 예약된 용량은 시스템의 전체 사용 가능한 메모리에서 제외됩니다. 메모리 스페어링을 사용하기 위한 DIMM 설치 순서는 서버에 설치된 프로세서 수와 메모리 모듈 수에 따라 달라집니다.

메모리 스페어링으로 보호되는 시스템에서 오류 임계값이 초과되면 DIMM의 장애 발생 랭크의 내용이 스페어 랭크에 복사됩니다. 이후 장애가 발생한 랭크는 오프라인 상태로 전환되고, 스페어 랭크가 온라인 상태로 전환되어 장애가 발생한 랭크 대신 활성 메모리로 사용됩니다. 장애 조치 프로세스에 메모리 내용 복사가 포함되어 있으므로 메모리 스페어링으로 제공되는 메모리 중복성 수준은 메모리 미러링에서 제공되는 것보다 낮습니다. 따라서 메모리 미러링은 중요한 응용 프로그램에 자주 사용되는 장애 보호 방법입니다.

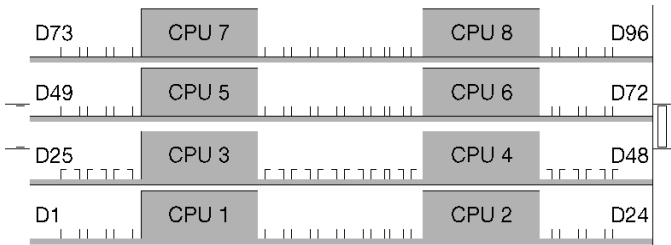


그림 4. 프로세서 및 메모리 모듈 레이아웃

메모리 스페어링 지침:

- 스페어 랭크는 동일한 채널의 다른 모든 활성 메모리 랭크와 메모리 용량이 같거나 커야 합니다.
- 랭크가 하나인 DIMM을 설치하는 경우 아래 나와 있는 구성 순서를 따르십시오.
- 랭크를 두 개 이상 사용하는 DIMM을 설치하는 경우 독립 메모리 모드에 해당하는 구성 순서를 따르십시오. "[독립 메모리 모드](#)" 6페이지의 내용을 참조하십시오.

지원되는 각 프로세서 구성에 대한 메모리 스페어링 DIMM 구성 순서는 다음과 같습니다.

- "[설치 순서: 프로세서가 2개 설치된 메모리 스페어링](#)" 83페이지
- "[설치 순서: 프로세서가 3개 설치된 메모리 스페어링](#)" 84페이지
- "[설치 순서: 프로세서가 4개 설치된 메모리 스페어링](#)" 88페이지
- "[설치 순서: 프로세서가 6개 설치된 메모리 스페어링](#)" 92페이지
- "[설치 순서: 프로세서가 8개 설치된 메모리 스페어링](#)" 104페이지

메모리 스페어링을 활성화하는 방법을 비롯하여 메모리 설정 구성에 대한 정보는 *ThinkSystem SR950 설치 안내서*에서 "메모리 구성"의 내용을 참조하십시오.

설치 순서: 프로세서가 2개 설치된 메모리 스페어링

서버에 프로세서가 2개 설치된 메모리 스페어링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 2개 설치된 경우의 메모리 스페어링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

참고: 메모리 스페어링에는 짝수 개의 DIMM이 필요합니다.

표 72. 프로세서가 2개 설치된 메모리 스페어링, 서버에 설치된 전체 DIMM 4~24개

총계 DIM- M	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							7	8											19	20					4
6					5	6	7	8											19	20					6
8					5	6	7	8									17	18	19	20					8
10					5	6	7	8	9	10							17	18	19	20					10
12					5	6	7	8	9	10							17	18	19	20	21	22			12
14			3	4	5	6	7	8	9	10							17	18	19	20	21	22			14
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			16
18			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	20
22	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	22
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

설치 순서: 프로세서가 3개 설치된 메모리 스페어링

서버에 프로세서가 3개 설치된 메모리 스페어링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 3개 설치된 경우의 메모리 스페어링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3은 하단 컴퓨팅 트레이의 상단 시스템 보드 또는 상단 컴퓨팅 트레이(프로세서 슬롯 4)에 설치됩니다.

참고: 메모리 스페어링에는 짝수 개의 DIMM이 필요합니다.

표 73. 프로세서가 3개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							7	8											19	20					6
8					5	6	7	8											19	20					8
10					5	6	7	8									17	18	19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8	9	10							17	18	19	20					14
16					5	6	7	8	9	10							17	18	19	20	21	22			16
18					5	6	7	8	9	10							17	18	19	20	21	22			18
20			3	4	5	6	7	8	9	10							17	18	19	20	21	22			20
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 26~48개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 74 "프로세서가 3개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 85페이지의 내용을 참조하십시오.
- DIMM이 6~24개 설치된 시스템에 대한 프로세서 3 DIMM 구성을 계속하려면 표 75 "프로세서가 3개 설치된 메모리 스페어링(프로세서 3, 서버에 설치된 전체 DIMM 6~24개)" 86페이지의 내용을 참조하십시오.

표 74. 프로세서가 3개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	28
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
32			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	34
36	1	2	3	4	5	6	7	8	9	10	11	12	13	13	15	16	17	18	19	20	21	22	23	24	36

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 6~24개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 73 "프로세서가 3개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 84페이지의 내용을 참조하십시오.
- DIMM이 26~48개 설치된 시스템에 대한 프로세서 3 DIMM 구성을 계속하려면 표 76 "프로세서가 3개 설치된 메모리 스페어링(프로세서 3, 서버에 설치된 전체 DIMM 26~48개)" 87페이지의 내용을 참조하십시오.

표 75. 프로세서가 3개 설치된 메모리 스페어링(프로세서 3, 서버에 설치된 전체 DIMM 6~24개)

총계 DIMM	프로세서 3 슬롯이 비어 있습니다.												프로세서 4 슬롯(프로세서 3)								총계 DIMM				
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20		21	22	23	24
6																			19	20					6
8																			19	20					8
10																			19	20					10
12																	17	18	19	20					12
14																	17	18	19	20					14
16																	17	18	19	20					16
18																	17	18	19	20	21	22			18
20																	17	18	19	20	21	22			20
22																	17	18	19	20	21	22			22
24															15	16	17	18	19	20	21	22			24

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM이 26~48개 설치된 시스템에 대한 프로세서 3 구성 순서는 표 76 "프로세서가 3개 설치된 메모리 스페어링(프로세서 3, 서버에 설치된 전체 DIMM 26~48개)" 87페이지의 내용을 참조하십시오.
- DIMM이 6~24개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면 표 73 "프로세서가 3개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 6~24개)" 84페이지의 내용을 참조하십시오.

표 76. 프로세서가 3개 설치된 메모리 스페어링(프로세서 3, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 3 슬롯이 비어 있습니다.												프로세서 4 슬롯 (프로세서 3)												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26															15	16	17	18	19	20	21	22			26
28															15	16	17	18	19	20	21	22			28
30															15	16	17	18	19	20	21	22	23	24	30
32															15	16	17	18	19	20	21	22	23	24	32
34															15	16	17	18	19	20	21	22	23	24	34
36													13	14	15	16	17	18	19	20	21	22	23	24	36

3프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 6~24개에 대한 프로세서 3 DIMM 구성 순서는 표 75 "프로세서가 3개 설치된 메모리 스페어링 (프로세서 3, 서버에 설치된 전체 DIMM 6~24개)" 86페이지의 내용을 참조하십시오.
- DIMM이 26~48개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 74 "프로세서가 3개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 85페이지의 내용을 참조하십시오.

설치 순서: 프로세서가 4개 설치된 메모리 스페어링

서버에 프로세서가 4개 설치된 메모리 스페어링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 4개 설치된 경우의 메모리 스페어링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이 또는 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

참고: 메모리 스페어링에는 짝수 개의 DIMM이 필요합니다.

표 77. 프로세서가 4개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
8							7	8											19	20					8
10					5	6	7	8											19	20					10
12					5	6	7	8									17	18	19	20					12
14					5	6	7	8									17	18	19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8	9	10							17	18	19	20					18
20					5	6	7	8	9	10							17	18	19	20	21	22			20
22					5	6	7	8	9	10							17	18	19	20	21	22			22
24					5	6	7	8	9	10							17	18	19	20	21	22			24

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 26~48개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 78 "프로세서가 4개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 89페이지의 내용을 참조하십시오.
- DIMM이 8~24개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성을 계속하려면, 표 79 "프로세서가 4개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 90페이지의 내용을 참조하십시오.

표 78. 프로세서가 4개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26			3	4	5	6	7	8	9	10						17	18	19	20	21	22			26	
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 8~24개에 대한 프로세서 1 및 2 DIMM 구성 순서는 표 77 "프로세서가 4개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 88페이지의 내용을 참조하십시오.
- DIMM이 26~48개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성을 계속하려면, 표 80 "프로세서가 4개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 91페이지의 내용을 참조하십시오.

표 79. 프로세서가 4개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM	
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	1	9	20	21	22	23		24
8							7	8												19	20					8
10							7	8												19	20					10
12							7	8												19	20					12
14					5	6	7	8												19	20					14
16					5	6	7	8									17	18	19	20						16
18					5	6	7	8									17	18	19	20						18
20					5	6	7	8									17	18	19	20						20
22					5	6	7	8	9	10							17	18	19	20						22
24					5	6	7	8	9	10							17	18	19	20	21	22				24

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM이 26~48개 설치된 시스템에 대한 프로세서 3 및 4 DIMM 구성 순서는 표 80 "프로세서가 4개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 91페이지의 내용을 참조하십시오.
- DIMM이 8~24개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 77 "프로세서가 4개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 8~24개)" 88페이지의 내용을 참조하십시오.

표 80. 프로세서가 4개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8	9	10							17	18	19	20	21	22			26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10							17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

4프로세서 시스템에 대한 관련 DIMM 구성 순서:

- DIMM 8~24개에 대한 프로세서 3 및 4 DIMM 구성 순서는 표 79 "프로세서가 4개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 8~24개)" 90페이지의 내용을 참조하십시오.
- DIMM이 26~48개 설치된 시스템에 대한 프로세서 1 및 2 DIMM 구성을 계속하려면, 표 78 "프로세서가 4개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 89페이지의 내용을 참조하십시오.

설치 순서: 프로세서가 6개 설치된 메모리 스페어링

서버에 프로세서가 6개 설치된 메모리 스페어링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 6개 설치된 경우의 메모리 스페어링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5는 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 6은 상단 컴퓨팅 트레이(프로세서 슬롯 7)의 상단 시스템 보드에 설치됩니다.

참고: 메모리 스페어링에는 짝수 개의 DIMM이 필요합니다.

표 81. 프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8											19	20					12
14					5	6	7	8											19	20					14
16					5	6	7	8									17	18	19	20					16
18					5	6	7	8									17	18	19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 82 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 93페이지
 - 표 83 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 94페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 84 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 95페이지
 - 표 87 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5, 서버에 설치된 전체 DIMM 12~24개)" 98페이지
 - 표 90 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 12~24개)" 101페이지

표 82. 프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8	9	10							17	18	19	20					26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30					5	6	7	8	9	10							17	18	19	20	21	22			30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10							17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 81 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 92페이지
 - 표 83 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 94페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 85 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 96페이지
 - 표 88 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 99페이지
 - 표 91 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 26~48개)" 102페이지

표 83. 프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 81 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 92페이지
 - 표 82 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 93페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 86 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 97페이지
 - 표 89 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 100페이지
 - 표 92 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 50~72개)" 103페이지

표 84. 프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8											19	20					12
14							7	8											19	20					14
16							7	8											19	20					16
18					5	6	7	8											19	20					18
20					5	6	7	8									17	18	19	20					20
22					5	6	7	8									17	18	19	20					22
24					5	6	7	8									17	18	19	20					24

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 85 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 96페이지
 - 표 86 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 97페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 81 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 92페이지
 - 표 87 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5, 서버에 설치된 전체 DIMM 12~24개)" 98페이지
 - 표 90 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 12~24개)" 101페이지

표 85. 프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8	9	10							17	18	19	20					30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10							17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 84 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 95페이지
 - 표 86 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 97페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 82 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 93페이지
 - 표 88 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 99페이지
 - 표 91 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 26~48개)" 102페이지

표 86. 프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 84 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 95페이지
 - 표 85 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 96페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 83 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 94페이지
 - 표 89 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 100페이지
 - 표 92 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 50~72개)" 103페이지

표 87. 프로세서가 6개 설치된 메모리 스페어링(프로세서 5, 서버에 설치된 전체 DIMM 12~24개)

참고: 프로세서 6은 실제로 프로세서 7 슬롯에 설치됩니다.

총계 DIMM	프로세서 5												프로세서 6 슬롯이 비어 있습니다.												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22					5	6	7	8																	22
24					5	6	7	8																	24

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 88 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 99페이지
 - 표 89 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 100페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 81 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 92페이지
 - 표 84 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 95페이지
 - 표 90 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 12~24개)" 101페이지

표 88. 프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 5												프로세서 6 슬롯이 비어 있습니다.												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8	9	10															34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46			3	4	5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 87 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5, 서버에 설치된 전체 DIMM 12~24개)" 98페이지
 - 표 89 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 100페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 82 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 93페이지
 - 표 85 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 96페이지
 - 표 91 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 26~48개)" 102페이지

표 89. 프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 5												프로세서 6 슬롯이 비어 있습니다.												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10	11	12													58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70	1	2	3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 87 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5, 서버에 설치된 전체 DIMM 12~24개)" 98페이지
 - 표 88 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 99페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 83 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 94페이지
 - 표 86 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 97페이지
 - 표 92 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 50~72개)" 103페이지

표 90. 프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 12~24개)

참고: 프로세서 6은 실제로 프로세서 7 슬롯에 설치됩니다.

총계 DIMM	프로세서 7 슬롯(프로세서 6)												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22							7	8																	22
24					5	6	7	8																	24

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 91 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 26~48개)" 102페이지
 - 표 92 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 50~72개)" 103페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 81 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 12~24개)" 92페이지
 - 표 84 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 12~24개)" 95페이지
 - 표 87 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5, 서버에 설치된 전체 DIMM 12~24개)" 98페이지

표 91. 프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 7 슬롯(프로세서 6)												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8																	34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46					5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 90 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 12~24개)" 101페이지
 - 표 92 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 50~72개)" 103페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 82 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 93페이지
 - 표 85 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 96페이지
 - 표 88 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 99페이지

표 92. 프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 7 슬롯(프로세서 6)												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10															58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70			3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

6프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 90 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 12~24개)" 101페이지
 - 표 91 "프로세서가 6개 설치된 메모리 스페어링(실제로 프로세서 6인 프로세서 7 슬롯, 서버에 설치된 전체 DIMM 26~48개)" 102페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 83 "프로세서가 6개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 94페이지
 - 표 86 "프로세서가 6개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 97페이지
 - 표 89 "프로세서가 6개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 100페이지

설치 순서: 프로세서가 8개 설치된 메모리 스페어링

서버에 프로세서가 8개 설치된 메모리 스페어링에 대한 메모리 모듈 설치 순서입니다.

다음 표에는 프로세서가 8개 설치된 경우의 메모리 스페어링에 대한 DIMM 구성 순서가 나와 있습니다.

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 7과 8은 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

참고: 메모리 스페어링에는 짝수 개의 DIMM이 필요합니다.

표 93. 프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8										19	20					16	
18					5	6	7	8										19	20					18	
20					5	6	7	8										19	20					20	
22					5	6	7	8								17	18	19	20					22	
24					5	6	7	8								17	18	19	20					24	

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 94 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 105페이지
 - 표 95 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 106페이지
 - 표 96 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)" 107페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 97 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 108페이지
 - 표 101 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 112페이지
 - 표 105 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 116페이지

표 94. 프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8	9	10							17	18	19	20					34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 93 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 104페이지
 - 표 95 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 106페이지
 - 표 96 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)" 107페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 98 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 109페이지
 - 표 102 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 113페이지
 - 표 106 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)" 117페이지

표 95. 프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10							17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 93 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 104페이지
 - 표 94 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 105페이지
 - 표 96 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)" 107페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 99 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 110페이지
 - 표 103 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 114페이지
 - 표 107 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)" 118페이지

표 96. 프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)

총계 DIMM	프로세서 1												프로세서 2												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 1 및 2 DIMM 구성 순서:
 - 표 93 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 104페이지
 - 표 94 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 105페이지
 - 표 95 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 106페이지
- DIMM이 74~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 100 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)" 111페이지
 - 표 104 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)" 115페이지
 - 표 108 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)" 119페이지

표 97. 프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22					5	6	7	8											19	20					22
24					5	6	7	8									17	18	19	20					24

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 98 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 109페이지
 - 표 99 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 110페이지
 - 표 100 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)" 111페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 93 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 104페이지
 - 표 101 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 112페이지
 - 표 105 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 116페이지

표 98. 프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8	9	10							17	18	19	20					38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 97 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 108페이지
 - 표 99 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 110페이지
 - 표 100 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)" 111페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 94 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 105페이지
 - 표 102 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 113페이지
 - 표 106 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)" 117페이지

표 99. 프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10							17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 97 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 108페이지
 - 표 98 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 109페이지
 - 표 100 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)" 111페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 95 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 106페이지
 - 표 103 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 114페이지
 - 표 107 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)" 118페이지

표 100. 프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)

총계 DIMM	프로세서 3												프로세서 4												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 3 및 4 DIMM 구성 순서:
 - 표 97 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 108페이지
 - 표 98 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 109페이지
 - 표 99 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 110페이지
- DIMM이 74~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 96 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)" 107페이지
 - 표 104 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)" 115페이지
 - 표 108 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)" 119페이지

표 101. 프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 102 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 113페이지
 - 표 103 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 114페이지
 - 표 104 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)" 115페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 93 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 104페이지
 - 표 97 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 108페이지
 - 표 105 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 116페이지

표 102. 프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8											19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8	9	10							17	18	19	20					42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 101 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 112페이지
 - 표 103 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 114페이지
 - 표 104 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)" 115페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 94 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 105페이지
 - 표 98 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 109페이지
 - 표 106 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)" 117페이지

표 103. 프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10							17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 101 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 112페이지
 - 표 102 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 113페이지
 - 표 104 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)" 115페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 95 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 106페이지
 - 표 99 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 110페이지
 - 표 107 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)" 118페이지

표 104. 프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)

총계 DIMM	프로세서 5												프로세서 6												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 5 및 6 DIMM 구성 순서:
 - 표 101 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 112페이지
 - 표 102 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 113페이지
 - 표 103 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 114페이지
- DIMM이 74~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 96 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)" 107페이지
 - 표 100 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)" 111페이지
 - 표 108 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)" 119페이지

표 105. 프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
16							7	8											19	20					16
18							7	8											19	20					18
20							7	8											19	20					20
22							7	8											19	20					22
24							7	8											19	20					24

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 106 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)" 117페이지
 - 표 107 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)" 118페이지
 - 표 108 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)" 119페이지
- DIMM이 16~24개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 93 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 16~24개)" 104페이지
 - 표 97 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 16~24개)" 108페이지
 - 표 101 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 16~24개)" 112페이지

표 106. 프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26							7	8											19	20					26
28							7	8											19	20					28
30					5	6	7	8											19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8									17	18	19	20					42
44					5	6	7	8									17	18	19	20					44
46					5	6	7	8	9	10							17	18	19	20					46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 105 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 116페이지
 - 표 107 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)" 118페이지
 - 표 108 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)" 119페이지
- DIMM이 26~48개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 94 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 26~48개)" 105페이지
 - 표 98 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 26~48개)" 109페이지
 - 표 102 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 26~48개)" 113페이지

표 107. 프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58					5	6	7	8	9	10							17	18	19	20	21	22			58
60					5	6	7	8	9	10							17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10							17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 105 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 116페이지
 - 표 106 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)" 117페이지
 - 표 108 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)" 119페이지
- DIMM이 50~72개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 95 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 50~72개)" 106페이지
 - 표 99 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 50~72개)" 110페이지
 - 표 103 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 50~72개)" 114페이지

표 108. 프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 74~96개)

총계 DIMM	프로세서 7												프로세서 8												총계 DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

8프로세서 시스템에 대한 관련 DIMM 구성 순서:

- 프로세서 7 및 8 DIMM 구성 순서:
 - 표 105 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 16~24개)" 116페이지
 - 표 106 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 26~48개)" 117페이지
 - 표 107 "프로세서가 8개 설치된 메모리 스페어링(프로세서 7 및 8, 서버에 설치된 전체 DIMM 50~72개)" 118페이지
- DIMM이 74~96개 설치된 시스템에 대한 DIMM 구성 계속:
 - 표 96 "프로세서가 8개 설치된 메모리 스페어링(프로세서 1 및 2, 서버에 설치된 전체 DIMM 74~96개)" 107페이지
 - 표 100 "프로세서가 8개 설치된 메모리 스페어링(프로세서 3 및 4, 서버에 설치된 전체 DIMM 74~96개)" 111페이지
 - 표 104 "프로세서가 8개 설치된 메모리 스페어링(프로세서 5 및 6, 서버에 설치된 전체 DIMM 74~96개)" 115페이지

제 3 장 DCPMM 설치 순서

이 서버는 Intel Optane DC Persistent Memory Module(DCPMM)도 지원합니다. 이 정보를 사용하여 구성에 따라 올바른 설치 순서를 판별하십시오.

참고:

- DCPMM 및 DRAM DIMM을 설치하기 전에 *설치 안내서*에서 "DC Persistent Memory Module(DCPMM) 설치"의 내용을 참조하여 모든 요구 사항을 충족하는지 확인하십시오.
- 현재 설치된 프로세서가 DCPMM을 지원하는지 확인하려면, 프로세서 설명에서 4자리 숫자를 확인하십시오. 다음 요구 사항을 모두 충족하는 설명이 있는 프로세서만 DCPMM을 지원합니다.
 - 첫 번째 자리는 5 이상의 숫자입니다.

참고: 이 규칙에 대한 유일한 예외는 *Intel Xeon Silver 4215*이며, 이 또한 DCPMM을 지원합니다.

- 두 번째 자리는 2입니다.

예: *Intel Xeon 5215L* 및 *Intel Xeon Platinum 8280M*

현재 설치된 프로세서가 DCPMM을 지원하지 않는 경우, DCPMM을 지원하는 프로세서로 교체하십시오.

- 지원되는 메모리 용량 범위는 다음의 프로세서 유형에 따라 다릅니다.
 - 대용량 메모리 계층(L): 숫자 네 자리 뒤에 L이 붙은 프로세서(예: *Intel Xeon 5215L*)
 - 중간용량 메모리 계층(M): 숫자 네 자리 뒤에 M이 붙은 프로세서(예: *Intel Xeon Platinum 8280M*)
 - 기타: DCPMM을 지원하는 기타 프로세서(예: *Intel Xeon Gold 5222*)

또한 다음 사이트에서 사용할 수 있는 메모리 구성 프로그램을 이용할 수 있습니다.

http://lconfig.lenovo.com/#/memory_configuration

앱 다이렉트 모드

앱 다이렉트 모드에서 DCPMM은 특정 응용 프로그램에서 직접 액세스할 수 있는 독립 및 영구 메모리 리소스로 작동하며, DRAM DIMM은 시스템 메모리로 작동합니다.

앱 다이렉트 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

DCPMM 설치 순서: 프로세서가 2개 설치된 앱 다이렉트 모드

앱 다이렉트 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 2개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

프로세서가 8개 설치된 앱 다이렉트 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 8개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개
- 프로세서당 DCPMM 1개/DRAM DIMM 6개
- 시스템의 DCPMM 1개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 109. 프로세서당(프로세서 2개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 110. 프로세서당(프로세서 2개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 111. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 112. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 113. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

프로세서당 DCPMM 1개/DRAM DIMM 6개

표 114. DCPMM 1개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

시스템의 DCPMM 1개

표 115. 시스템에 DCPMM 1개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

DCPMM 설치 순서: 프로세서가 4개 설치된 앱 다이렉트 모드

앱 다이렉트 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 8개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

프로세서가 8개 설치된 앱 다이렉트 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 8개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개
- 프로세서당 DCPMM 1개/DRAM DIMM 6개
- 시스템의 DCPMM 1개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 116. 프로세서당(프로세서 4개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 117. 프로세서당(프로세서 4개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 118. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 119. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 120. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

프로세서당 DCPMM 1개/DRAM DIMM 6개

표 121. DCPMM 1개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

표 121. DCPMM 1개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드 (계속)

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

시스템의 DCPMM 1개

표 122. 시스템에 DCPMM 1개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

DCPMM 설치 순서: 프로세서가 6개 설치된 앱 다이렉트 모드

앱 다이렉트 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 8개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

프로세서가 8개 설치된 앱 다이렉트 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 8개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개
- 프로세서당 DCPMM 1개/DRAM DIMM 6개
- 시스템의 DCPMM 1개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 123. 프로세서당(프로세서 6개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 124. 프로세서당(프로세서 6개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											

표 124. 프로세서당(프로세서 6개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드 (계속)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 125. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 126. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 127. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드

아래 표에서

표 127. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 랩 다이렉트 모드 (계속)

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

프로세서당 DCPMM 1개/DRAM DIMM 6개

표 128. DCPMM 1개 및 DRAM DIMM 6개가 설치된 랩 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

시스템의 DCPMM 1개

표 129. 시스템에 DCPMM 1개가 설치된 랩 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

표 129. 시스템에 DCPMM 1개가 설치된 앱 다이렉트 모드 (계속)

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

DCPMM 설치 순서: 프로세서가 8개 설치된 앱 다이렉트 모드

앱 다이렉트 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 8개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 7과 8은 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

프로세서가 8개 설치된 앱 다이렉트 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 8개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개
- 프로세서당 DCPMM 1개/DRAM DIMM 6개
- 시스템의 DCPMM 1개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 130. 프로세서당(프로세서 8개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 131. 프로세서당(프로세서 8개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

표 131. 프로세서당(프로세서 8개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드 (계속)

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 132. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 133. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

표 133. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드 (계속)

D		D		D	P	P	D		D		D	D		D	P	P	D		D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D	P	P	D		D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D	P	P	D		D		D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D	P	P	D		D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 134. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

프로세서당 DCPMM 1개/DRAM DIMM 6개

표 135. DCPMM 1개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

표 135. DCPMM 1개 및 DRAM DIMM 6개가 설치된 앱 다이렉트 모드 (계속)

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

시스템의 DCPMM 1개

표 136. 시스템에 DCPMM 1개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

혼합 메모리 모드

혼합 메모리 모드, DCPMM 용량의 1~99%가 시스템 메모리로 작동합니다. 이 모드에서는 일부 DCPMM 용량이 특정 응용 프로그램에 직접 액세스할 수 있지만(앱 다이렉트), 나머지 용량은 시스템 메모리로 사용됩니다. DCPMM의 앱 다이렉트 부분은 영구 메모리로 표시되고 나머지 DCPMM 용량은 시스템 메모리로 표시됩니다. DRAM DIMM은 이 모드에서 캐시로 작동합니다.

혼합 메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

DCPMM 설치 순서: 프로세서가 2개 설치된 혼합 메모리 모드

혼합 메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 2개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

프로세서가 6개 설치된 혼합 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 137. 프로세서당(프로세서 2개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 138. 프로세서당(프로세서 2개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 6개

참고: 이 구성에는 RDIMM만 권장됩니다.

표 139. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 140. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 설치 순서: 프로세서가 4개 설치된 혼합 메모리 모드

혼합 메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 4개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

프로세서가 6개 설치된 혼합 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 141. 프로세서당(프로세서 4개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 142. 프로세서당(프로세서 4개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 6개

참고: 이 구성에는 RDIMM만 권장됩니다.

표 143. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

표 143. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드 (계속)

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 144. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 설치 순서: 프로세서가 6개 설치된 혼합 메모리 모드

혼합 메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 6개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

프로세서가 6개 설치된 혼합 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 145. 프로세서당(프로세서 6개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 146. 프로세서당(프로세서 6개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 5												프로세서 6											

표 146. 프로세서당(프로세서 6개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드 (계속)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 6개

참고: 이 구성에는 RDIMM만 권장됩니다.

표 147. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 148. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 설치 순서: 프로세서가 8개 설치된 혼합 메모리 모드

혼합 메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 8개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 7과 8은 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

프로세서가 8개 설치된 혼합 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 149. 프로세서당(프로세서 8개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 150. 프로세서당(프로세서 8개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

표 150. 프로세서당(프로세서 8개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드 (계속)

프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 6개

참고: 이 구성에는 RDIMM만 권장됩니다.

표 151. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 152. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 혼합 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

표 152. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 혼합 메모리 모드 (계속)

프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

메모리 모드

메모리 모드, DCPMM 용량의 100%가 시스템 메모리로 작동합니다. DRAM DIMM은 캐시로 작동합니다.

메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

DCPMM 설치 순서: 프로세서가 2개 설치된 메모리 모드

메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다.

서버에 프로세서가 2개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

프로세서가 2개 설치된 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 153. 프로세서당(프로세서 2개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 154. 프로세서당(프로세서 2개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 155. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 156. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

참고: 이 구성에서는 DRAM DIMM에 RDIMM만 권장됩니다.

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 157. 프로세서당(프로세서 2개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 설치 순서: 프로세서가 4개 설치된 메모리 모드

메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다. 그러나 32GB 보다 큰 DIMM을 사용하도록 고려해야 합니다.

서버에 프로세서가 4개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

프로세서가 4개 설치된 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 158. 프로세서당(프로세서 4개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 159. 프로세서당(프로세서 4개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 160. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 메모리 모드

아래 표에서

- P = DCPMM

표 160. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 메모리 모드 (계속)

- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 161. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

참고: 이 구성에서는 DRAM DIMM에 RDIMM만 권장됩니다.

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 162. 프로세서당(프로세서 4개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 디렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 설치 순서: 프로세서가 6개 설치된 메모리 모드

메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다. 그러나 32GB 보다 큰 DIMM을 사용하도록 고려해야 합니다.

서버에 프로세서가 6개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.

프로세서가 6개 설치된 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 163. 프로세서당(프로세서 6개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 164. 프로세서당(프로세서 6개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

표 164. 프로세서당(프로세서 6개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 메모리 모드 (계속)

프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 165. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 166. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

참고: 이 구성에서는 DRAM DIMM에 RDIMM만 권장됩니다.

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 167. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 디렉트 모드

아래 표에서

표 167. 프로세서당(프로세서 6개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드 (계속)

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 설치 순서: 프로세서가 8개 설치된 메모리 모드

메모리 모드를 구현할 때 모든 용량에서 지원되는 모든 DIMM을 설치할 수 있습니다. 그러나 32GB 보다 큰 DIMM을 사용하도록 고려해야 합니다.

서버에 프로세서가 8개 설치되어 있는 경우:

- 프로세서 1과 2는 하단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 3과 4는 하단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.
- 프로세서 5와 6은 상단 컴퓨팅 트레이의 하단 시스템 보드에 설치됩니다.
- 프로세서 7과 8은 상단 컴퓨팅 트레이의 상단 시스템 보드에 설치됩니다.

프로세서가 8개 설치된 메모리 모드를 구현하는 경우 몇 가지 구성이 지원됩니다.

- 프로세서당 DCPMM 6개/DRAM DIMM 6개
- 프로세서당 DCPMM 4개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 6개
- 프로세서당 DCPMM 2개/DRAM DIMM 4개

프로세서당 DCPMM 6개/DRAM DIMM 6개

표 168. 프로세서당(프로세서 8개) DCPMM 6개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

프로세서당 DCPMM 4개/DRAM DIMM 6개

표 169. 프로세서당(프로세서 8개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

표 169. 프로세서당(프로세서 8개) DCPMM 4개 및 DRAM DIMM 6개가 설치된 메모리 모드 (계속)

프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

프로세서당 DCPMM 2개/DRAM DIMM 8개

표 170. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 8개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

프로세서당 DCPMM 2개/DRAM DIMM 6개

표 171. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 메모리 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

참고: 이 구성에서는 DRAM DIMM에 RDIMM만 권장됩니다.

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

표 171. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 6개가 설치된 메모리 모드 (계속)

프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

프로세서당 DCPMM 2개/DRAM DIMM 4개

표 172. 프로세서당(프로세서 8개) DCPMM 2개 및 DRAM DIMM 4개가 설치된 앱 다이렉트 모드

아래 표에서

- P = DCPMM
- D = DRAM DIMM

프로세서 1												프로세서 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 3												프로세서 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 5												프로세서 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
프로세서 7												프로세서 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

색인

d

DCPMM 설치 순서	121
메모리 모드(CPU 2개)	144
메모리 모드(CPU 4개)	146
메모리 모드(CPU 6개)	148
메모리 모드(CPU 8개)	151
앱 다이렉트 모드(CPU 2개)	122
앱 다이렉트 모드(CPU 4개)	124
앱 다이렉트 모드(CPU 6개)	127
앱 다이렉트 모드(CPU 8개)	131
혼합 메모리 모드(CPU 2개)	135
혼합 메모리 모드(CPU 4개)	137
혼합 메모리 모드(CPU 6개)	139
혼합 메모리 모드(CPU 8개)	141
DIMM 설치 순서	5
독립 메모리 모드	6
독립 메모리 모드(CPU 2개)	7
독립 메모리 모드(CPU 3개)	8
독립 메모리 모드(CPU 4개)	12
독립 메모리 모드(CPU 6개)	16
독립 메모리 모드(CPU 8개)	26
메모리 미러링	43
메모리 미러링(CPU 2개)	44
메모리 미러링(CPU 3개)	45
메모리 미러링(CPU 4개)	49
메모리 미러링(CPU 6개)	53
메모리 미러링(CPU 8개)	65
메모리 스페어링	82
메모리 스페어링(CPU 2개)	83
메모리 스페어링(CPU 3개)	84
메모리 스페어링(CPU 4개)	88
메모리 스페어링(CPU 6개)	92
메모리 스페어링(CPU 8개)	104
비미러링 메모리 모드	6
비미러링 메모리 모드(CPU 2개)	7
비미러링 메모리 모드(CPU 3개)	8
비미러링 메모리 모드(CPU 4개)	12
비미러링 메모리 모드(CPU 6개)	16
비미러링 메모리 모드(CPU 8개)	26

ㄷ

독립 메모리 모드	6
DIMM 설치 순서	6
DIMM 설치 순서(CPU 2개)	7
DIMM 설치 순서(CPU 3개)	8
DIMM 설치 순서(CPU 4개)	12
DIMM 설치 순서(CPU 6개)	16
DIMM 설치 순서(CPU 8개)	26
메모리 모듈 설치 순서	6
메모리 모듈 설치 순서(CPU 2개)	7
메모리 모듈 설치 순서(CPU 3개)	8
메모리 모듈 설치 순서(CPU 4개)	12
메모리 모듈 설치 순서(CPU 6개)	16

메모리 모듈 설치 순서(CPU 8개) 26

ㄹ

메모리 모듈 설치 규정 및 순서	5
메모리 모듈 설치 순서	
독립 메모리 모드	6
독립 메모리 모드(CPU 2개)	7
독립 메모리 모드(CPU 3개)	8
독립 메모리 모드(CPU 4개)	12
독립 메모리 모드(CPU 6개)	16
독립 메모리 모드(CPU 8개)	26
메모리 미러링	43
메모리 미러링(CPU 2개)	44
메모리 미러링(CPU 3개)	45
메모리 미러링(CPU 4개)	49
메모리 미러링(CPU 6개)	53
메모리 미러링(CPU 8개)	65
메모리 스페어링	82
메모리 스페어링(CPU 2개)	83
메모리 스페어링(CPU 3개)	84
메모리 스페어링(CPU 4개)	88
메모리 스페어링(CPU 6개)	92
메모리 스페어링(CPU 8개)	104
메모리 모듈 지침	1
메모리 모드	
DCPMM 설치 순서(CPU 2개)	144
DCPMM 설치 순서(CPU 4개)	146
DCPMM 설치 순서(CPU 6개)	148
DCPMM 설치 순서(CPU 8개)	151
메모리 미러링	43
DIMM 설치 순서	43
DIMM 설치 순서(CPU 2개)	44
DIMM 설치 순서(CPU 3개)	45
DIMM 설치 순서(CPU 4개)	49
DIMM 설치 순서(CPU 6개)	53
DIMM 설치 순서(CPU 8개)	65
메모리 모듈 설치 순서	43
메모리 모듈 설치 순서(CPU 2개)	44
메모리 모듈 설치 순서(CPU 3개)	45
메모리 모듈 설치 순서(CPU 4개)	49
메모리 모듈 설치 순서(CPU 6개)	53
메모리 모듈 설치 순서(CPU 8개)	65
메모리 스페어링	82
DIMM 설치 순서	82
DIMM 설치 순서(CPU 2개)	83
DIMM 설치 순서(CPU 3개)	84
DIMM 설치 순서(CPU 4개)	88
DIMM 설치 순서(CPU 6개)	92
DIMM 설치 순서(CPU 8개)	104
메모리 모듈 설치 순서	82
메모리 모듈 설치 순서(CPU 2개)	83
메모리 모듈 설치 순서(CPU 3개)	84
메모리 모듈 설치 순서(CPU 4개)	88
메모리 모듈 설치 순서(CPU 6개)	92

메모리 모듈 설치 순서(CPU 8개)	104
메모리 지침	1

바

비미러링 메모리 모드

DIMM 설치 순서	6
DIMM 설치 순서(CPU 2개)	7
DIMM 설치 순서(CPU 3개)	8
DIMM 설치 순서(CPU 4개)	12
DIMM 설치 순서(CPU 6개)	16
DIMM 설치 순서(CPU 8개)	26

사

설치 순서

DCPMM	121
DCPMM(메모리 모드 - CPU 2개)	144
DCPMM(메모리 모드 - CPU 4개)	146
DCPMM(메모리 모드 - CPU 6개)	148
DCPMM(메모리 모드 - CPU 8개)	151
DCPMM(앱 다이렉트 모드 - CPU 2개)	122
DCPMM(앱 다이렉트 모드 - CPU 4개)	124
DCPMM(앱 다이렉트 모드 - CPU 6개)	127
DCPMM(앱 다이렉트 모드 - CPU 8개)	131
DCPMM(혼합 메모리 모드 - CPU 2개)	135
DCPMM(혼합 메모리 모드 - CPU 4개)	137
DCPMM(혼합 메모리 모드 - CPU 6개)	139
DCPMM(혼합 메모리 모드 - CPU 8개)	141
DIMM	5
DIMM(독립 메모리 모드 - CPU 2개)	7
DIMM(독립 메모리 모드 - CPU 4개)	12
DIMM(독립 메모리 모드 - CPU 3개)	8
DIMM(독립 메모리 모드 - CPU 6개)	16
DIMM(독립 메모리 모드 - CPU 8개)	26
DIMM(독립 메모리 모드)	6
DIMM(메모리 미러링 - CPU 2개)	44
DIMM(메모리 미러링 - CPU 4개)	49
DIMM(메모리 미러링 - CPU 3개)	45
DIMM(메모리 미러링 - CPU 6개)	53
DIMM(메모리 미러링 - CPU 8개)	65
DIMM(메모리 미러링)	43
DIMM(메모리 스페어링 - CPU 2개)	83
DIMM(메모리 스페어링 - CPU 4개)	88
DIMM(메모리 스페어링 - CPU 3개)	84

DIMM(메모리 스페어링 - CPU 6개)	92
DIMM(메모리 스페어링 - CPU 8개)	104
DIMM(메모리 스페어링)	82
메모리 모듈	5
메모리 모듈(독립 메모리 모드 - CPU 2개)	7
메모리 모듈(독립 메모리 모드 - CPU 4개)	12
메모리 모듈(독립 메모리 모드 - CPU 3개)	8
메모리 모듈(독립 메모리 모드 - CPU 6개)	16
메모리 모듈(독립 메모리 모드 - CPU 8개)	26
메모리 모듈(독립 메모리 모드)	6
메모리 모듈(메모리 미러링 - CPU 2개)	44
메모리 모듈(메모리 미러링 - CPU 4개)	49
메모리 모듈(메모리 미러링 - CPU 3개)	45
메모리 모듈(메모리 미러링 - CPU 6개)	53
메모리 모듈(메모리 미러링 - CPU 8개)	65
메모리 모듈(메모리 미러링)	43
메모리 모듈(메모리 스페어링 - CPU 2개)	83
메모리 모듈(메모리 스페어링 - CPU 4개)	88
메모리 모듈(메모리 스페어링 - CPU 3개)	84
메모리 모듈(메모리 스페어링 - CPU 6개)	92
메모리 모듈(메모리 스페어링 - CPU 8개)	104
메모리 모듈(메모리 스페어링)	82

오

앱 다이렉트 모드

DCPMM 설치 순서(CPU 2개)	122
DCPMM 설치 순서(CPU 4개)	124
DCPMM 설치 순서(CPU 6개)	127
DCPMM 설치 순서(CPU 8개)	131

자

지침

메모리	1
메모리 모듈	1

중

혼합 메모리 모드

DCPMM 설치 순서(CPU 2개)	135
DCPMM 설치 순서(CPU 4개)	137
DCPMM 설치 순서(CPU 6개)	139
DCPMM 설치 순서(CPU 8개)	141

Lenovo