

Lenovo

การอ้างอิงการรวบรวมหน่วยความจำ
ThinkSystem SR950



ประเภทเครื่อง: 7X12, 7X11 และ 7X13

หมายเหตุ



ก่อนที่จะใช้ข้อมูลนี้และผลิตภัณฑ์ที่สนับสนุน โปรดอ่านและทำความเข้าใจข้อมูลและคำแนะนำด้านความปลอดภัยซึ่งมีอยู่ที่:

https://pubs.lenovo.com/safety_documentation/



อุปกรณ์นี้ไม่เหมาะสำหรับการใช้ในที่ที่อาจมีเด็กอยู่

นอกจากนั้น ควรตรวจสอบให้แน่ใจว่าคุณรับทราบข้อกำหนดและเงื่อนไขการรับประกันของ Lenovo สำหรับเซิร์ฟเวอร์ของคุณ ซึ่งสามารถดูรายละเอียดได้ที่:

<http://datacentersupport.lenovo.com/warrantylookup>

ฉบับตีพิมพ์ครั้งที่เก้า (ธันวาคม 2022)

© Copyright Lenovo 2017, 2022.

ประกาศเกี่ยวกับสิทธิ์แบบจำกัดและได้รับการกำหนด: หากมีการนำเสนอข้อมูลหรือซอฟต์แวร์ตามสัญญา General Services Administration (GSA) การใช้ การผลิตซ้ำ หรือการเปิดเผยจะเป็นไปตามข้อจำกัดที่กำหนดไว้ในสัญญาหมายเลข GS-35F-05925

สารบัญ

สารบัญ i

บทที่ 1. คำแนะนำเกี่ยวกับหน่วยความจำ 1

บทที่ 2. กฎและลำดับการติดตั้งโมดูลหน่วยความจำ 7

โหมดหน่วยความจำแบบอิสระ 9

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สองตัว 11

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สามตัว 13

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สี่ตัว 19

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์หกตัว 27

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์แปดตัว 45

การมีเรอร์หน่วยความจำ 77

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว 79

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว 81

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว 88

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว 96

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว 119

การสเปร์หน่วยความจำ 149

ลำดับการติดตั้ง: การสเปร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว 151

ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว 152

ลำดับการติดตั้ง: การสเปร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว 157

ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว 162

ลำดับการติดตั้ง: การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว 183

บทที่ 3. ลำดับการติดตั้ง DCPMM . . . 213

โหมด App Direct 213

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์สองตัว 215

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์สี่ตัว 218

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์หกตัว 222

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์แปดตัว 227

โหมดหน่วยความจำผสม 232

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์สองตัว 234

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์สี่ตัว 236

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์หกตัว 239

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์แปดตัว 242

โหมดหน่วยความจำ 245

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์สองตัว 246

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว 249

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์หกตัว 252

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์แปดตัว 256

ดรรชนี 261

บทที่ 1. คำแนะนำเกี่ยวกับหน่วยความจำ

มีเกณฑ์ที่ต้องปฏิบัติตามหลายอย่างเมื่อมีการเลือกและการติดตั้งโมดูลหน่วยความจำในเซิร์ฟเวอร์ของคุณ

ลำดับการสร้าง DIMM ในเอกสารนี้แสดงรูปแบบการสร้างหน่วยความจำทั้งหมดที่เซิร์ฟเวอร์ของคุณรองรับ รูปแบบค่าผสมบางชุดอาจทำงานได้ดีกว่ารูปแบบอื่น เนื่องจากสามารถสร้างสมดุลการกระจายหน่วยความจำไปยังโปรเซสเซอร์ ตัวควบคุมหน่วยความจำ และช่องหน่วยความจำแต่ละชุด การกำหนดค่าหน่วยความจำแบบสมดุล ช่วยสลับการทำงานระหว่างช่องหน่วยความจำของโปรเซสเซอร์ที่ติดตั้งได้อย่างเหมาะสมที่สุด เพื่อเพิ่มประสิทธิภาพของหน่วยความจำ

โปรดดู “ติดตั้งโมดูลหน่วยความจำ (อุปกรณ์เสริม)” ใน *คู่มือการติดตั้ง ThinkSystem SR950* สำหรับข้อมูลสำคัญเกี่ยวกับการติดตั้งและถอดหน่วยความจำ คู่มือนี้จะช่วยในการเลือกและวางแผนเกี่ยวกับหน่วยความจำ ข้อมูลเพิ่มเติมเกี่ยวกับการปรับประสิทธิภาพหน่วยความจำและการกำหนดค่าหน่วยความจำ มีอยู่ที่เว็บไซต์ Lenovo Press:

<https://lenovopress.com/servers/options/memory>

นอกจากนี้ คุณยังสามารถใช้ประโยชน์จากเครื่องมือตัวกำหนดค่าหน่วยความจำ ซึ่งใช้งานได้จากไซต์ต่อไปนี้:

http://1config.lenovo.com/#/memory_configuration

การเลือกโมดูลหน่วยความจำ

รองรับโมดูลหน่วยความจำต่อไปนี้ (DIMM) สำหรับการใช้งานในเซิร์ฟเวอร์ ThinkSystem SR950 ดูหมายเลขชิ้นส่วนเฉพาะโมดูลหน่วยความจำและข้อมูลการสั่งซื้อได้ใน <https://serverproven.lenovo.com/>

ป้ายบน DIMM แต่ละตัวแสดงประเภทของ DIMM ข้อมูลบนป้ายจะอยู่ในรูปแบบ xxxxx nRxxx PC4-xxxxx-xx-xx-xxx โดย *n* ระบุว่า DIMM เป็นแบบระดับเดียว ($n=1$) หรือระดับคู่ ($n=2$)

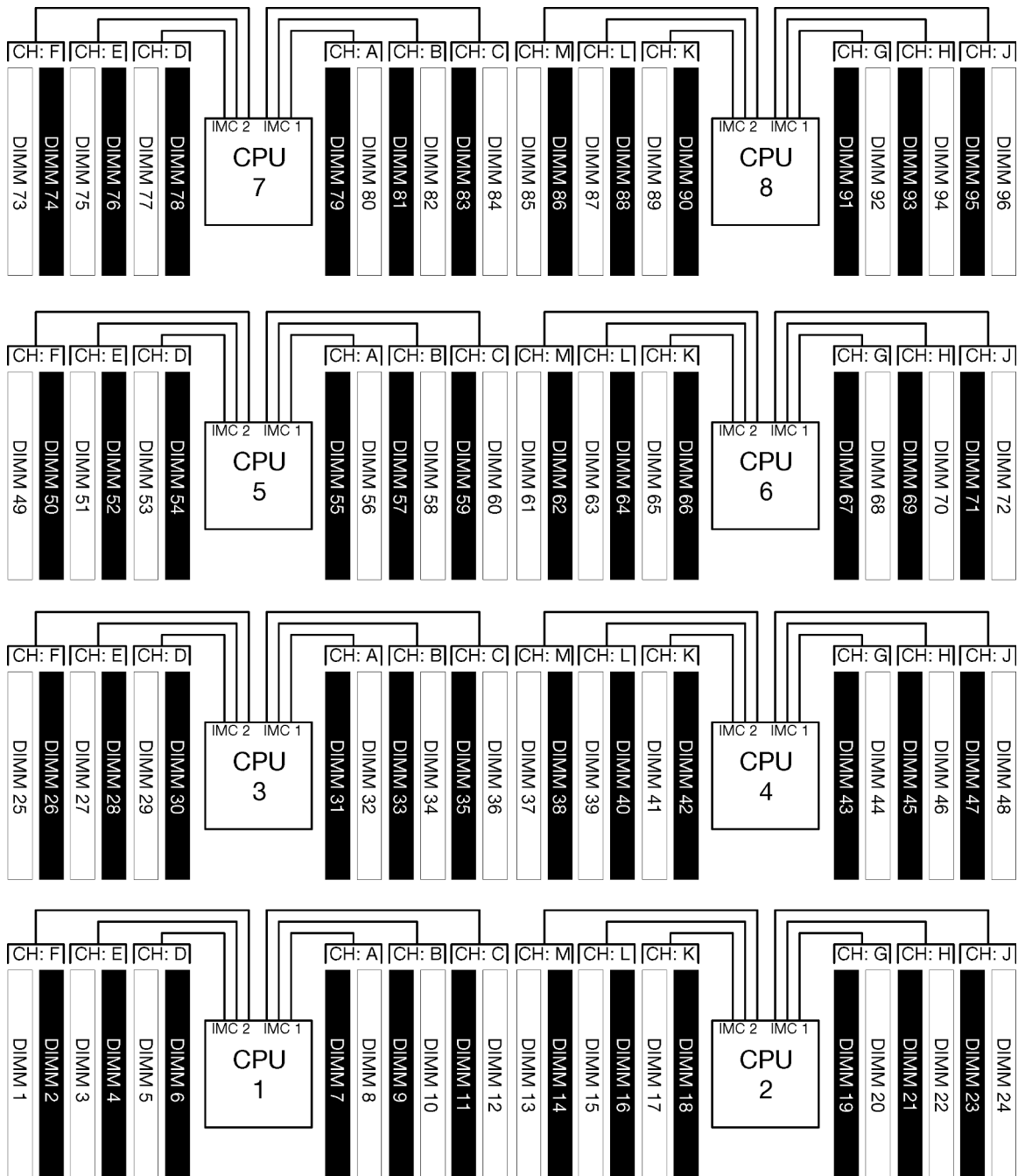
หมายเหตุ:

- การติดตั้งหรือการถอด DIMM จะเปลี่ยนการกำหนดค่าของเซิร์ฟเวอร์ เมื่อคุณรีเซ็ตเซิร์ฟเวอร์ จะปรากฏข้อความที่ระบุว่ามีการเปลี่ยนแปลงการกำหนดค่าหน่วยความจำ การดูการกำหนดค่าเซิร์ฟเวอร์มีอยู่หลายวิธีด้วยกัน ดู เพื่อดูคำอธิบายของแต่ละวิธีการจัดการและวิธีการนำแต่ละวิธีไปใช้กับสถานการณ์การใช้งานต่างๆ
- เมื่อคุณเปลี่ยน DIMM เซิร์ฟเวอร์จะให้ความสามารถในการเปิดใช้งาน DIMM โดยอัตโนมัติ โดยที่คุณไม่จำเป็นต้องใช้ Lenovo XClarity Provisioning Manager เพื่อเปิดใช้งาน DIMM ใหม่ด้วยตนเอง

สถาปัตยกรรมหน่วยความจำ

ความสัมพันธ์ระหว่างตัวควบคุมหน่วยความจำ ช่องทางและขั้วต่อบนแต่ละแผงระบบ แสดงในภาพประกอบต่อไปนี้ และแต่ละช่องหน่วยความจำจะมีช่องเสียบ DIMM สองตัว (0 ไกลที่สุดจากโปรเซสเซอร์ และ 1 ใกล้ที่สุดกับโปรเซสเซอร์)

- โปรเซสเซอร์แต่ละตัวในเซิร์ฟเวอร์ของคุณมีตัวควบคุมหน่วยความจำสองตัว: IMC1 และ IMC2
- ตัวควบคุมหน่วยความจำแต่ละตัวมีช่องทางหน่วยความจำสามช่อง:
 - โปรเซสเซอร์ 1:
 - IMC1 มีช่องทางหน่วยความจำ A, B และ C
 - IMC2 มีช่องทางหน่วยความจำ D, E และ F
 - โปรเซสเซอร์ 2:
 - IMC1 มีช่องทางหน่วยความจำ G, H และ J
 - IMC2 มีช่องทางหน่วยความจำ K, L และ M
- แต่ละช่องทางหน่วยความจำที่มีช่องเสียบ DIMM สองตัว: ช่องเสียบ 0 (ไกลที่สุดจากโปรเซสเซอร์) และช่องเสียบ 1 (ใกล้ที่สุดกับโปรเซสเซอร์)



รูปภาพ 1. สถาปัตยกรรมหน่วยความจำ

ข้อกำหนดในการการก่อสร้างโมดูลหน่วยความจำ

ปฏิบัติตามกฎเหล่านี้เมื่อคุณสร้างโมดูลหน่วยความจำสำหรับโหนดหน่วยความจำทั้งหมด

หมายเหตุ: แนวทางต่อไปนี้อธิบายสถาปัตยกรรมหน่วยความจำที่เกี่ยวข้องกับโปรเซสเซอร์ 1 ของแผงระบบ สำหรับโปรเซสเซอร์ 2 ของแผงระบบ ให้แทนค่าช่องทางหน่วยความจำ G/H/J/K/L/M สำหรับช่องทางหน่วยความจำของโปรเซสเซอร์ 1 A/B/C/D/E/F ในการสนทนา

- ติดตั้งโมดูลหน่วยความจำโดยเรียงตามลำดับที่แสดงใน [บทที่ 2 “กฎและลำดับการติดตั้งโมดูลหน่วยความจำ”](#) บน [หน้าที่ 7](#) เท่านั้น
- ห้ามใช้ R-DIMM, LR-DIMM และ 3DS DIMM ปะปนกันในเซิร์ฟเวอร์
- ต้องมีการติดตั้ง DIMM อย่างน้อยหนึ่งตัวสำหรับโปรเซสเซอร์แต่ละตัว ขอแนะนำให้ติดตั้งอย่างน้อยหก DIMM ต่อโปรเซสเซอร์เพื่อให้ได้รับประสิทธิภาพที่ดีที่สุด
- ต้องใช้โปรเซสเซอร์ SKU “M” สำหรับโปรเซสเซอร์ที่ติดตั้ง DIMM 128GB มากกว่าหกตัว
- ภายในตัวควบคุมหน่วยความจำ:

- สร้างช่องทาง A/D ก่อน ช่องทาง B/E จะต้องว่างหรือไม่ก็ต้องสร้างให้เหมือนกันทุกประการกับช่องทาง A/D ช่องทาง C/F จะต้องว่างหรือไม่ก็ต้องสร้างให้เหมือนกันทุกประการกับช่องทาง B/E

หมายเหตุ: การกำหนดค่า DIMM หัวตัวเป็นการยกเว้นที่รองรับต่อกฎการสร้างข้อมูลเหล่านี้ DIMM หัวตัวจะถูกสร้างขึ้น เพราะฉะนั้น ช่องทาง 0 และ 1 จะมี DIMM สองตัวในแต่ละช่อง และช่องทาง 2 มี DIMM ตัวเดียว

- ใส่ขั้วต่อหน่วยความจำในแต่ละช่องทางที่อยู่ไกลที่สุดจากโปรเซสเซอร์ (ช่องเสียบ 0) ก่อน
- หากช่องทางหน่วยความจำติดตั้ง DIMM สองตัว และ DIMM เหล่านี้มีจำนวนอันดับที่แตกต่างกัน ให้สร้าง DIMM ด้วยหมายเลขอันดับที่สูงขึ้นในขั้วต่อหน่วยความจำที่อยู่ไกลที่สุดทางกายภาพจากโปรเซสเซอร์ (ช่องเสียบ 0)
- หาก DIMM สองตัวบนช่องทางมีอันดับเดียวกัน สร้าง DIMM ที่มีความจุสูงกว่าในขั้วต่อหน่วยความจำที่อยู่ไกลที่สุดทางกายภาพจากโปรเซสเซอร์ (ช่องเสียบ 0)

การติดตั้งโมดูลหน่วยความจำเพื่อประสิทธิภาพการทำงานสูงสุด

ในการสร้างการกำหนดค่าหน่วยความจำเพื่อประสิทธิภาพหน่วยความจำสูงสุด ปฏิบัติตามแนวทางทั่วไปต่อไปนี้สำหรับทุกโหมดหน่วยความจำ

หมายเหตุ: แนวทางต่อไปนี้อธิบายสถาปัตยกรรมหน่วยความจำที่เกี่ยวข้องกับโปรเซสเซอร์ 1 ของแผงระบบ สำหรับโปรเซสเซอร์ 2 ของแผงระบบ ให้แทนค่าช่องทางหน่วยความจำ G/H/J/K/L/M สำหรับช่องทางหน่วยความจำของโปรเซสเซอร์ 1 A/B/C/D/E/F ในการสนทนา

- ในกรณีที่ติดตั้งโปรเซสเซอร์หลายตัว โปรเซสเซอร์ทั้งหมดภายในเซิร์ฟเวอร์ต้องมีการสร้างหน่วยความจำที่ตรงกันทุกประการ
- รวบรวมช่องหน่วยความจำทั้งหมดเพื่อประสิทธิภาพการทำงานสูงสุด
- หากโปรเซสเซอร์มี DIMM เหมือนกันทุกประการเพียงสามตัว (หมายเลขชิ้นส่วน Lenovo เดียวกัน) ให้สร้างทั้งหมดในตัวควบคุมหน่วยความจำ 1 (IMC1)

ข้อกำหนดเพิ่มเติมสำหรับการมีเรอร์หน่วยความจำ

กฎต่อไปนี้ใช้สำหรับการมีเรอร์หน่วยความจำ

หมายเหตุ: แนวทางต่อไปนี้อธิบายสถาปัตยกรรมหน่วยความจำที่เกี่ยวข้องกับโปรเซสเซอร์ 1 ของแผงระบบ สำหรับโปรเซสเซอร์ 2 ของแผงระบบ ให้แทนค่าช่องทางหน่วยความจำ G/H/J/K/L/M สำหรับช่องทางหน่วยความจำของโปรเซสเซอร์ 1 A/B/C/D/E/F ในการสนทนา

- เซิร์ฟเวอร์รองรับ DIMM สอง สาม สีหรือหกตัวเท่านั้นในตัวควบคุมหน่วยความจำแต่ละตัว (ไม่รองรับ DIMM หนึ่งหรือห้าตัวในตัวควบคุมหน่วยความจำแต่ละตัว)
- เช่นเดียวกับโหมดหน่วยความจำอิสระ จะต้องติดตั้ง DIMM ขนาดเท่ากันสำหรับช่องทางหน่วยความจำที่สร้างขึ้น การสร้างช่องเสียบ DIMM ภายในช่องทางไม่จำเป็นต้องเหมือนกันทุกประการ อย่างไรก็ตาม ตำแหน่งช่องเสียบ DIMM เดียวกันในทุกช่องทาง A/B/C หรือช่องทาง D/E/F จะต้องสร้างเหมือนกันทุกประการ
- หากติดตั้ง DIMM ในเพียงสองช่องทางหน่วยความจำ การมีเรออร์จะเกิดขึ้นใน DIMM ทั้งสองตัว ช่องทาง A/D และ B/E รองรับสายแคชหลักและรอง
- หากติดตั้ง DIMM ในทั้งสามช่องทางหน่วยความจำ การมีเรออร์จะเกิดขึ้นในช่องทาง DIMM ทั้งสามช่อง ช่องทาง A/D และ B/E, ช่องทาง B/E และ C/F, และช่องทาง C/F และ A/D รองรับสายแคชหลักและรอง
- ห้ามใช้การมีเรออร์ DDR 2 ช่องทางและ 3 ช่องทางปะปนกันในตัวควบคุมหน่วยความจำ

ข้อกำหนดเพิ่มเติมสำหรับการสแปร์หน่วยความจำ

กฎต่อไปนี้นำมาใช้สำหรับการสแปร์หน่วยความจำ:

- เช่นเดียวกับโหมดหน่วยความจำอิสระ ช่องทางหน่วยความจำทั้งหมดต้องมีอย่างน้อยสองอันดับ
- ทุกช่องทางหน่วยความจำที่สร้างขึ้นจะต้องมี DIMM อย่างน้อยสองอันดับ
- หากช่องทางหน่วยความจำมี DIMM เพียงอันดับเดียว ให้สร้าง DIMM อันดับเดียวทั้งสองตัวบนช่องทางเดียว
- ระบบ DIMM ตัวเดียวต่อช่องไม่รองรับ DIMM อันดับเดียวในโหมดสแปร์

บทที่ 2. กฎและลำดับการติดตั้งโมดูลหน่วยความจำ

โมดูลหน่วยความจำต้องได้รับการติดตั้งในลำดับเฉพาะโดยยึดตามการกำหนดค่าหน่วยความจำที่คุณใช้งานและจำนวนของโปรเซสเซอร์และโมดูลหน่วยความจำที่ติดตั้งอยู่บนเซิร์ฟเวอร์ของคุณ

หมายเหตุ: รายการของโมดูลหน่วยความจำที่รองรับจะแตกต่างกันระหว่างโปรเซสเซอร์ Intel Xeon รุ่นที่ 1 (Skylake) และรุ่นที่ 2 (Cascade Lake) ตรวจสอบให้แน่ใจว่าได้ติดตั้งโมดูลหน่วยความจำที่เข้ากันได้เพื่อหลีกเลี่ยงข้อผิดพลาดของระบบ สำหรับรายการ DIMM ที่รองรับ โปรดดู: <https://serverproven.lenovo.com/>

การกำหนดค่าหน่วยความจำและลำดับการรวบรวมต่อไปนี้จะได้รับการสนับสนุนสำหรับเซิร์ฟเวอร์ ThinkSystem SR950:

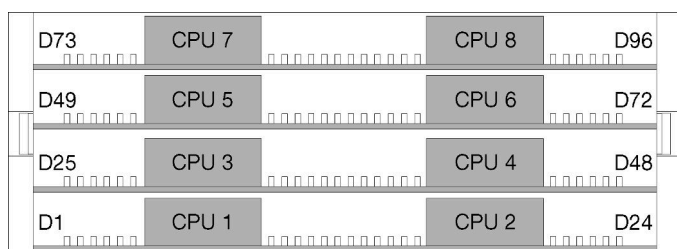
- “โหมดหน่วยความจำแบบอิสระ” บนหน้าที่ 9
 - “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สองตัว” บนหน้าที่ 11
 - “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สามตัว” บนหน้าที่ 13
 - “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สี่ตัว” บนหน้าที่ 19
 - “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์หกตัว” บนหน้าที่ 27
 - “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์แปดตัว” บนหน้าที่ 45
- “การมีเรอร์หน่วยความจำ” บนหน้าที่ 77
 - “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว” บนหน้าที่ 79
 - “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว” บนหน้าที่ 81
 - “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว” บนหน้าที่ 88
 - “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว” บนหน้าที่ 96
 - “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว” บนหน้าที่ 119
- “การสแปรหน่วยความจำ” บนหน้าที่ 149
 - “ลำดับการติดตั้ง: การสแปรหน่วยความจำที่มีโปรเซสเซอร์สองตัว” บนหน้าที่ 151
 - “ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว” บนหน้าที่ 152
 - “ลำดับการติดตั้ง: การสแปรหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว” บนหน้าที่ 157
 - “ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว” บนหน้าที่ 162
 - “ลำดับการติดตั้ง: การสแปรหน่วยความจำที่มีโปรเซสเซอร์แปดตัว” บนหน้าที่ 183

สำหรับข้อมูลเพิ่มเติมเกี่ยวกับลักษณะที่ต้องปฏิบัติตามเมื่อทำการเลือกและติดตั้งโมดูลหน่วยความจำในเซิร์ฟเวอร์ของคุณ โปรดดู บทที่ 1 “คำแนะนำเกี่ยวกับหน่วยความจำ” บนหน้าที่ 1

สำหรับข้อมูลเพิ่มเติมเกี่ยวกับการกำหนดค่าหน่วยความจำ โปรดดู “การกำหนดค่าหน่วยความจำ” ในคู่มือการติดตั้ง ThinkSystem SR950

โหมดหน่วยความจำแบบอิสระ

โหมดหน่วยความจำแบบอิสระ ซึ่งเป็นการกำหนดค่าหน่วยความจำเริ่มต้นสำหรับเซิร์ฟเวอร์ของคุณ ให้ประสิทธิภาพของหน่วยความจำในระดับสูงสุด แต่ไม่มีการป้องกันการทำงานล้มเหลว ลำดับการติดตั้ง DIMM สำหรับโหมดหน่วยความจำแบบอิสระจะแตกต่างกันไปตามจำนวนของโปรเซสเซอร์และโมดูลหน่วยความจำที่ติดตั้งอยู่บนเซิร์ฟเวอร์



รูปภาพ 2.เค้าโครงโปรเซสเซอร์และโมดูลหน่วยความจำ

คำแนะนำเกี่ยวกับโหมดหน่วยความจำแบบอิสระ:

- ช่องหน่วยความจำแต่ละช่องสามารถรันที่จังหวะเวลา DIMM ที่แตกต่างกันได้ แต่ต้องรันช่องทั้งหมดที่ความถี่อินเทอร์เฟซเดียวกัน
- ติดตั้งช่องหน่วยความจำ 0 ก่อน
- ช่องหน่วยความจำ 1 ว่างหรือวางแบบเดียวกับช่องหน่วยความจำ 0
- ช่องทางหน่วยความจำ 2 ว่างหรือถูกสร้างเหมือนกันทุกประการกับช่องทางหน่วยความจำ 1
- ในช่องหน่วยความจำแต่ละช่อง ให้วางในช่องเสียบ 0 ก่อน
- หากช่องหน่วยความจำมี DIMM สองตัวติดตั้งอยู่ ให้วาง DIMM ที่มีหมายเลขลำดับสูงกว่าในช่องเสียบ 0

ลำดับการติดตั้ง DIMM ในโหมดหน่วยความจำแบบอิสระสำหรับการกำหนดค่าของโปรเซสเซอร์ที่สนับสนุนแต่ละตัวคือ:

- “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สองตัว” บนหน้าที่ 11
- “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สามตัว” บนหน้าที่ 13
- “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สี่ตัว” บนหน้าที่ 19
- “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์หกตัว” บนหน้าที่ 27
- “ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์แปดตัว” บนหน้าที่ 45

สำหรับข้อมูลเพิ่มเติมเกี่ยวกับการกำหนดค่าการตั้งค่าหน่วยความจำ รวมทั้งวิธีเปิดใช้งานโหมดหน่วยความจำอิสระ โปรดดู “การกำหนดค่าหน่วยความจำ” ในคู่มือการติดตั้ง ThinkSystem SR950

หมายเหตุ: โหมดหน่วยความจำแบบอิสระเป็นการกำหนดค่าหน่วยความจำเริ่มต้นของเซิร์ฟเวอร์ ThinkSystem SR950

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สองตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับโหมดหน่วยความจำแบบอิสระ (ไม่มีการมิเรอร์) ที่มีโปรเซสเซอร์สองตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับโหมดหน่วยความจำแบบอิสระเมื่อมีการติดตั้งโปรเซสเซอร์สองตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 1. โหมดแบบอิสระที่มีโปรเซสเซอร์สองตัว โดยติดตั้ง DIMM ทั้งหมด 2-24 ตัวในเซิร์ฟเวอร์

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
2								8													20					2
3					5			8													20					3
4					5			8								17					20					4
5					5			8		10						17					20					5
6					5			8		10						17					20		22			6
7			3		5			8		10						17					20		22			7
8			3		5			8		10					15	17					20		22			8
9			3		5			8		10		12			15	17					20		22			9
10			3		5			8		10		12			15	17					20		22		24	10
11	1		3		5			8		10		12			15	17					20		22		24	11
12	1		3		5			8		10		12	13		15	17					20		22		24	12
13	1		3		5		7	8	9	10			13		15	17					20		22		24	13
14	1		3		5		7	8	9	10			13		15	17			19	20	21	22				14
15			3	4	5	6	7	8	9	10			13		15	17			19	20	21	22				15

ตาราง 1. โหมดแบบอิสระที่มีโปรเซสเซอร์สองตัว โดยติดตั้ง DIMM ทั้งหมด 2-24 ตัวในเซิร์ฟเวอร์ (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
16			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				16
17	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22				17
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24		18
19			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24		19
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24		21
22	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24		22
23	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24		23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		24

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สามตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับโหมดหน่วยความจำแบบอิสระ (ไม่มีการมิเรอร์) ที่มีโปรเซสเซอร์สามตัวติดตั้งอยู่ในเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับโหมดหน่วยความจำแบบอิสระเมื่อมีการติดตั้งโปรเซสเซอร์สามตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่างหรือในภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 2. โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
3								8													20					3
4					5			8													20					4
5					5			8									17				20					5
6					5			8									17				20					6
7					5			8		10							17				20					7
8					5			8		10							17				20		22			8
9					5			8		10							17				20		22			9
10			3		5			8		10							17				20		22			10
11			3		5			8		10						15	17				20		22			11
12			3		5			8		10						15	17				20		22			12
13			3		5			8		10		12				15	17				20		22			13
14			3		5			8		10		12				15	17				20		22		24	14
15			3		5			8		10		12				15	17				20		22		24	15

ตาราง 2. โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
16	1		3		5			8		10		12			15		17			20		22		24	16
17	1		3		5			8		10		12	13		15		17			20		22		24	17
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	1		3		5		7	8	9	10			13		15		17			20		22		24	19
20	1		3		5		7	8	9	10			13		15		17		19	20	21	22			20
21	1		3		5		7	8	9	10			13		15		17		19	20	21	22			21
22			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			22
23			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			23
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 25 ถึง 36 ชุด ดูที่ ตาราง 3 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 15
- หากต้องการรวบรวม DIMM ของโปรเซสเซอร์ 3 ต่อสำหรับระบบที่มี DIMM 3 ถึง 24 ตัว โปรดดู ตาราง 4 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 16

ตาราง 3. โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	28
29			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	29
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
31	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	31
32	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	32
33	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	33
34	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	34
35	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 3 ถึง 24 ชุด ดูที่ ตาราง 2 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 13
- หากต้องการรวบรวม DIMM ของโปรเซสเซอร์ 3 ต่อสำหรับระบบที่มี DIMM 25 ถึง 36 ตัว โปรดดู ตาราง 5 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 18

ตาราง 4. โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3																								ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12											DIMM	
23	1		3		5		7	8	9	10														23	
24			3	4	5	6	7	8	9	10														24	

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 สำหรับระบบที่มี DIMM 25 ถึง 36 ตัว โปรดดู ตาราง 5 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 18
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 3 ถึง 24 ตัว โปรดดู ตาราง 2 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 13

ตาราง 5. โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11		12
25			3	4	5	6	7	8	9	10				25
26			3	4	5	6	7	8	9	10				26
27	1		3		5		7	8	9	10	11	12		27
28	1		3		5		7	8	9	10	11	12		28
29	1		3		5		7	8	9	10	11	12		29
30			3	4	5	6	7	8	9	10	11	12		30
31	1		3		5		7	8	9	10	11	12		31
32			3	4	5	6	7	8	9	10	11	12		32
33	1		3	4	5	6	7	8	9	10	11	12		33
34			3	4	5	6	7	8	9	10	11	12		34
35	1		3	4	5	6	7	8	9	10	11	12		35
36	1	2	3	4	5	6	7	8	9	10	11	12		36

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 สำหรับระบบที่มี DIMM 3 ถึง 24 ตัว โปรดดู ตาราง 4 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 3 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 16
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 25 ถึง 36 ตัว โปรดดู ตาราง 3 “โหมดแบบอิสระที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 15

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์สี่ตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับโหมดหน่วยความจำแบบอิสระ (ไม่มีการมิเรอร์) ที่มีโปรเซสเซอร์สี่ตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับโหมดหน่วยความจำแบบอิสระเมื่อมีการติดตั้งโปรเซสเซอร์สี่ตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่างหรือในภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 6. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
4								8													20					4
5					5			8													20					5
6					5			8									17				20					6
7					5			8									17				20					7
8					5			8									17				20					8
9					5			8		10							17				20					9
10					5			8		10							17				20		22			10
11					5			8		10							17				20		22			11
12					5			8		10							17				20		22			12
13			3		5			8		10							17				20		22			13
14			3		5			8		10						15	17				20		22			14
15			3		5			8		10						15	17				20		22			15
16			3		5			8		10						15	17				20		22			16

ตาราง 6. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
17			3		5			8		10		12			15		17			20		22			17
18			3		5			8		10		12			15		17			20		22		24	18
19			3		5			8		10		12			15		17			20		22		24	19
20			3		5			8		10		12			15		17			20		22		24	20
21	1		3		5			8		10		12			15		17			20		22		24	21
22	1		3		5			8		10		12	13		15		17			20		22		24	22
23	1		3		5			8		10		12	13		15		17			20		22		24	23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 25 ถึง 48 ชุด ดูที่ ตาราง 7 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้า 21
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 3 และ 4 ตัวสำหรับระบบที่มี DIMM 4 ถึง 24 ตัว โปรดดู ตาราง 8 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์)” บนหน้า 23

ตาราง 7. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25	1		3		5		7	8	9	10			13		15		17			20		22		24	25
26	1		3		5		7	8	9	10			13		15		17		19	20	21	22			26
27	1		3		5		7	8	9	10			13		15		17		19	20	21	22			27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42
43	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44

ตาราง 7. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 4 ถึง 24 ชุด ดูที่ ตาราง 6 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 19
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 3 และ 4 ต่อสำหรับระบบที่มี DIMM 25 ถึง 48 ตัว โปรดดู ตาราง 9 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 25

ตาราง 8. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- DIMM	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
4							8												20						4
5							8												20						5
6							8												20						6
7					5		8												20						7
8					5		8									17			20						8
9					5		8									17			20						9
10					5		8									17			20						10
11					5		8		10							17			20						11
12					5		8		10							17			20		22				12
13					5		8		10							17			20		22				13
14					5		8		10							17			20		22				14
15			3		5		8		10							17			20		22				15
16			3		5		8		10						15	17			20		22				16
17			3		5		8		10						15	17			20		22				17
18			3		5		8		10						15	17			20		22				18
19			3		5		8		10		12				15	17			20		22				19
20			3		5		8		10		12				15	17			20		22		24		20
21			3		5		8		10		12				15	17			20		22		24		21
22			3		5		8		10		12				15	17			20		22		24		22

ตาราง 8. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
23	1		3		5			8		10		12			15		17			20		22		24	23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 และ 4 สำหรับระบบที่มี DIMM 25 ถึง 48 ชุด ดูที่ ตาราง 9 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้า 25
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 4 ถึง 24 ตัว โปรดดู ตาราง 6 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์)” บนหน้า 19

ตาราง 9. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- DIMM	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	1		3		5			8		10		12	13		15		17			20		22		24	25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27	1		3		5		7	8	9	10			13		15		17			20		22		24	27
28	1		3		5		7	8	9	10			13		15		17		19	20	21	22			28
29	1		3		5		7	8	9	10			13		15		17		19	20	21	22			29
30	1		3		5		7	8	9	10			13		15		17		19	20	21	22			30
31			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	37
38	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	38
39			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
41			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	41
42	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	42
43			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	44

ตาราง 9. โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
47	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 และ 4 สำหรับระบบที่มี DIMM 4 ถึง 24 ชุด ดูที่ ตาราง 8 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 23
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 25 ถึง 48 ตัว โปรดดู ตาราง 7 “โหมดแบบอิสระที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 21

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์หกตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับโหมดหน่วยความจำแบบอิสระ (ไม่มีการมิเรอร์) ที่มีโปรเซสเซอร์หกตัวติดตั้งอยู่ในเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับโหมดหน่วยความจำแบบอิสระเมื่อมีการติดตั้งโปรเซสเซอร์หกตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 10. โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
6								8													20					6
7					5			8													20					7
8					5			8									17				20					8
9					5			8									17				20					9
10					5			8									17				20					10
11					5			8									17				20					11
12					5			8		10							17				20					12
13					5			8		10							17				20		22			13
14					5			8		10							17				20		22			14
15					5			8		10							17				20		22			15
16					5			8		10							17				20		22			16
17					5			8		10							17				20		22			17

ตาราง 10. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
18			3		5			8		10							17			20		22			18
19			3		5			8		10					15		17			20		22			19
20			3		5			8		10					15		17			20		22			20
21			3		5			8		10					15		17			20		22			21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 10 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 27
 - ตาราง 11 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 29
 - ตาราง 12 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 31
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 6-24 ตัว:
 - ตาราง 13 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 33
 - ตาราง 16 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 39

ตาราง 11. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25			3		5			8		10		12			15		17			20		22			25
26			3		5			8		10		12			15		17			20		22		24	26
27			3		5			8		10		12			15		17			20		22		24	27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31	1		3		5			8		10		12			15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10			13		15		17			20		22		24	37
38	1		3		5		7	8	9	10			13		15		17		19	20	21	22			38
39	1		3		5		7	8	9	10			13		15		17		19	20	21	22			39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44

ตาราง 11. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 10 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 27
 - ตาราง 11 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 29
 - ตาราง 12 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 31
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 14 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 35
 - ตาราง 17 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 41

ตาราง 12. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68

ตาราง 12. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 10 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 27
 - ตาราง 11 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 29
 - ตาราง 12 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 31
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 15 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 37
 - ตาราง 18 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 43

ตาราง 13. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
6								8												20						6
7								8												20						7
8								8												20						8
9					5			8												20						9
10					5			8									17			20						10
11					5			8									17			20						11
12					5			8									17			20						12
13					5			8									17			20						13
14					5			8	10								17			20						14
15					5			8	10								17			20	22					15
16					5			8	10								17			20	22					16
17					5			8	10								17			20	22					17
18					5			8	10								17			20	22					18
19					5			8	10								17			20	22					19
20					5			8	10								17			20	22					20
21			3		5			8	10								17			20	22					21
22			3		5			8	10						15		17			20	22					22
23			3		5			8	10						15		17			20	22					23
24			3		5			8	10						15		17			20	22					24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 13 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 33
 - ตาราง 14 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 35
 - ตาราง 15 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 37
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 6-24 ตัว:
 - ตาราง 10 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 27
 - ตาราง 16 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 39

ตาราง 14. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10		12			15		17			20		22			27
28			3		5			8		10		12			15		17			20		22		24	28
29			3		5			8		10		12			15		17			20		22		24	29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33	1		3		5			8		10		12			15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10			13		15		17			20		22		24	39
40	1		3		5		7	8	9	10			13		15		17		19	20	21	22			40
41	1		3		5		7	8	9	10			13		15		17		19	20	21	22			41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44

ตาราง 14. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 13 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 33
 - ตาราง 14 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 35
 - ตาราง 15 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 37
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 11 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 29
 - ตาราง 17 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 41

ตาราง 15. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68

ตาราง 15. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
69		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
70		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
71		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
72		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 13 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 33
 - ตาราง 14 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 35
 - ตาราง 15 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 37
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 12 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 31
 - ตาราง 18 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 43

ตาราง 16. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
6								8												20						6
7								8												20						7
8								8												20						8
9								8												20						9
10								8												20						10
11					5			8												20						11
12					5			8								17				20						12
13					5			8								17				20						13
14					5			8								17				20						14
15					5			8								17				20						15
16					5			8		10						17				20						16
17					5			8		10						17				20		22				17
18					5			8		10						17				20		22				18
19					5			8		10						17				20		22				19
20					5			8		10						17				20		22				20
21					5			8		10						17				20		22				21
22					5			8		10						17				20		22				22
23			3		5			8		10						17				20		22				23
24			3		5			8		10						15				17		20		22		24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 17 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 41
 - ตาราง 18 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 43
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 6-24 ตัว:
 - ตาราง 10 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 27
 - ตาราง 13 “โหมดแบบอิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 33

ตาราง 17. โหมดแบบบิสระที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10		12			15		17			20		22			29
30			3		5			8		10		12			15		17			20		22		24	30
31			3		5			8		10		12			15		17			20		22		24	31
32			3		5			8		10		12			15		17			20		22		24	32
33			3		5			8		10		12			15		17			20		22		24	33
34			3		5			8		10		12			15		17			20		22		24	34
35	1		3		5			8		10		12			15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5		7	8	9	10			13		15		17			20		22		24	41
42	1		3		5		7	8	9	10			13		15		17		19	20	21	22			42
43	1		3		5		7	8	9	10			13		15		17		19	20	21	22			43
44	1		3		5		7	8	9	10			13		15		17		19	20	21	22			44

ตาราง 17. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5		7	8	9	10			13		15		17		19	20	21	22			45
46	1		3		5		7	8	9	10			13		15		17		19	20	21	22			46
47			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 16 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 39
 - ตาราง 18 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 43
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 11 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 29
 - ตาราง 14 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 35

ตาราง 18. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			51
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
61			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
63			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
65			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	65
66	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	66
67			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	68

ตาราง 18. โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 16 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 39
 - ตาราง 17 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 41
 - ตาราง 18 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 43
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 12 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 31
 - ตาราง 15 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM ทั้งหมด 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 37

ลำดับการติดตั้ง: โหมดหน่วยความจำแบบอิสระที่มีโปรเซสเซอร์แปดตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับโหมดหน่วยความจำแบบอิสระ (ไม่มีการมิเรอร์) ที่มีโปรเซสเซอร์แปดตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับโหมดหน่วยความจำแบบอิสระเมื่อมีการติดตั้งโปรเซสเซอร์แปดตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 7 และ 8 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 19. โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8								8												20						8
9					5			8												20						9
10					5			8								17				20						10
11					5			8								17				20						11
12					5			8								17				20						12
13					5			8								17				20						13
14					5			8								17				20						14
15					5			8								17				20						15
16					5			8								17				20						16
17					5			8		10						17				20						17
18					5			8		10						17				20		22				18
19					5			8		10						17				20		22				19

ตาราง 19. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
20					5			8		10							17			20		22			20
21					5			8		10							17			20		22			21
22					5			8		10							17			20		22			22
23					5			8		10							17			20		22			23
24					5			8		10							17			20		22			24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 20 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 47
 - ตาราง 21 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 49
 - ตาราง 22 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 51
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 8-24 ตัว:
 - ตาราง 23 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 53
 - ตาราง 27 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 61
 - ตาราง 31 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 69

ตาราง 20. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25			3		5			8		10							17			20		22			25
26			3		5			8		10					15		17			20		22			26
27			3		5			8		10					15		17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10		12			15		17			20		22			33
34			3		5			8		10		12			15		17			20		22		24	34
35			3		5			8		10		12			15		17			20		22		24	35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22		24	41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44

ตาราง 20. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 19 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 45
 - ตาราง 21 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 49
 - ตาราง 22 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 51
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 24 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 55
 - ตาราง 28 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 63
 - ตาราง 32 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 71

ตาราง 21. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5		7	8	9	10			13		15		17			20		22		24	49
50	1		3		5		7	8	9	10			13		15		17		19	20	21	22			50
51	1		3		5		7	8	9	10			13		15		17		19	20	21	22			51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65
66	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	66
67	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68

ตาราง 21. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 19 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 45
 - ตาราง 20 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 47
 - ตาราง 22 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 51
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 25 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 57
 - ตาราง 29 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 65
 - ตาราง 33 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 73

ตาราง 22. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
73			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92

ตาราง 22. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 19 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 45
 - ตาราง 20 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 47
 - ตาราง 21 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 49
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 26 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 59
 - ตาราง 30 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 67
 - ตาราง 34 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 75

ตาราง 23. โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8								8													20					8
9								8													20					9
10								8													20					10
11					5			8													20					11
12					5			8									17				20					12
13					5			8									17				20					13
14					5			8									17				20					14
15					5			8									17				20					15
16					5			8									17				20					16
17					5			8									17				20					17
18					5			8									17				20					18
19					5			8		10							17				20					19
20					5			8		10							17				20		22			20
21					5			8		10							17				20		22			21
22					5			8		10							17				20		22			22
23					5			8		10							17				20		22			23
24					5			8		10							17				20		22			24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 24 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 55

- ตาราง 25 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 57
- ตาราง 26 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 59
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 8-24 ตัว:
 - ตาราง 19 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 45
 - ตาราง 27 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 61
 - ตาราง 31 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 69

ตาราง 24. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27			3		5			8		10							17			20		22			27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10		12			15		17			20		22			35
36			3		5			8		10		12			15		17			20		22		24	36
37			3		5			8		10		12			15		17			20		22		24	37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43	1		3		5			8		10		12			15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44

ตาราง 24. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 23 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 53
 - ตาราง 25 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 57
 - ตาราง 26 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 59
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 20 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 47
 - ตาราง 28 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 63
 - ตาราง 32 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 71

ตาราง 25. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5		7	8	9	10			13		15		17			20		22		24	51
52	1		3		5		7	8	9	10			13		15		17		19	20	21	22			52
53	1		3		5		7	8	9	10			13		15		17		19	20	21	22			53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	68

ตาราง 25. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 23 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 53
 - ตาราง 24 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 55
 - ตาราง 26 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 59
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 21 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 49
 - ตาราง 29 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 65
 - ตาราง 33 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 73

ตาราง 26. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92

ตาราง 26. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 23 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 53
 - ตาราง 24 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 55
 - ตาราง 25 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 57
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 22 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 51
 - ตาราง 30 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 67
 - ตาราง 34 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 75

ตาราง 27. โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8								8												20						8
9								8												20						9
10								8												20						10
11								8												20						11
12								8												20						12
13					5			8												20						13
14					5			8								17				20						14
15					5			8								17				20						15
16					5			8								17				20						16
17					5			8								17				20						17
18					5			8								17				20						18
19					5			8								17				20						19
20					5			8								17				20						20
21					5			8		10						17				20						21
22					5			8		10						17				20		22				22
23					5			8		10						17				20		22				23
24					5			8		10						17				20		22				24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 28 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 63

- ตาราง 29 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 65
- ตาราง 30 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 67
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 8-24 ตัว:
 - ตาราง 19 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 45
 - ตาราง 23 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 53
 - ตาราง 31 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 69

ตาราง 28. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29			3		5			8		10							17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10		12			15		17			20		22			37
38			3		5			8		10		12			15		17			20		22		24	38
39			3		5			8		10		12			15		17			20		22		24	39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44

ตาราง 28. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5			8		10		12			15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 27 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 61
 - ตาราง 29 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 65
 - ตาราง 30 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 67
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 20 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 47
 - ตาราง 24 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 55
 - ตาราง 32 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 71

ตาราง 29. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5		7	8	9	10			13		15		17			20		22		24	53
54	1		3		5		7	8	9	10			13		15		17		19	20	21	22			54
55	1		3		5		7	8	9	10			13		15		17		19	20	21	22			55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68

ตาราง 29. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			69
70	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 27 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 61
 - ตาราง 28 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 63
 - ตาราง 30 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 67
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 21 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 49
 - ตาราง 25 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 57
 - ตาราง 33 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 73

ตาราง 30. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92

ตาราง 30. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 27 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 61
 - ตาราง 28 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 63
 - ตาราง 29 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 65
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 22 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 51
 - ตาราง 26 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 59
 - ตาราง 34 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 75

ตาราง 31. โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8								8												20						8
9								8												20						9
10								8												20						10
11								8												20						11
12								8												20						12
13								8												20						13
14								8												20						14
15					5			8												20						15
16					5			8								17				20						16
17					5			8								17				20						17
18					5			8								17				20						18
19					5			8								17				20						19
20					5			8								17				20						20
21					5			8								17				20						21
22					5			8								17				20						22
23					5			8		10						17				20						23
24					5			8		10						17				20		22				24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 32 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 71

- ตาราง 33 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 73
- ตาราง 34 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 75
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 8-24 ตัว:
 - ตาราง 19 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 45
 - ตาราง 23 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 53
 - ตาราง 27 “โหมดแบบอิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 61

ตาราง 32. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25					5			8		10							17			20		22			25
26					5			8		10							17			20		22			26
27					5			8		10							17			20		22			27
28					5			8		10							17			20		22			28
29					5			8		10							17			20		22			29
30					5			8		10							17			20		22			30
31			3		5			8		10							17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10		12			15		17			20		22			39
40			3		5			8		10		12			15		17			20		22		24	40
41			3		5			8		10		12			15		17			20		22		24	41
42			3		5			8		10		12			15		17			20		22		24	42
43			3		5			8		10		12			15		17			20		22		24	43
44			3		5			8		10		12			15		17			20		22		24	44

ตาราง 32. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45			3		5			8		10		12			15		17			20		22		24	45
46			3		5			8		10		12			15		17			20		22		24	46
47	1		3		5			8		10		12			15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 31 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 69
 - ตาราง 33 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 73
 - ตาราง 34 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 75
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 20 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 47
 - ตาราง 24 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 55
 - ตาราง 28 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 63

ตาราง 33. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5		7	8	9	10			13		15		17			20		22		24	55
56	1		3		5		7	8	9	10			13		15		17		19	20	21	22			56
57	1		3		5		7	8	9	10			13		15		17		19	20	21	22			57
58	1		3		5		7	8	9	10			13		15		17		19	20	21	22			58
59	1		3		5		7	8	9	10			13		15		17		19	20	21	22			59
60	1		3		5		7	8	9	10			13		15		17		19	20	21	22			60
61	1		3		5		7	8	9	10			13		15		17		19	20	21	22			61
62	1		3		5		7	8	9	10			13		15		17		19	20	21	22			62
63			3	4	5	6	7	8	9	10			13		15		17		19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68

ตาราง 33. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 31 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 69
 - ตาราง 32 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 71
 - ตาราง 34 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 75
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 21 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 49
 - ตาราง 25 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 57
 - ตาราง 29 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 65

ตาราง 34. โหมดแบบบิสระที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	78
79			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
81			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
83			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
85			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
87			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1		3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	88
89			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	89
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
91			3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	91
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92

ตาราง 34. โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	93
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
95	1	2	3	4	5	6	7	8	9	10	11	12	13		15	16	17	18	19	20	21	22	23	24	95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

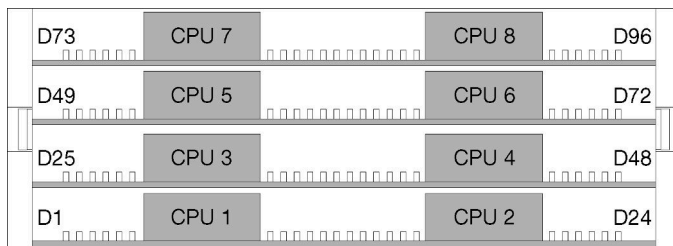
- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 31 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 69
 - ตาราง 32 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 71
 - ตาราง 33 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM ทั้งหมด 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 73
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 22 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 51
 - ตาราง 26 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 59
 - ตาราง 30 “โหมดแบบบิสระยะที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM ทั้งหมด 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 67

การมีเรอร์หน่วยความจำ

โหมดการมีเรอร์หน่วยความจำจะให้การสำรองหน่วยความจำทั้งหมดขณะที่มีการลดความจุของหน่วยความจำระบบทั้งหมดลงครึ่งหนึ่ง ช่องหน่วยความจำจะถูกจับกลุ่มเป็นคู่โดยที่แต่ละช่องรับข้อมูลเดียวกัน ถ้าเกิดความล้มเหลว ตัวควบคุมหน่วยความจำสลับจาก DIMM บนช่องหลักมาเป็น DIMM บนช่องสำรอง ลำดับการติดตั้ง DIMM สำหรับการมีเรอร์หน่วยความจำจะแตกต่างกันไปตามจำนวนของโปรเซสเซอร์และ DIMM ที่ติดตั้งอยู่บนเซิร์ฟเวอร์

คำแนะนำในการมีเรอร์หน่วยความจำ:

- การมีเรอร์หน่วยความจำจะลดหน่วยความจำที่พร้อมใช้งานสูงสุดลงครึ่งหนึ่งของหน่วยความจำที่ติดตั้ง ตัวอย่างเช่น ถ้าเซิร์ฟเวอร์มีหน่วยความจำที่ติดตั้ง 64 GB หน่วยความจำที่กำหนดได้ 32 เท่านั้นที่พร้อมใช้ได้เมื่อเปิดใช้งานการมีเรอร์หน่วยความจำ
- มีการติดตั้ง DIMM เป็นคู่สำหรับแต่ละโปรเซสเซอร์ แต่ละ DIMM ในหนึ่งคู่ต้องมีขนาดและสถาปัตยกรรมเหมือนกัน
- DIMM ในแต่ละช่องหน่วยความจำต้องมีความหนาแน่นเท่ากัน
- หากช่องหน่วยความจำมี DIMM การมีเรอร์ในทั้งสอง DIMM (ช่อง 0/1 จะมีแคชหน่วยความจำหลัก/รองทั้งคู่)
- หากช่องหน่วยความจำสามช่องมี DIMM การมีเรอร์จะเกิดขึ้นทั้งในสาม DIMM (ช่อง 0/1, ช่อง 1/2 และช่อง 2/0 จะมีแคชหน่วยความจำหลัก/รองทั้งหมด)



รูปภาพ 3.เค้าโครงโปรเซสเซอร์และโมดูลหน่วยความจำ

ลำดับการรวบรวม DIMM ที่มีการมีเรอร์หน่วยความจำสำหรับการกำหนดค่าของโปรเซสเซอร์ที่สนับสนุนแต่ละตัวจะมีการแสดงไว้หนึ่งในหัวข้อต่อไปนี้:

- “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว” บนหน้าที่ 79
- “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว” บนหน้าที่ 81
- “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว” บนหน้าที่ 88
- “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว” บนหน้าที่ 96
- “ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว” บนหน้าที่ 119

สำหรับข้อมูลเกี่ยวกับการกำหนดค่าการตั้งค่าหน่วยความจำ รวมทั้งวิธีเปิดใช้งานการมีเรอร์หน่วยความจำ โปรดดู “การกำหนดค่าหน่วยความจำ” ในคู่มือการติดตั้ง *ThinkSystem SR950*

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัวที่ติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการมีเรอร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์สองตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของถาดคอมพิวเตอร์ด้านล่าง

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 35. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
4								8		10											20		22			4
5								8		10		12									20		22			5
6								8		10		12									20		22		24	6
7			3		5			8		10											20		22		24	7
8			3		5			8		10					15		17				20		22			8
9	1		3		5			8		10		12									20		22		24	9
10	1		3		5			8		10		12			15		17				20		22			10
11	11 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												11 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												11	
12	1		3		5			8		10		12	13		15		17				20		22		24	12
13	1		3		5		7	8	9	10	11	12			15		17				20		22			13
14	1		3		5			8		10		12			15	16	17	18		19	20	21	22			14
15	1		3		5		7	8	9	10	11	12	13		15		17				20		22		24	15
16			3	4	5	6	7	8	9	10					15	16	17	18		19	20	21	22			16
17	1		3		5		7	8	9	10	11	12			15	16	17	18		19	20	21	22			17

ตาราง 35. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์ (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
18	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	18
19	19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19
20	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			20
21	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	21
22	22 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												22 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												22
23	23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	24

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัวที่ติดตั้งอยู่ในเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการมีเรอร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์สามตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่างหรือในภาคคอมพิวเตอร์ด้านบน (ช่องเสียบโปรเซสเซอร์ 4 หรือช่องเสียบโปรเซสเซอร์ 6)

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 36. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
6								8		10											20		22			6
7								8		10		12									20		22			7
8								8		10		12									20		22		24	8
9								8		10		12									20		22		24	9
10			3		5			8		10											20		22		24	10
11			3		5			8		10					15		17				20		22			11
12			3		5			8		10					15		17				20		22			12
13	13 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												13 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												13	
14	1		3		5			8		10		12			15		17				20		22			14
15	1		3		5			8		10		12	13		15		17				20		22		24	15
16	1		3		5			8		10		12	13		15		17				20		22			16
17	17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												17	

ตาราง 36. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
18	1		3		5			8		10		12	13		15		17			20		22		24	18
19	19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19
20			3	4	5	6	7	8	9	10			13		15		17			20		22		24	20
21	21 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												21 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												21
22			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				22
23	23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23
24			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 25 ถึง 36 ชุด ดูที่ ตาราง 37 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 83
- หากต้องการรวบรวมโปรเซสเซอร์ 3 ต่อสำหรับระบบที่มี DIMM 6 ถึง 24 ตัว โปรดดู ตาราง 38 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 84

ตาราง 37. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 36 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25	1		3		5		7	8	9	10	11	12			15	16	17	28	19	20	21	22			25
26	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	26
27	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	27
28	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			28
29	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	29
30	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	30
31	31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												31
32	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	32
33	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	33
34	34 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												34 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												34
35	35 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												35 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												35
36	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	36

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 6 ถึง 24 ชุด ดูที่ ตาราง 36 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 81
- หากต้องการรวบรวมโปรเซสเซอร์ 3 ต่อสำหรับระบบที่มี DIMM 25 ถึง 36 ตัว โปรดดู ตาราง 39 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 86

ตาราง 38. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวใน เซิร์ฟเวอร์)

หมายเหตุ: โปรเซสเซอร์ 3 จะต้องติดตั้งในช่องเสียบโปรเซสเซอร์ 4 หรือช่องเสียบโปรเซสเซอร์ 6

ทั้งหมด- ด	ช่องเสียบโปรเซสเซอร์ 3 วางเปล่า												ช่องเสียบโปรเซสเซอร์ 4/6 (โปรเซสเซอร์ 3)												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
6																					20		22			6
7																					20		22			7
8																					20		22			8
9																					20		22		24	9
10																					20		22		24	10
11																					20		22		24	11
12															15		17				20		22			12
13	13 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												13 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												13	
	DIMM												DIMM													
14															15		17				20		22			14
15															15		17				20		22		24	15
16															15		17				20		22			16
17	17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												17	
	DIMM												DIMM													
18													13		15		17				20		22		24	18
19	19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												19	
	DIMM												DIMM													
20													13		15		17				20		22		24	20
21	21 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												21 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												21	
	DIMM												DIMM													

ตาราง 38. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 3 วางเปล่า												ช่องเสียบโปรเซสเซอร์ 4/6 (โปรเซสเซอร์ 3)												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
22													13		15		17			20		22		24	22
23													23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23
24															15	16	17	18	19	20	21	22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 สำหรับระบบที่มี DIMM 25 ถึง 36 ตัว โปรดดู ตาราง 39 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้า 86
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 6 ถึง 24 ตัว โปรดดู ตาราง 36 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้า 81

ตาราง 39. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 25 ถึง 36 ตัวในเซิร์ฟเวอร์)

หมายเหตุ: โปรเซสเซอร์ 3 จะต้องติดตั้งในช่องเสียบโปรเซสเซอร์ 4 หรือช่องเสียบโปรเซสเซอร์ 6

ทั้งหมด- ด	ช่องเสียบโปรเซสเซอร์ 3 วางเปล่า												ช่องเสียบโปรเซสเซอร์ 4/6 (โปรเซสเซอร์ 3)												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
25																15	16	17	18	19	20	21	22			25
26																15	16	17	18	19	20	21	22			26
27														13		15		17		19	20	21	22	23	24	27
28																15	16	17	18	19	20	21	22			28
29																15	16	17	18	19	20	21	22			29
30														13		15		17		19	20	21	22	23	24	30
31	31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								31	
32																15	16	17	18	19	20					32
33														13		15		17		19	20	21	22	23	24	33
34	34 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												34 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												34	
35	35 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												35 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												35	
36														13	14	15	16	17	18	19	20	21	22	23	24	36

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวมโปรเซสเซอร์ 3 สำหรับระบบที่มี DIMM 6 ถึง 24 ตัว โปรดดู ตาราง 38 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 84
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 25 ถึง 36 ตัว โปรดดู ตาราง 37 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 36 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 83

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการมีเรอร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์สี่ตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่างหรือในภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเดตหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 40. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8								8		10											20		22			8
9								8		10		12									20		22			9
10								8		10		12									20		22			10
11								8		10		12									20		22		24	11
12								8		10		12									20		22		24	12
13			3		5			8		10											20		22		24	13
14			3		5			8		10											20		22		24	14
15			3		5			8		10					15		17				20		22			15
16			3		5			8		10					15		17				20		22			16
17	17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												17	
18	1		3		5			8		10		12			15		17				20		22			18
19	19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19	

ตาราง 40. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
20	1		3		5			8		10		12			15		17			20		22			20
21	1		3		5			8		10		12	13		15		17			20		22		24	21
22	1		3		5			8		10		12	13		15		17			20		22		24	22
23	23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23
24	1		3		5			8		10		12	13		15		17			20		22		24	24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 25 ถึง 48 ชุด ดูที่ ตาราง 41 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้า 90
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 3 และ 4 ตัวสำหรับระบบที่มี DIMM 8 ถึง 24 ตัว โปรดดู ตาราง 42 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้า 92

ตาราง 41. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25	25 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												25 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												25
26			3	4	5	6	7	8	9	10			13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			27
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
29	29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												29
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
31	31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	38
39	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	40
41	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	41
42	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	42

ตาราง 41. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
45	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	45
46	46 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												46 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												46
47	47 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												47 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 8 ถึง 24 ชุด ดูที่ ตาราง 40 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 88
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 3 และ 4 ต่อสำหรับระบบที่มี DIMM 25 ถึง 48 ตัว โปรดดู ตาราง 43 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 94

ตาราง 42. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8								8		10										20		22				8
9								8		10										20		22				9
10								8		10		12								20		22				10
11								8		10		12								20		22				11
12								8		10		12								20		22		24		12
13								8		10		12								20		22		24		13
14			3		5			8		10										20		22		24		14
15			3		5			8		10										20		22		24		15
16			3		5			8		10					15		17			20		22				16
17	17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												17 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												17	
18			3		5			8		10					15		17			20		22				18
19	19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												19	
20	1		3		5			8		10		12			15		17			20		22				20
21	1		3		5			8		10		12								20		22		24		21
22	1		3		5			8		10		12			15		17			20		22				22
23	23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												23	
24	1		3		5			8		10		12	13		15		17			20		22		24		24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 และ 4 สำหรับระบบที่มี DIMM 25 ถึง 48 ชุด ดูที่ ตาราง 43 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้า 94
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 8 ถึง 24 ตัว โปรดดู ตาราง 40 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้า 88

ตาราง 43. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25	25 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												25 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												25
26	1		3		5			8		10		12	13		15		17			20		22		24	26
27			3	4	5	6	7	8	9	10										20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												29
30			3	4	5	6	7	8	9	10			13		15		17			20		22		24	30
31	31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												31 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												31
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
33			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			33
34	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
35	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			35
36	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	36
37	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			37
38			3	4	5	6	7	8	9	10			13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	42

ตาราง 43. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
43	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	43
44	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			44
45	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	45
46	46 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												46 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												46
47	47 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												47 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												47
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 และ 4 สำหรับระบบที่มี DIMM 8 ถึง 24 ชุด ดูที่ ตาราง 42 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 92
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 25 ถึง 48 ตัว โปรดดู ตาราง 41 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 90

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัวที่ติดตั้งอยู่ในเซิร์ฟเวอร์

ตารางต่อไปนี้แสดงลำดับการรวบรวม DIMM สำหรับการมีเรอร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์หกตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- โปรเซสเซอร์ 5 อยู่ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 6 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน (ช่องเสียบโปรเซสเซอร์ 7)

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเกรดหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 44. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
12								8		10										20		22			12
13								8		10		12								20		22			13
14								8		10		12								20		22		24	14
15								8		10		12								20		22		24	15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19			3		5			8		10										20		22		24	19
20			3		5			8		10					15		17			20		22			20
21			3		5			8		10					15		17			20		22			21
22			3		5			8		10					15		17			20		22			22

ตาราง 44. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 45 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 98
 - ตาราง 46 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 100
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 12-24 ตัว:
 - ตาราง 47 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 101
 - ตาราง 50 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 107
 - ตาราง 53 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 113

ตาราง 45. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25	1		3		5			8		10		12			15		17			20		22			25
26	1		3		5			8		10		12			15		17			20		22			26
27	1		3		5			8		10		12	13		15		17			20		22		24	27
28	1		3		5			8		10		12	13		15		17			20		22		24	28
29	1		3		5			8		10		12	13		15		17			20		22		24	29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31	1		3		5			8		10		12	13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	39
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
41	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			41
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
43	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			43
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44

ตาราง 45. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 44 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 96
 - ตาราง 46 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 100
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 48 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 104
 - ตาราง 51 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 110
 - ตาราง 54 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 116

ตาราง 46. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			49
50	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	50
51	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	58
59	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	59
60	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68

ตาราง 46. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 44 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 96
 - ตาราง 45 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 98
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 49 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 106
 - ตาราง 52 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 112
 - ตาราง 55 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 118

ตาราง 47. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
12								8		10										20		22			12
13								8		10										20		22			13

ตาราง 47. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
14								8		10										20		22			14
15								8		10		12								20		22			15
16								8		10		12								20		22		24	16
17								8		10		12								20		22		24	17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21			3		5			8		10										20		22		24	21
22			3		5			8		10					15		17			20		22			22
23			3		5			8		10					15		17			20		22			23
24			3		5			8		10					15		17			20		22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 48 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 104
 - ตาราง 49 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 106
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 12-24 ตัว:
 - ตาราง 44 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 96
 - ตาราง 50 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 107

- ตาราง 53 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 113

ตาราง 48. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25			3		5			8		10					15		17			20		22			25
26			3		5			8		10					15		17			20		22			26
27	1		3		5			8		10		12								20		22		24	27
28			3		5			8		10					15		17			20		22			28
29	29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								29
30	1		3		5			8		10		12	13		15		17			20		22		24	30
31			3		5			8		10			13		15		17			20		22		24	31
32	1		3		5			8		10		12	13		15		17			20		22		24	32
33	1		3		5			8		10		12	13		15		17			20		22		24	33
34	1		3		5			8		10		12	13		15		17			20		22		24	34
35	1		3		5			8		10		12	13		15		17			20		22		24	35
36	1		3		5			8		10		12	13		15		17			20		22		24	36
37	1		3		5			8		10		12	13		15		17			20		22		24	37
38	1		3		5			8		10		12	13		15		17			20		22		24	38
39	1		3		5			8		10		12	13		15		17			20		22		24	39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12	13		15		17			20		22		24	41
42			3	4	5	6	7	8	9	10			13		15		17			20		22		24	42
43			3	4	5	6	7	8	9	10			13		15		17			20		22		24	43
44			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				44

ตาราง 48. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			45
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
47			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			47
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 47 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 101
 - ตาราง 49 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 106
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 45 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 98
 - ตาราง 51 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 110
 - ตาราง 54 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 116

ตาราง 49. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			49
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
51	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			51
52	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	52
53	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	53
54	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	54
55	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	55
56	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	56
57	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	57
58	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	58
59	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	59
60	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	60
61	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	61
62	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	62
63	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	63
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
65	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	65
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
67	67 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								67
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68

ตาราง 49. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	71
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 47 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 101
 - ตาราง 48 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 104
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 46 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 100
 - ตาราง 52 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 112
 - ตาราง 55 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 118

ตาราง 50. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
12								8		10															12
13								8		10															13

ตาราง 50. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
14								8		10																14
15								8		10																15
16								8		10																16
17								8		10		12														17
18								8		10		12														18
19								8		10		12														19
20								8		10		12														20
21								8		10		12														21
22								8		10		12														22
23			3		5			8		10																23
24			3		5			8		10																24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 51 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 110
 - ตาราง 52 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 112
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 12-24 ตัว:
 - ตาราง 44 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 96
 - ตาราง 47 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 101

- ตาราง 53 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 113

ตาราง 51. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

หมายเหตุ: โปรเซสเซอร์ 6 จะต้องติดตั้งในช่องเสียบโปรเซสเซอร์ 7

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25			3		5			8		10															25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								29
30								8		10		12													30
31			3		5			8		10															31
32			3		5			8		10															32
33	1		3		5			8		10		12													33
34	1		3		5			8		10		12													34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37	1		3		5			8		10		12													37
38	1		3		5			8		10		12													38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43

ตาราง 51. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด	
	DIMM												DIMM													
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		
44	1		3		5			8		10		12														44
45	1		3		5			8		10		12														45
46			3	4	5	6	7	8	9	10																46
47			3	4	5	6	7	8	9	10																47
48			3	4	5	6	7	8	9	10																48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 50 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 107
 - ตาราง 52 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 112
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 45 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 98
 - ตาราง 48 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 104
 - ตาราง 54 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 116

ตาราง 52. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด DIMM		
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24			
49			3	4	5	6	7	8	9	10														49			
50			3	4	5	6	7	8	9	10														50			
51			3	4	5	6	7	8	9	10														51			
52			3	4	5	6	7	8	9	10														52			
53	1		3		5			8		10		12												53			
54	1		3		5		7	8	9	10	11	12												54			
55			3	4	5	6	7	8	9	10														55			
56	1		3		5		7	8	9	10	11	12												56			
57	1		3		5		7	8	9	10	11	12												57			
58			3	4	5	6	7	8	9	10														58			
59	1		3		5		7	8	9	10	11	12												59			
60	1		3		5		7	8	9	10	11	12												60			
61			3	4	5	6	7	8	9	10														61			
62	1		3		5		7	8	9	10	11	12												62			
63	1		3		5		7	8	9	10	11	12												63			
64			3	4	5	6	7	8	9	10														64			
65	1		3		5		7	8	9	10	11	12												65			
66	1		3		5		7	8	9	10	11	12												66			
67	67 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																										67
68	1	2	3	4	5	6	7	8	9	10	11	12												68			

ตาราง 52. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
69	1	2	3	4	5	6	7	8	9	10	11	12														69
70	70 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																									70
71	71 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																									71
72	1	2	3	4	5	6	7	8	9	10	11	12													72	

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 50 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 107
 - ตาราง 51 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 110
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 46 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 100
 - ตาราง 49 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 106
 - ตาราง 55 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 118

ตาราง 53. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

หมายเหตุ: โปรเซสเซอร์ 6 จะต้องติดตั้งในช่องเสียบโปรเซสเซอร์ 7

ตาราง 53. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
12								8		10																12
13								8		10																13
14								8		10																14
15								8		10																15
16								8		10																16
17								8		10																17
18								8		10		12														18
19								8		10		12														19
20								8		10		12														20
21								8		10		12														21
22								8		10		12														22
23								8		10		12														23
24			3		5			8		10																24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 54 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 116
 - ตาราง 55 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 118
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 12-24 ตัว:
 - ตาราง 44 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 96

- ตาราง 47 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 101
- ตาราง 50 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 107

ตาราง 54. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
25								8		10		12													25
26			3		5			8		10															26
27								8		10		12													27
28			3		5			8		10															28
29	29 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								29
30								8		10		12													30
31								8		10		12													31
32			3		5			8		10															32
33								8		10		12													33
34			3		5			8		10															34
35			3		5			8		10															35
36	1		3		5			8		10		12													36
37			3		5			8		10															37
38			3		5			8		10															38
39	1		3		5			8		10		12													39
40	1		3		5			8		10		12													40
41	1		3		5			8		10		12													41
42	1		3		5			8		10		12													42
43	1		3		5			8		10		12													43
44	1		3		5			8		10		12													44

ตาราง 54. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
45	1		3		5			8		10		12														45
46	1		3		5			8		10		12														46
47	1		3		5			8		10		12														47
48			3	4	5	6	7	8	9	10																48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 53 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 113
 - ตาราง 55 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 118
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 45 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 98
 - ตาราง 48 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 104
 - ตาราง 51 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 110

ตาราง 55. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM			
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24				
49			3	4	5	6	7	8	9	10															49			
50			3	4	5	6	7	8	9	10															50			
51			3	4	5	6	7	8	9	10															51			
52			3	4	5	6	7	8	9	10															52			
53			3	4	5	6	7	8	9	10															53			
54	1		3		5		7	8	9	10	11	12													54			
55			3	4	5	6	7	8	9	10															55			
56			3	4	5	6	7	8	9	10															56			
57	1		3		5		7	8	9	10	11	12													57			
58			3	4	5	6	7	8	9	10															58			
59			3	4	5	6	7	8	9	10															59			
60	1		3		5		7	8	9	10	11	12													60			
61			3	4	5	6	7	8	9	10															61			
62			3	4	5	6	7	8	9	10															62			
63	1		3		5		7	8	9	10	11	12													63			
64			3	4	5	6	7	8	9	10															64			
65			3	4	5	6	7	8	9	10															65			
66	1		3		5		7	8	9	10	11	12													66			
67	67 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																											67
68			3	4	5	6	7	8	9	10															68			

ตาราง 55. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
69	1		3				7	8	9	10	11	12													69
70	70 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								70
71	71 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM																								71
72	1	2	3	4	5	6	7	8	9	10	11	12												72	

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 53 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 113
 - ตาราง 54 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 7 และ 8 โดยติดตั้ง DIMM 25 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 116
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 46 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 100
 - ตาราง 49 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 106
 - ตาราง 52 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 49 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 112

ลำดับการติดตั้ง: การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการมีเรอร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์แปดตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของถาดคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของถาดคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของถาดคอมพิวเตอร์ด้านบน

- มีการติดตั้งโปรเซสเซอร์ 7 และ 8 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: เมื่อเพิ่ม DIMM หนึ่งตัวขึ้นไปในระหว่างการอัปเกรดหน่วยความจำ คุณอาจต้องย้าย DIMM ชุดอื่นที่ติดตั้งอยู่แล้วไปยังตำแหน่งใหม่

ตาราง 56. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
16								8		10										20		22			16
17								8		10		12								20		22			17
18								8		10		12								20		22		24	18
19								8		10		12								20		22		24	19
20								8		10		12								20		22		24	20
21								8		10		12								20		22		24	21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 57 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 122
 - ตาราง 58 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 124
 - ตาราง 59 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 126
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 60 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 128

- ตาราง 64 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 135
- ตาราง 68 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 142

ตาราง 57. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
25			3		5			8		10											20		22		24	25
26			3		5			8		10					15		17				20		22			26
27			3		5			8		10					15		17				20		22			27
28			3		5			8		10					15		17				20		22			28
29			3		5			8		10					15		17				20		22			29
30			3		5			8		10					15		17				20		22			30
31			3		5			8		10					15		17				20		22			31
32			3		5			8		10					15		17				20		22			32
33	1		3		5			8		10		12			15		17				20		22			33
34	1		3		5			8		10		12			15		17				20		22			34
35	1		3		5			8		10		12	13		15		17				20		22		24	35
36	1		3		5			8		10		12	13		15		17				20		22		24	36
37	1		3		5		7	8	9	10	11	12			15		17				20		22		24	37
38	1		3		5			8		10		12	13		15		17				20		22		24	38
39	1		3		5		7	8	9	10	11	12	13		15		17				20		22		24	39
40	1		3		5			8		10		12	13		15		17				20		22		24	40
41	1		3		5		7	8	9	10	11	12	13		15		17				20		22		24	41
42	1		3		5			8		10		12	13		15		17				20		22		24	42
43	1		3		5		7	8	9	10	11	12	13		15		17				20		22		24	43
44	1		3		5			8		10		12	13		15		17				20		22		24	44

ตาราง 57. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 56 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 120
 - ตาราง 58 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 124
 - ตาราง 59 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 126
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 61 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 129
 - ตาราง 65 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 136
 - ตาราง 69 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 143

ตาราง 58. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
49	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	49	
50			3	4	5	6	7	8	9	10			13		15		17			20		22		24	50	
51	1		3		5		7	8	9	10	11	12	13		15		17			20		22		24	51	
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52	
53	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			53	
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			54	
55	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			55	
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56	
57	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			57	
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58	
59	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			59	
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60	
61	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			61	
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62	
63	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			63	
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64	
65	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			65	
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			66	
67	1		3		5		7	8	9	10	11	12	13		15		17			19	20	21	22	23	24	67
68	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			68	

ตาราง 58. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 56 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 120
 - ตาราง 57 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 122
 - ตาราง 59 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 126
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 62 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 131
 - ตาราง 66 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 138
 - ตาราง 70 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 145

ตาราง 59. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	74
75	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	76
77	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92

ตาราง 59. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94
95	95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 56 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 120
 - ตาราง 57 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 122
 - ตาราง 58 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 124
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 63 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 133
 - ตาราง 67 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 140
 - ตาราง 71 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 147

ตาราง 60. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
16								8		10											20		22			16
17								8		10											20		22			17
18								8		10											20		22			18
19								8		10		12									20		22			19
20								8		10		12									20		22		24	20
21								8		10		12									20		22		24	21
22								8		10		12									20		22		24	22
23								8		10		12									20		22		24	23
24								8		10		12									20		22		24	24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 61 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 129
 - ตาราง 62 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 131
 - ตาราง 63 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 133
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 56 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 120
 - ตาราง 64 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 135
 - ตาราง 68 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 142

ตาราง 61. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27			3		5			8		10										20		22		24	27
28			3		5			8		10					15		17			20		22			28
29			3		5			8		10					15		17			20		22			29
30			3		5			8		10					15		17			20		22			30
31			3		5			8		10					15		17			20		22			31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10					15		17			20		22			33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10					15		17			20		22			35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38	1		3		5			8		10		12			15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40	1		3		5			8		10		12	13		15		17			20		22		24	40
41	1		3		5			8		10		12			15		17			20		22			41
42	1		3		5			8		10		12	13		15		17			20		22		24	42
43	1		3		5			8		10		12	13		15		17			20		22		24	43
44	1		3		5			8		10		12	13		15		17			20		22		24	44

ตาราง 61. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
45	1		3		5			8		10		12	13		15		17			20		22		24	45
46	1		3		5			8		10		12	13		15		17			20		22		24	46
47	1		3		5			8		10		12	13		15		17			20		22		24	47
48	1		3		5			8		10		12	13		15		17			20		22		24	48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 60 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 128
 - ตาราง 62 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 131
 - ตาราง 63 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 133
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 57 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 122
 - ตาราง 65 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 136
 - ตาราง 69 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 143

ตาราง 62. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54			3	4	5	6	7	8	9	10			13		15		17			20		22		24	54
55			3	4	5	6	7	8	9	10			13		15		17			20		22		24	55
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
57			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			57
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
59			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68

ตาราง 62. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 60 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 128
 - ตาราง 61 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 129
 - ตาราง 63 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 133
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 58 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 124
 - ตาราง 66 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 138
 - ตาราง 70 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 145

ตาราง 63. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	78
79	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	80
81	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	82
83	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
85	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												91
	DIMM												DIMM												
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92

ตาราง 63. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94
95	95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 60 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 128
 - ตาราง 61 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 129
 - ตาราง 62 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 131
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 59 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 126
 - ตาราง 67 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 140
 - ตาราง 71 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 147

ตาราง 64. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10		12								20		22			21
22								8		10		12								20		22		24	22
23								8		10		12								20		22		24	23
24								8		10		12								20		22		24	24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 65 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 136
 - ตาราง 66 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 138
 - ตาราง 67 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 140
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 56 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 120
 - ตาราง 60 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 128
 - ตาราง 68 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 142

ตาราง 65. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
25								8		10		12									20		22		24	25
26								8		10		12									20		22		24	26
27								8		10		12									20		22		24	27
28								8		10		12									20		22		24	28
29			3		5			8		10											20		22		24	29
30			3		5			8		10					15		17				20		22			30
31			3		5			8		10					15		17				20		22			31
32			3		5			8		10					15		17				20		22			32
33			3		5			8		10					15		17				20		22			33
34			3		5			8		10					15		17				20		22			34
35			3		5			8		10					15		17				20		22			35
36			3		5			8		10					15		17				20		22			36
37			3		5			8		10					15		17				20		22			37
38			3		5			8		10					15		17				20		22			38
39			3		5			8		10					15		17				20		22			39
40			3		5			8		10					15		17				20		22			40
41			3		5			8		10					15		17				20		22			41
42	1		3		5			8		10		12			15		17				20		22			42
43			3		5			8		10					15		17				20		22			43
44	1		3		5			8		10		12	13		15		17				20		22		24	44

ตาราง 65. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
45	1		3		5			8		10		12			15		17			20		22				45
46	1		3		5			8		10		12	13		15		17			20		22		24		46
47	1		3		5			8		10		12	13		15		17			20		22		24		47
48	1		3		5			8		10		12	13		15		17			20		22		24		48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 64 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 135
 - ตาราง 66 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 138
 - ตาราง 67 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 140
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 57 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 122
 - ตาราง 61 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 129
 - ตาราง 69 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 143

ตาราง 66. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
49	1		3		5			8		10		12	13		15		17			20		22		24	49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58			3	4	5	6	7	8	9	10			13		15		17			20		22		24	58
59			3	4	5	6	7	8	9	10			13		15		17			20		22		24	59
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
61			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			61
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
63			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			63
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68

ตาราง 66. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69	1		3		5		7	8	9	10	11	12	13		15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
71	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 64 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 135
 - ตาราง 65 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 136
 - ตาราง 67 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 140
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 58 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 124
 - ตาราง 62 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 131
 - ตาราง 70 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 145

ตาราง 67. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
73	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	73
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
77	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	77
78			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			78
79	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	79
80			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			82
83	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	83
84	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			84
85	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	85
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
87	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
89	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	89
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
91	91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												91
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92

ตาราง 67. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94
95	95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสลับ DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสลับ DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 64 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 135
 - ตาราง 65 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 136
 - ตาราง 66 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 138
- เพื่อสลับ DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 59 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 126
 - ตาราง 63 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 133
 - ตาราง 71 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 147

ตาราง 68. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
16								8		10										20		22			16
17								8		10										20		22			17
18								8		10										20		22			18
19								8		10										20		22			19
20								8		10										20		22			20
21								8		10										20		22			21
22								8		10										20		22			22
23								8		10		12								20		22			23
24								8		10		12								20		22		24	24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 69 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 143
 - ตาราง 70 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 145
 - ตาราง 71 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 147
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 56 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 120
 - ตาราง 60 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 128
 - ตาราง 64 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 135

ตาราง 69. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
25								8		10		12								20		22		24	25
26								8		10		12								20		22		24	26
27								8		10		12								20		22		24	27
28								8		10		12								20		22		24	28
29								8		10		12								20		22		24	29
30								8		10		12								20		22		24	30
31			3		5			8		10										20		22		24	31
32			3		5			8		10					15		17			20		22			32
33			3		5			8		10										20		22		24	33
34			3		5			8		10					15		17			20		22			34
35			3		5			8		10										20		22		24	35
36			3		5			8		10					15		17			20		22			36
37			3		5			8		10					15		17			20		22			37
38			3		5			8		10					15		17			20		22			38
39			3		5			8		10					15		17			20		22			39
40			3		5			8		10					15		17			20		22			40
41			3		5			8		10					15		17			20		22			41
42			3		5			8		10					15		17			20		22			42
43			3		5			8		10					15		17			20		22			43
44			3		5			8		10					15		17			20		22			44

ตาราง 69. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
45			3		5			8		10					15		17			20		22				45
46	1		3		5			8		10		12			15		17			20		22				46
47			3		5			8		10					15		17			20		22				47
48	1		3		5			8		10		12	13		15		17			20		22		24		48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 68 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 142
 - ตาราง 70 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 145
 - ตาราง 71 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 147
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 25-48 ตัว:
 - ตาราง 57 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 122
 - ตาราง 61 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 129
 - ตาราง 65 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 136

ตาราง 70. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
49	1		3		5			8		10		12			15		17			20		22			49
50	1		3		5			8		10		12	13		15		17			20		22		24	50
51	1		3		5			8		10		12	13		15		17			20		22		24	51
52	1		3		5			8		10		12	13		15		17			20		22		24	52
53	1		3		5			8		10		12	13		15		17			20		22		24	53
54	1		3		5			8		10		12	13		15		17			20		22		24	54
55	1		3		5			8		10		12	13		15		17			20		22		24	55
56	1		3		5			8		10		12	13		15		17			20		22		24	56
57	1		3		5			8		10		12	13		15		17			20		22		24	57
58	1		3		5			8		10		12	13		15		17			20		22		24	58
59	1		3		5			8		10		12	13		15		17			20		22		24	59
60	1		3		5			8		10		12	13		15		17			20		22		24	60
61	1		3		5			8		10		12	13		15		17			20		22		24	61
62			3	4	5	6	7	8	9	10			13		15		17			20		22		24	62
63			3	4	5	6	7	8	9	10			13		15		17			20		22		24	63
64			3	4	5	6	7	8	9	10					15	16	17	18		20	21	22			64
65			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			65
66			3	4	5	6	7	8	9	10			13		15		17			20		22		24	66
67			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			67
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68

ตาราง 70. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)
(มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
69			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			69
70			3	4	5	6	7	8	9	10			13		15		17			20		22		24	70
71	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			71
72	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 68 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 142
 - ตาราง 69 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 143
 - ตาราง 71 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 147
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 49-72 ตัว:
 - ตาราง 58 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 124
 - ตาราง 62 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 131
 - ตาราง 66 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 138

ตาราง 71. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
73			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			73
74			3	4	5	6	7	8	9	10			13		15		17			20		22		24	74
75	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	75
76			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				76
77	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			77
78			3	4	5	6	7	8	9	10			13		15		17			20		22		24	78
79			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				79
80			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				80
81	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	81
82			3	4	5	6	7	8	9	10			13		15		17			20		22		24	82
83	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			83
84			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				84
85			3	4	5	6	7	8	9	10				15	16	17	19	19	20	21	22				85
86			3	4	5	6	7	8	9	10			13		15		17			20		22		24	86
87	1		3		5		7	8	9	10	11	12	13		15		17		19	20	21	22	23	24	87
88			3	4	5	6	7	8	9	10				15	16	17	18	19	20	21	22				88
89	1		3		5		7	8	9	10	11	12			15	16	17	18	19	20	21	22			89
90	1	2	3	4	5	6	7	8	9	10	11	12	13		15		17			20		22		24	90
91	91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												91 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ												91
	DIMM												DIMM												
92	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			92

ตาราง 71. การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์) (มีต่อ)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
93	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	93
94	94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												94
95	95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95 ไม่รองรับการกำหนดค่าการมีเรอร์หน่วยความจำ DIMM												95
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

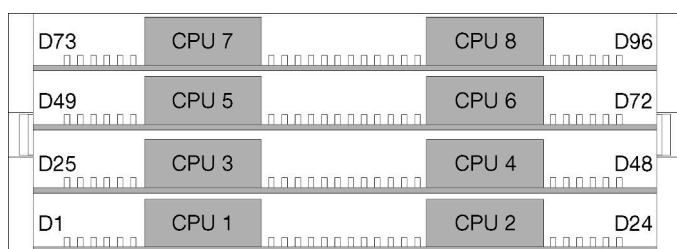
ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 68 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 142
 - ตาราง 69 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 25-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 143
 - ตาราง 70 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 49-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 145
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 73-96 ตัว:
 - ตาราง 59 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 126
 - ตาราง 63 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 133
 - ตาราง 67 “การมีเรอร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 73-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 140

การสเปิร์หน่วยความจำ

ในโหมดการสเปิร์หน่วยความจำ หน่วยความจำหนึ่งลำดับทำหน้าที่เป็นลำดับสำรองของลำดับอื่นๆ บนช่องเดียวกันในกรณีที่ทำงานล้มเหลว ลำดับสำรองจะถูกเก็บสำรองไว้และใช้เป็นหน่วยความจำที่ใช้งานจนกระทั่งมีการแสดงถึงความล้มเหลว ความจุที่สำรองไว้จะถูกหักออกจากจำนวนหน่วยความจำที่ใช้ได้ทั้งหมดในระบบ ลำดับการติดตั้ง DIMM สำหรับการสเปิร์หน่วยความจำจะแตกต่างกันไปตามจำนวนของโปรเซสเซอร์และโมดูลหน่วยความจำที่ติดตั้งอยู่บนเซิร์ฟเวอร์

หลังจากผ่านเกณฑ์ข้อผิดพลาดในระบบที่มีการป้องกันโดยการสเปิร์หน่วยความจำ เนื้อหาของลำดับที่บกพร่องของ DIMM จะถูกคัดลอกไปยังลำดับสำรอง ลำดับที่บกพร่องจะถูกกำหนดให้ออฟไลน์ และลำดับสำรองจะถูกกำหนดให้ออนไลน์และใช้เป็นหน่วยความจำที่ใช้งานแทนที่ลำดับที่บกพร่อง เนื่องจากกระบวนการสำหรับการทำงานล้มเหลวเป็นการคัดลอกเนื้อหาของหน่วยความจำ ระดับของการสำรองหน่วยความจำที่มีให้โดยการสเปิร์หน่วยความจำ จะน้อยกว่าที่มีให้โดยการมิเรอร์หน่วยความจำ การมิเรอร์หน่วยความจำเป็นตัวเลือกการป้องกันความล้มเหลวที่ต้องการสำหรับการใช้งานที่สำคัญ



รูปภาพ 4.เค้าโครงโปรเซสเซอร์และโมดูลหน่วยความจำ

คำแนะนำเกี่ยวกับ การสเปิร์หน่วยความจำ:

- ลำดับสำรองต้องมีความจุหน่วยความจำเท่ากันหรือมีขนาดใหญ่กว่าลำดับหน่วยความจำที่ใช้งานทั้งหมดบนช่องเดียวกัน
- การติดตั้ง DIMM ที่อยู่ในระดับเดียว ให้ทำตามลำดับการติดตั้งที่แสดงไว้ด้านล่าง
- หากติดตั้ง DIMM ที่มีมากกว่าหนึ่งลำดับ ให้ทำตามลำดับการติดตั้งที่ระบุสำหรับโหมดหน่วยความจำแบบอิสระ โปรดดู “โหมดหน่วยความจำแบบอิสระ” บนหน้า 9

ลำดับการรวบรวม DIMM สำหรับ Sparing หน่วยความจำในการกำหนดค่าของโปรเซสเซอร์ที่สนับสนุนแต่ละตัวคือ:

- “ลำดับการติดตั้ง: การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว” บนหน้า 151
- “ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว” บนหน้า 152
- “ลำดับการติดตั้ง: การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์สี่ตัว” บนหน้า 157

- “ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว” บนหน้าที่ 162
- “ลำดับการติดตั้ง: การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว” บนหน้าที่ 183

สำหรับข้อมูลเพิ่มเติมเกี่ยวกับการกำหนดค่าการตั้งค่าหน่วยความจำ รวมทั้งวิธีเปิดใช้งานการสลับหน่วยความจำ โปรดดู “การกำหนดค่าหน่วยความจำ” ในคู่มือการติดตั้ง *ThinkSystem SR950*

ลำดับการติดตั้ง: การสเปร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการสเปร์หน่วยความจำที่มีโปรเซสเซอร์สองตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้แสดงลำดับการรวบรวม DIMM สำหรับการสเปร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์สองตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของถาดคอมพิวเตอร์ด้านล่าง

หมายเหตุ: การสำรองหน่วยความจำต้องมี DIMM เป็นจำนวนคู่

ตาราง 72. การสเปร์หน่วยความจำที่มีโปรเซสเซอร์สองตัว โดยติดตั้ง DIMM ทั้งหมด 4-24 ตัวในเซิร์ฟเวอร์

ทั้งหมด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
4							7	8												19	20					4
6					5	6	7	8												19	20					6
8					5	6	7	8									17	18	19	20						8
10					5	6	7	8	9	10							17	18	19	20						10
12					5	6	7	8	9	10							17	18	19	20	21	22				12
14			3	4	5	6	7	8	9	10							17	18	19	20	21	22				14
16			3	4	5	6	7	8	9	10						15	16	17	18	19	20	21	22			16
18			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22				18
20			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		20
22	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		22
24	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24		24

ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัวติดตั้งอยู่ในเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการสำรองหน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์สามตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่างหรือในภาคคอมพิวเตอร์ด้านบน (ช่องเสียบโปรเซสเซอร์ 4)

หมายเหตุ: การสำรองหน่วยความจำต้องมี DIMM เป็นจำนวนคู่

ตาราง 73. การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6							7	8											19	20					6
8					5	6	7	8											19	20					8
10					5	6	7	8								17	18	19	20						10
12					5	6	7	8								17	18	19	20						12
14					5	6	7	8	9	10						17	18	19	20						14
16					5	6	7	8	9	10						17	18	19	20	21	22				16
18					5	6	7	8	9	10						17	18	19	20	21	22				18
20			3	4	5	6	7	8	9	10						17	18	19	20	21	22				20
22			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			22
24			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 26 ถึง 48 ชุด ดูที่ ตาราง 74 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 154

- หากต้องการรวบรวม DIMM ของโปรเซสเซอร์ 3 ต่อสำหรับระบบที่มี DIMM 6 ถึง 24 ตัว โปรดดู ตาราง 75 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 155

ตาราง 74. การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
26			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	28
30			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	30
32			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	34
36	1	2	3	4	5	6	7	8	9	10	11	12	13	13	15	16	17	18	19	20	21	22	23	24	36

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 6 ถึง 24 ชุด ดูที่ ตาราง 73 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 152
- หากต้องการรวบรวม DIMM ของโปรเซสเซอร์ 3 ต่อสำหรับระบบที่มี DIMM 26 ถึง 48 ตัว โปรดดู ตาราง 76 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 156

ตาราง 75. การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 3 วางเปล่า												ช่องเสียบโปรเซสเซอร์ 4 (โปรเซสเซอร์ 3)												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
6																		19	20					6	
8																		19	20					8	
10																		19	20					10	
12																17	18	19	20					12	
14																17	18	19	20					14	
16																17	18	19	20					16	
18																17	18	19	20	21	22			18	
20																17	18	19	20	21	22			20	
22																17	18	19	20	21	22			22	
24															15	16	17	18	19	20	21	22		24	

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวมโปรเซสเซอร์ 3 สำหรับระบบที่มี DIMM 26 ถึง 48 ตัว โปรดดู ตาราง 76 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 156
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 6 ถึง 24 ตัว โปรดดู ตาราง 73 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 152

ตาราง 76. การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 26 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 3 วางเปล่า												ช่องเสียบโปรเซสเซอร์ 4 (โปรเซสเซอร์ 3)												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26															15	16	17	18	19	20	21	22			26
28															15	16	17	18	19	20	21	22			28
30															15	16	17	18	19	20	21	22	23	24	30
32															15	16	17	18	19	20	21	22	23	24	32
34															15	16	17	18	19	20	21	22	23	24	34
36													13	14	15	16	17	18	19	20	21	22	23	24	36

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สามตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 สำหรับระบบที่มี DIMM 6 ถึง 24 ตัว โปรดดู ตาราง 75 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 3 โดยติดตั้ง DIMM ทั้งหมด 6 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้า 155
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 26 ถึง 48 ตัว โปรดดู ตาราง 74 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์สามตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้า 154

ลำดับการติดตั้ง: การสลับหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการสลับหน่วยความจำที่มีโปรเซสเซอร์สี่ตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้แสดงลำดับการรวบรวม DIMM สำหรับการสลับหน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์สี่ตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่างหรือในภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: การสลับหน่วยความจำต้องมี DIMM เป็นจำนวนคู่

ตาราง 77. การสลับหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8							7	8											19	20						8
10					5	6	7	8											19	20						10
12					5	6	7	8									17	18	19	20						12
14					5	6	7	8									17	18	19	20						14
16					5	6	7	8									17	18	19	20						16
18					5	6	7	8	9	10							17	18	19	20						18
20					5	6	7	8	9	10							17	18	19	20	21	22				20
22					5	6	7	8	9	10							17	18	19	20	21	22				22
24					5	6	7	8	9	10							17	18	19	20	21	22				24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 26 ถึง 48 ชุด ดูที่ ตาราง 78 “การสลับหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้า 159
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 3 และ 4 ตัวสำหรับระบบที่มี DIMM 8 ถึง 24 ตัว โปรดดู ตาราง 79 “การสลับหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้า 160

ตาราง 78. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
26			3	4	5	6	7	8	9	10							17	18	19	20	21	22			26
28			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 1 และ 2 สำหรับระบบที่มี DIMM 8 ถึง 24 ชุด ดูที่ ตาราง 77 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 157
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 3 และ 4 ตัวสำหรับระบบที่มี DIMM 26 ถึง 48 ตัว โปรดดู ตาราง 80 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 161

ตาราง 79. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
8							7	8												19	20					8
10							7	8												19	20					10
12							7	8												19	20					12
14					5	6	7	8												19	20					14
16					5	6	7	8										17	18	19	20					16
18					5	6	7	8										17	18	19	20					18
20					5	6	7	8										17	18	19	20					20
22					5	6	7	8	9	10								17	18	19	20					22
24					5	6	7	8	9	10								17	18	19	20	21	22			24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 และ 4 สำหรับระบบที่มี DIMM 26 ถึง 48 ชุด ดูที่ ตาราง 80 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้า 161
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 8 ถึง 24 ตัว โปรดดู ตาราง 77 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้า 157

ตาราง 80. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
26					5	6	7	8	9	10							17	18	19	20	21	22			26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30			3	4	5	6	7	8	9	10							17	18	19	20	21	22			30
32			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			32
34			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			34
36			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	40
42			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	42
44			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	44
46	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	46
48	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์สี่ตัว:

- ลำดับการรวบรวม DIMM ของโปรเซสเซอร์ 3 และ 4 สำหรับระบบที่มี DIMM 8 ถึง 24 ชุด ดูที่ ตาราง 79 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 8-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 160
- หากต้องการติดตั้ง DIMM ของโปรเซสเซอร์ 1 และ 2 ตัวสำหรับระบบที่มี DIMM 26 ถึง 48 ตัว โปรดดู ตาราง 78 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 159

ลำดับการติดตั้ง: การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัวติดตั้งอยู่ในเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการสำรองหน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์หกตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 6 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน (ช่องเสียบโปรเซสเซอร์ 7)

หมายเหตุ: การสำรองหน่วยความจำต้องมี DIMM เป็นจำนวนคู่

ตาราง 81. การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
12							7	8											19	20						12
14					5	6	7	8											19	20						14
16					5	6	7	8								17	18	19	20							16
18					5	6	7	8								17	18	19	20							18
20					5	6	7	8								17	18	19	20							20
22					5	6	7	8								17	18	19	20							22
24					5	6	7	8								17	18	19	20							24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 82 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 164
 - ตาราง 83 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 166
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:

- ตาราง 84 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 168
- ตาราง 87 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 โดยติดตั้ง DIMM ทั้งหมด 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 173
- ตาราง 90 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 178

ตาราง 82. การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
26					5	6	7	8	9	10							17	18	19	20					26
28					5	6	7	8	9	10							17	18	19	20	21	22			28
30					5	6	7	8	9	10							17	18	19	20	21	22			30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38			3	4	5	6	7	8	9	10							17	18	19	20	21	22			38
40			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 81 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 162
 - ตาราง 83 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 166
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 85 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 169
 - ตาราง 88 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 174

- ตาราง 91 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 179

ตาราง 83. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
50			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 81 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 162
 - ตาราง 82 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 164
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 86 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 171
 - ตาราง 89 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 176

- ตาราง 92 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 181

ตาราง 84. การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
12							7	8											19	20						12
14							7	8											19	20						14
16							7	8											19	20						16
18					5	6	7	8											19	20						18
20					5	6	7	8									17	18	19	20						20
22					5	6	7	8									17	18	19	20						22
24					5	6	7	8									17	18	19	20						24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 85 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 169
 - ตาราง 86 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 171
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 81 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 162
 - ตาราง 87 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 โดยติดตั้ง DIMM ทั้งหมด 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 173
 - ตาราง 90 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 178

ตาราง 85. การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8	9	10							17	18	19	20					30
32					5	6	7	8	9	10							17	18	19	20	21	22			32
34					5	6	7	8	9	10							17	18	19	20	21	22			34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42			3	4	5	6	7	8	9	10							17	18	19	20	21	22			42
44			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			44
46			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			46
48			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 84 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 168
 - ตาราง 86 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 171
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 82 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 164
 - ตาราง 88 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 174

- ตาราง 91 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 179

ตาราง 86. การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
50			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	56
58			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	58
60			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	60
62			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	62
64			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	64
66	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	66
68	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	68
70	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	70
72	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 84 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 168
 - ตาราง 85 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 169
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 83 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 166
 - ตาราง 89 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 176

- ตาราง 92 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 181

ตาราง 87. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 โดยติดตั้ง DIMM ทั้งหมด 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

หมายเหตุ: โปรเซสเซอร์ 6 จะต้องติดตั้งในช่องเสียบโปรเซสเซอร์ 7

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22					5	6	7	8																	22
24					5	6	7	8																	24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 88 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 174
 - ตาราง 89 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 176
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 81 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 162
 - ตาราง 84 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 168
 - ตาราง 90 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 178

ตาราง 88. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8	9	10															34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46			3	4	5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 87 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 โดยติดตั้ง DIMM ทั้งหมด 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 173
 - ตาราง 89 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 176
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 82 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 164
 - ตาราง 85 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 169

- ตาราง 91 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 179

ตาราง 89. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												ช่องเสียบโปรเซสเซอร์ 6 วางเปล่า												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10	11	12													58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70	1	2	3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 87 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 โดยติดตั้ง DIMM ทั้งหมด 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 173
 - ตาราง 88 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 174
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 83 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 166
 - ตาราง 86 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 171

- ตาราง 92 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 181

ตาราง 90. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)

หมายเหตุ: โปรเซสเซอร์ 6 จะต้องติดตั้งในช่องเสียบโปรเซสเซอร์ 7

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
12							7	8																	12
14							7	8																	14
16							7	8																	16
18							7	8																	18
20							7	8																	20
22							7	8																	22
24					5	6	7	8																	24

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 91 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 179
 - ตาราง 92 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 181
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 81 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 162
 - ตาราง 84 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 168
 - ตาราง 87 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 โดยติดตั้ง DIMM ทั้งหมด 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 173

ตาราง 91. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8																	26
28					5	6	7	8																	28
30					5	6	7	8																	30
32					5	6	7	8																	32
34					5	6	7	8																	34
36					5	6	7	8	9	10															36
38					5	6	7	8	9	10															38
40					5	6	7	8	9	10															40
42					5	6	7	8	9	10															42
44					5	6	7	8	9	10															44
46					5	6	7	8	9	10															46
48			3	4	5	6	7	8	9	10															48

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 90 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 178
 - ตาราง 92 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 181
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 82 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 164
 - ตาราง 85 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 169

- ตาราง 88 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 174

ตาราง 92. การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	ช่องเสียบโปรเซสเซอร์ 7 (โปรเซสเซอร์ 6)												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50			3	4	5	6	7	8	9	10															50
52			3	4	5	6	7	8	9	10															52
54			3	4	5	6	7	8	9	10															54
56			3	4	5	6	7	8	9	10															56
58			3	4	5	6	7	8	9	10															58
60			3	4	5	6	7	8	9	10	11	12													60
62			3	4	5	6	7	8	9	10	11	12													62
64			3	4	5	6	7	8	9	10	11	12													64
66			3	4	5	6	7	8	9	10	11	12													66
68			3	4	5	6	7	8	9	10	11	12													68
70			3	4	5	6	7	8	9	10	11	12													70
72	1	2	3	4	5	6	7	8	9	10	11	12													72

ลำดับการรวบรวม DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์หกตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 90 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 12 ถึง 24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 178
 - ตาราง 91 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (ช่องเสียบโปรเซสเซอร์ 7 ซึ่งที่จริงแล้วคือโปรเซสเซอร์ 6 โดยติดตั้ง DIMM 26 ถึง 48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 179
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 83 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 1 และ 2 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 166
 - ตาราง 86 “การสำรวจหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 3 และ 4 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 171

- ตาราง 89 “การสำรองหน่วยความจำที่มีโปรเซสเซอร์หกตัว (โปรเซสเซอร์ 5 และ 6 โดยติดตั้ง DIMM 50 ถึง 72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 176

ลำดับการติดตั้ง: การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว

ลำดับการติดตั้งโมดูลหน่วยความจำสำหรับการสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัวติดตั้งอยู่บนเซิร์ฟเวอร์

ตารางต่อไปนี้จะแสดงลำดับการรวบรวม DIMM สำหรับการสเปร์หน่วยความจำเมื่อมีการติดตั้งโปรเซสเซอร์แปดตัว

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 7 และ 8 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน

หมายเหตุ: การสำรองหน่วยความจำต้องมี DIMM เป็นจำนวนคู่

ตาราง 93. การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
16							7	8											19	20						16
18					5	6	7	8											19	20						18
20					5	6	7	8											19	20						20
22					5	6	7	8										17	18	19	20					22
24					5	6	7	8										17	18	19	20					24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 94 “การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 185
 - ตาราง 95 “การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 187
 - ตาราง 96 “การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 189
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 97 “การสเปร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 191

- ตาราง 101 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 198
- ตาราง 105 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 205

ตาราง 94. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8	9	10							17	18	19	20					34
36					5	6	7	8	9	10							17	18	19	20	21	22			36
38					5	6	7	8	9	10							17	18	19	20	21	22			38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 93 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 183
 - ตาราง 95 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 187
 - ตาราง 96 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 189
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 98 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 192

- ตาราง 102 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 199
- ตาราง 106 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 206

ตาราง 95. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
50			3	4	5	6	7	8	9	10							17	18	19	20	21	22				50
52			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				52
54			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				64
66			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22				66
68			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24		72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 93 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 183
 - ตาราง 94 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 185
 - ตาราง 96 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 189
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 99 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 194

- ตาราง 103 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 201
- ตาราง 107 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 208

ตาราง 96. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 1												โปรเซสเซอร์ 2												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 1 และ 2:
 - ตาราง 93 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 183
 - ตาราง 94 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 185
 - ตาราง 95 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 187
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 74-96 ตัว:
 - ตาราง 100 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 196

- ตาราง 104 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 203
- ตาราง 108 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 210

ตาราง 97. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
16							7	8												19	20					16
18							7	8												19	20					18
20							7	8												19	20					20
22					5	6	7	8												19	20					22
24					5	6	7	8									17	18	19	20						24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 98 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 192
 - ตาราง 99 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 194
 - ตาราง 100 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 196
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 93 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 183
 - ตาราง 101 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 198
 - ตาราง 105 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 205

ตาราง 98. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- DIMM	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8									17	18	19	20					26
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8	9	10							17	18	19	20					38
40					5	6	7	8	9	10							17	18	19	20	21	22			40
42					5	6	7	8	9	10							17	18	19	20	21	22			42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 97 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 191
 - ตาราง 99 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 194
 - ตาราง 100 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 196
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 94 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 185

- ตาราง 102 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 199
- ตาราง 106 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 206

ตาราง 99. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- DIMM	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54			3	4	5	6	7	8	9	10							17	18	19	20	21	22			54
56			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 97 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 191
 - ตาราง 98 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 192
 - ตาราง 100 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 196
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 95 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 187

- ตาราง 103 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 201
- ตาราง 107 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 208

ตาราง 100. การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 3												โปรเซสเซอร์ 4												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 3 และ 4:
 - ตาราง 97 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 191
 - ตาราง 98 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 192
 - ตาราง 99 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 194
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 74-96 ตัว:
 - ตาราง 96 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 189

- ตาราง 104 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 203
- ตาราง 108 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 210

ตาราง 101. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
16							7	8												19	20					16
18							7	8												19	20					18
20							7	8												19	20					20
22							7	8												19	20					22
24							7	8												19	20					24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 102 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 199
 - ตาราง 103 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 201
 - ตาราง 104 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 203
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 93 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 183
 - ตาราง 97 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 191
 - ตาราง 105 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 205

ตาราง 102. การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26					5	6	7	8										19	20					26	
28					5	6	7	8									17	18	19	20					28
30					5	6	7	8									17	18	19	20					30
32					5	6	7	8									17	18	19	20					32
34					5	6	7	8									17	18	19	20					34
36					5	6	7	8									17	18	19	20					36
38					5	6	7	8									17	18	19	20					38
40					5	6	7	8									17	18	19	20					40
42					5	6	7	8	9	10							17	18	19	20					42
44					5	6	7	8	9	10							17	18	19	20	21	22			44
46					5	6	7	8	9	10							17	18	19	20	21	22			46
48					5	6	7	8	9	10							17	18	19	20	21	22			48

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 101 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 198
 - ตาราง 103 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 201
 - ตาราง 104 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 203
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 94 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 185

- ตาราง 98 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 192
- ตาราง 106 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 206

ตาราง 103. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
50					5	6	7	8	9	10								17	18	19	20	21	22			50
52					5	6	7	8	9	10								17	18	19	20	21	22			52
54					5	6	7	8	9	10								17	18	19	20	21	22			54
56					5	6	7	8	9	10								17	18	19	20	21	22			56
58			3	4	5	6	7	8	9	10								17	18	19	20	21	22			58
60			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				60
62			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22				72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 101 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 198
 - ตาราง 102 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 199
 - ตาราง 104 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 203
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 95 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 187

- ตาราง 99 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 194
- ตาราง 107 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 208

ตาราง 104. การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 5												โปรเซสเซอร์ 6												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
74			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 5 และ 6:
 - ตาราง 101 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 198
 - ตาราง 102 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 199
 - ตาราง 103 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 201
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 74-96 ตัว:
 - ตาราง 96 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 189

- ตาราง 100 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 196
- ตาราง 108 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 210

ตาราง 105. การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด	
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23		24
16							7	8												19	20					16
18							7	8												19	20					18
20							7	8												19	20					20
22							7	8												19	20					22
24							7	8												19	20					24

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 106 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 206
 - ตาราง 107 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 208
 - ตาราง 108 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 210
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 16-24 ตัว:
 - ตาราง 93 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 183
 - ตาราง 97 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 191
 - ตาราง 101 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 198

ตาราง 106. การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
26							7	8											19	20					26
28							7	8											19	20					28
30					5	6	7	8											19	20					30
32					5	6	7	8								17	18	19	20					32	
34					5	6	7	8								17	18	19	20					34	
36					5	6	7	8								17	18	19	20					36	
38					5	6	7	8								17	18	19	20					38	
40					5	6	7	8								17	18	19	20					40	
42					5	6	7	8								17	18	19	20					42	
44					5	6	7	8								17	18	19	20					44	
46					5	6	7	8	9	10						17	18	19	20					46	
48					5	6	7	8	9	10						17	18	19	20	21	22			48	

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 105 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 205
 - ตาราง 107 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 208
 - ตาราง 108 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 210
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 26-48 ตัว:
 - ตาราง 94 “การสับเปลี่ยนหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 185

- ตาราง 98 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 192
- ตาราง 102 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 199

ตาราง 107. การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด DIMM	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด DIMM
	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	
50					5	6	7	8	9	10							17	18	19	20	21	22			50
52					5	6	7	8	9	10							17	18	19	20	21	22			52
54					5	6	7	8	9	10							17	18	19	20	21	22			54
56					5	6	7	8	9	10							17	18	19	20	21	22			56
58					5	6	7	8	9	10							17	18	19	20	21	22			58
60					5	6	7	8	9	10							17	18	19	20	21	22			60
62			3	4	5	6	7	8	9	10							17	18	19	20	21	22			62
64			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			64
66			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			66
68			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			68
70			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			70
72			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			72

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 105 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 205
 - ตาราง 106 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 206
 - ตาราง 108 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 210
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 50-72 ตัว:
 - ตาราง 95 “การสลับหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 187

- ตาราง 99 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 194
- ตาราง 103 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 201

ตาราง 108. การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)

ทั้งหมด- ด	โปรเซสเซอร์ 7												โปรเซสเซอร์ 8												ทั้งหมด- ด
	DIMM	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	
74			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			74
76			3	4	5	6	7	8	9	10					15	16	17	18	19	20	21	22			76
78			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22			78
80			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	80
82			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	82
84			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	84
86			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	86
88			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	88
90			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	90
92			3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	92
94	1	2	3	4	5	6	7	8	9	10	11	12			15	16	17	18	19	20	21	22	23	24	94
96	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	96

ลำดับการสร้าง DIMM ที่เกี่ยวข้องสำหรับระบบที่มีโปรเซสเซอร์แปดตัว:

- ลำดับการสร้าง DIMM สำหรับโปรเซสเซอร์ 7 และ 8:
 - ตาราง 105 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 16-24 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 205
 - ตาราง 106 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 26-48 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 206
 - ตาราง 107 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 7 และ 8, โดยติดตั้ง DIMM 50-72 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 208
- เพื่อสร้าง DIMM ต่อไปสำหรับระบบที่มี DIMM 74-96 ตัว:
 - ตาราง 96 “การสเปิร์มหน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 1 และ 2, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 189

- ตาราง 100 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 3 และ 4, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 196
- ตาราง 104 “การสเปิร์หน่วยความจำที่มีโปรเซสเซอร์แปดตัว (โปรเซสเซอร์ 5 และ 6, โดยติดตั้ง DIMM 74-96 ตัวในเซิร์ฟเวอร์)” บนหน้าที่ 203

บทที่ 3. ลำดับการติดตั้ง DCPMM

นอกจากนี้ เซิร์ฟเวอร์ยังรองรับ Intel Optane DC Persistent Memory Module (DCPMM) ใช้ข้อมูลนี้เพื่อกำหนดลำดับการติดตั้งที่ถูกต้อง โดยขึ้นอยู่กับข้อกำหนดค่า

หมายเหตุ:

- ก่อนการติดตั้ง DCPMM และ DRAM DIMM โปรดดู “การติดตั้ง DC Persistent Memory Module (DCPMM)” ในคู่มือการติดตั้ง และตรวจสอบให้เป็นไปตามข้อกำหนดทั้งหมด
- ในการตรวจสอบว่าโปรเซสเซอร์ที่ติดตั้งอยู่ในปัจจุบันรองรับ DCPMM หรือไม่ ให้ตรวจสอบหมายเลขสีหลักในคำอธิบายโปรเซสเซอร์ โปรเซสเซอร์ที่มีคำอธิบายตรงตามข้อกำหนดดังต่อไปนี้ ทั้งสองข้อ เท่านั้นที่จะรองรับ DCPMM

- หมายเลขหลักแรกคือ 5 ขึ้นไป

หมายเหตุ: ข้อยกเว้นเดียวสำหรับกฎนี้คือ *Intel Xeon Silver 4215* ซึ่งรองรับ DCPMM เช่นกัน

- หมายเลขหลักที่สองคือ 2

ตัวอย่าง: *Intel Xeon 5215L* และ *Intel Xeon Platinum 8280M*

หากโปรเซสเซอร์ที่ติดตั้งอยู่ในปัจจุบันไม่รองรับ DCPMM ให้เปลี่ยนเป็นโปรเซสเซอร์ที่รองรับ DCPMM

- ช่วงความจุของหน่วยความจำที่รองรับจะแปรผันตามประเภทของโปรเซสเซอร์ที่แตกต่างกันดังต่อไปนี้
 - ระดับหน่วยความจำขนาดใหญ่ (L): โปรเซสเซอร์ที่มี L อยู่หลังหมายเลขสีหลัก (เช่น *Intel Xeon 5215L*)
 - ระดับหน่วยความจำขนาดกลาง (M): โปรเซสเซอร์ที่มี M อยู่หลังหมายเลขสีหลัก (เช่น *Intel Xeon Platinum 8280M*)
 - อื่น ๆ: โปรเซสเซอร์อื่นๆ ที่รองรับ DCPMM (เช่น *Intel Xeon Gold 5222*)

นอกจากนี้ คุณยังสามารถใช้ประโยชน์จากตัวกำหนดค่าหน่วยความจำ ซึ่งใช้งานได้จากไซต์ต่อไปนี้:

http://1config.lenovo.com/#/memory_configuration

โหมด App Direct

ในโหมด App Direct นั้น DCPMM ทำหน้าที่เป็นแหล่งหน่วยความจำแบบอิสระและถาวร ซึ่งสามารถเข้าถึงได้โดยตรงจากบางแอปพลิเคชัน และ DRAM DIMM ทำหน้าที่เป็นหน่วยความจำระบบ

เมื่อใช้งานโหมด App Direct สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์สองตัว

เมื่อใช้งานโหมด App Direct สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์สองตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง

การกำหนดค่าต่าง ๆ จะรองรับการใช้โหมด App Direct ที่มีโปรเซสเซอร์แปดตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัวในระบบ

DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 109. โหมด App Direct ที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 110. โหมด App Direct ที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

ตาราง 110. โหมด App Direct ที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 111. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 112. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 113. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

ตาราง 113. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว) (มีต่อ)

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 114. โหมด App Direct ที่มี DCPMM 1 ตัว และ DRAM DIMM 6 ตัว

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

DCPMM 1 ตัวในระบบ

ตาราง 115. โหมด App Direct ที่มี DCPMM 1 ตัวในระบบ

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์สี่ตัว

เมื่อใช้งานโหมด App Direct สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์แปดตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ที่ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ที่ด้านล่าง

การกำหนดค่าต่าง ๆ จะรองรับการใช้โหมด App Direct ที่มีโปรเซสเซอร์แปดตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัวในระบบ

DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 116. โหมด App Direct ที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 117. โหมด App Direct ที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 118. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 119. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 120. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 121. โหมด App Direct ที่มี DCPMM 1 ตัว และ DRAM DIMM 6 ตัว

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

DCPMM 1 ตัวในระบบ

ตาราง 122. โหมด App Direct ที่มี DCPMM 1 ตัวในระบบ

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์หกตัว

เมื่อใช้งานโหมด App Direct สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์แปดตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน

การกำหนดค่าต่าง ๆ จะรองรับการใช้โหมด App Direct ที่มีโปรเซสเซอร์แปดตัว:

- DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัวในระบบ

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 123. โหมด App Direct ที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

ตาราง 123. โหมด App Direct ที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว) (มีต่อ)

โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 124. โหมด App Direct ที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 125. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

ตาราง 125. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 126. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 127. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 128. โหมด App Direct ที่มี DCPMM 1 ตัว และ DRAM DIMM 6 ตัว

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

ตาราง 128. โหมด App Direct ที่มี DCPMM 1 ตัว และ DRAM DIMM 6 ตัว (มีต่อ)

โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

DCPMM 1 ตัวในระบบ

ตาราง 129. โหมด App Direct ที่มี DCPMM 1 ตัวในระบบ

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

ลำดับการติดตั้ง DCPMM: โหมด App Direct ที่มีโปรเซสเซอร์แปดตัว

เมื่อใช้งานโหมด App Direct สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์แปดตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 7 และ 8 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน

การกำหนดค่าต่าง ๆ จะรองรับการใช้โหมด App Direct ที่มีโปรเซสเซอร์แปดตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 1 ตัวในระบบ

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 130. โหมด App Direct ที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

ตาราง 130. โหมด App Direct ที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 131. โหมด App Direct ที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 132. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 133. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

ตาราง 133. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

D		D		D	P	P	D		D		D		D		D		D		D		D		D		D		D	
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4																
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24					
D		D		D	P	P	D		D		D		D		D	P	P	D		D		D		D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6																
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24					
D		D		D	P	P	D		D		D		D		D	P	P	D		D		D		D		D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8																
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24					
D		D		D	P	P	D		D		D		D		D	P	P	D		D		D		D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 134. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

ตาราง 134. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

DCPMM 1 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 135. โหมด App Direct ที่มี DCPMM 1 ตัว และ DRAM DIMM 6 ตัว

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D		P	D		D		D

DCPMM 1 ตัวในระบบ

ตาราง 136. โหมด App Direct ที่มี DCPMM 1 ตัวในระบบ

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D		P	D		D		D	D		D		D			D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D			D		D		D	D		D		D			D		D		D

โหมดหน่วยความจำผสม

ในโหมดหน่วยความจำผสมนั้น 1-99% ของความจุ DCPMM ทำหน้าที่เป็นหน่วยความจำระบบ ในโหมดนี้ บางแอปพลิเคชันจะสามารถเข้าถึง DCPMM บางส่วนได้โดยตรง (App Direct) ในขณะที่หน่วยความจำ DCPMM ส่วนที่เหลือจะทำหน้าที่เป็นหน่วยความจำระบบ หน่วยความจำส่วนที่เป็น App Direct ของ DCPMM จะแสดงเป็นหน่วยความจำถาวร ในขณะที่หน่วยความจำ DCPMM ส่วนที่เหลือจะแสดงเป็นหน่วยความจำระบบ DRAM DIMM ทำหน้าที่เป็นแคชในโหมดนี้

เมื่อใช้งานโหมดหน่วยความจำผสม สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์สองตัว

เมื่อใช้งานโหมดหน่วยความจำผสม สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์สองตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์หกตัว:

- DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 137. โหมดหน่วยความจำผสมที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 138. โหมดหน่วยความจำผสมที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

ตาราง 138. โหมดหน่วยความจำผสมที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

หมายเหตุ: เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับการกำหนดค่านี้

ตาราง 139. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 140. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์สี่ตัว

เมื่อใช้งานโหมดหน่วยความจำผสม สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์สี่ตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์หกตัว:

- DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 141. โหมดหน่วยความจำผสมที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 142. โหมดหน่วยความจำผสมที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

ตาราง 142. โหมดหน่วยความจำผสมที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว) (มีต่อ)

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

หมายเหตุ: เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับการกำหนดค่านี้

ตาราง 143. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 144. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์หกตัว

เมื่อใช้งานโหมดหน่วยความจำผสม สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์หกตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์หกตัว:

- DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 145. โหมดหน่วยความจำผสมที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 146. โหมดหน่วยความจำผสมที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

หมายเหตุ: เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับการกำหนดค่านี้

ตาราง 147. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

ตาราง 147. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว) (มีต่อ)

โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 148. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์แปดตัว

เมื่อใช้งานโหมดหน่วยความจำผสม สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์แปดตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 7 และ 8 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำผสมที่มีโปรเซสเซอร์แปดตัว:

- DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 149. โหมดหน่วยความจำผสมที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24

ตาราง 149. โหมดหน่วยความจำผสมที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 150. โหมดหน่วยความจำผสมที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

หมายเหตุ: เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับการกำหนดค่านี้

ตาราง 151. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 152. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

ตาราง 152. โหมดหน่วยความจำผสมที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

โหมดหน่วยความจำ

ในโหมดหน่วยความจำนั้น 100% ของความจุ DCPMM ทำหน้าที่เป็นหน่วยความจำระบบ DRAM DIMM ทำหน้าที่เป็นแคช

เมื่อใช้งานโหมดหน่วยความจำ สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์สองตัว

เมื่อใช้งานโหมดหน่วยความจำ สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ

เมื่อมีโปรเซสเซอร์สองตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำที่มีโปรเซสเซอร์สองตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 153. โหมดหน่วยความจำที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 154. โหมดหน่วยความจำที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

ตาราง 154. โหมดหน่วยความจำที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 155. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 156. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

หมายเหตุ: ในการกำหนดค่านี้ เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับ DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 157. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 2 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว

เมื่อใช้งานโหมดหน่วยความจำ สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ อย่างไรก็ตาม คุณควรพิจารณาใช้ DIMM ที่มีความจุมากกว่า 32 GB

เมื่อมีโปรเซสเซอร์สี่ตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำที่มีโปรเซสเซอร์สี่ตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 158. โหมดหน่วยความจำที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 159. โหมดหน่วยความจำที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

ตาราง 159. โหมดหน่วยความจำที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว) (มีต่อ)

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 160. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 161. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

ตาราง 161. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว) (มีต่อ)

- P = DCPMM
- D = DRAM DIMM

หมายเหตุ: ในการกำหนดค่านี้ เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับ DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 162. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 4 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์หกตัว

เมื่อใช้งานโหมดหน่วยความจำ สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ อย่างไรก็ตาม ควรพิจารณาใช้ DIMM ที่มีความจุมากกว่า 32 GB

เมื่อมีโปรเซสเซอร์หกตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำที่มีโปรเซสเซอร์หกตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 163. โหมดหน่วยความจำที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											

ตาราง 163. โหมดหน่วยความจำที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว) (มีต่อ)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 164. โหมดหน่วยความจำที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 165. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

ตาราง 165. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 166. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

หมายเหตุ: ในการกำหนดค่านี้ เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับ DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											

ตาราง 166. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว) (มีต่อ)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 167. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 6 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM: โหมดหน่วยความจำที่มีโปรเซสเซอร์แปดตัว

เมื่อใช้งานโหมดหน่วยความจำ สามารถติดตั้ง DIMM ที่รองรับได้ โดยไม่จำกัดความจุ อย่างไรก็ตาม ควรพิจารณาใช้ DIMM ที่มีความจุมากกว่า 32 GB

เมื่อมีโปรเซสเซอร์แปดตัวติดตั้งในเซิร์ฟเวอร์:

- มีการติดตั้งโปรเซสเซอร์ 1 และ 2 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 3 และ 4 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านล่าง
- มีการติดตั้งโปรเซสเซอร์ 5 และ 6 ในแผงระบบด้านล่างของภาคคอมพิวเตอร์ด้านบน
- มีการติดตั้งโปรเซสเซอร์ 7 และ 8 ในแผงระบบด้านบนของภาคคอมพิวเตอร์ด้านบน

การกำหนดค่าต่างๆ จะรองรับการใช้โหมดหน่วยความจำที่มีโปรเซสเซอร์แปดตัว:

- DCPMM 6 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 4 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์
- DCPMM 2 ตัว/DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

DCPMM 6 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 168. โหมดหน่วยความจำที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											

ตาราง 168. โหมดหน่วยความจำที่มี DCPMM 6 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D	P	D	P	D	P	P	D	P	D	P	D	D	P	D	P	D	P	P	D	P	D	P	D

DCPMM 4 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 169. โหมดหน่วยความจำที่มี DCPMM 4 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D	P	D	P	P	D	P	D		D	D		D	P	D	P	P	D	P	D		D

DCPMM 2 ตัว/ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์

ตาราง 170. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 8 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D	D	D	D	D	D	D	D		P	P		D	D	D	D	D	D	D	D		P

DCPMM 2 ตัว/ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์

ตาราง 171. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

หมายเหตุ: ในการกำหนดค่านี้ เฉพาะ RDIMM เท่านั้นที่แนะนำสำหรับ DRAM DIMM

ตาราง 171. โหมดหน่วยความจำที่มี DCPMM 2 ตัว และ DRAM DIMM 6 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
D		D		D	P	P	D		D		D	D		D		D	P	P	D		D		D

DCPMM 2 ตัว/ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์

ตาราง 172. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว)

ในตารางด้านล่าง:

- P = DCPMM
- D = DRAM DIMM

โปรเซสเซอร์ 1												โปรเซสเซอร์ 2											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 3												โปรเซสเซอร์ 4											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ตาราง 172. โหมด App Direct ที่มี DCPMM 2 ตัว และ DRAM DIMM 4 ตัว ต่อโปรเซสเซอร์ (โปรเซสเซอร์ 8 ตัว) (มีต่อ)

โปรเซสเซอร์ 5												โปรเซสเซอร์ 6											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P
โปรเซสเซอร์ 7												โปรเซสเซอร์ 8											
1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24
P		D		D			D		D		P	P		D		D			D		D		P

ลำดับการติดตั้ง DCPMM (CPU 2 ตัว)	234
ลำดับการติดตั้ง DCPMM (CPU 4 ตัว)	236
ลำดับการติดตั้ง DCPMM (CPU 6 ตัว)	239
ลำดับการติดตั้ง DCPMM (CPU 8 ตัว)	242

โหมด App Direct

ลำดับการติดตั้ง DCPMM (CPU 2 ตัว)	215
ลำดับการติดตั้ง DCPMM (CPU 4 ตัว)	218
ลำดับการติดตั้ง DCPMM (CPU 6 ตัว)	222
ลำดับการติดตั้ง DCPMM (CPU 8 ตัว)	227

Lenovo